

1. (a)page 0，因為 R-bit 與 M-bit 都為 0，replace 的優先權最高
 (b)page 2，依照 Loading time 最低的，replace 的優先權最高
 (c)page 1，依照 Last Reference 最低的，表示最近沒被使用，代表 replace 的優先權最高
 (d)page 0，以 FIFO 順序檢查，若 R-bit 為 0，則優先被替換；若每個 page 的 R-bit 皆為 1，則以優先權以 FIFO 為主

2.

Page	A	C	G	H	B	L	N	D
Load	18	23	5	7	32	19	3	8
R-bit	1	0	1	1	0	1	1	0
M-bit	1	1	1	0	0	0	1	1

FIFO 順序為:N->G->H->D->A->L->C->B

R-bit: 1 1 1 0 1 1 0 0

所以 D 的 R-bit 為 0，會作替換

Ans:page D

3. (1)Physical Address：指系統記憶體的真正位址，也就是 program 載入在記憶體的實際所在位址，稱之。亦為一組 frame 之集合。
 (2)Virtual Address(=Logical Address)：CPU 在執行 program 時所產生的位址(為 program 內的相對位址)，為一組 Page 之集合(在 process)。
4. 兩個選擇的 page 會一樣，只是表示的方法不一樣。
 second chance：當 R-bit=1 時，會將 pages 移至到 page list 的最後方。
 clock：當 R-bit=1 時，只會將指向 page 的指標指到下一個位置。
 因此當 page list 很大時，clock 會比 second chance 更有效率。
5. Page 0:01101110
 Page 1:01001001
 Page 2:00110111
 Page 3:10001011