

	Opcode	CE_NF	CE_ZF	CE_OVF	CE_CF	ALUOP	MemWr	Mem2Reg	RegWr	RegDest	RegBaza
ADD Wb, Ws, Wd	01000	1	1	1	1	000	0	0	1	0	1
SUB Wb, Ws, Wd	01010	1	1	1	1	001	0	0	1	0	1
AND Wb, Ws, Wd	01100	1	1	0	0	010	0	0	1	0	1
IOR Wb, Ws, Wd	01110	1	1	0	0	011	0	0	1	0	1
MOV f, wnd	10000	0	0	0	0	000	0	1	1	1	1
MOV wns, f	10001	0	0	0	0	000	1	0	0	1	1
BRA Expr	00110	0	0	0	0	000	0	0	0	1	1
BRA OV, Expr	00110	0	0	0	0	000	0	0	0	1	1
BRA C, Expr	00110	0	0	0	0	000	0	0	0	1	1
BRA N, Expr	00110	0	0	0	0	000	0	0	0	1	1
BRA Z, Expr	00110	0	0	0	0	000	0	0	0	1	1
SL Wb,#lit4,Wnd	11011	1	1	0	0	100	0	0	1	0	0
ADDC #lit10,Wn	10110	1	1	1	1	101	0	0	1	1	1
SUBB Wb,#lit5,Wd	01011	1	1	1	1	110	0	0	1	0	1
SETM Wd	11101	0	0	0	0	000	0	0	1	0	1

RegBaza se refera la mux-ul care extrage adresa registrului Wb, singura instructiune unde adresa se afla intr-ul alt loc fata de celelalte este SL Wb,#lit4,Wnd conform codificatiei sale din manual.

CE_NF, CE_ZF, CE_OVF, CE_CF sunt flag-uri care indica ca instructiunea poate influenta flagurile N, Z, OV SAU C. Adica daca CE_NF='1' atunci instructiunea influenteaza flag-ul N.

SL, ADDC si SUBB produc rezultate diferite fata de ADD si SUB deoarece SL semnifica o shiftare la stanga cu numarul de biti dat de #lit4, rezultatul fiind scris in Wnd, ADDC semnifica o aducare intre continutul lui Wn, lit10 si carry cu rezultat scris tot in Wn, iar SUBB semnifica scaderea lui lit5 si a carry-ului din Wb cu rezultatul scris in Wd.