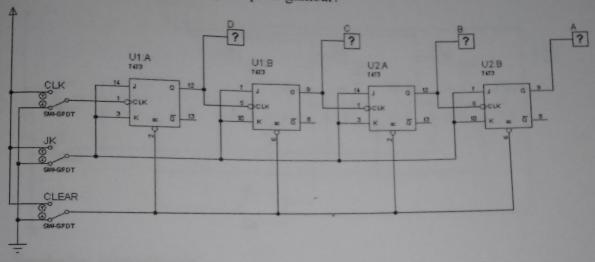
0	0		X
0	1	1	· V
1	0	X	1
1	1	X	1

Q (t)	Q (t+1)	T
0	0	0
0	1	1
1	0	1
1	1	0

KEGIATAN PRAKTIKUM

percobaan 1. Membuat Counter JK-FF

1. Buat kombinasi flip-flop JK seperti pada gambar!

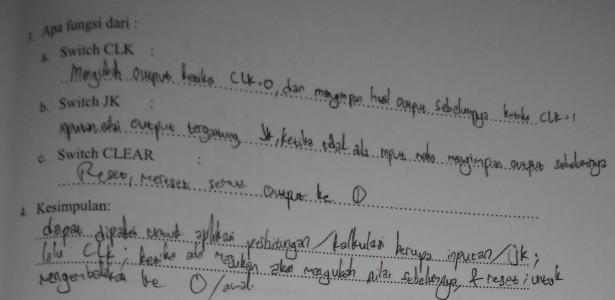


2. Simulasikan rangkaian anda!

Klik pada switch berdasarkan pada tabel dan isi kolom kosong pada tabel!

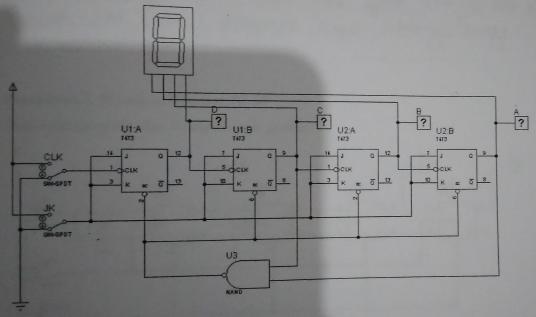
	11	NPUT			OUT	PUT	
	CLEAR	JK	CLK	A	В	С	D
1	1	1	0	0	0	0	0
2	1	1	1	0	0	0	0
3	1	1	0	0	0	0	1
4	1	1	1	0	0	0	1
5	1	1	0	0	0	1	0
6	1	1	1	0	0	1	0
7	1	1	0	0	0	1	1
8	1	1	1	6	0	1	1
9	-	1	0	0	(0	0

10	1	1	1	0	1	0	0	
11	1	1	0	0	1	0	1	
12	1	1	1	0	1	10		
13	1	1	0	0	1	1 +	10	
14	1	1	1	0	1	11	10	1
15	1	0	0	0	11	1	10	1
16	1	0	1	0		11	0	1
17	1	1	0	0	1		11	
18	1	1	1	10	1			
19	0	1	0	0	1		0 0	
20	0	1	1	1	0	0	010	0



Percobaan2. Counter Mod 10

1. Buat kombinasi flip-flop JK seperti pada gambar!



2. Simulasikan rangkaian anda!

Klik pada switch berdasarkan pada tabel dan isi kolom kosong pada tabel!

	IN	PUT	T	וטס	TPUT	
	JK	CLK	A	В	C	D
1	1	0	0	0	0	0
2	1	1	0	0	0	0
3	1	0	0	0	0	1
4	1	1	0	0	0	1
5	1	0	0	0	1	0
6	1	1	0	0	(0
7	1	0	0	8	(1
	1	1	0	ŏ	1	(
	1	0		1	0	0
		ī		1	0	0
				1	0	
				1		

	-					
T13	11	0	0	T	T	
14	1	1	0	i	1	0
15	1	0	0	1	1	0
16	1	1	0	1	1	1
17	1	0	1	0	-	1
18	1	1	1	0	0	0
19	1	0	T	0	0	9
20	1	1	1	0	0	1
21	0	0	1	0	0	
22	0	1	1	-	0	1
23	1	0	0	0	0	(
24	1	1	0	0	0	0
			U	0	0	0

Klik pada switch berdasarkan pada tabel dan isi kolom kosong pada tabel!

3. Kesimpulan:

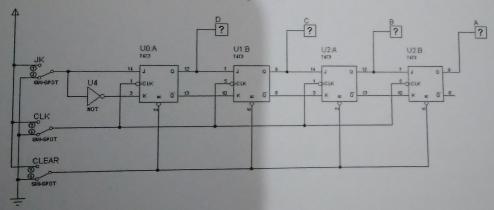
JK = CLK = Open gate / ofmana nulai alan berubah & ika JK = O alan mengimpan

Due put Sebelurnya, CLK = Debagai Antu, ayabila CLK = O nulai ourput

berubah, Jika CLK = 1, Mayimpan Queput Sebelurnya/ menget

Percobaan 3. Membuat Register JK-FF

1. Buat kombinasi flip-flop JK seperti pada gambar!



2. Simulasikan rangkaian anda!

Klik pada switch berdasarkan pada tabel dan isi kolom kosong pada tabel

	CLR	JK	CLK	A	В	C	D
1	0	X	-	0	0	0	0
2	1	1	-	0	0	0	0
3	1	1	1	0	0	0	1
4	1	1	2	0	0		1
5	1	1	3	0	1	1	1
6	1	0	4	Ĭ	1	1	0
7	1	0	5	1	1	0	0
	1	0	6	1	A	0	0
8	1	-	7	0	ŏ	0	0
9	1	0	0	-	0	0	6
10	1	0	8	DI	V		

1	0	The state of the s				Trans.
	0	10	10	8	0	1
1	0	11	10	-	1	C
1	0	12	1	1	0	(
1	0	13	10	8	0	(
			+	-	0	0
	1 1 1 1	1 0 1 0 1 0	1 0 11 1 0 12 1 0 13	1 0 11 0 1 0 12 1 0 13 0	1 0 11 0 1 1 0 12 0 1 0 13 0 0	1 0 11 0 1 0 1 0 12 0 0 1 0 13 0 0 0

3.	Kesimpulan	

peda anglis - 2 maghan son d	
tudes promy 2 polar talkatoo, also result because and selection and tetap 20	
2 poble tak at up bar near collins of septeman telap 20	do,
severity manys geser,	

catatan:

1. Flip-flop adalah elemen dasar untuk membuat <u>counter</u> dan <u>register</u>, yang merupakan fundamental building block sangat penting pada sistem elektronik digital yang digunakan dalam sistem komputer.