

MODUL 9

DECODER

Nama : Alip Tabah Saputro

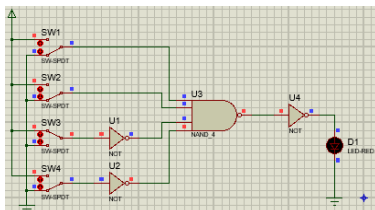
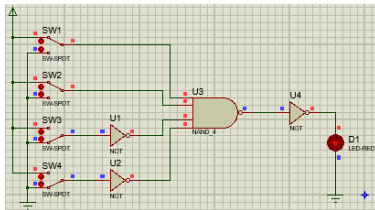
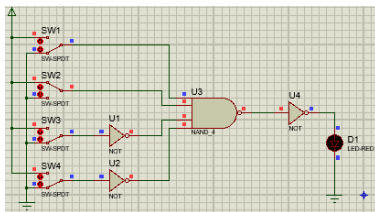
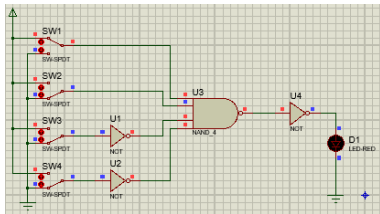
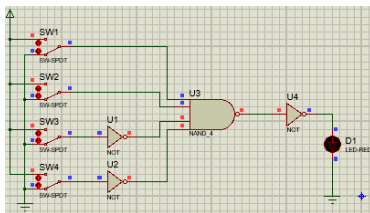
NIM : L200180215

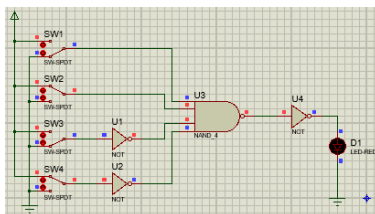
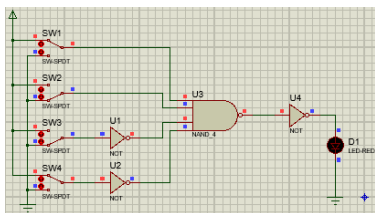
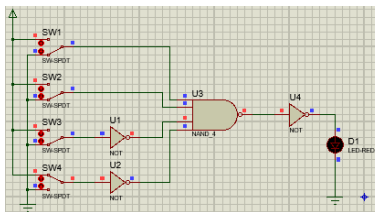
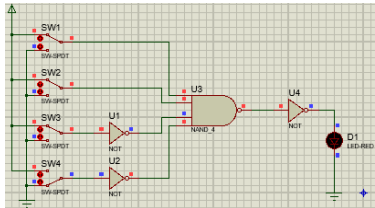
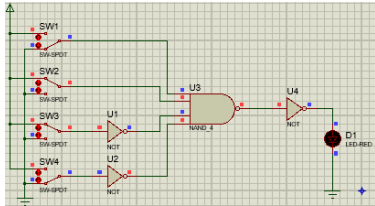
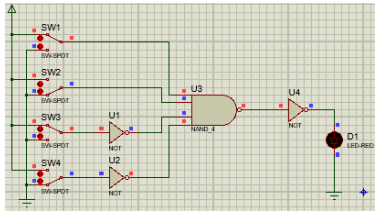
Kelas : G

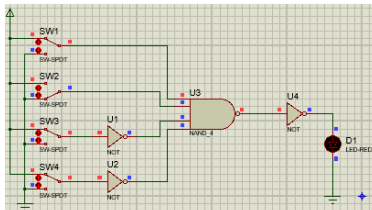
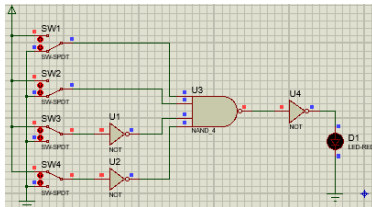
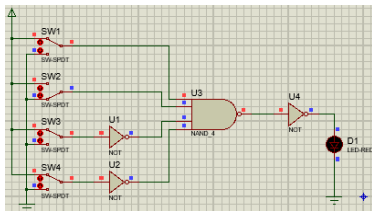
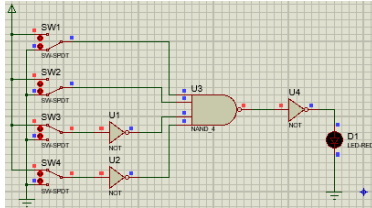
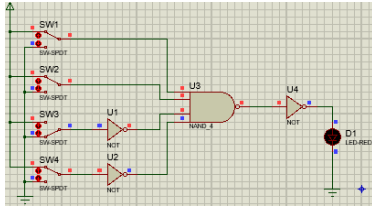
KEGIATAN PRAKTIKUM

Percobaan 1. Membuat Rangkaian Decoder Sederhana

a.) Gambar







b.) Tabel

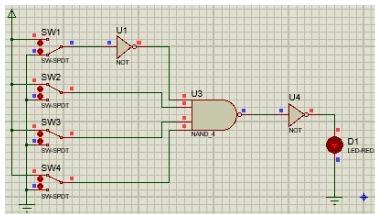
A	B	C	D	F
0	0	0	0	0
1	0	0	0	0
0	1	0	0	0
1	1	0	0	1
0	0	1	0	0
1	0	1	0	0
0	1	1	0	0
1	1	1	0	0
0	0	0	1	0
1	0	0	1	0
0	1	0	1	0

1	1	0	1	0
0	0	1	1	0
1	0	1	1	0
0	1	1	1	0
1	1	1	1	0

c.) Decoder (F) hanya bekerja (ON) ketika : A =1, B =1, C =0, dan D=0

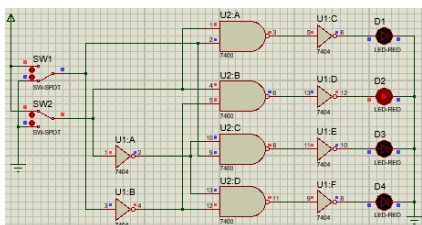
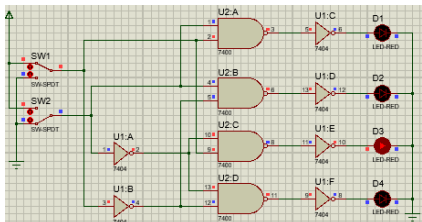
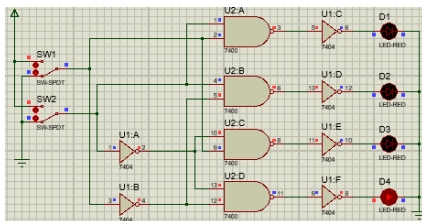
d.) Berdasarkan rangkaian dan table diatas, buat decoder yang mempunyai output sebagaimana fungsi decoder berikut :

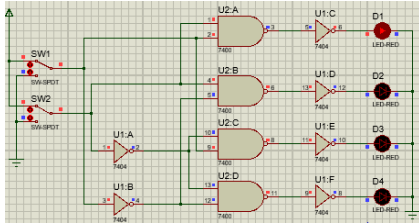
$F = 1$: jika kondisi A = 0, B = 1, C = 1, D = 1. ($F = A'BCD$)



Percobaan 2

1. Gambar





2. Tabel

Input		Output LED			
SW2	SW1	D1	D2	D3	D4
0	0	0	0	0	1
0	1	0	0	1	0
1	0	0	1	0	0
1	1	1	0	0	0

3. Masing-masing diode(LED) menunjukkkn hasil output dari rangkaian kombinasi :

$$D1 = SW1 \cdot SW2$$

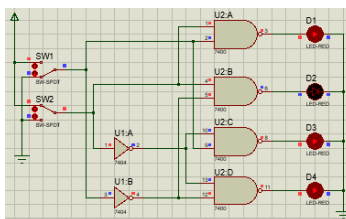
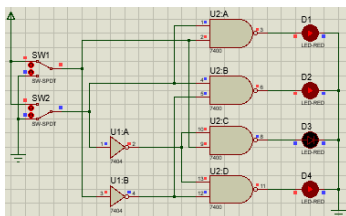
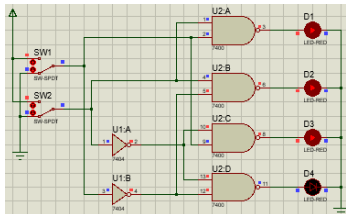
$$D2 = SW1' \cdot SW2$$

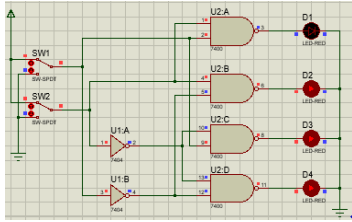
$$D3 = SW1 \cdot SW2'$$

$$D4 = SW1' \cdot SW2'$$

Percobaan 3

1. Gambar





2. Table

Input		Output LED			
SW2	SW1	D1	D2	D3	D4
0	0	1	1	1	0
0	1	1	1	0	1
1	0	1	0	1	1
1	1	0	1	1	1

3. Masing-masing diode(LED) menunjukkkn hasil output dari rangkaian kombinasi :

$$D1 = SW1 \cdot SW2$$

$$D2 = SW1 \cdot SW2$$

$$D3 = SW1 \cdot SW2$$

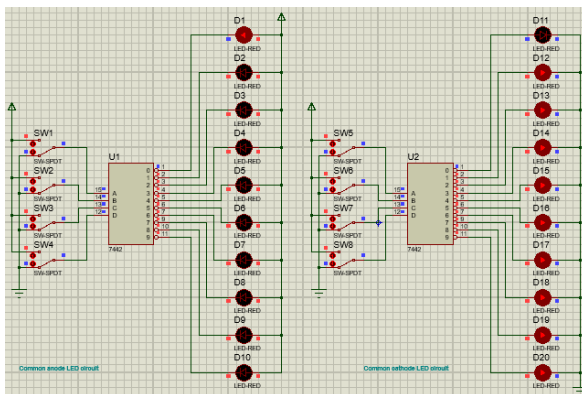
$$D4 = SW1 \cdot SW2$$

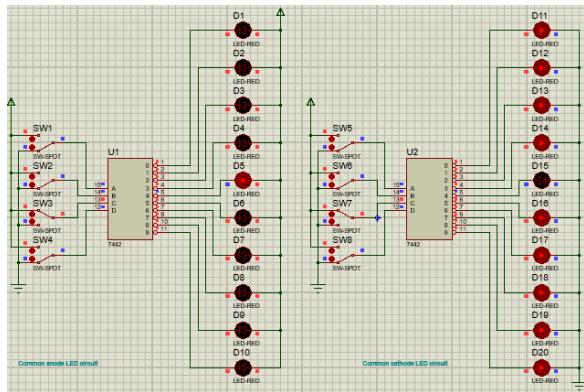
4. Bandingkan hasil table pada percobaan 2 dan percobaan 3! Buat kesimpulan

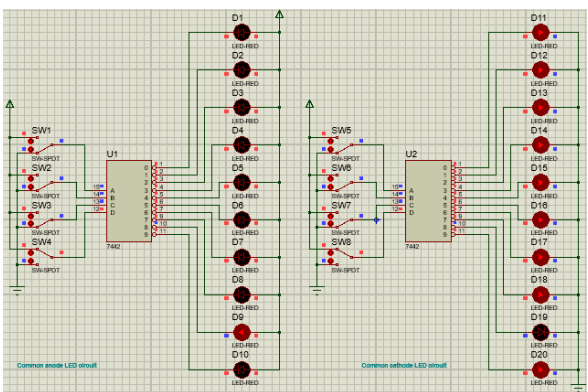
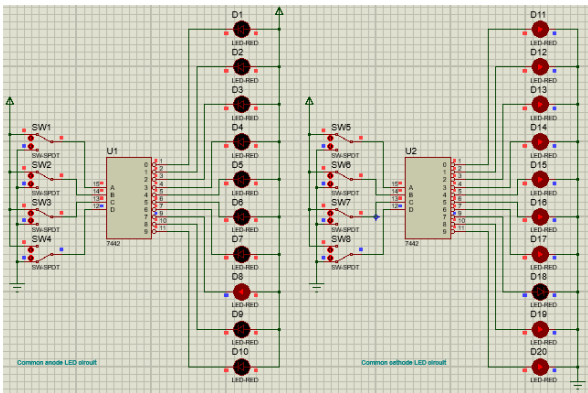
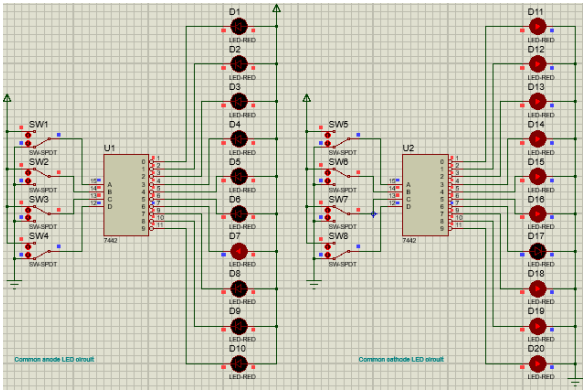
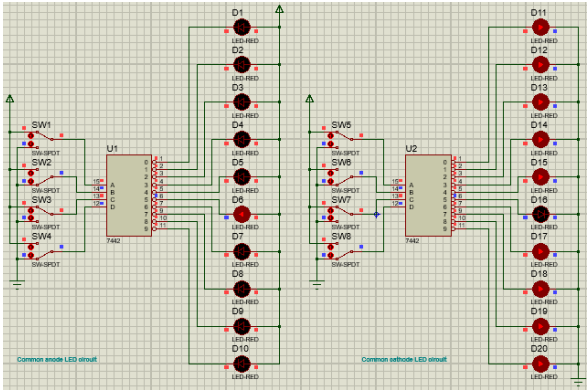
⇒ Pada table percobaan 2 dan percobaan 3 berlawanan hasilnya, karena not gate pada percobaan 3 dilepas seperti POS-SOP output ensklusif

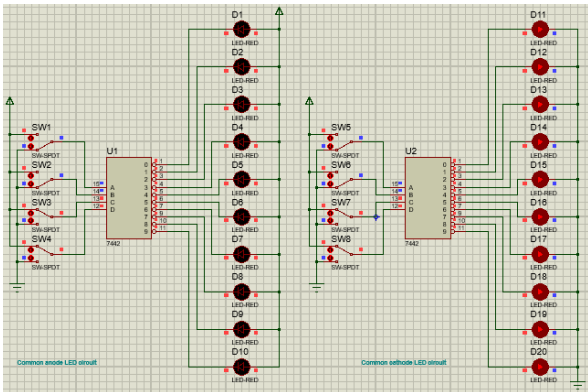
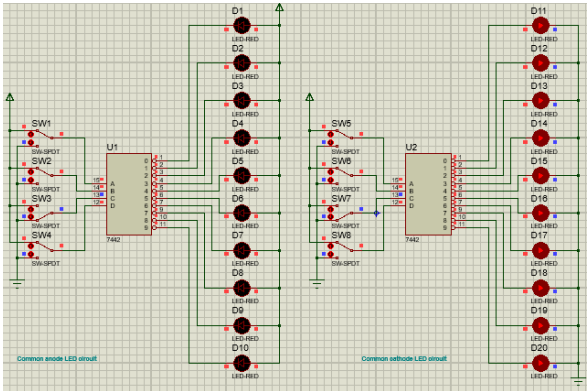
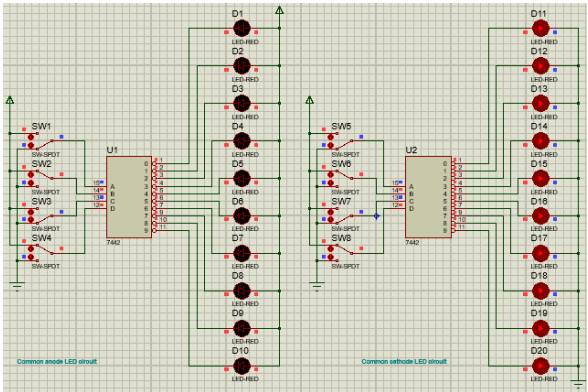
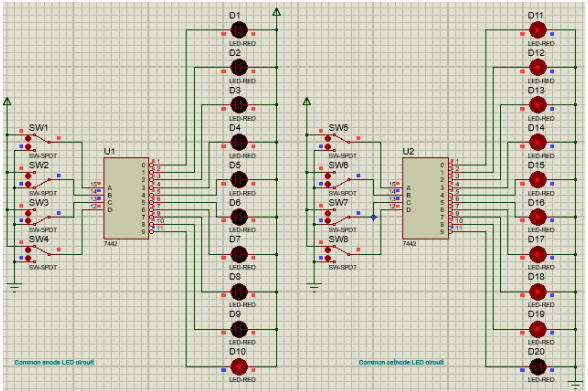
Percobaan 4. IC 7442 Decoder BCD-to-decimal

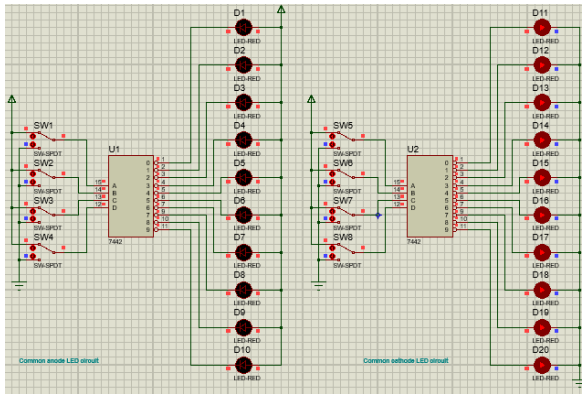
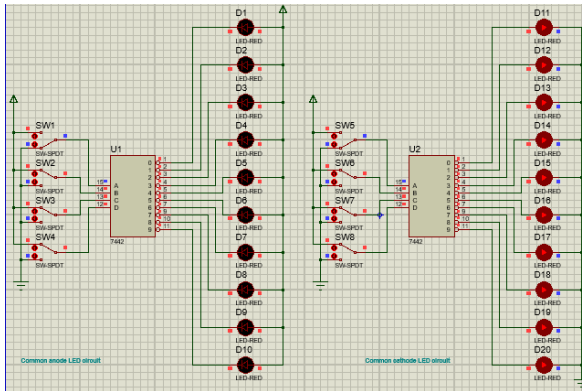
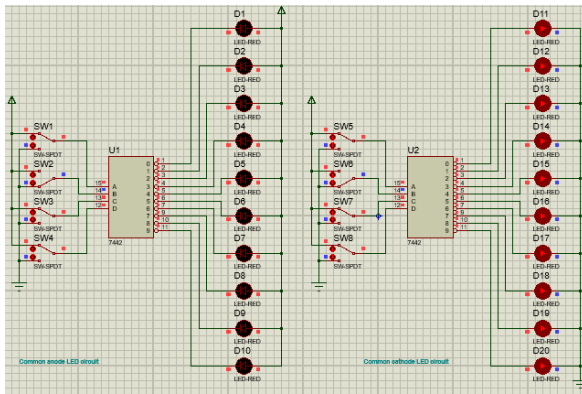
1. Gambar











2. Table

a. Rangkaian common anode LED

Input				Output									
SW4	SW3	SW2	SW1	0	1	2	3	4	5	6	7	8	9
0	0	0	0	1	0	0	0	0	0	0	0	0	0
0	0	0	1	0	1	0	0	0	0	0	0	0	0
0	0	1	0	0	0	1	0	0	0	0	0	0	0
0	0	1	1	0	0	0	1	0	0	0	0	0	0
0	1	0	0	0	0	0	0	1	0	0	0	0	0
0	1	0	1	0	0	0	0	0	1	0	0	0	0
0	1	1	0	0	0	0	0	0	0	1	0	0	0

0	1	1	1	0	0	0	0	0	0	0	1	0	0
1	0	0	0	0	0	0	0	0	0	0	0	1	0
1	0	0	1	0	0	0	0	0	0	0	0	0	1
1	0	1	0	0	0	0	0	0	0	0	0	0	0
1	0	1	1	0	0	0	0	0	0	0	0	0	0
1	1	0	0	0	0	0	0	0	0	0	0	0	0
1	1	0	1	0	0	0	0	0	0	0	0	0	0
1	1	1	0	0	0	0	0	0	0	0	0	0	0
1	1	1	1	0	0	0	0	0	0	0	0	0	0

b. Rangkaian common cathode LED

Input				Output									
SW4	SW3	SW2	SW1	0	1	2	3	4	5	6	7	8	9
0	0	0	0	0	1	1	1	1	1	1	1	1	1
0	0	0	1	1	0	1	1	1	1	1	1	1	1
0	0	1	0	1	1	0	1	1	1	1	1	1	1
0	0	1	1	1	1	1	0	1	1	1	1	1	1
0	1	0	0	1	1	1	1	0	1	1	1	1	1
0	1	0	1	1	1	1	1	1	0	1	1	1	1
0	1	1	0	1	1	1	1	1	1	0	1	1	1
0	1	1	1	1	1	1	1	1	1	1	0	1	1
1	0	0	0	1	1	1	1	1	1	1	1	0	1
1	0	0	1	1	1	1	1	1	1	1	1	1	0
1	0	1	0	1	1	1	1	1	1	1	1	1	1
1	0	1	1	1	1	1	1	1	1	1	1	1	1
1	1	0	0	1	1	1	1	1	1	1	1	1	1
1	1	0	1	1	1	1	1	1	1	1	1	1	1
1	1	1	0	1	1	1	1	1	1	1	1	1	1
1	1	1	1	1	1	1	1	1	1	1	1	1	1

TUGAS

Cari datasheet dari IC 7442! Cari schematic yang menunjukkan gerbang logika penyusun IC 7442!

Decoder BCD-ke decimal ini terdiri dari delapan inverter dan sepuluh, gerbang NAND empat-input. Inverter terhubung berpasangan untuk membuat data input BCD tersedia untuk didekode oleh gerbang NAND. Dencoding penuh logika input memastikan bahwa semua output tetap mati untuk semua kondisi input yang tidak valid(10A'15).

Fitur

S dicode dijepit input s juga untuk aplikasi sebagai decoder 4-line-ke-16; 3-line-to-8-line decoder s, semua output tinggi untuk kondisi input yang tidak valid s Disipasi daya tipikal mW s Delay propagansi tipikal 17 ns.

Nomor pesanan DM7442AN Nomor paket N16E Deskripsi paket Paket Dual-In-Line Plastik 16 Lead, JEDEC MS-001, Lebar 0,300

Tegangan suplay tegangan input operasional rentang suhu udara gratis rentang suhu penyimpanan hingga +150 derajat celcius.

Catatan 1 : “Peringkat Maksimum Mutlak” adalah nilai-nilai di luar yang keamanan perangkatnya tidak dapat dijamin. Perangkat tidak boleh dioperasikan pada batas ini. Nilai-nilai parametrik yang ditentukan dalam table Karakteristik Listrik tidak dijamin pada perangkat maksimum absolut. Table “Kondisi Operasi yang Disarankan” akan menentukan kondisi untuk operasi perangkat yang sebenarnya.

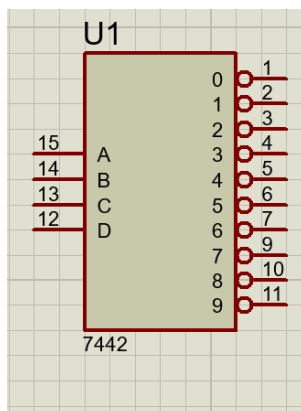
Symbol VCC VIH VIL IOH IOL TA Parameter Catu Daya Tegangan –tegangan input tinggi. Lebih dari kisaran suhu udara bebas operasi yang direkomendasikan(kecuali dinyatakan lain) symbol VI VOH VOL II IHH IIL IOS ICC Parameter Input tegangan klem tegangan output tinggi tingkat tegangan keluaran input saat ini @maks input tegangan tingkat tinggi input arus rangkaian pendek pasokan saat ini kondisi VCC = Min, -12 mA VCC = Min, IOH = Max VIL = Max, VIH = Min VCC = Min, IOL = Max VIH = Min, VIL = Max VCC = Max, =5,5V VCC = Max, = 2,4V VCC = Max, = 0,4V VCC = Max(catatan 3) VCC = Max(Catatan 2.4.3.4 ketika min(catatan 2) max -1,5 Unit V

Catatan 2 : semua tipikal berada pada VCC = 25 derajat celcius.

Catatan 3 : Tidak lebih dari 1 output harus disingkat pada satu waktu.

Catatan 4 : ICC diukur dengan semua output terbuka dan semua input di ground.

Pada VCC = 5V dan = 25 derajat celcius symbol tPHL Parameter propagansi waktu tunda output Tinggi ke Rendah dari atau D hingga 2 tingkat logika tPHL, propagansi waktu tunda output tinggi ke rendah output dari atau D hingga taiga tingkat logika tPHL propagansi waktu tunda output tinggi ke tinggi output dari atau D hingga 2 tingkat logika tPHL waktu tunda propagansi output tinggi ke tinggi dari atau D hingga tiga tingkat logika 25 ns kondisi Min Max Unit.



PENJELASAN LAIN

74HC/HTC42 adalah BCD ke decimal decoder. Decoder ini menerima empat input BCD Tinggi aktif dan memberika 10 output Rendah aktif yang saling eksklusif. Output Low aktif memfasilitasi pengalaman sirkuit MSI lainnya dengan input Low aktif diaktifkan. Mereka kompatibel dengan schottky TTL(LSTTL) berdaya rendah. Mereka ditentukan sesuai dengan standar JEDEC no.7A.

Desain logika ‘42’ memastikan bahwa semua output Tinggi ketika kode biner lebih besar dari Sembilan diterapkan pada input.

Input paling signifikan (A3) menghasilkan fungsi penghambat yang berguna ketika '42' digunakan sebagai decoder 1-dari-8. Input A3 juga dapat digunakan sebagai input data dalam aplikasi demultiplexer 8-output.

Fitur

- Output yang saling eksklusif
- 1-dari-8 kemampuan demultiplexing
- Output dinonaktifkan untuk kode input di atas Sembilan
- Kemampuan output : standar
- Kategori ICC : MSI

Aplikasi

- Mengemudi tampilan LED
- Mengemudi tampilan pijar
- Mengemudi tampilan neon
- Mengemudi layar LCD
- Mengemudi tampilan pelepasan gas