به نام خدا

تمرین 1 آزمایشگاه مدار منطقی

استاد:محمد لالي

گردآوری کننده: علیرضا دهقان

مدار نیم جمع کننده

نیم جمعکننده یک مدار منطقی است که به ورودی آن دو رقم باینری داده شده و در خروجی آن دو رقم باینری Sum و Carry تولید می شود.

جدول درستی مدار نیم جمع کننده:

SUM

0

1

1

0

B

0

0

Α

0

1

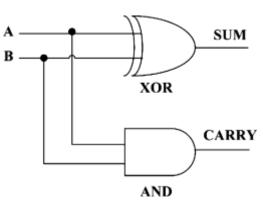
CARRY

0

0

0

1



1 0 1 1 1 عکس

همانگونه که در جدول درستی بالا مشخص است، خروجی SUM از XOR شدن ورودیها و خروجی اCARRY شدن ورودیها و خروجی الادر

بیت SUM

 $SUM = A XOR B = A \oplus B$

بیت CARRY

CARRY = A AND B = A.B

اما یکی از بزرگترین اشکالات مدارهای نیم جمعکننده که استفاده از آنها در جمعهای باینری را محدود میسازد، نبود پایهای برای ورودی (Carry-in) از مدار قبلی در جمعهای چند بیتی است.

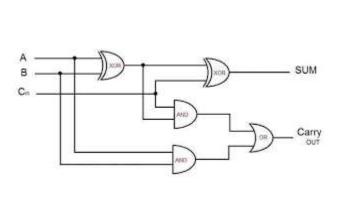
مدار تمام جمع كننده

مهمترین تفاوت تمام جمعکننده با نیم جمعکننده داشتن سه ورودی است.

با این اوصاف، تمام جمعکننده یک مدار منطقی است که سه بیت را با یکدیگر جمع میکند. همانند نیم جمعکننده، در تمام جمعکننده نیز یک بیت خروجی تولید می شود که در جمعهای چند بیتی برای مراحل بعدی جمع کاربرد دارد.

تمام جمع کننده را می توان به صورت دو نیم جمع کننده در نظر گرفت که به یکدیگر متصل شده اند، در این توصیف بیت نقلی تولید شده توسط اولین نیم جمع کننده به گونه ای که در پایین نشان داده شده به دومین نیم جمع کننده منتقل می شود.

جدول درستی تمام جمع کننده



عکس 2

C-in	В	Α	Sum	C-out
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

بیت Sum

SUM = (A XOR B) XOR Cin = $(A \oplus B) \oplus Cin$

بیت Carry-out

CARRY-OUT = A AND B OR $Cin(A XOR B) = A.B + Cin(A \oplus B)$