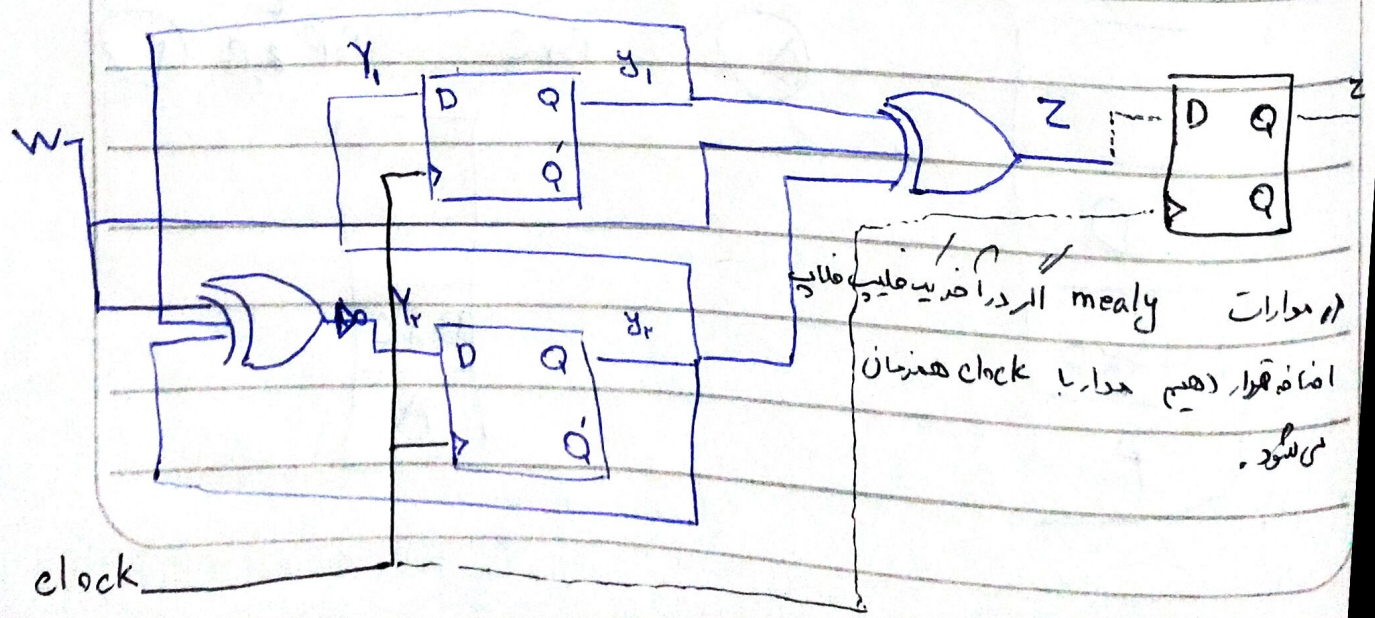


Present state	next state		output	
	w=0	w=1	w=0	w=1
00	01	00	0	1
01	10	11	1	0
10	00	01	1	0
11	11	10	0	1



در مدارات mealy ورودی فعلی و خروجی فعلی  
 اضافه قرار دهیم مدار با clock همزمان می شود.



$w, y_1, y_2$

$y_1, y_2$

$z$

• • •	•	1	•
• • 1	1	•	1
• 1 •	•	•	1
• 1 1	1	1	•
1 • •	•	•	1
1 • 1	1	1	•
1 1 •	•	1	•
1 1 1	1	•	1

$y_1, y_2$

•	•	1	1	1
1	•	1	1	•

$y_1 = y_2$

$y_1, y_2$

•	•	1	1	1
1	•	1	•	1

$y_2 = \overline{w \oplus y_1 \oplus y_2}$

$y_1, y_2$

•	•	1	•	1
1	•	•	1	•

$z = w \oplus y_1 \oplus y_2$