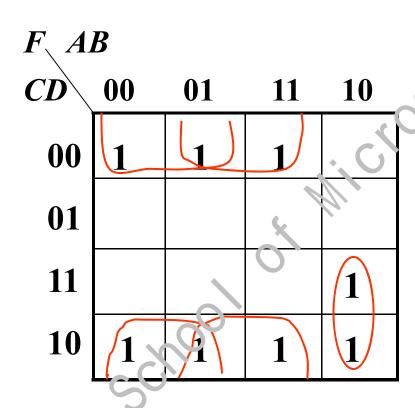
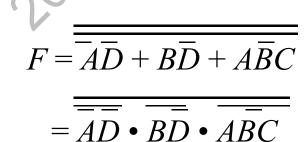
例9 已知 $F = \overline{ABC} + \overline{AD} + \overline{ABCD} + \overline{ABCD} + \overline{ABCD}$ 吸收 化简上式,并分别用最少的与非门和或非门实现

解: 填卡诺图



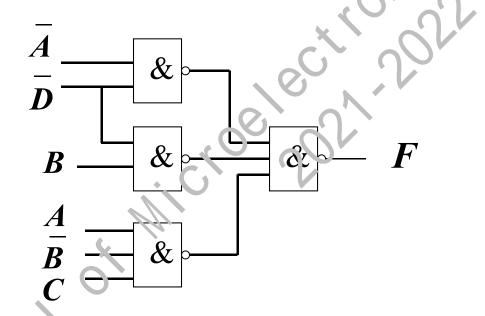
1) 用与消门实现



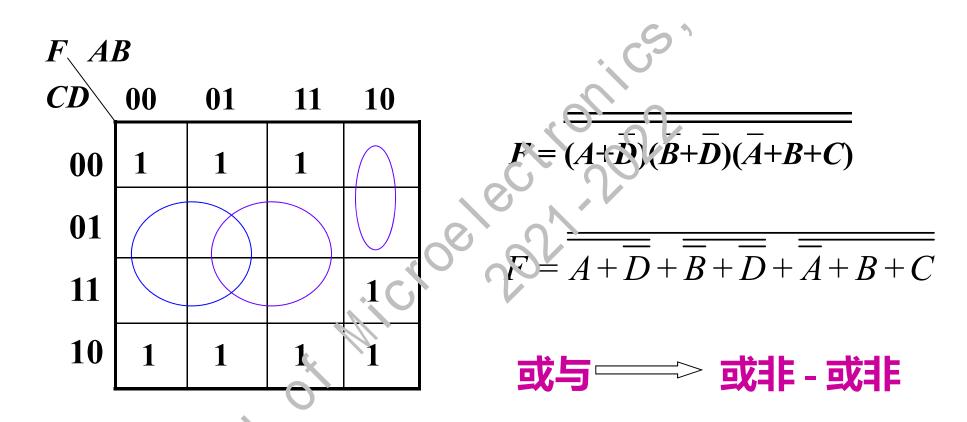
与或 ==> 与非 - 与非

$$F = \overline{\overline{A}\overline{D}} \cdot \overline{B}\overline{\overline{D}} \cdot \overline{A}\overline{\overline{B}C}$$

与非一与非门

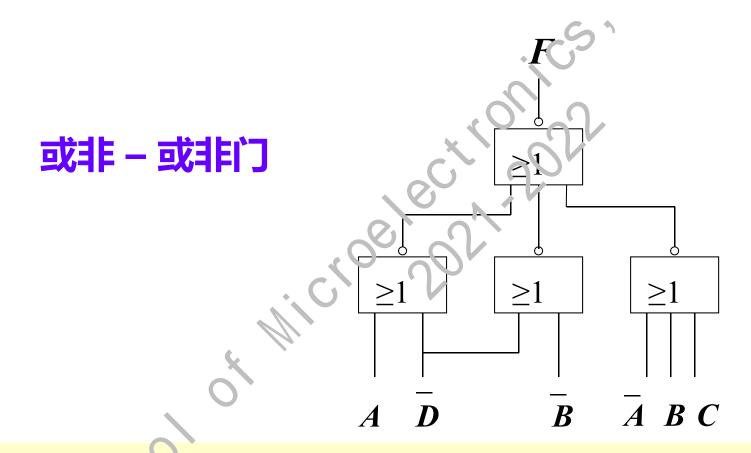


◇最少的与非门实现→与非与非式→与或式→圈1 化简为最简与或式+两次取非 (摩根定理) 2) 或非门 🚞 0



化简: 每个圈需一个门实现, 各圈之间加一个门

$$F = \overline{\overline{A} + \overline{D} + \overline{B} + \overline{D} + \overline{A} + B + C}$$



◇最少的或非门实现→或非或非式→或与式→圈0 化简为最简或与式+两次取非 (摩根定理)

2.4.4 具有随意项的逻辑函数的化简

Simplification of Logic Function with "Don't Care" Terms

实际逻辑电路中,有些变量(输入)组合不会出现或不允许出现(如 BCD 码中 1010~1111);

这些组合对输出不产生任何影响(是 1 是 0 不影响输出), 称为"随意项" (Don't care)。

例:

用 A, B, C 分别表示电机的正转、反转和停止三种状态:

随意项

卡诺图
$$X$$
或 φ 逻辑图 φ

逻辑函数
$$\begin{cases} \sum d() \end{cases} = \mathbf{0}$$

d() 括导中为最小项编号

- 化简时,根据需要, ρ 可作1或0,但不能同时既当1又当0
- 随意项取值目标: 结果最简

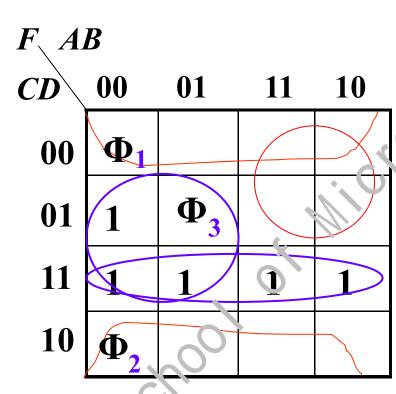
例 1: 用卡诺图化简函数

$$F(A,B,C,D) = \sum m(1,3,7,11,15) + d(9,2,5)$$

解: 卡诺图

标脚标:

$$\Phi_1,\Phi_2,\Phi_3$$



$$\Phi_3 = 1$$
,

$$\Phi_1 = \Phi_2 = 0$$

卷 1:

$$F = CD + \overline{A}D$$

圈 0:

$$F = D(\overline{A} + C)$$

若采用

$$\Phi_1 = \Phi_2 = 1,$$

$$\Phi_3 = 0$$

$$F$$
 AB
 CD
 00
 01
 11
 10
 00
 Φ_1
 Φ_3
 11
 11
 1
 1
 1
 10
 Φ_2

$$F = \overline{AB} + CD$$

是咨可令:
$$\Phi_1 = \Phi_2 = \Phi_3 = 1$$

例 2: Simplify the logic function with don't care terms:

$$G = \overline{AC} + \overline{AB} , \qquad AB + AC = 0$$

$$AB = \Phi \qquad AC = \Phi$$

G AB
C 00 01 11 10

0 1 1 φ φ

1 φ φ

物埋息义: 这两坝住 函数中不起作用, 不 是数学上的等于()

$$G = B + \overline{AC}$$

2.4.5 引入变量卡诺图 (VEM)

Variable Entered Map

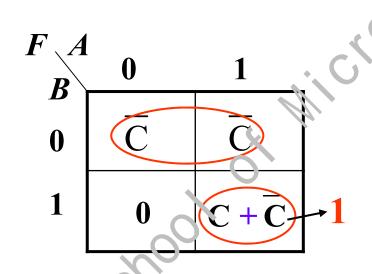
一般,变量超过5个时,采用引入变量卡诺图方法化简逻辑函数。

将n 变量函数中一个变量作为引入变量,填入(n-1) 变量卡诺图中。

例 1: 用VEM方法化简下列逻辑函数

$$F(A,B,C) = \overline{ABC} + AB\overline{C} + AB\overline{C} + AB\overline{C} + ABC$$
325

将变量 C 拿出作为引入变量,将函数填入2变量卡诺图中



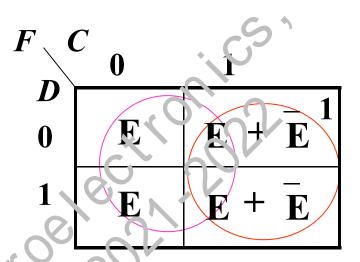
当A=0, B=0 时, $F=\overline{C}$, Cm_0 格填 \overline{C}

圈的原则与圈1相同,合 并相同变量

$$F = \overline{BC} + AB$$

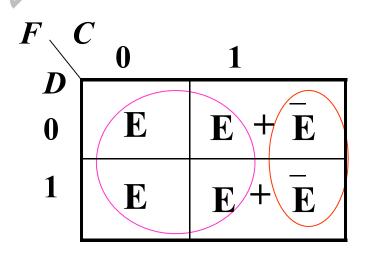
例 2:
$$F(C,D,E) = C\overline{D} + C\overline{E} + \overline{C}E + \overline{D}E + CDE$$

将 E 分出作为引入变量 (一般最后一个变量作为引入变量)

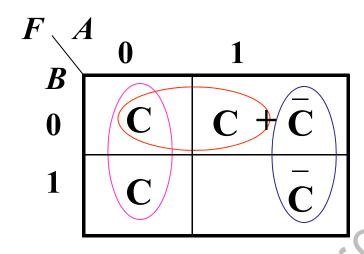


$$F = E + C$$

	C 0	1.
D		0
0	\mathbf{E}	$\mathbf{E} + \mathbf{E}$
1	E	$\mathbf{E} + \mathbf{E}$



例 3: 化简

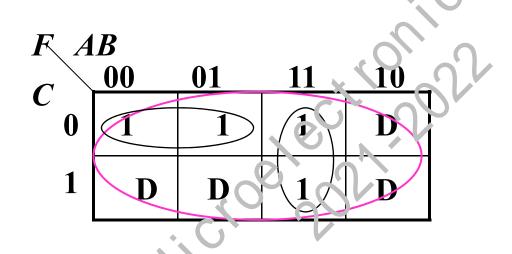


$$F = \overline{AC} + A\overline{C} + \overline{BC}$$

$$F = \overline{A}C + A\overline{C} + A\overline{B}$$

答案不是唯一的!

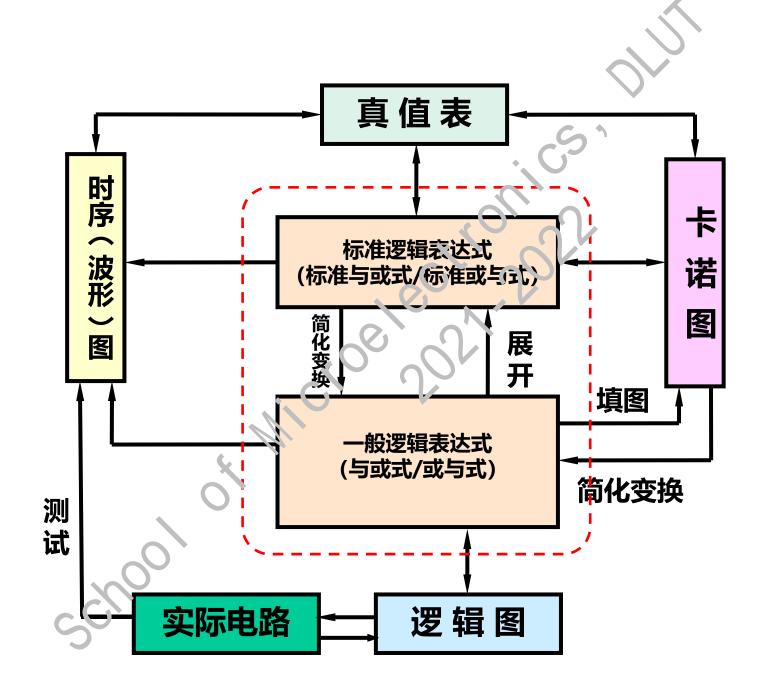
例 4: 化简下面引入变量卡诺图 (VEM)



$$F = D + AB + \overline{AC}$$

逻辑函数的描述方法

- ・真值表
- 逻辑表达式(标准表达式、一般表达式)
- ・逻辑图
- 卡诺图
- 波形图 (时序图)



本章总结

- · 掌握逻辑代数的基本运算以及复合运算的 图形符号、表达式和真值表
- · 掌握逻辑代数的基本定律 (8)、基本规则 (3) 和常用公式 (6)
- · 掌握逻辑函数标准表达式(2);逻辑函数的表示方法(5)及其互相转换;
- 掌握逻辑函数的化简 (公式法,卡诺图)