概念

本征**半导体**的导电性很差,与温度密切相关。

N(P)型半导体掺杂 P(B)为施(受)主原子,多子为自由电子(空穴)

多子浓度等于掺杂原子浓度,受温度影响小,少子由**本征激发**(热)产生,对温度敏感。

漂移:复合管耗尽层(空间电荷区)作用下少子运动。**扩散**:多子运动。

导通:耗尽层变窄,多子扩散不停进行。 截止:耗尽层变宽,少子漂流电流极小。

齐纳(雪崩)**击穿**:高(低)掺杂,**稳压管温度系数**负(正)。**开启电压** Uon:硅 0.5V,锗 0.1V

二极管电容效应:势垒电容,扩散电容。

稳压管是 Si 制成的面接触型晶体二极管。

晶体管 N 发射区:掺杂浓度很高,P 基区:薄,掺杂浓度很低,N 集电区:厚,面积大。

IB:复合运动, IE:扩散运动, Ic:漂移运动

截止区:发射结电压小于开启电压,集电结反向偏置。

放大区:发射结正向偏置,集电结反向偏置。 **饱和区**:发射结正向偏置,集电结正向偏置。

输入特性: Uce 增大曲线右移。可以用 Uce>1 曲线代替剩下曲线。

特征频率 f_T: 共射电流放大系数下降到1的信号频率。

Icм **最大集电极电流**:β减少到 70%的集电极电流。

温度上升 10° C, $|_{CBO}$ 增加约一倍,硅管受影响小。温度升高 1° C, $|_{Ube}|$ 下降 2-2.5mV,输入曲线左移,输出曲线上移,β增大。 **场效应管** FET 是利用输入回路的电场效应来控制输出回路电流的器件,仅靠多子导电,内阻 10^7 - 10^{12} 绝缘栅型 MOS。

消除**截止失真**:增大基区电源 V_{BB} 。消除**饱和失真**:增大基区 R_b (减小 I_{CQ}),减小集电极 R_c (改变斜率,增大 U_{CEQ}),更换 β 小**集成运放输入级**:输入电阻高,电压放大倍数大,抑制零漂能力强,静态电流小。**集成运放中间级**:复合管,恒流源为负载。**集成运放输出级**:输出电阻小,电压线性范围宽,非线性失真小。

改进型**差分放大电路下方为电流源**,共模放大倍数为零。

若使用**镜像电流源作有源负载**,使电流电流对称,则单端输出差模放大倍数等于双端输出。

直接耦合低频特性好(无大电容,无下限截止频率),易于集成,只可能产生高频振荡。

阻容耦合低频特性差,且电容越多,越容易产生低频振荡。

改善**低频特性**:增加时间常数(加大耦合电容及回路电阻),降低下限频率。考虑直接耦合。

改善**高频特性**:减小时间常数(减小极间电容及其回路电阻)。多个耦合电容和旁路电容,参考多级公式。

负反馈对放大电路的影响:令 K=1+AF,稳定放大倍数 K 倍,串联:输入电阻 K 倍,并联:输入电阻 1/K 倍,电压:输出电阻 1/K 倍,电流:输出电阻 K 倍。展宽频带 K 倍,减小非线性失真。

自举电路:正反馈提高输入电阻,改善跟随特性。

单管放大:**c 集静态电流越大**,电压放大越大, C_{π} ,越大,上限频率越低。

 C_e 所在回路等效电阻最小,**决定下限频率**。

LC 正弦波振荡频率较高, 运放上限频率太低, 故用分立元件。

信号频率低,电容容抗大,网络呈感性;信号频率高,电感感抗大,网络成容性。 $f=f_0$ 时网络呈纯阻性,阻抗无穷大。

功放电路比压放与流放效率高,输出功率大。

电容滤波适用于负载电流较小的情况,**电感滤波**电路适用于负载电流较大的情况。

单相桥式整流**电容滤波,若一只整流管开路**变为半波整流, $U_{O(AV)}$ 为 $0.6U_2$ - $1.2U_2$

求法

求输入电阻 $: U_0$ 开路, R_L 保留, R_S 开路。 mU_i , 得 I_i 。 求输出电阻 $: U_i$ 短路, R_L 开路, R_S 保留。 mU_0 , 得 I_0 。

复合管判断方法:电流可按发射极方向流,无电压矛盾,左边管型为等效管型,β相乘。

电容回路时间常数求法:低频段,考虑耦合电容旁路电容,极间电容开路。高频段,考虑极间电容,耦合电容旁路电容短路。 正弦波振荡判断:直流通路放大管在放大区,交流通路信号不阻断,判断输入输出(即电路接法)与反馈电压取自的元件,断 开反馈支路,在此输入端加入正向电压,反馈端必须也产生正向电压。

非正弦波发生电路的振荡周期计算:据三要素法 $\mathbf{y}(\mathbf{t}) = \mathbf{y}(\infty) + [\mathbf{y}(\mathbf{0}) - \mathbf{y}(\infty)]e^{-t/\tau}$,非线性充电: $U_T = \mathbf{U}_Z - [U_T + \mathbf{U}_Z]e^{-T_1/RC}$

线性充电: $U_0 = U_0(t_0) - \frac{U_Z}{PC}(t_1 - t_0)$

二极管 is=Is(eth-1) x Iseth Ya= Ut	
晶体管 $\angle = \frac{1}{1+2}$ $k_0 = (\frac{k_0}{p_0} - 1)$ 化	
Ybe = Ybb + Ybe = Ybb' + Cl+B) $\frac{U_7}{J_{50}} = Y_{bb'} + \frac{2bmV}{T_{50}}$ $q_m = \frac{I_{50}}{U_7}$	
$f_{\beta} = \frac{f_{\tau}}{\beta_0} f_{\alpha} = c_1 + \beta_0 + f_{\beta} G_{\alpha} = \frac{1}{2\pi \gamma_{ke} f_{\beta}} - G_{\alpha}$	
Gi = Ga + CI+ (loe)) Gu = Ga + CI+ gmki) Gu	
場效应管 Nto gm=- Tos IDO 10= Ios C1- thereoff)2	
Nto 38 to gm = 2 / Too Too io = IDO (less 4) 2 IDO H less = 2/16(4) 8	& Io
N地路 如 = Useth) \ I Do Ioa io = Ioo (flesth) -1)2 Ioo 为 UGS=2/Gs(H) 的 最大不失真输出电压 Uon=min (Vee-Ucoa Ucoa - Ucos) = min (Ica Ri Ucoa - Ucos)	}
Aus=Ausm/(1+ft)(1+ift)=Ausm(ift)/(1+ift)(1+ift) 共動为竟,的力o-180°	相移
fr=11 \ \(\sigma_f\) =: 1.46 =: 1.91 fr= \(\lambda_1\) \(\sigma_f\) =: 0.643 =: 0.52	•
地盖带宽积(Ausonflow]=/2元(Thi+R)Cm 賴入量X: 中端達用 報告	
$A = \frac{X_0}{X_1} F = \frac{X_0}{X_1} A_F = \frac{X_0}{X$	
基本放大电影放大倍数 白體子數 闭识放大倍数 积路放大倍数 白熊深	<u>\$</u>
益频网络 RC: f= zarc 以zzk LC: f= znJtc	
三霉素法 y(d)= (y(o) -y(xx)) e + y(xx)	→
$\frac{ V_{co} ^{2} $	
The second secon	Mom = 0.61/c
OTL (Ver - (Vers)) /2 (Ver - (Vers)) /2Re 4 (Ver - (Vers)) /Ver	
Mocav Ip > UR >	
半波整流 0.41/2 0.41/2 1.1×0.45/12 1.1×0.45/12 1.1×0.45/12 1.1×0.45/12 1.1×0.45/12 1.1×0.45/12 1.1×0.45/12 (*** 1.1×2.5%)	_
遠波中路 Uo(AV)=1.2U2(正常) Uo(AV)=5元U2(室報) UcM>1.15U2 銀圧管発圧中路 Uz = (2~3) No IEMOX - UB IEMOX + UB IEMOX + ILMOX	
銀压管格压中路 UI = (2~3) No IEmox + ILmin R < UImin - UE TEMOX + ILmin R < UImin + ILmin	
接法 Au Ai Ro 频带 用盈	•
共新 (700) 图 120~1000+ 军 一般放大	
共基 (100 d 最小/0 /00~/000+ 中 输入级, 输出)	
共集 <1 (HB) /か/が+ 最か/の 寛 宪频带放大	笼
共 1 /0+ (M+ 100~ 100+ (和=(1)5)+1/5 (2)	•
共漏 <1 (M+ 100-1000+	
<u> 电压串联 电压并联 电流串联 电流</u> 音	多联
适用范围(输入)心里压源 心里流源 心里流源	-UR
载入中 <u>阳</u> 1	
其它说法(个) 信号源为内阳小电压源, 欲游小从信号源季取到电流,	•
4 出 申 图	
其已说法(个) 融爱翰出电流,满个带系载能力	1 3
转换电路 电压电压 电流电压 电压一电流 电流一	电 流

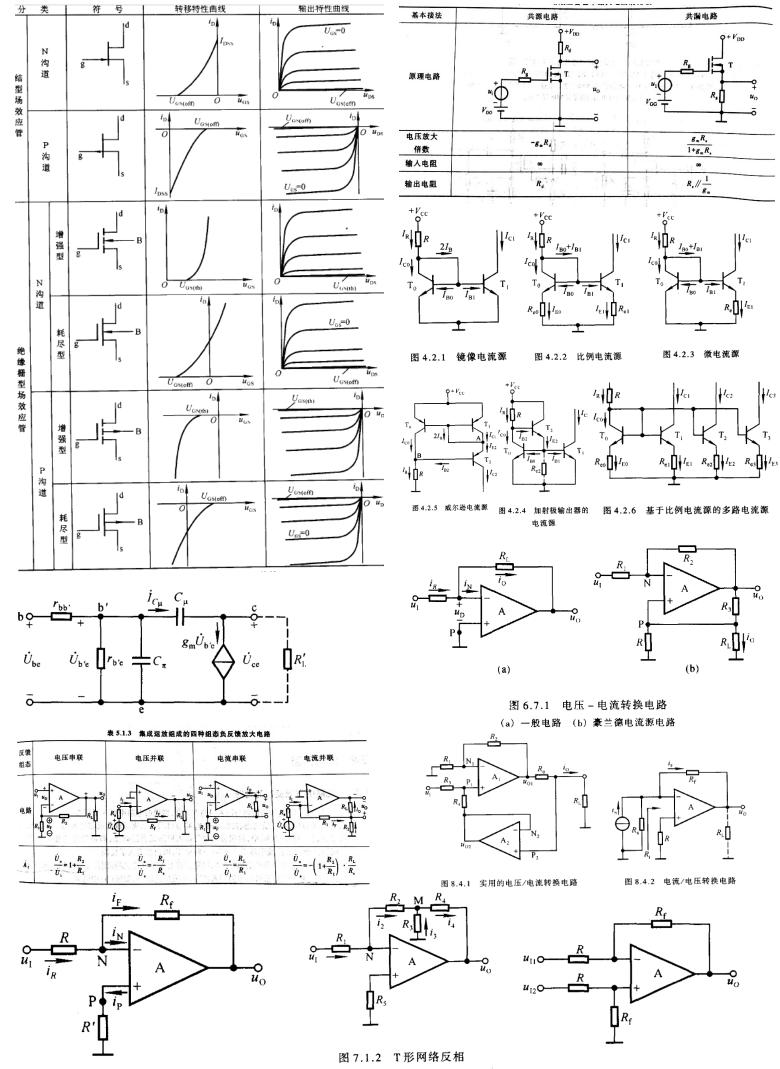


图 7.1.1 反相比例运算电路 比例运算电路 图 7.1.12 差分比例运算电路

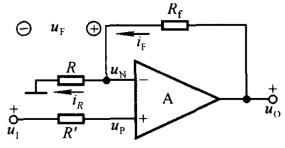


图 7.1.3 同相比例运算电路

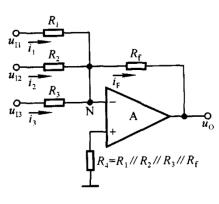


图 7.1.7 反相求和运算电路

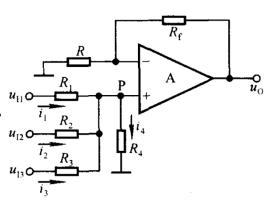


图 7.1.9 同相求和运算电路

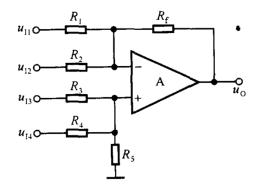


图 7.1.10 加减运算电路

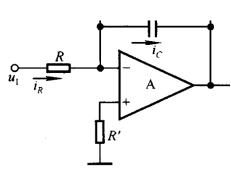


图 7.1.16 积分运算电路

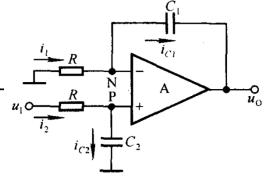


图 7.1.22 例 7.1.4 电路图

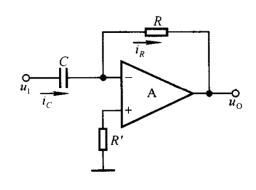


图 7.1.18 基本微分运算电路

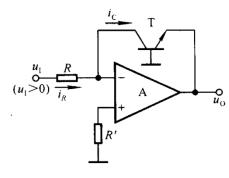


图 7.1.25 利用晶体管的

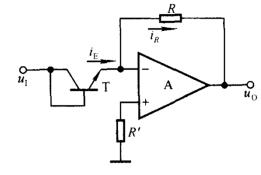


图 7.1.27 指数运算电路

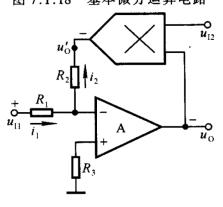


图 7.2.10 除法运算电路

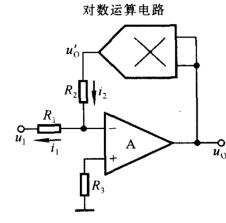


图 7.2.11 平方根运算电路

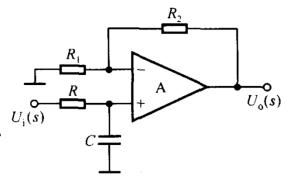
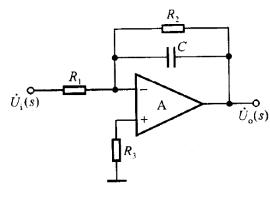


图 7.3.5 一阶低通滤波电路



 R_1 C R_2 C R C R C

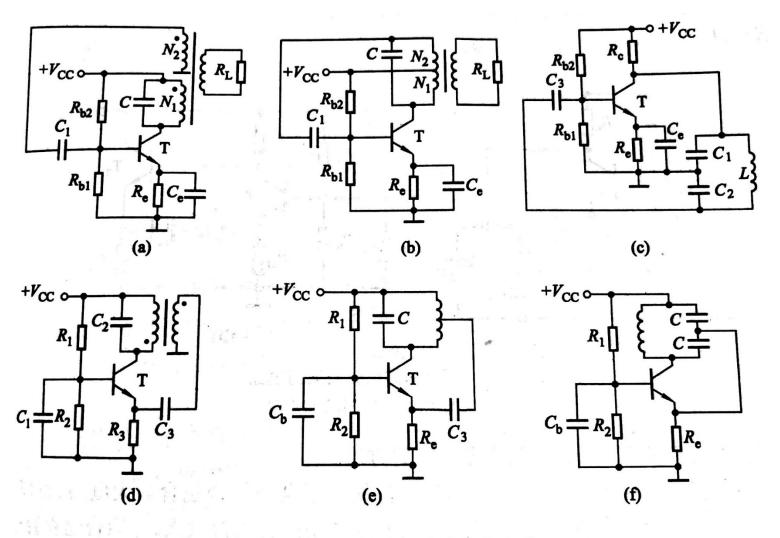
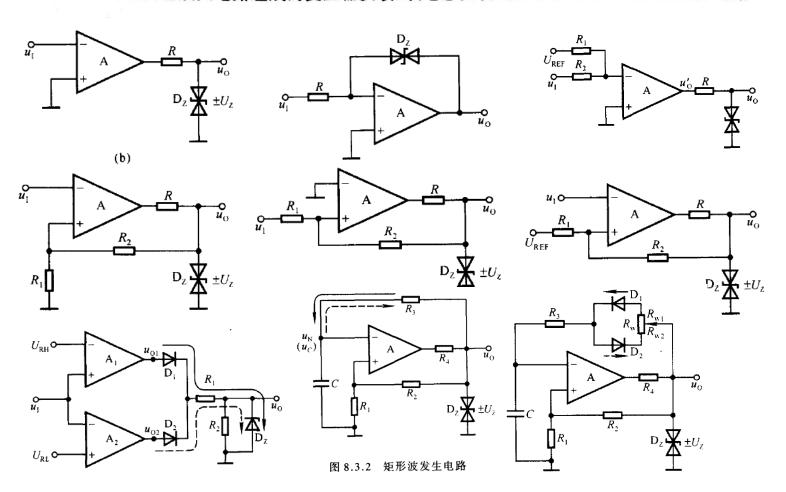
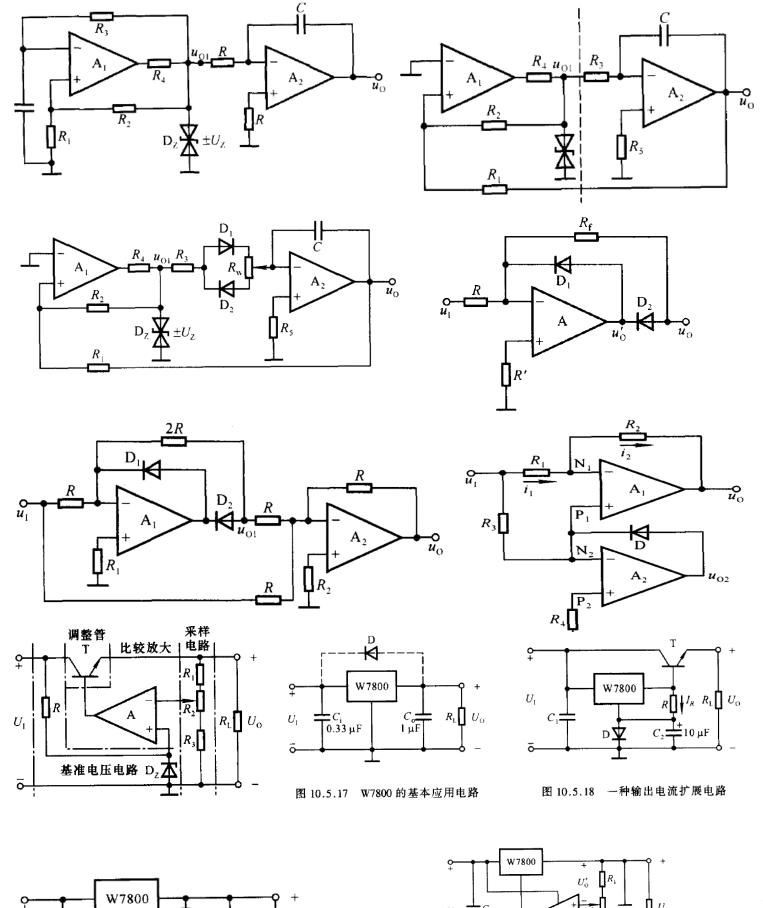
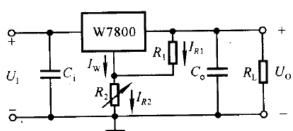


图 7.1.3 LC 桥式正弦波振荡电路

(a)(b)(c)由共射放大电路组成的变压器反馈式、电感反馈式和电容反馈式正弦波振荡电路(d)(e)(f)由共基放大电路组成的变压器反馈式、电感反馈式和电容反馈式正弦波振荡电路







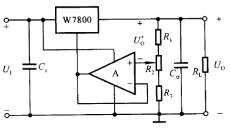


图 10.5.20 输出电压可调的实用稳压电路

图中电压跟随器的输出电压等于三端稳压器的输出电压 U_0 , 即电阻 R_1 与 R_2 上部分的电压之和,是一个常量,改变电位器滑动端的位置,即可调节 输出电压 U_0 的大小。以输出电压的正端为参考点,不难求出输出电压为

$$\frac{R_1 + R_2 + R_3}{R_1 + R_2} \cdot U_0' \le U_0 \le \frac{R_1 + R_2 + R_3}{R_1} \cdot U_0'$$
 (10.5.35)