

UNIVERSIDAD NACIONAL AUTÓNOMA DE MÉXICO FACULTAD DE INGENIERÍA CIRCUITOS ELÉCTRICOS SEMESTRE 2020 – 2

ALUMNO: MURRIETA VILLEGAS ALFONSO

SIMULACIÓN DEL CIRCUITO 1 DEL EXAMEN MEDIANTE PSPICE

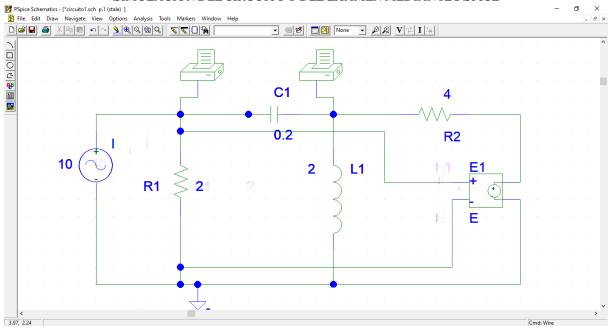


Imagen 1: Simulación del circuito en Schematics

* C:\Users\elaqabalus\Desktop\circuitos\simulaciones\circuitoA.sch

```
FREQ VM(A) VP(A)

3.183E-01 1.133E+01 -1.200E+02
```

Imagen 2: Resultado obtenido a través de la simulación

SIMULACIÓN DEL CIRCUITO 2 DEL EXAMEN MEDIANTE PSPICE

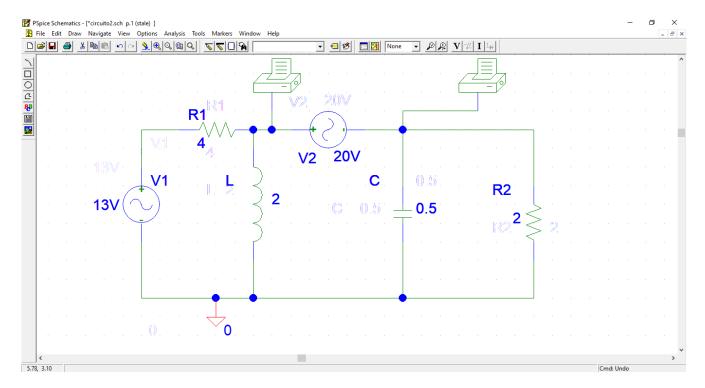


Imagen 3: Simulación del circuito en Schematics

```
FREQ VM($N_0002) VP($N_0002)

3.183E-01 1.956E+01 7.092E+01
```

Imagen 4: Resultado obtenido a través de la simulación

SIMULACIÓN DEL CIRCUITO 3 DEL EXAMEN MEDIANTE PSPICE

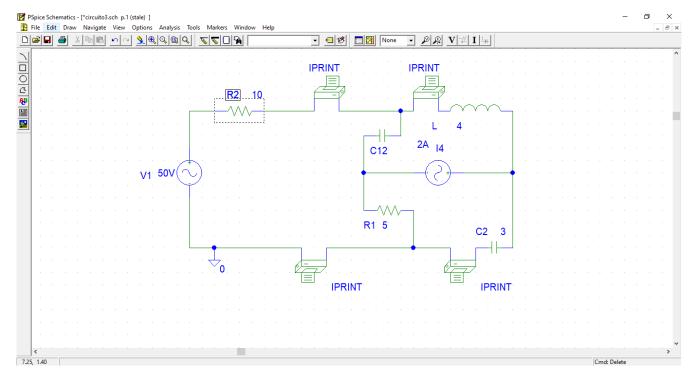


Imagen 5: Simulación del circuito en Schematics

Imagen 6: Resultado obtenido a través de la simulación

Imagen 6: Resultado obtenido a través de la simulación – i0

$SIMULACIÓN \, DEL \, SISTEMA \, (EJERCICIO \, FINAL \, DEL \, EXAMEN \,) \, MEDIANTE \, SIMULINK - \, MATLAB$

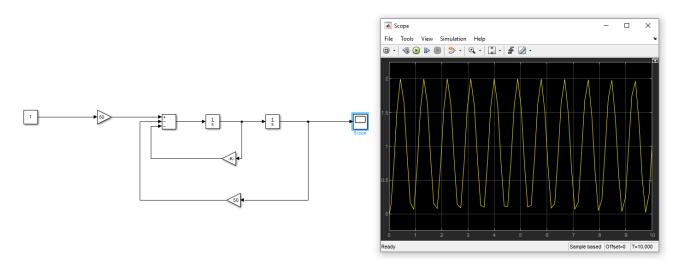


Imagen 7: Simulación del circuito en Simulink y resultado obtenido ante la entrada de 1 [A]