

Tarea 2: Interfaz del AT89S52 con memoria de datos externa de 8k

Introducción

Cuando la RAM y ROM disponibles dentro del chip no son suficientes para nuestra aplicación, se debe agregar memoria externa al sistema. Por ejemplo, cuando se desarrolla código en alto nivel, este programa puede exceder la capacidad de la ROM disponible en el chip y se debe agregar memoria de código de externa. Otra posibilidad es cuando el AT89S52 se usa para adquisición de datos como a través de un ADC, la RAM interna no será suficiente y se necesita de RAM externa.

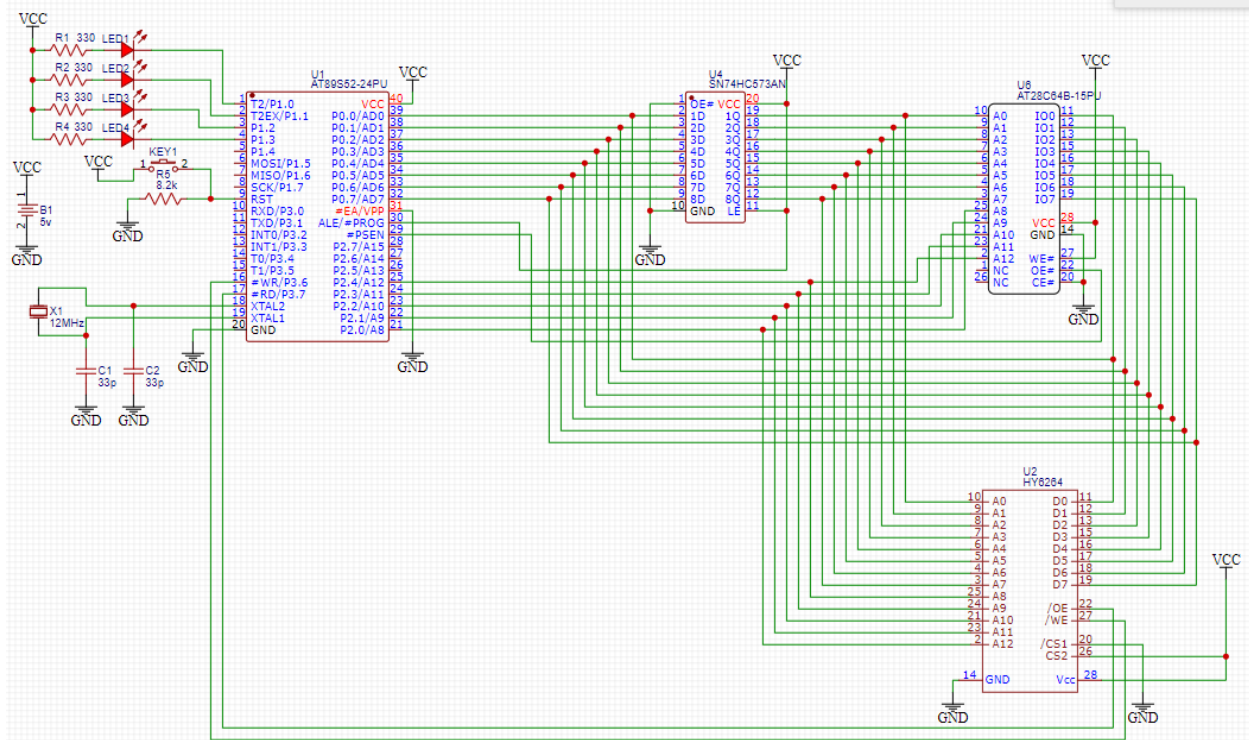
Objetivo

Interconectar una memoria de datos o RAM de 8k de forma externa al microcontrolador AT89S52 como se muestra en el esquemático. En la tarea anterior ya se interconectó la memoria de código o memoria ROM. Por lo tanto, para esta tarea el único componente extra que se debe interconectar es la memoria de datos o memoria RAM.

Material para utilizar

- 2 protoboards
- AT89S52
- HY6264
- SN74LS573
- AT28C64
- Alambre
- Pushbutton
- Resistencia de 8.2k
- Cristal de Cuarzo de 12 MHz
- 2 capacitores de 33p

Esquemático



Entregables

Subir al curso en CANVAS una fotografía del armado del esquemático anterior.