

DANGREMONT JAYSON

Ingénieur développeur VHDL/FPGA

+33 7 70 72 59 54

Toulouse, France

@ dangremontjayson.pro@gmail.com

linkedin.com/in/jaysondangremont/

OBJECTIFS

Bientôt Ingénieur en électronique embarquée, je recherche un emploi dans le domaine du développement FPGA où je pourrai mettre en pratique mes compétences acquises durant mes années d'alternances.

EXPERIENCES

Alternance ingénieur électronique en R&D

LEROY Biotech

08/2020 - 08/2023

LEROY Biotech développe des solutions biotechnologiques pour traiter les cancers de la peau.

- Développer plusieurs programmes en VHDL sur FPGA Xilinx Artix-7 avec IDE Vivado (maître/esclave SPI, déglitchage, diviseur d'horloge, pont en H, testbenchs, simulations, gestion de FIFOs, etc.).
- Recherche et développement pour machines biotechnologiques.
- Développer deux programmes logiciels embarqués en langage C.
- Gérer l'entièreté d'un projet cycle en V mêlant Hardware/FPGA/uC en développant les nouvelles fonctionnalités VHDL tout en manageant un stagiaire en développement C++ durant mon projet de fin d'étude.
- Rédiger de la documentation technique.

Stage à l'étranger en développement VHDL pour CubeSat

Agence Spatiale Européenne OPS-SAT Team

05/2022 - 09/2022

OPS-SAT est un satellite CubeSat développé par l'ESA.

- Développement de projets exemples (FIFO, Communication avec interface Avalon Intel) en VHDL sur cible Cyclone-V (carte MitySom avec ARM Cortex-A9) destinés aux futurs développeurs travaillant avec l'ESA.
- Développement en C des programmes pour communiquer avec le FPGA depuis le Linux embarqué toujours pour les projets exemples.
- Ecriture de documentations techniques sur le site Wiki et en PDF pour les futurs expérimentateurs.

Alternance technicien électrique

ENEDIS Groupe EDF

2018 - 2020

Enedis gère le réseau de distribution d'électricité publique pour 95% de la France métropolitaine.

- J'ai appris à dimensionner des équipements électriques de 200V à 20kV.
- J'ai diagnostiqué les pannes sur des appareils électriques et j'ai sécurisé les interventions haute et basse tension.

Agent Immobilier

Promologis

2020 - 2020

Promologis est le leader français dans les logements sociaux.

- J'ai préparé et visité les logements avec les familles dans le besoin.

EDUCATION

Ecole d'ingénieurs en Systèmes Electriques et Electroniques Embarqués

CESI - Alternance

- Génie électrique, Projets MATLAB, Électronique analogique et propagation cellulaire, C, VHDL, FPGA, Spice, Flowcode, Labview, C++.

BTS Electrotechnique

CFA Pierre Paul Riquet - Alternance

COMPETENCES ACQUISES

Agence Spatiale Européenne

Travail en équipe

Gestion de réunion

Communication

LEROY Biotech

Autonomie

Innovation

Raisonnement logique

ENEDIS

Suivi des règles

Intégrité

Evaluation des risques

Promologis

Empathie

Ecoute

Ouverture d'esprit

Autres compétences techniques

Python

Linux / Bash

Machine/Deep Learning

Git / Gitlab

ModelSim

C / C++

ACCOMPLISSEMENTS



Brevet logiciel

Co-inventeur pour avoir développé, chez Leroy Biotech, le protocole innovant pour guérir les cancers de la peau en langage VHDL.



Cours particuliers

Depuis 2021 j'ai pratiqué plus de 200 heures de cours particuliers en distanciel et présentiel dont 20 heures pour de l'électronique numérique et 40 heures pour du VHDL et FPGA.



Projet majeur

Je réalise actuellement un mini satellite avec un FPGA et une "base terrestre" communicante en codant tout par moi-même ainsi qu'en créant le PCB.

LANGUES

Anglais (920 TOEIC / C1)