# Título Grande

Título Medio

Título pe

Autor: Nombre Apellido Profesor: Nombre Apellido Auxiliar: Nombre Apellido

29 de octubre de 2012

Santiago, Chile.

Sección ÍNDICE 2

# Índice

	ulo de sección Titulo de subsección	
Índic	e de figuras	
1.	Ejemplo de imagen doble	3
2.	Escudo de la Universidad de Chile	3

Sección 1. Titulo de sección 3

## 1. Titulo de sección

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Quisque quis augue sit amet ante accumsan elementum. Donec mollis tellus ut risus consequat dapibus. Curabitur diam eros, viverra et ullamcorper in, congue eget felis. Praesent bibendum, lorem a semper porta, purus libero varius purus, sed mollis odio neque molestie mauris. Nam vel eros augue. Nam nisi est, commodo et gravida at, fringilla et sem. Sed interdum dignissim volutpat.

La figura 1 es un ejemplo de como insertar una imagen

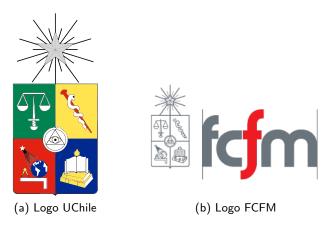


Figura 1: Ejemplo de imagen doble

### 1.1. Titulo de subsección

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Quisque quis augue sit amet ante accumsan elementum. Donec mollis tellus ut risus consequat dapibus. Curabitur diam eros, viverra et ullamcorper in, congue eget felis. Praesent bibendum, lorem a semper porta, purus libero varius purus, sed mollis odio neque molestie mauris. Nam vel eros augue. Nam nisi est, commodo et gravida at, fringilla et sem. Sed interdum dignissim volutpat.

A continuación la figura 2 presenta otra forma de agregar imágenes



Figura 2: Escudo de la Universidad de Chile

# 1.1.1. Otros ejemplos

**Estilos de letra** Algunos estilos de letra disponibles *Texto en cursiva.* **Texto en negrita**. Texto de ancho fijo

#### Enumerar

- 1. Numero 1
- 2. Numero 2
- 3. Numero 3

### Lista

- Punto 1
- Punto 2
- Punto 3

Cita Este texto hace referencia una cita [1]

Sección REFERENCIAS 5

# Referencias

[1] R. Jacob Baker, CMOS. Circuit Design, Layout, and Simulation, 2nd ed., USA: IEEE Press, 2005