



دانشگاه صنعتی شریف
دانشکده مهندسی برق
درس ساختار کامپیوتر و ریزپردازنده و آزمایشگاه
(۷۵۴-۲۵)

ضمیمه آزمایش شماره ۵ (دوم)
پیاده سازی چند سیکل پردازنده ی MIPS

نیمسال دوم ۹۴-۹۳

تهیه کنندگان:

مهندس سید محمد احسان منصوری طهرانی

دکتر محمدرضا موحدین

تست کد وریلاگ:

برای سهولت در رفع اشکال کد نوشته شده در قسمت دوم آزمایش، یک تست بنچ جدید به نام advanced.hex تهیه شده است.

این کد اکثر دستورات مد نظر را تست می کند و شما با توجه به خروجی آن به راحتی می توانید دستوری که صحیح اجرا نمی شود را پیدا کنید..خروجی سیستم باید به صورت زیر باشد:

0xFFFF0000

0x00000000

0x1110eeef

0x7D4DDB07

0x53F5C223

0XXXXXXXXX

0XXXXXXXXX

0XXXXXXXXX

0x0000900D

0x00000068

0x0000900D

0x0000900D

0x0000900D

0x0000900D

0x0000900D

با توجه به فایل advanced.cod به راحتی می توان محل وقوع خطا را مشخص کرد.