"به نام خدا"

گزارش آزمایش ۲

استاد: شاهین حسابی

امیررضا آذری

991-1-47

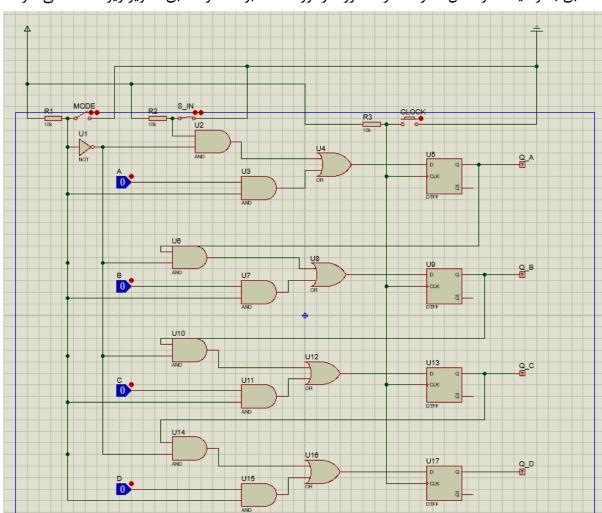
آزمایش دوم :

1- ساخت شیفت رجیستر با قابلیت بارگذاری موازی(تیتر 3-1 در دستور آزمایش):

دستور کار :

7-1-1 مطابق شکل ۶ یک شیفت رجیستر با قابلیت بارگذاری موازی بسازید. در این آزمایش، ورودی ورودی بسازید. در این آزمایش، ورودی clock را با یک کلید از نوع push button به مدار می دهید تا بتوان عملکرد مدار را با ورودی های مختلف سنجید. این مدار، یک ورودی کنترل کننده به نام Mode دارد که اگر یک باشد، ورودی های A تا A همزمان و به طور موازی وارد شیفت رجیستر می شود و اگر صفر باشد، یک شیفت به بالا انجام می شود و ورودی وارد فلیپ فلاپ A می شود.

گزارش کار:



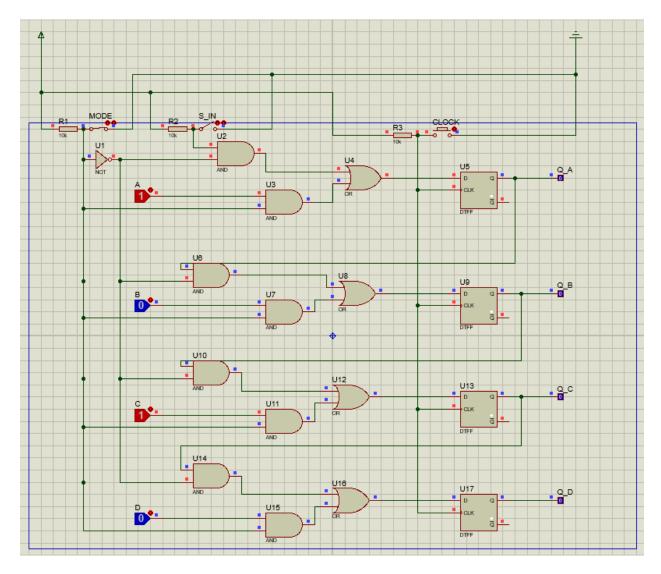
مطابق با توضیحات و شکل مدار که در دستور کار آورده شده بود، مدار مطابق تصویر زیر ساخته می شود:

در این شیفت رجیستر اگر MODE برابر ۱ باشد، بارگذاری موازی صورت میگرد .

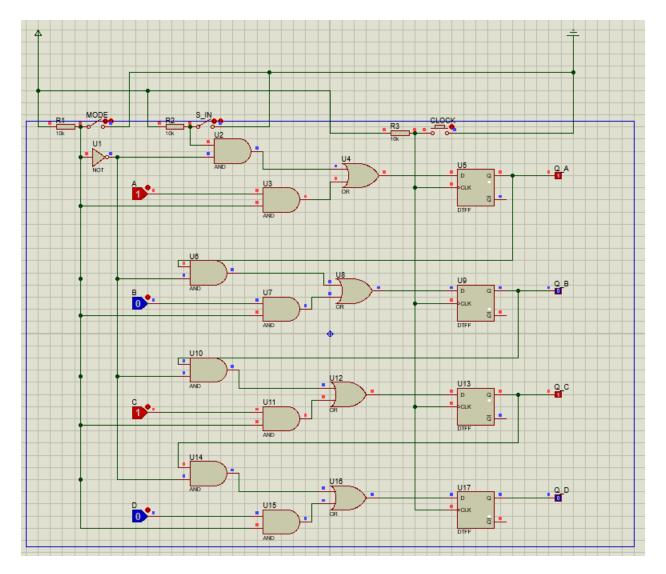
در صورتی که \cdot باشد، شیفت به راست رخ می دهد (عدد را ABCD در نظر میگیریم که A بیت پر ارزش است). button push نیز ورودی مدار برای حالتی است که V button push و قصد داریم از حالت شیفت استفاده کنیم. V button و قصد داریم از حالت شیفت استفاده کنیم.

بخش دوم:

۳-۱-۳ با اعمال ورودیهای مناسب، مقدار اولیه 1010 را در شیفت رجیستر ذخیره کنید. در این بخش کارکرد حالت بارگذاری موازی با ورودی ۱۰۱۰ (مطابق دستور کار) نشان داده شده است:



ورودی ها داده شده اند و MODE = 1 اما هنوز کلاک زده نشده است. سپس:

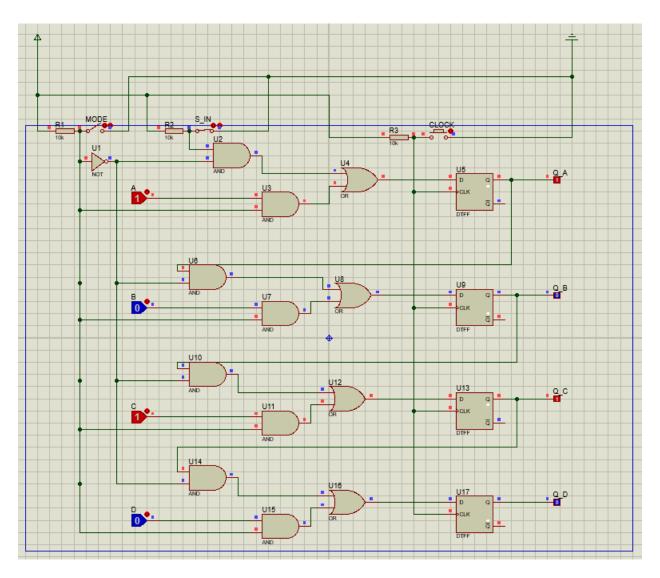


پس از اعمال کلاک، می بینم که بارگذاری موازی صورت گرفته است.

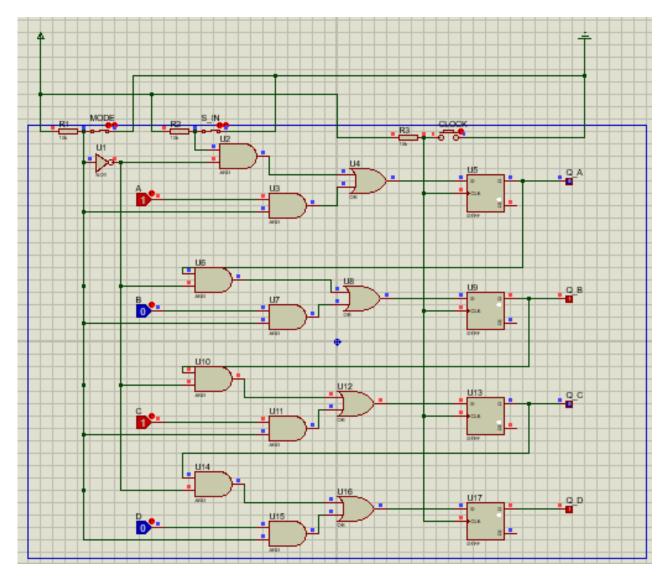
بخش سوم:

 S_{in} و Mode و ماه و بیت پرارزش باشد، با قرار دادن کلیدهای Mode و A حاوی بیت پرارزش باشد، با قرار دادن کلیدهای شیفت به راست بسازید.

کارکرد شیفت به راست را توضیح می دهیم:



بعد از بارگذاری و سوییچ کردن MODE، داریم:

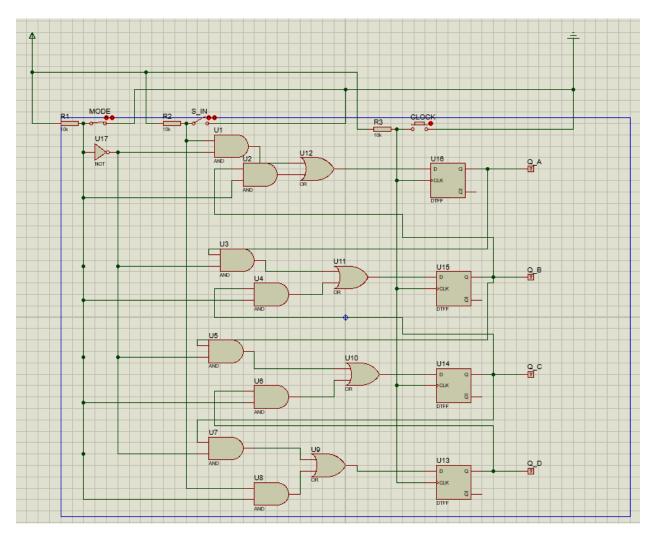


میبینم بعد از کلاک، عملیات شیفت انجام شده است و خروجی به ۱۰۱۰ تبدیل شده است.

بخش چهارم:

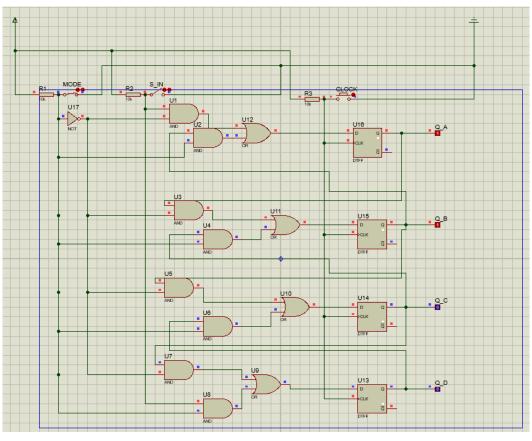
۳-۲-۳ با اعمال تغییرات لازم، مدار را به یک شیفترجیستر دوطرفه (بدون قابلیت بارگذاری موازی) تبدیل کنید، به این ترتیب که اگر Mode=0، شیفت به راست و اگر Mode=1، شیفت به چپ انجام شود.

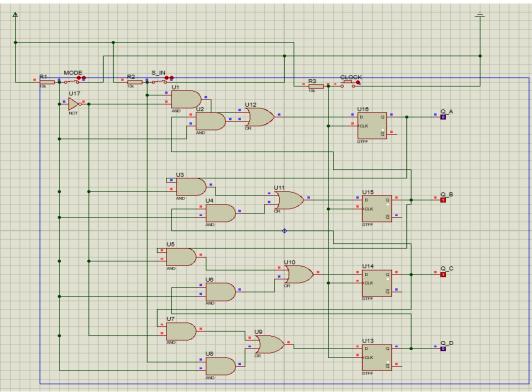
در این بخش، با اعمال تغییرات لازم، شیفت رجیستر قسمت قبل تبدیل به شیفت رجیستری با قابلیت شیفت به چپ یا راست شده است. در حقیقت به جای ورودی های بارگذاری در قسمت قبل، خروجی های فلیپ فلاپ ها به نحوی که در مدار می بینید جایگزین شده اند تا قابلیت شیفت به چپ به مدار اضافه شود. تصویر را در صفحه بعد مشاهده می کنید .ورودی S in همان ورودی کاربر است که میخواهد به شیفت رجیستر وارد شود و بر اساس مقدار MODE نوع شیفت (راست یا چپ) مشخص می گردد و S in از جهت مد نظر وارد رجیستر می شود.

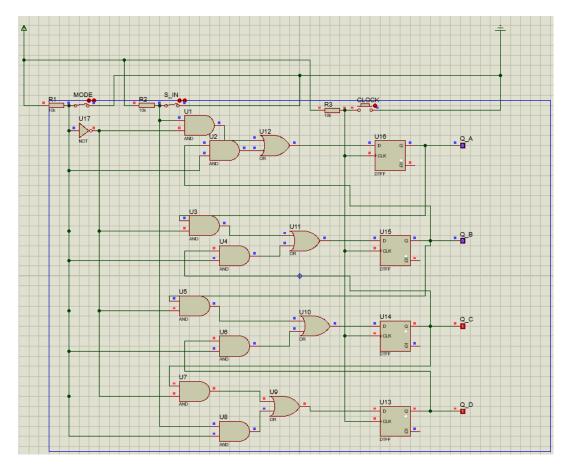


در این مدار اگر MODE = 0، مشابه قسمت قبل شیفت به راست انجام خواهد شد A(بیت پر ارزش است) و اگر MODE = 1 شیفت به چپ انجام می شود.

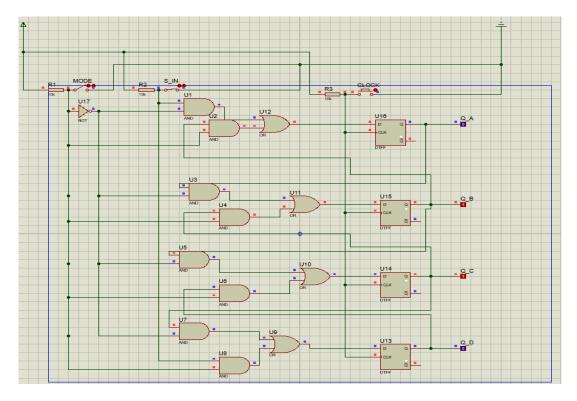
در عکس های صفحه بعد، مثالی از شیفت چپ و راست ۱۱۰۰ می بینیم:







و حالا با سوييچ كردن MODE، بالعكس:



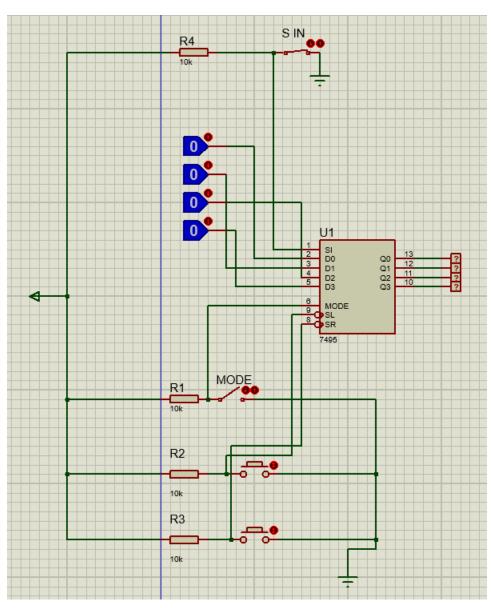
بخش دوم از آزمایش دوم:

۳-۲- استفاده از شیفترجیستر آماده

۳-۲-۲ با استفاده از تراشه 7495 یک شیفت رجیستر با قابلیت شیفت به راست و بارگذاری موازی بسازید.

گزارش کار:

در این قسمت شیفت رجیستری که در قسمت ۱ ساختیم را با استفاده از تراشه ۷۴۹۵ پیاده سازی می کنیم:

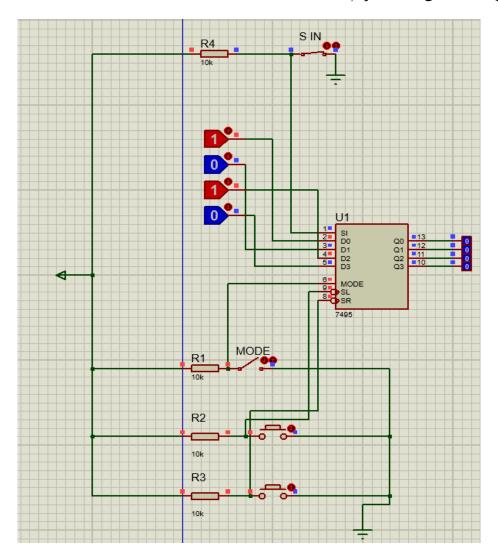


ورودی MODE ، اگر برابر ۰ باشد عملیات شیفت انجام می گیرد و اگر برابر ۱ باشد، بارگذاری موازی انجام خواهد شد.

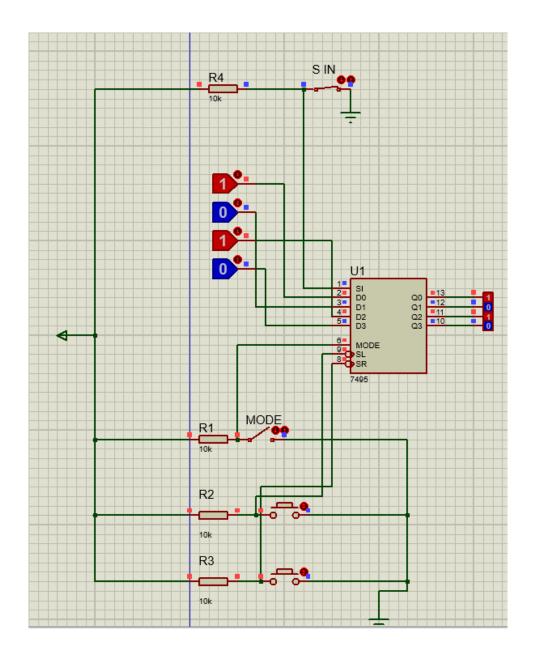
SL کلاک مربوط به عملیات شیفت است و SR کلاک مربوط به عملیات باگذاری موازی.

Q0 و D0 بیت پر ارزش فرض شده استQ0 – معادل با A در قسمت قبل است.

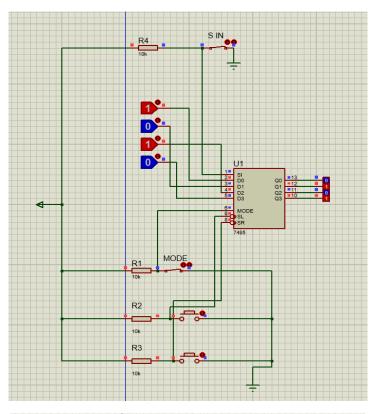
برای مثال و شیفت دادن ۱۰۱۰ داریم:

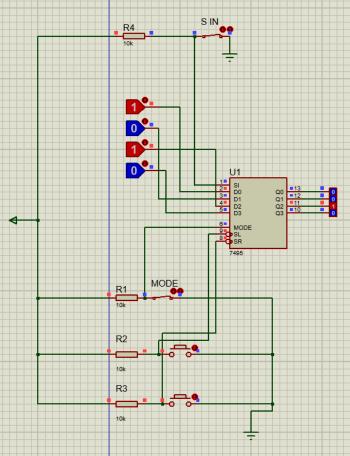


با کلاک SR ورودی را بارگذاری می کنیم:

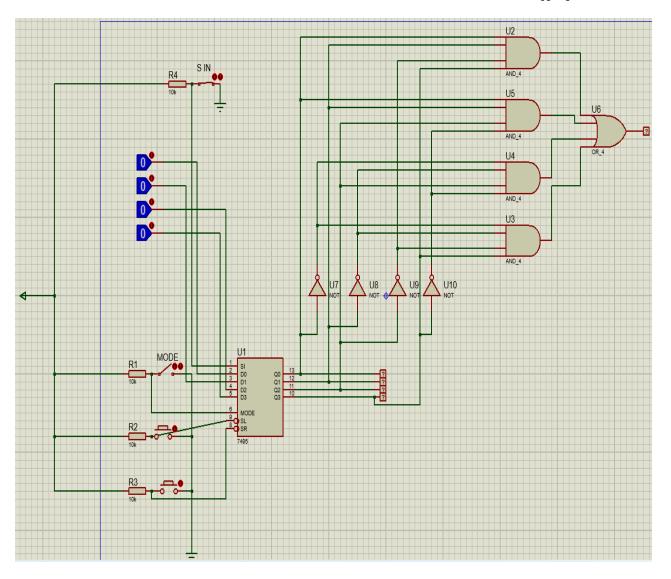


و در ادامه با سوییچ کردن MODE و کلاک SL، شیفت را انجام می دهیم:

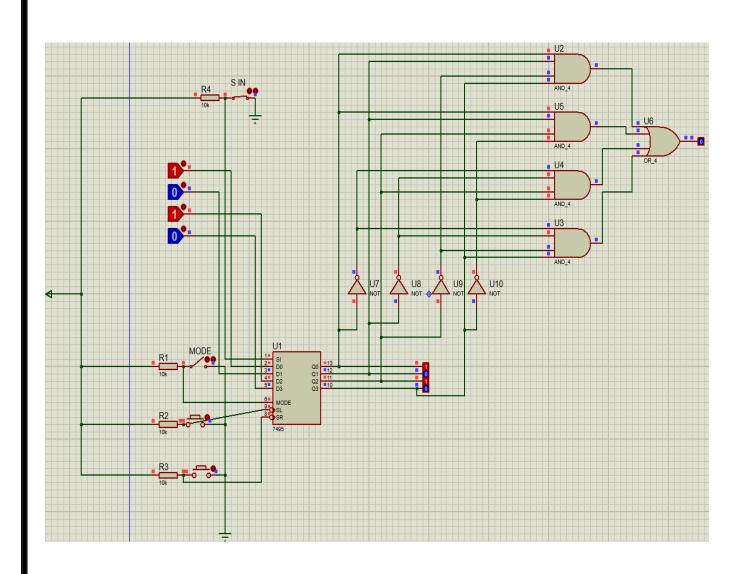




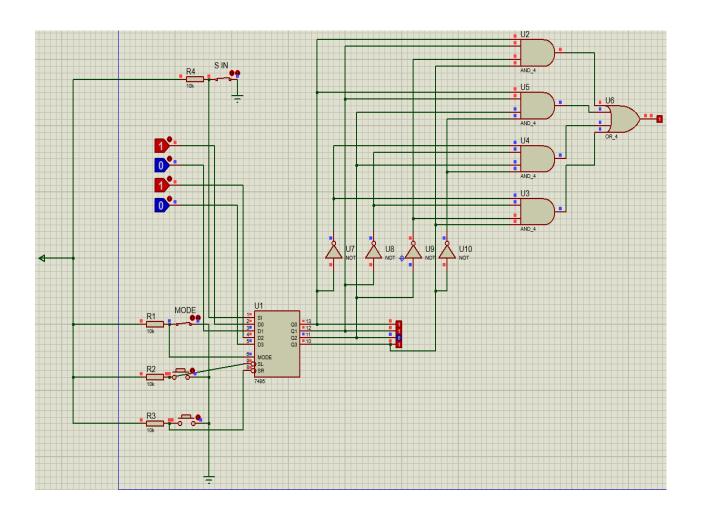
در این قسمت با افزودن گیت های لازم به مدار فوق، قابلیت تشخیص رشته های ۱۱۱۰، ۱۱۱۰، ۲۰۱۰ و ۲۰۰۰ به مدار افزوده شده است.



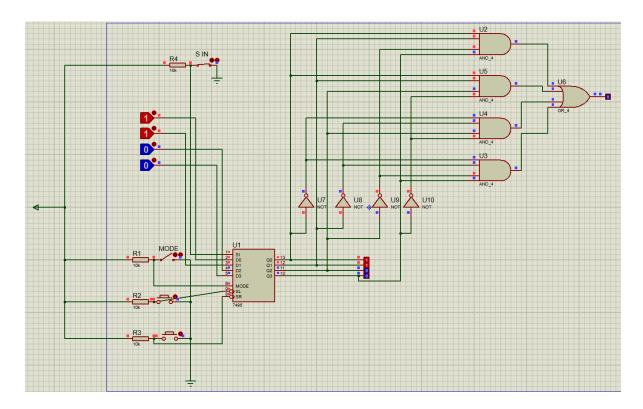
در مثال آمده در تصویر بعدی، ۱۰۱۰ را با کلاک SR بارگذاری کرده و مدار در حالت اماده برای شیفت است. عدد خروجی ۱۰۱۰ و جزو اعداد مد نظر نیست پس خروجی مدار صفر است.



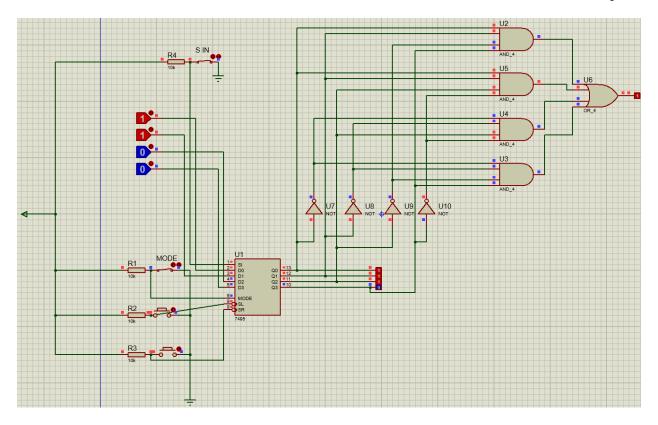
در ادامـه و بـا سـوییچ کـردن MODE و کـلاک SL، میبینـیم کـه ۱ وارد شـده اسـت و عملیـات شـیفت نیـز انجـام شـده. عـدد خروجـی ۱۱۱۰ اسـت کـه بـین اعـداد خواسـته شـده بـوده و بنابراین خروجی ۱ است:



در ادامه هم مثال های دیگری آمده است:



بعد از شیفت:



مثال دیگر برای ۲ رشته باقی مانده:

