

TP MI11 - Réalisation d'un mini noyau temps réel ARM - Parties 1 et 2

Théophile DANCOISNE et Louis FRERET

Mai 2017

1 Ordonnanceur de tâches

Rappel : Le contexte d'un processus est correspond à une image des registres du processus à un instant t. En commutant la valeur du pointeur du registre du processeur, on effectue un changement de contexte.

```

1  /* NOYAUFILE.C */
2  /*-----*/
3  *   gestion de la file d'attente des taches pretes et actives   *
4  *   la file est rangee dans un tableau. ce fichier decrit toutes *
5  *   les primitives de base                                     *
6  /*-----*/
7
8  #include "serialio.h"
9  #include "noyau.h"
10
11 /* variables communes a toutes les procedures */
12 /*-----*/
13
14 static uint16_t _file[MAX_TACHES]; /* indice=numero de tache */
15 /* valeur=tache suivante */
16 static uint16_t _queue; /* valeur de la derniere tache */
17 /* pointe la prochaine tache a activer */
18
19 /*   initialisation de la file   */
20 /*-----*/
21 entre : sans
22 sortie : sans
23 description : la queue est initialisee vide, queue prend la valeur de tache
24               impossible
25 */
26
27 void file_init(void) {
28     _queue = F_VIDE;
29     for (int i = 0; i < MAX_TACHES; i++) {
30         _file[i] = F_VIDE;
31     }
32 }
33
34 /*   ajouter une tache dans la pile   */
35 /*-----*/
36 entre : n numero de la tache a entrer
37 sortie : sans
38 description : ajoute la tache n en fin de pile
39 */
40
41 void ajoute(uint16_t n) {
42     printf("ajoute(%d)\n", n);
43
44     if (_queue != F_VIDE && _file[n] != F_VIDE) {
45         printf("Error: Tâche déjà existante.\n");
46         return;
47     }
48     if (_queue == F_VIDE) {
49         _file[n] = n;
50     } else {
51         _file[n] = _file[_queue];
52         _file[_queue] = n;
53     }
54     _queue = n;
55 }
56
57 uint16_t predecesseur(uint16_t t);
58 /*   retire une tache de la file   */
59 /*-----*/
60 entre : t numero de la tache a sortir
61 sortie : sans
62 description : sort la tache t de la file. L'ordre de la file n'est pas
63               modifie

```

```

64 */
65
66 void retire(uint16_t t) {
67     printf("retire(%d)\n", t);
68     if (_file[t] == F_VIDE) {
69         printf("Error: Tâche inexistante.\n");
70     }
71
72     if (_queue == t) {
73         _queue = _file[t];
74     }
75
76     uint16_t pred_t = predecesseur(t);
77     _file[pred_t] = _file[t];
78
79     _file[t] = F_VIDE;
80 }
81
82 uint16_t predecesseur(uint16_t t) {
83     uint16_t pred_t;
84     for (int i = 0; i < MAX_TACHES; i++) {
85         if (_file[i] == t) {
86             return i;
87         }
88     }
89 }
90
91 /*      recherche du suivant a executer      */
92 /*-----*/
93 entree : sans
94 sortie : t numero de la tache a activer
95 description : la tache a activer est sortie de la file. queue pointe la
96               suivante
97 */
98 uint16_t suivant(void) {
99     if (_queue == F_VIDE) {
100         printf("Error: Aucune tâche.");
101         return F_VIDE;
102     } else {
103         uint16_t suivant = _file[_queue];
104         _queue = suivant;
105         return suivant;
106     }
107 }
108
109 /*      affichage du dernier element      */
110 /*-----*/
111 entree : sans
112 sortie : sans
113 description : affiche la valeur de queue
114 */
115
116 void affic_queue(void) {
117     printf("Affichage de la queue:\n");
118
119     char *format = "Queue:\t%d\tValeur:\t%d\n";
120     printf(format, _queue, _file[_queue]);
121 }
122
123 /*      affichage de la file      */
124 /*-----*/
125 entree : sans
126 sortie : sans
127 description : affiche les valeurs de la file
128 */
129
130 void affic_file(void) {
131     printf("Affichage de la file:\n");

```

```
132
133 char *format = "Indice:\t%d\tValeur:\t%d\n";
134 for (int i = 0; i < MAX_TACHES; i++) {
135     printf(format, i, _file[i]);
136 }
137 }
```

Listing 1 – noyau.c

L'ordonnancement ainsi implémenté est le plus simple du monde : chaque tâche est exécuté tour à tour sans priorité en respectant l'ordre défini par l'utilisateur.

```
1 // Ce programme a pour but de tester les différentes fonctions de NOYAUFIL.C
2 // de la partie 1 de "Réalisation dun mini noyau temps réel ARM"
3
4 #include <noyau.h>
5 #include <serialio.h>
6
7 int main(int argc, char **argv) {
8     file_init();
9
10    ajoute(3);
11    ajoute(5);
12    ajoute(1);
13    ajoute(0);
14    ajoute(2);
15
16    affic_file();
17    affic_queue();
18
19    uint16_t tache_suivante = suivant();
20    printf("Tâche suivante:\t%d\n", tache_suivante);
21
22    affic_file();
23    affic_queue();
24
25    retire(0);
26
27    affic_file();
28    affic_queue();
29
30    ajoute(6);
31
32    affic_file();
33    affic_queue();
34
35    return 0;
36 }
```

Listing 2 – testfile.c

2 Gestion et commutation de tâches

A chaque fois que l'on effectue un changement de contexte, il faut désactiver les interruptions pour éviter 1. de perdre le contexte du processus en cours d'exécution 2. d'entrer dans un état incohérent où 2 processus auraient l'état running.

Nous allons à présent décrire les différentes fonctions de l'ordonnanceur, implémentées dans le fichier *noyau.c*. Des primitives dépendant du matériel préalablement définies dans le fichier *noyau.h* ont été utilisées.

2.1 Sortie du noyau

Pour cette procédure, il suffit de désactiver les interruptions en faisant appel à la primitive `_irq_disable_` puis éventuellement d'afficher le nombre d'exécution de chaque tâche.

```

1 void noyau_exit(void) {
2     int j;
3     _irq_disable_(); /* Désactiver les interruptions */
4     printf("Sortie du noyau\n");
5     for (j = 0; j < MAX_TACHES; j++)
6         printf("\nActivations tache %d : %d", j, compteurs[j]);
7     for (;;) /* Terminer l'exécution */
8 }

```

Listing 3 – noyau.c

2.2 Destruction d'une tâche

La destruction d'une tâche s'effectue en 3 étapes après avoir préalablement désactiver les interruptions :

- Changer l'état de la tâche à celui de CREE, c'est à dire connue du noyau avec une pile allouée et un identifiant.
- Sortir la tâche de la file
- Appeler le gestionnaire de tâches (*scheduler*).

```

1 void fin_tache(void) {
2     /* on interdit les interruptions */
3     _irq_disable_();
4     /* la tâche est enlevée de la file des tâches */
5     _contexte[_tache_c].status = CREE;
6     retire(_tache_c);
7     schedule();
8 }

```

Listing 4 – noyau.c

2.3 Créer une nouvelle tâche

Le rôle de cette fonction est "d'allouer un espace dans la pile à la tâche et lui attribue un identifiant, qui est retourné à l'appelant".

Les opérations de création du contexte, d'allocation d'une pile et décrémentation du pointeur de pile pour la nouvelle tâche doivent bien entendu être effectués en section critique. Les primitives utilisées à cet effet sont `_lock_` et `_unlock_`. Si le nombre de tâche est maximal, alors on sort du noyau pour cause de dépassement. Le contexte de la nouvelle tâche est récupéré via un tableau des contextes. L'initialisation du contexte de la tâche se réalise en affectant l'adresse du sommet de la pile, auquel on accède par la variable `_tos`, au pointeur de pile initial du contexte (`sp_init`). Il faut alors bien entendu mettre à jour l'adresse du sommet de la pile en le décrémentant de `PILE_TACHE + PILE_IRQ`, c'est-à-dire la taille max de la pile d'une tâche plus la taille max de la pile IRQ par tâche. Enfin, il faut mémoriser l'adresse du début de la tâche et changer son état à CREER.

```

1 uint16_t cree(TACHE_ADR adr_tache) {
2     /* pointeur d'une case de _contexte */
3     CONTEXTE *p;
4     /* contient numero dernier cree */
5     static uint16_t tache = -1;
6
7
8     /* debut section critique */
9     _lock_();
10    /* numero de tache suivant */
11    tache++;
12
13    /* sortie si depassement */
14    if (tache >= MAX_TACHES)
15        noyau_exit();
16
17    /* contexte de la nouvelle tache */
18    p = &_amp;contexte[tache];

```

```

19
20 /* allocation d'une pile a la tache */
21 p->sp_ini = _tos;
22 /* decrementation du pointeur de pile pour*/
23 /* la prochaine tache. */
24 _tos -= PILE_TACHE + PILE_IRQ;
25
26
27 /* fin section critique */
28 _unlock_();
29
30 /* memorisation adresse debut de tache */
31 p->tache_adr = adr_tache;
32 /* mise a l'etat CREE */
33 p->status = CREE;
34 /* tache est un uint16_t */
35 return (tache);
36 }

```

Listing 5 – noyau.c

2.4 Activer une tâche

Cette fonction place la tâche dans la file des tâches prêtes. Un test préalable doit être effectué pour vérifier que la tâche a bien été créée. Si ce n'est pas le cas, on sort du noyau. Si la tâche est bien à l'état CREE, après être entré en section critique, on effectue les 3 opérations suivantes :

- Changer le statut de la tâche à prêt.
- Ajouter la tâche dans la liste.
- Activer une tâche prête en faisant appel au scheduler.

```

1 void active(uint16_t tache) {
2     /* acces au contexte tache */
3     CONTEXTE *p = &_contexte[tache];
4
5     if (p->status == NCREE)
6         /* sortie du noyau */
7         noyau_exit();
8
9     /* debut section critique */
10    _lock_();
11    /* n'active que si receptif */
12    if (p->status == CREE) {
13        /* changement d'etat, mise a l'etat PRET */
14        p->status = PRET;
15        /* ajouter la tache dans la liste */
16        ajoute(tache);
17        /* activation d'une tache prete */
18        schedule();
19    }
20    /* fin section critique */
21    _unlock_();
22 }

```

Listing 6 – noyau.c

2.5 Appel au gestionnaire de tâches

L'appel au gestionnaire de tâches s'effectue par l'appel à la fonction *schedule*, qui effectuera un branchement (un saut en assembleur) sur *scheduler*. Bien entendu, toute la procédure doit s'exécuter en section critique. Le flag indiquant qu'il faut acquitter le timer est paramétré à "faux". On entre alors en mode IRQ à l'aide de la primitive `_set_arm_mode_`. Le branchement est alors fait sur le cœur de l'ordonnancement. Une fois son traitement accomplie, on replace en mode système avec `_set_arm_mode_` puis l'on sort de la section critique. Décrivons précisément la communication de contexte. La première étape consiste à mémoriser le contexte de la tâche en cours en sauvegardant le pointeur de pile dans le champ *sq_irq*. Via la fonction

suivant, définie précédemment dans *noyau.c*, on récupère le numéro de la tâche suivante à exécuter. S'il n'y a plus rien à ordonnancer, on sort du noyau. On incrémente alors le compteur d'activation de la tâche suivante, indiquant le nombre de fois on l'on a commuté sur la tâche. Puis si son statut est à prêt, on charge son pointeur de pile initial *sp_ini* et l'on passe en mode système. Via l'opération dans *sp_ini - PILE_IRQ*, on charge le pointeur de pile courant en mode système. On change alors le statut de la tâche à EXEC, c'est-à-dire en possession du processeur. On autorise alors les interruptions et on lance la tâche. On restaure alors le contexte complet depuis la pile IRQ.

```

1 void __attribute__((naked)) scheduler(void) {
2     register CONTEXT *p;
3     /* Pointeur de pile */
4     register unsigned int sp asm("sp");
5
6     /* Sauvegarder le contexte complet sur la pile IRQ */
7
8     __asm__ __volatile__(
9     /* Sauvegarde registres mode system */
10        "stmfd sp, {r0-r14}^\t\n"
11        /* Attendre un cycle */
12        "nop\t\n"
13        /* Ajustement pointeur de pile */
14        "sub sp, sp, #60\t\n"
15        /* Sauvegarde de spsr_irq */
16        "mrs r0, spsr\t\n"
17        /* et de lr_irq */
18        "stmfd sp!, {r0, lr}\t\n");
19
20    /* Reinitialiser le timer si necessaire */
21    if (_ack_timer) {
22        register struct imx_timer *tim1 = (struct imx_timer *) TIMER1_BASE;
23        tim1->tstat &= ~TSTAT_COMP;
24    } else {
25        _ack_timer = 1;
26    }
27
28    /* memoriser le pointeur de pile */
29    _contexte[_tache_c].sp_irq = sp;
30    /* recherche du suivant */
31    _tache_c = suivant();
32    if (_tache_c == F_VIDE) {
33        printf("Plus rien à ordonnancer.\n");
34        /* Sortie du noyau */
35        noyau_exit();
36    }
37    /* Incrémenter le compteur d'activations */
38    compteurs[_tache_c]++;
39    /* p pointe sur la nouvelle tache courante*/
40    p = &_contexte[_tache_c];
41
42    /* tache prete ? */
43    if (p->status == PRET) {
44        /* Charger sp_irq initial */
45        sp = p->sp_ini;
46        /* Passer en mode syst?me */
47        _set_arm_mode_(ARMMODE_SYS);
48        /* Charger sp_sys initial */
49        sp = p->sp_ini - PILE_IRQ;
50        /* status tache -> execution */
51        p->status = EXEC;
52        /* autoriser les interruptions */
53        _irq_enable_();
54        /* lancement de la tache */
55        /* lancement de la tache */
56        (*p->tache_adr)();
57    } else {
58        /* tache deja en execution, restaurer sp_irq */
59        sp = p->sp_irq;

```

```

60 }
61
62 /* Restaurer le contexte complet depuis la pile IRQ */
63
64 __asm__ __volatile__(
65 /* Restaurer lr_irq */
66     "ldmfd sp!, {r0, lr}\t\n"
67     /* et spsr_irq */
68     "msr spsr, r0\t\n"
69     /* Restaurer registres mode system */
70     "ldmfd sp, {r0-r14}^\t\n"
71     /* Attendre un cycle */
72     "nop\t\n"
73     /* Ajuster pointeur de pile irq */
74     "add sp, sp, #60\t\n"
75     /* Retour d'exception */
76     "subs pc, lr, #4\t\n");
77 }
78 void schedule(void) {
79     /* Debut section critique */
80     __lock__();
81
82     /* On simule une exception irq pour forcer un appel correct a scheduler().*/
83
84     __ack_timer = 0;
85     /* Passer en mode IRQ */
86     __set_arm_mode__(ARMMODE_IRQ);
87     __asm__ __volatile__(
88     /* Sauvegarder cpsr dans spsr */
89     "mrs r0, cpsr\t\n"
90     "msr spsr, r0\t\n"
91     /* Sauvegarder pc dans lr et l'ajuster */
92     "add lr, pc, #4\t\n"
93     /* Saut à scheduler */
94     "b scheduler\t\n"
95     );
96     /* Repasser en mode system */
97     __set_arm_mode__(ARMMODE_SYS);
98
99     /* Fin section critique */
100     __unlock__();
101 }

```

Listing 7 – noyau.c

2.6 Démarrer le noyau et commencer une première tâche

Cette fonction "initialise les structures de données du noyau, met en place le gestionnaire d'interruption scheduler" et "crée et active la première tâche, dont l'adresse est passée en paramètres". La première étape consiste en l'initialisation de l'état des tâches, en paramétrant l'état des tâches à NCRE. On initialise ensuite la tâche courante ainsi que la file, par un appel à *file_init*. L'adresse du sommet de la pile, *_tos* est ensuite initialisée à la valeur de *sp*, c'est-à-dire de la pile. En mode IRQ, on paramètre *sp_irq* à *_tos*; et l'on repasse en mode système. Après avoir désactivé les interruptions, on initialise le timer, de type *imx_timer* à 100Hz : temp, la fréquence de l'ordonnanceur, est ainsi paramétrée à 10000. On crée alors une première tâche et on l'active.

```

1 void start (TACHE_ADR adr_tache) {
2     short j;
3     register unsigned int sp asm("sp");
4     struct imx_timer *tim1 = (struct imx_timer *) TIMER1_BASE;
5     struct imx_aic *aitc = (struct imx_aic *) AITC_BASE;
6
7     for (j = 0; j < MAX_TACHES; j++) {
8         /* initialisation de l'etat des taches */
9         _contexte[j].status = NCRE;

```



```
10 }
11 /* initialisation de la tache courante */
12 _tache_c = 0;
13 /* initialisation de la file */
14 file_init();
15
16 /* Haut de la pile des taches */
17 _tos = sp;
18 /* Passer en mode IRQ */
19 _set_arm_mode_(ARMMODE_IRQ);
20 /* sp_irq initial */
21 sp = _tos;
22 /* Repasser en mode SYS */
23 _set_arm_mode_(ARMMODE_SYS);
24
25 /* on interdit les interruptions */
26 _irq_disable_();
27
28 /* Initialisation du timer Ã 100 Hz */
29
30 tim1->tcmp = 10000;
31 tim1->tprr = 0;
32 tim1->tctl |= TCTL_TEN | TCTL_IRQEN | TCTL_CLKSOURCE_PERCLK16;
33
34 /* Initialisation de l'AITC */
35
36 airc->intenum = TIMER1_INT;
37
38 /* creation et activation premiere tache */
39 active(cree(adrtache));
40 }
```

Listing 8 – noyau.c

Résumé

Les différentes tâches peuvent partager des ressources. Afin de gérer l'accès aux ressources et éviter d'éventuels interblocages, nous allons implémenter dans le noyau des mécanismes d'exclusion mutuelle permettant aux programmes de s'approprier une ressource et d'en interdire l'accès à toute autre tâche.

3 Exclusion mutuelle

Les premiers mécanismes que nous allons implémenter concernent l'attente passive. L'attente passive, contrairement à l'attente active, ne consomme pas de ressources processeur. Une autre fonction sera quand à elle capable de réveiller une tâche et de la

3.1 Endormir la tâche courante

Pour endormir une tâche d'une telle manière, nous allons la retirer de la file d'attente du scheduler. Avant cela, nous entrons dans une section critique à l'aide de la primitive *lock()*. L'état de la tâche devient *SUSP* pour les différencier avec les tâches en cours d'exécution (*EXEC*). Enfin on lance un appel à *schedule()* pour forcer un changement de tâche immédiatement dès que tous les appels de *_unlock_()* seront dépilés.

```

1 void dort(void) {
2     // Entrée en section critique
3     _lock_();
4
5     // Changement de statut de la tâche
6     _contexte[_tache_c].status = SUSP;
7
8     // On retire la tâche de la liste du scheduler
9     retire(_tache_c);
10
11    // On interrompt la tâche actuelle pour passer à la suivante
12    schedule();
13
14    // Fin de section critique
15    _unlock_();
16 }
```

Listing 9 – Dort()

3.2 Réveille une tâche

Cette fonction réveille une tâche. Elle ajoute ainsi la tâche à la liste du scheduler si et seulement si la tâche est suspendue. Le statut de la tâche redevient bien évidemment l'état *EXEC*.

```

1 void reveille(uint16_t t) {
2     // Récupération du contexte associée à la tâche
3     CONTEXTE *p = &_contexte[t];
4
5     // Si la tâche est suspendue
6     if (p->status == SUSP)
7     {
8         // Entrée en section critique
9         _lock_();
10
11        // La tâche est en exécution
12        p->status = EXEC;
13
14        // La tâche est ajoutée dans la liste du scheduler
15        ajoute(t);
16
17        // Sortie de section critique
18        _unlock_();
19    }
20 }
```

Listing 10 – Reveille()

3.3 Programme Producteur/Consommateur

Afin de tester les fonctions écrites ci-dessus, nous écrivons un simple programme producteur/consommateur. Les deux tâches partagent la même ressource : une FIFO circulaire que l'un remplit et l'autre vide. Il faut bien évidemment endormir le consommateur si il y a famine. Mais il faut également endormir le producteur si la FIFO est pleine. Bien entendu, le producteur va réveiller le consommateur quand des données seront à consommer dans la FIFO. Inversement, le consommateur va réveiller le producteur si la FIFO n'est plus remplie. L'inconvénient de cette méthode est que les appels à *dort()* et *veille()* sont à gérer "manuellement" et augmenter le nombre de producteurs et consommateurs complexifie grandement le problème.

4 Les sémaphores

Les sémaphores sont des outils logiciels, inventés par Dijkstra, permettant de synchroniser des tâches et à partager des ressources. Le sémaphore est initialisé avec une valeur positive ou nulle. Lorsqu'une tâche tente d'accéder à la ressource, elle décrémente la valeur du sémaphore. Si cette valeur est nulle, alors la ressource est bloquée et la tâche doit attendre d'être réveillée. Lorsqu'une tâche libère une ressource, alors elle incrémente la valeur du sémaphore, ce qui débloque immédiatement l'accès à un processus bloqué.

4.1 Implémentation du sémaphore

Dans sa structure, le sémaphore doit gérer la file des processus qui sont bloqués pour ainsi réveiller les tâches automatiquement lorsque la ressource devient à nouveau disponible.

```

1 // Structure du sémaphore
2 typedef struct {
3     FIFO file;      /* File circulaire des tâches en attente */
4     short valeur;   /* compteur du sémaphore e(s) */
5     short occup;    /* si le sémaphore est libre */
6 } SEMAPHORE;
```

Listing 11 – sem.h

Voici l'implémentation des fonction *s_wait()* et *s_signal*. Ces fonctions nécessitent d'être placées dans une section critique du noyau afin d'éviter tout changement de contexte pendant un accès au sémaphore.

```

1 // Requête d'accès au sémaphore
2 void s_wait(short n)
3 {
4     _lock_();
5
6     // Se bloque sur le sémaphore ou décrémente la valeur
7     if(_sem[n].valeur <= 0)
8     {
9         push_fifo(&_sem[n].file, _tache_c);
10        dort();
11    }
12    else
13    {
14        _sem[n].valeur = _sem[n].valeur - 1;
15    }
16    _unlock_();
17 }
18
19 // Libération du sémaphore
20 void s_signal(short n)
21 {
22     _lock_();
23
24     // Incrémente la valeur
25     // Ou réveille une tâche bloquée
26
27     int i, wakeup = 0;
28     for (i = 0; i < MAX_FIFO; ++i)
29     {
```

```
30  if ( empty_fifo(&_sem[n].file) != 1)
31  {
32      wakeup = 1;
33      int t = top_fifo(&_sem[n].file);
34      pop_fifo(&_sem[n].file);
35      reveille(t);
36  }
37  }
38  if (wakeup == 0) _sem[n].valeur = _sem[n].valeur + 1;
39  _unlock_();
40 }
```

Listing 12 – sem.c

Notez bien que dans cette implémentation, lorsqu'une tâche libère le sémaphore alors que d'autres sont bloquées, la valeur du sémaphore n'est pas incrémentée puisque une tâche débloquée ne décrémente pas le sémaphore non plus.

4.2 Programme Producteur/Consommateur

Le programme du producteur/consommateur peut dès lors être écrit plus simplement à l'aide des sémaphores. Les appels aux fonctions *dort()* et *veille()* sont gérés par le sémaphore. Nous devons créer deux sémaphores. Le premier comptera le nombre de places libres dans la FIFO partagée. Le second sémaphore comptera le nombre d'éléments dans la FIFO. Ainsi, un producteur commencera par décrémente la valeur du premier sémaphore, ajoutera un élément à la FIFO, puis incrémentera la valeur du second sémaphore. Le consommateur quant à lui commencera par décrémente le second sémaphore, retirera un élément de la FIFO, puis incrémentera la valeur du premier sémaphore. Avec ce système, nous pouvons créer autant de producteurs et de consommateurs qu'on souhaite sans se soucier des attentes des tâches puisque celles-ci sont gérées par le mécanisme de sémaphores.

Résumé

Des trucs

5 Le dîner des philosophes

Pour toi théophile;)

6 Communication par tubes

Les tubes sont des moyens de communication entre deux tâches. Le tube est exclusivement réservé aux deux tâches indiquées lors de sa création. Le tube est un canal de communication unidirectionnel. L'une des deux tâches peut écrire dans le tube tandis que l'autre tâche peut lire les données sur le tube.

6.1 Structure de données

La structure du tube ressemble à celle d'une FIFO circulaire. Plusieurs informations supplémentaires viennent cependant compléter la structure dont notamment les tâches propriétaires du tube et un booléen afin de savoir si une tâche est endormie sur le tube.

```

1 typedef struct {
2     short pr_w , pr_r ;      /* redacteur & lecteur du tube */
3     short sleep_w , sleep_r; /* indicateur pour savoir si dort à cause du pipe */
4     short occup;             /* donnees restantes */
5     int size;                 /* donnees dans le pipe */
6     char is , ie;             /* pointeurs dentree / sortie */
7     char tube[SIZE_PIPE];    /* Tampon */
8 } PIPE;

```

Listing 13 – "Structure du pipe"

6.2 Lecture et écriture

La FIFO circulaire est de taille fixe dans le noyau. Il se peut alors que la tâche qui écrit des données remplisse la file auquel cas elle s'endormira. De la même manière, si la tâche qui lit les données n'a plus de données à lire, elle s'endormira jusqu'à ce que de nouvelles données soient à consommer. C'est le pipe qui implémente les mécanismes qui endorment et réveillent les tâches.

```

1 // Ecriture bloquante d'une donnée dans le pipe
2 void p_write(unsigned conduit , char* donnees , unsigned nb)
3 {
4     // Si le pipe est initialisé et que la tâche courante est bien rédactrice
5     if(_pipe[conduit].occup == 1 && _pipe[conduit].pr_w == _tache_c)
6     {
7         // On traite les données une par une
8         int i;
9         for(i = 0; i < nb; ++i)
10         {
11             // Si le pipe est plein
12             if(_pipe[conduit].size == SIZE_PIPE)
13             {
14                 // Ecriture bloquante
15                 _pipe[conduit].sleep_w = 1;
16                 dort();
17             }
18
19             // Ecriture des données
20             _lock_();
21             _pipe[conduit].tube[_pipe[conduit].ie] = donnees[i];
22             _pipe[conduit].ie = (_pipe[conduit].ie + 1) % SIZE_PIPE;
23             _pipe[conduit].size = _pipe[conduit].size + 1;
24             _unlock_();

```

```

25
26 // Si la tâche lectrice est endormie sur une lecture et que le pipe n'est pas vide
27 if(_pipe[conduit].size != 0 && _pipe[conduit].sleep_r == 1)
28 {
29     // Réveiller la tâche lectrice
30     _pipe[conduit].sleep_r = 0;
31     reveille(_pipe[conduit].pr_r);
32 }
33 }
34 }
35 }

```

Listing 14 – "Ecriture dans un tube"

Il est possible d'écrire plusieurs données dans le pipe lors du même appel à la fonction write. La fonction itérative copie les données une par une dans le pipe. Si le pipe est plein, la tâche s'endort. Si après une écriture, il s'avère que le lecteur est endormi sur le pipe, alors on le réveille. La fonction de lecture des données fonctionne de manière analogue.

```

1 // Lecture bloquante d'une donnée dans le pipe
2 void p_read (unsigned conduit, char* donnees, unsigned nb)
3 {
4     // Si le pipe est initialisé et que la tâche courante est bien lecteur
5     if(_pipe[conduit].occup == 1 && _pipe[conduit].pr_r == _tache_c)
6     {
7         // On traite les données une par une
8         int i;
9         for(i = 0; i < nb; ++i)
10         {
11             // Si il n'y a rien à lire
12             if(_pipe[conduit].size == 0)
13             {
14                 // Lecture bloquée
15                 _pipe[conduit].sleep_r = 1;
16                 dort();
17             }
18
19             // Lecture des données
20             _lock_();
21             donnees[i] = _pipe[conduit].tube[_pipe[conduit].is];
22             _pipe[conduit].is = (_pipe[conduit].is + 1) % SIZE_PIPE;
23             _pipe[conduit].size = _pipe[conduit].size - 1;
24             _unlock_();
25
26             // Si la tâche rédactrice dort et que le pipe n'est pas plein
27             if(_pipe[conduit].size != SIZE_PIPE && _pipe[conduit].sleep_w == 1)
28             {
29                 // Réveiller la tâche
30                 _pipe[conduit].sleep_w = 0;
31                 reveille(_pipe[conduit].pr_w);
32             }
33         }
34     }
35 }

```

Listing 15 – "Ecriture dans un tube"