

Національний технічний університет України
"Київський політехнічний інститут імені Ігоря Сікорського"
Факультет Електроніки
Кафедра мікроелектроніки

ЗВІТ
Про виконання самостійної роботи №3
з дисципліни: «Схемотехніка-1»

Виконавець:
Студент 3-го курсу

(підпис)

А. С. Мнацаканов

Перевірила:

(підпис)

І. П. Голубєва

Варіант	Параметр 1 β_f , A/A	Параметр 2 m_e
5	300	0.33

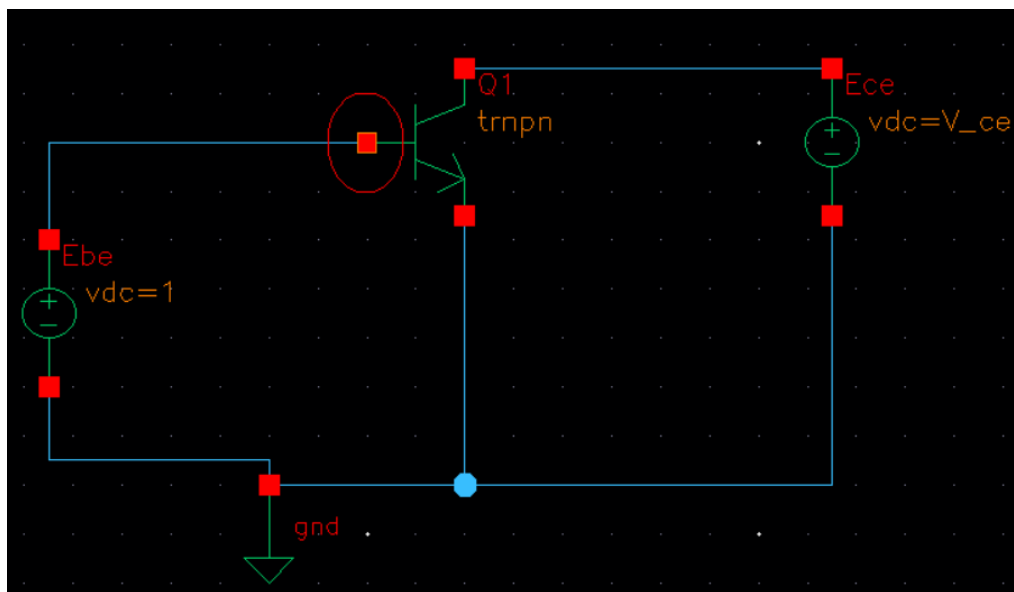


Рис. 1: Схема вимірювання для входних ВАХ

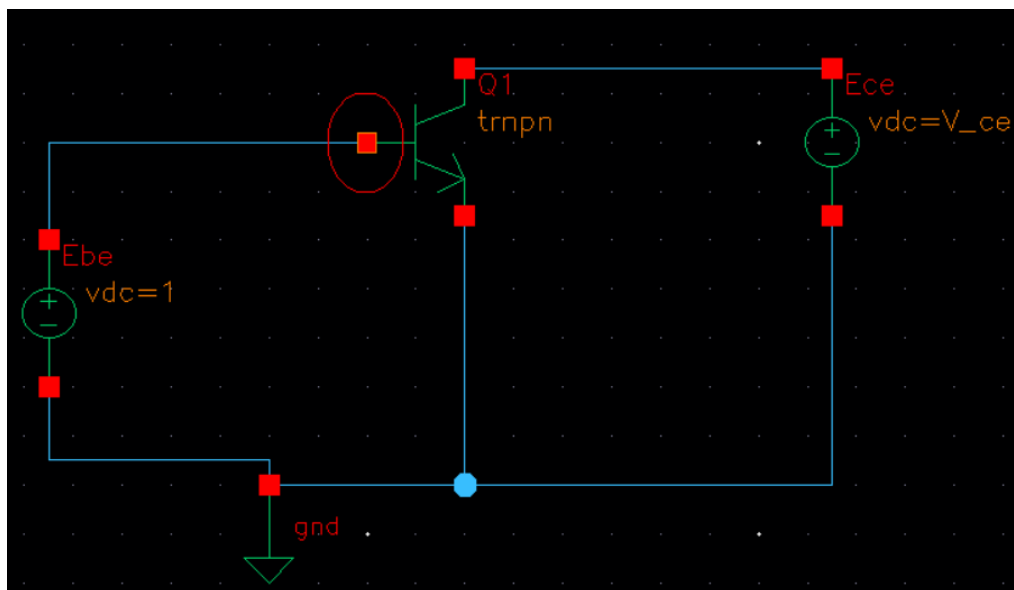


Рис. 2: Схема вимірювання для вихідних ВАХ

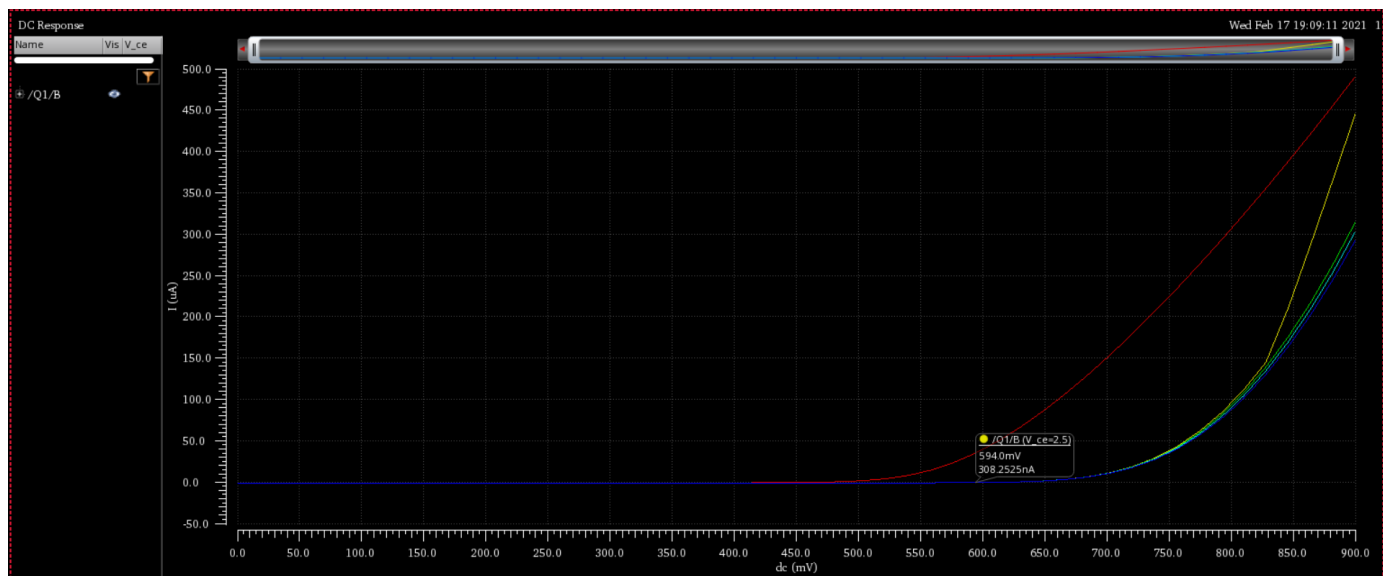


Рис. 3: Вхідні ВАХ.

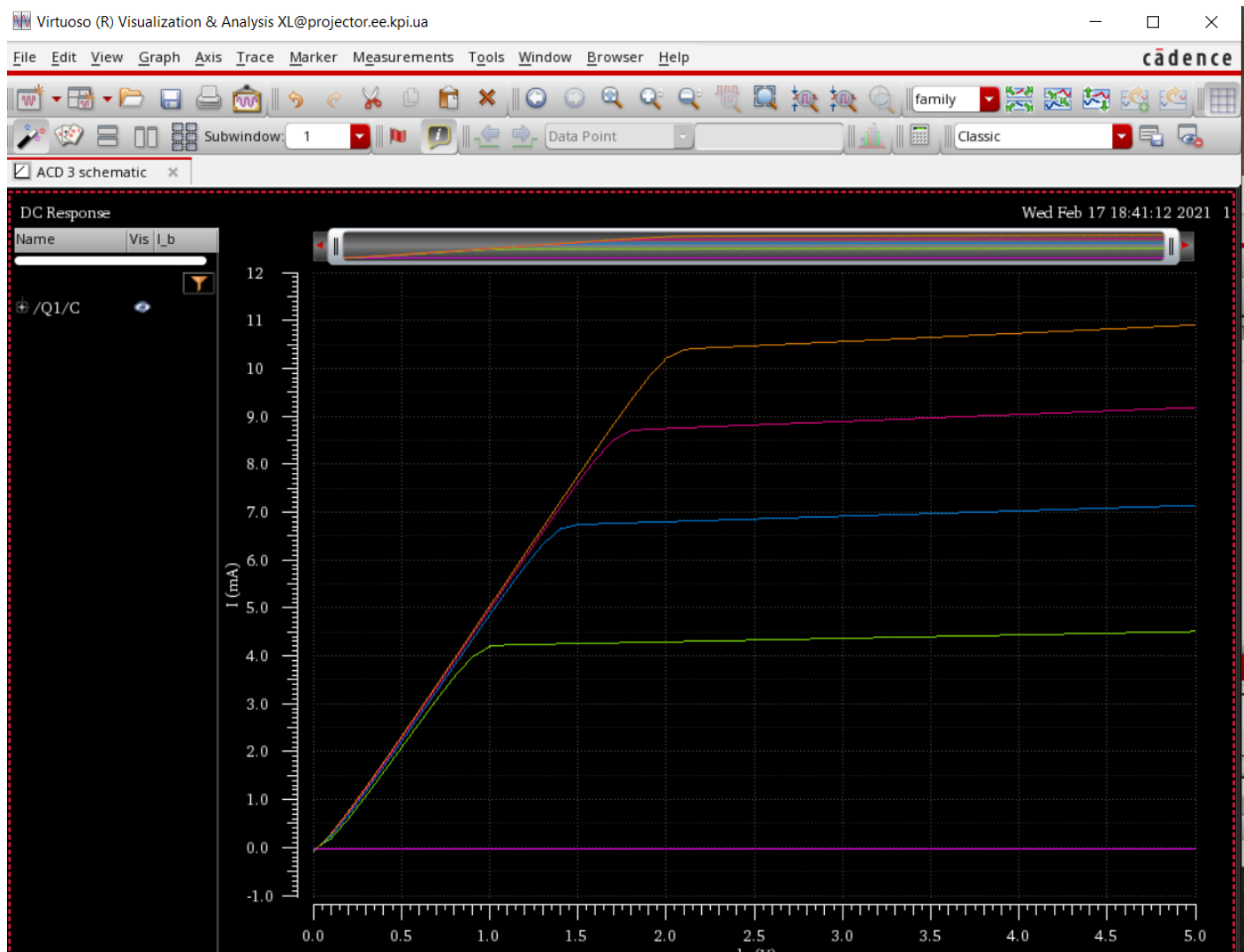


Рис. 4: Вихідні ВАХ.

Аналіз отриманих результатів

Зібрав дві схеми на основі біполярного транзистора та виконавши параметричний аналіз, я побудував сімейство входних рис.3 та вихідних рис.4 ВАХ біполярного транзистора.