

Національний технічний університет України
"Київський політехнічний інститут імені Ігоря Сікорського"
Факультет Електроніки
Кафедра мікроелектроніки

ЗВІТ
Про виконання самостійної роботи №9
з дисципліни: «Схемотехніка-1»

Виконавець:
Студент 3-го курсу

(підпис)

А. С. Мнацаканов

Перевірила:

(підпис)

І. П. Голубєва

Результати

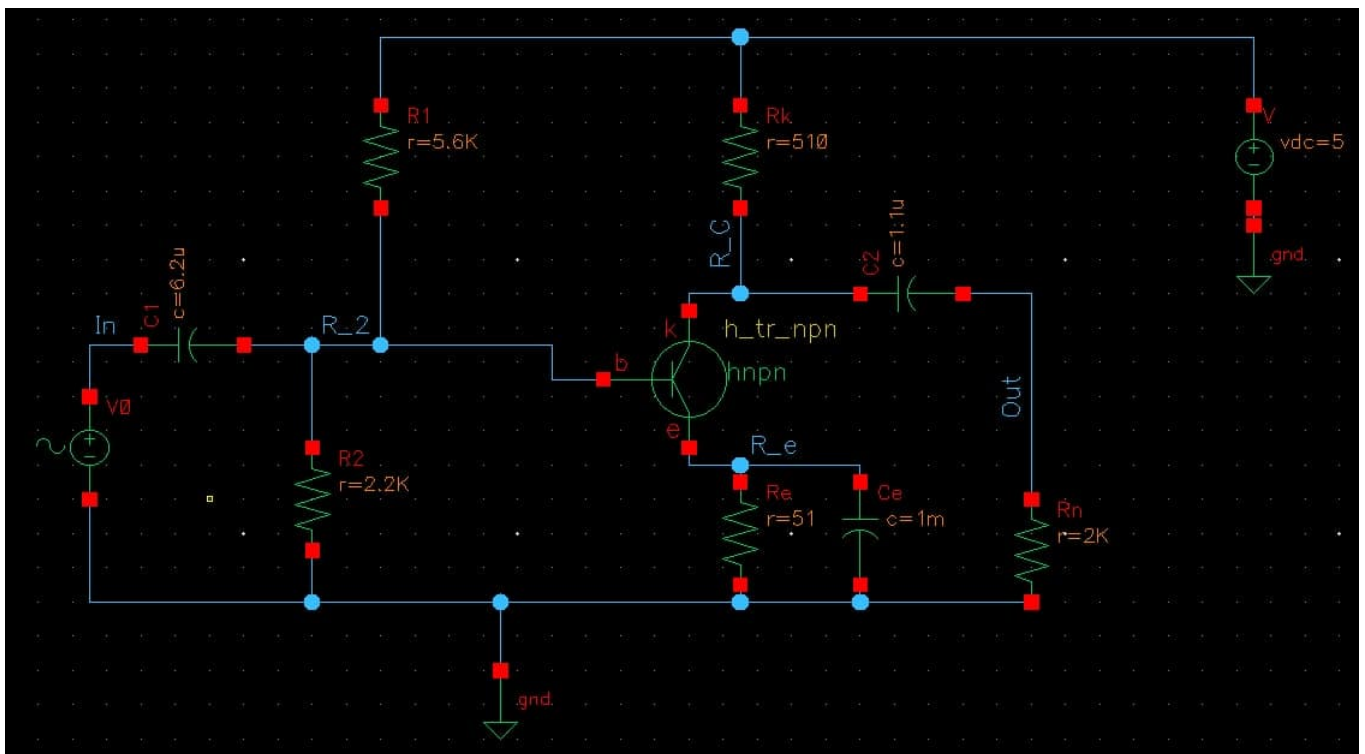


Рис. 1: Схема транзисторного підсилювача створена за допомогою символу із малосигнальною h-моделью транзистора

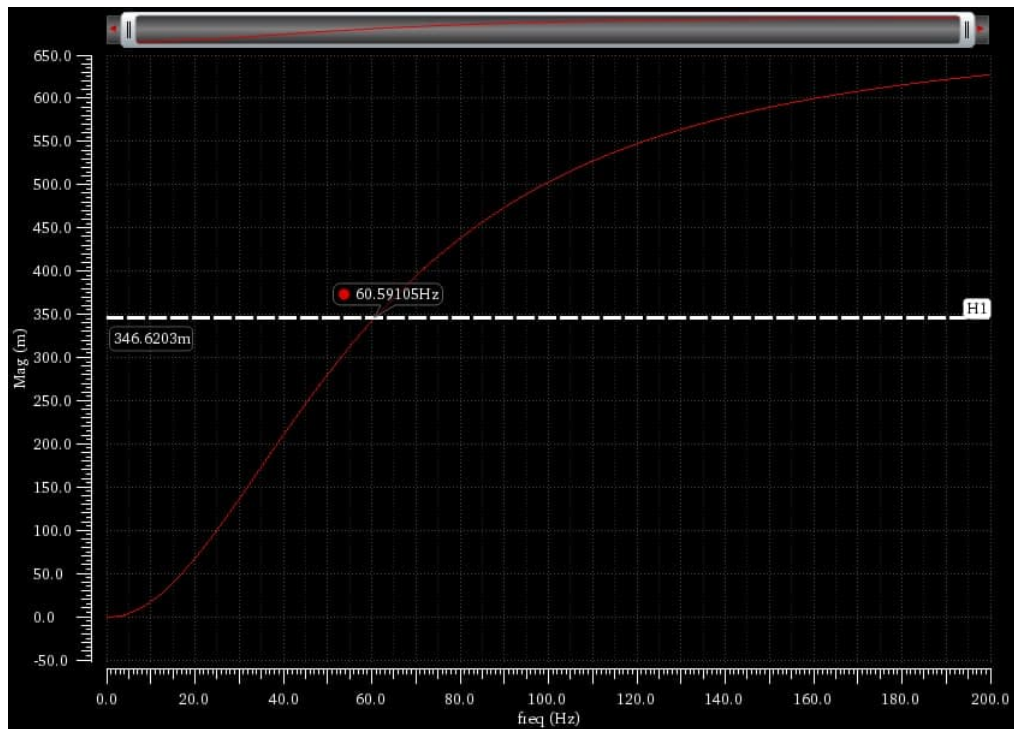


Рис. 2: Результат моделювання схеми у частотній області.

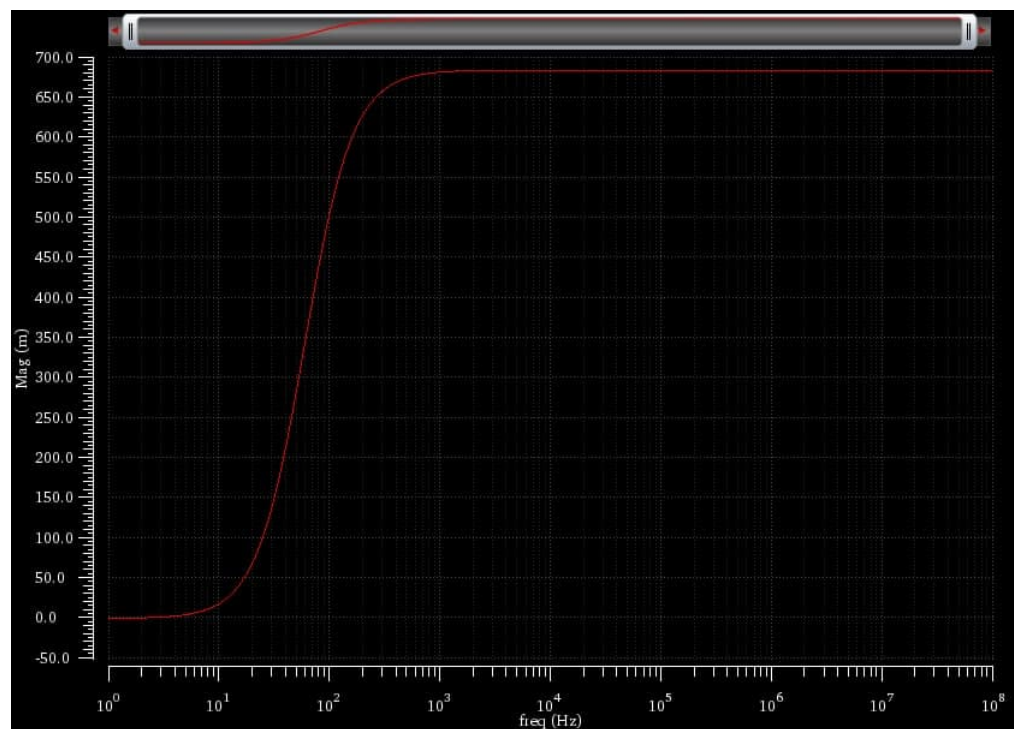


Рис. 3: із використанням малосигнальної h-моделі транзистора.

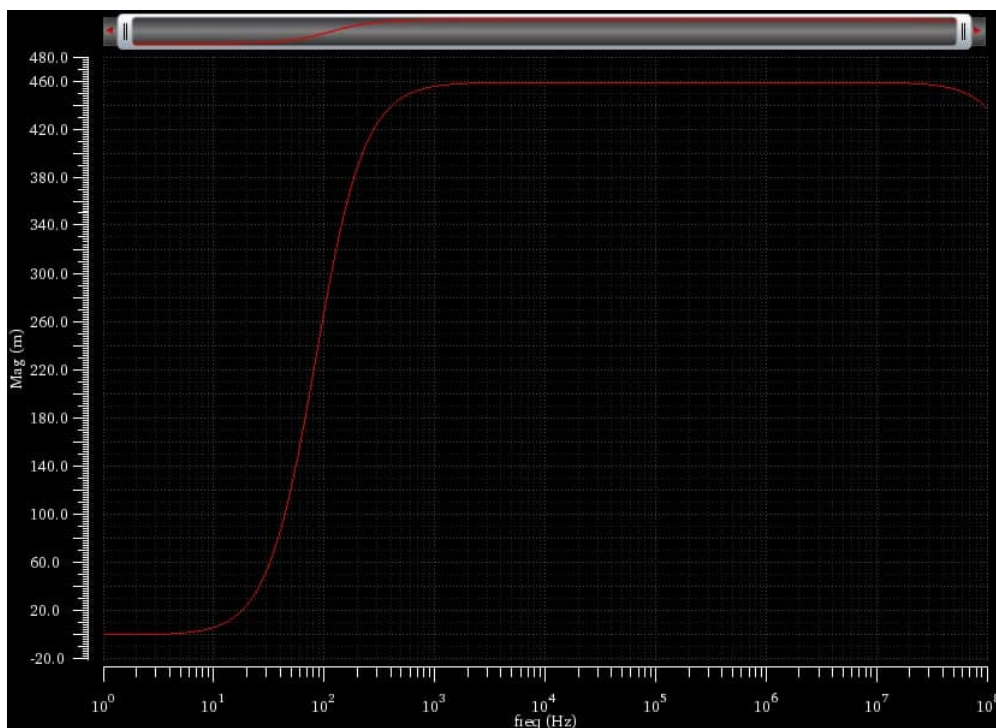


Рис. 4: із використанням моделі запропонованої виробником програмного забезпечення