Національний технічний університет України "Київський політехнічний інститут імені Ігоря Сікорського" Факультет Електроніки Кафедра мікроелектроніки

ЗВІТ

Про виконання лабораторної роботи №4 з дисципліни: «Функціональна електроніка»

Дослідження логічних схем на тунельних діодах

Виконавець:		
Студент 4-го курсу	(підпис)	А.С. Мнацаканов
Перевірила:	(підпис)	С.В. Малюта

Мета роботи -Дослідження принципів роботи логічних схем на тунельних діодах.

Порядок виконання роботи

- 1. Ввімкнути джерело живлення логічних схем і осцилограф.
- 2. Підключити логічну схему А до джерела живлення і до осцилографа.
- 3. Перевести перемикачі вхідних сигналів у положення «0».
- 4. Ввімкнути схему.
- 5. Виставити необхідну комбінацію вхідних сигналів і визначити за показами осцилографа відповідне логічне значення на виході схеми.
- 6. Вимкнути схему.
- 7. Повторити п.3-6 для кожної комбінації вхідних сигналів.
- 8. Відключити осцилограф та джерело живлення від логічної схеми A і підключити їх до логічної схеми B.
- 9. Повторити п.3-7 для логічної схеми В.
- 10. Вимкнути осцилограф і джерело живлення логічних схем і відключити їх від логічної схеми В.
- 11. Отримати у викладача варіант завдання на розрахунок логічної схеми.

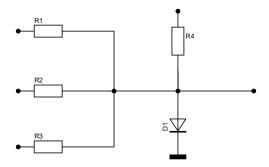


Рис. 1: Принципова схема для логічної функції «АБО» на тунельному діоді.

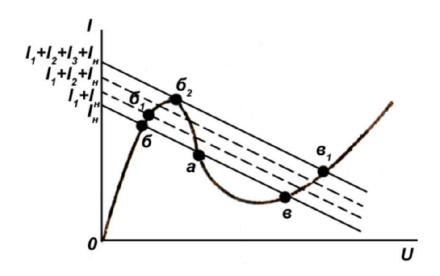


Рис. 2: Графічна побудова ВАХ для схеми «І» на тунельному діоді

Обробка результатів

Дано (варіант 13)

 $U_{\text{жив}} = 1B$

 $U_{n_1} = 2B$

 $I_n = 2 \text{MA}$

 $U_n = 0,18B$

 $I_{\scriptscriptstyle \mathrm{B}}=0,25$ mA

 $U_{\rm B}=0,4B$

 $U_{\rm P} = 0,75B$

Розрахунок

$$I_{\scriptscriptstyle \rm H}+I_R\geq I_{\scriptscriptstyle
m miky}$$

$$R_n = \frac{U_{\scriptscriptstyle \mathrm{H}}}{I_{\scriptscriptstyle \mathrm{H}}} = \frac{1}{0.5} = 2 \cdot 10^3 = 2 \; \mathrm{кOm}.$$

$$I_{R_2} = 1,6 \text{ mA}$$

$$\frac{U_{\scriptscriptstyle \mathrm{H}}}{I_{\scriptscriptstyle \mathrm{H}}}=R\Rightarrow R=625~\mathrm{Om}$$

$$R_{\scriptscriptstyle \mathrm{BX}}=2$$
 кОм $R_{\scriptscriptstyle \mathrm{BHX}}=625$ Ом

Висновок: В ході цієї лабораторної роботи було досліджено принципи роботи логічних схем на тунельних діодах та було розраховано схему, що виконуватиме логічну функцію «І». Для побудови такого логічного елемента на тунельному діоді на входи мають поступати імпульси, кожен з яких не може самостійно перемкнути діод в протилежний стан, проте при надходженні трьох таких імпульсів одночасно – викликати перемикання.

