

Національний технічний університет України
«Київський політехнічний інститут імені Ігоря Сікорського»
Кафедра мікроелектроніки

ПРАКТИЧНА РОБОТА № 9

з дисципліни: «Схемотехніка-1. Аналогова схемотехніка»

Варіант № 1

Виконав: студент 3-го курсу групи ДП-82

Гудзей Дмитро Ігорович

Перевірила: Голубєва Ірина Петрівна

Київ 2021

Результати

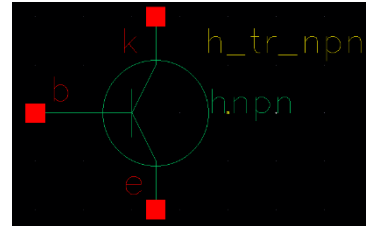
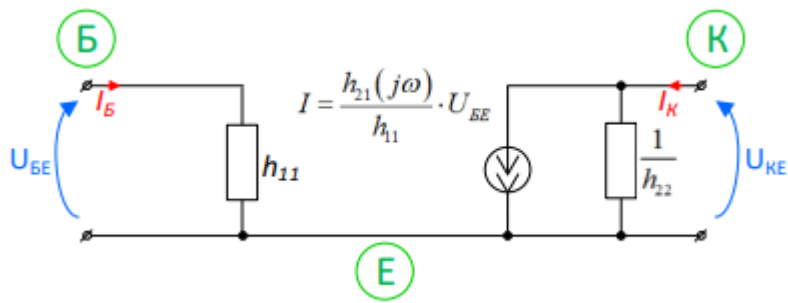


Рис.1 Схема транзисторного підсилювача

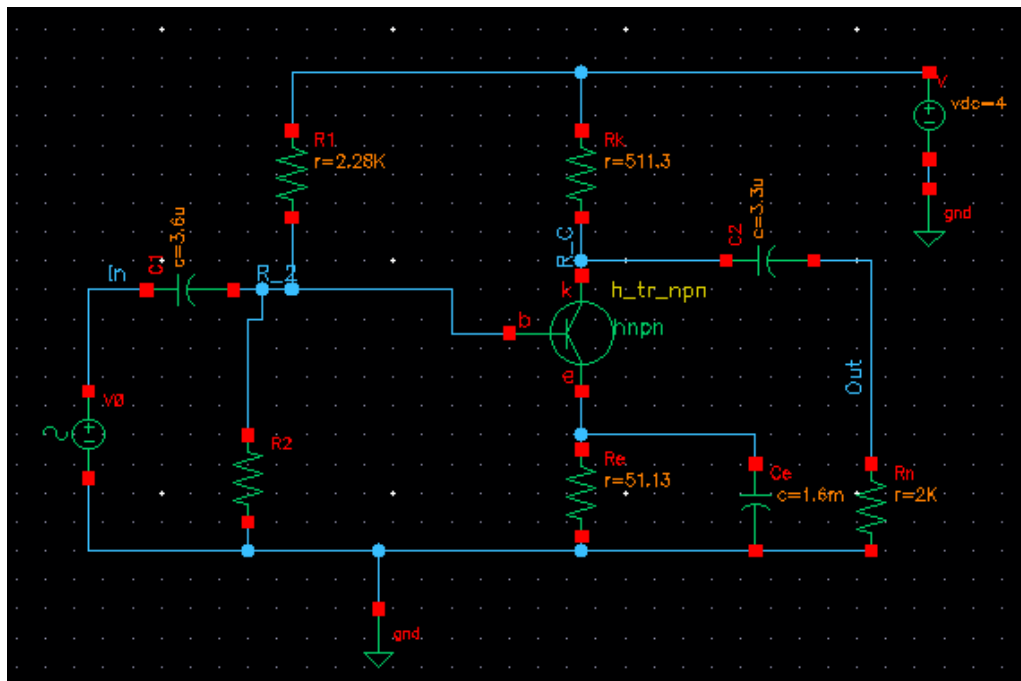


Рис.2 Схема транзисторного підсилювача створена за допомогою символу із малосигнальною h-моделью транзистора

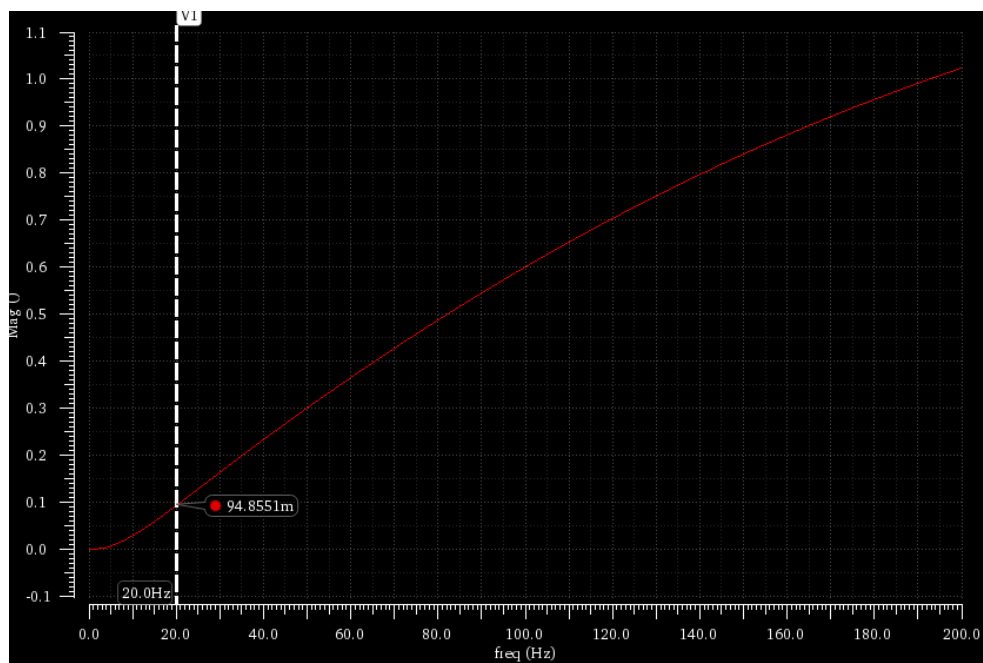
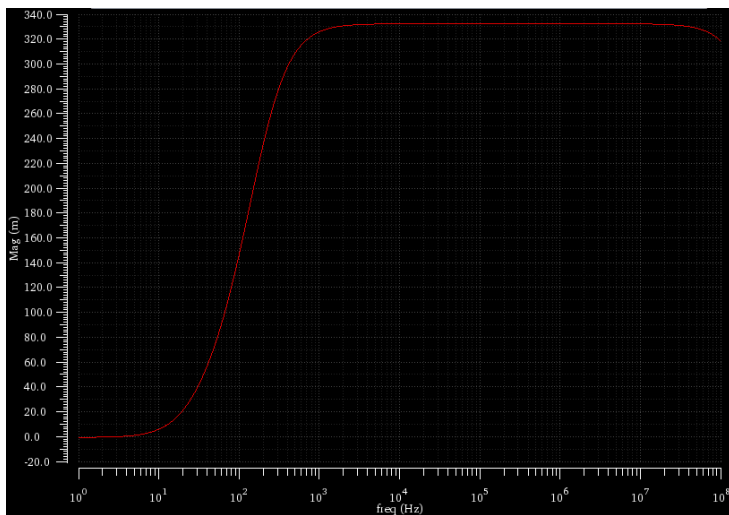
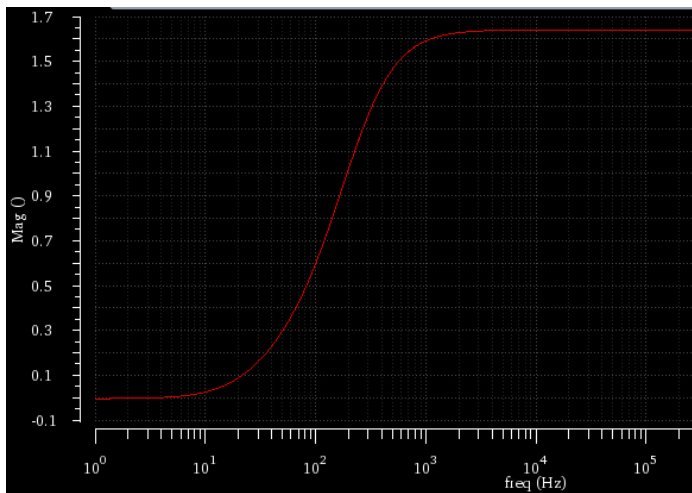


Рис.3 Результат моделювання схеми у частотній області



а)



б)

Результати моделювання АЧХ транзисторного підсилювача в широкому діапазоні частот: а) із використанням моделі запропонованої виробником програмного забезпечення, б) із використанням малосигнальної h-моделі транзистора.