

Regulament pentru elaborarea și susținerea proiectului

- CTI -

- Anul universitar 2021-2022 –**
 - Subgrupele 1.2, 3.2, 4.1, 4.2, 7.2 -**
-

Microsistem cu microprocesorul 8086

- Subgrupele 1.2, 3.2, 4.1, 4.2, 7.2 -

Proiectarea Microsistemelor Digitale

- Tema proiectului:

Să se proiecteze un microsystem cu următoarea structură:

- unitate centrală cu microprocesorul 8086;
- 128 Ko memorie EPROM, utilizând circuite 27C512;
- 128 Ko memorie SRAM, utilizând circuite 62512;
- interfață serială, cu circuitul 8251, plasată în zona 0CF0H – 0CF2H sau 0DF0H – 0DF2H, în funcție de poziția microcomutatorului S1;
- interfață paralelă, cu circuitul 8255, plasată în zona 0A50H – 0A56H sau 0B50H – 0B56H, în funcție de poziția microcomutatorului S2;
- o minitastatură cu 9 contacte;
- 30 LED-uri;
- un modul de afișare cu 7 segmente, cu 8 ranguri (se pot afișa maxim 8 caractere hexa simultan).
- un modul LCD, cu 2 linii a câte 16 caractere fiecare, cu o interfață la alegerea studentului.

Proiectarea Microsistemelor Digitale

Toate programele în limbaj de asamblare vor fi concepute sub formă de subrutine. Programele necesare sunt:

- rutinele de programare ale circuitelor 8251 și 8255;
- rutinele de emisie/ recepție caracter pe interfața serială;
- rutina de emisie caracter pe interfață paralelă;
- rutina de scanare a minitastaturii;
- rutina de aprindere/ stingere a unui led;
- rutina de afișare a unui caracter hexa pe un rang cu segmente.

Structura rutinelor (intrări, secvențe, ieșiri) va fi stabilită de fiecare student.

Proiectarea Microsistemelor Digitale

- **Termene și condiții de susținere:**
 - **Sunt obligatorii minimum 3 prezențe la ședințele de proiect, pe durata întregului semestru, cu excepția ședinței finale alocate susținerii proiectului.**
 - **În săptămâna a 8-a toți studenții trebuie să fie prezenți pentru a arăta stadiul intermediar în care se află proiectul!**
 - **Absența nemotivată de la ședința în care trebuie prezentat stadiul intermediar al proiectului va limita nota finală pe proiect la 9!**
 - **În săptămâna a 12 – a toți studenții vor susține proiectele;**
 - Proiectele pot fi susținute și înainte de termenul menționat, în timpul ședințelor de proiect corespunzătoare;
 - Fiecare student va avea propriul dosar sau proiect în format electronic;
 - Fiecare student va susține proiectul atunci când este programată semigrupa din care face parte. Pentru excepții de la această regulă trebuie obținută, în prealabil (cu cel puțin 2 zile înainte), aprobarea titularului de proiect. Nu este garantată acordarea aprobării!
-

Proiectarea Microsistemelor Digitale

- **Conținutul dosarului:**
 - Pe prima pagină:
 - Numele universității;
 - Numele facultății;
 - Numele disciplinei (in extenso);
 - Numele proiectului;
 - Numele autorului;
 - Anul universitar;
 - Pe a 2 – a pagină:
 - Tema proiectului;
 - Pe următoarele 3 – 5 pagini:
 - Descrierea hardware – ului;
 - Pe următoarele 3 – 7 pagini:
 - Programele, cu delimitări și comentarii

Proiectarea Microsistemelor Digitale

- Pe ultima pagină:
 - Bibliografia: cărți, articole, link-uri etc.
Link-urile trebuie precedate de numele subiectului la care face referire acel link și, eventual, numele autorului. De asemenea, pentru fiecare link, se completează în paranteză data accesării lui.

Bibliografia va fi organizată după regulile de mai jos și fiecare titlu bibliografic va fi citat în text cel puțin o dată, acolo unde este cazul, sub forma [1], [2], [3]:

[1] Nume_autor_1, Nume_autor_2, ..., Nume_autor_n, “Titlul lucrării între ghilimele”, Editura sau numele conferinței sau numele publicației unde a apărut, anul publicării.

[2] ... Se aplică aceleași reguli de mai sus pentru altă carte, articol, etc.

[3] ...

Exemplu: [1] Mircea Popa, “Sisteme cu microprocesoare”, Editura Orizonturi Universitare, 2000.

În Microsoft Word, lista cu titluri bibliografice se poate crea de tipul “numbered list”, din Numbering library, iar în momentul citării unei lucrări în text se utilizează opțiunea “Insert Cross-reference” din meniul superior.

Proiectarea Microsistemelor Digitale

- Schemele:
 - Trebuie să fie realizate într-un soft de tip CAD pentru design de circuite (OrCAD, Proteus, DipTrace, etc).
 - Vor fi exportate în format PDF sau PNG din tool-ul în care au fost realizate, pe format A4 sau A3, în așa fel încât numele tuturor semnalelor să fie clare (la rezoluție rezonabilă).
 - Fiecare schemă trebuie să conțină o zonă (legendă) în care să apară cel puțin următoarele informații: numele studentului care le-a realizat, data creării schemei și titlul sau conținutul acesteia în câteva cuvinte.
- Proiectul va fi predat în format electronic, prin încărcarea într-o activitate de pe campus virtual (CV), conform deadline-ului specificat.
- În cazul în care arhiva care conține toate materialele aferente proiectului este mai mare decât dimensiunea maximă acceptată de CV, arhiva poate fi furnizată cadrului didactic sub forma unui link de github, dropbox sau google drive!
- Notele vor fi acordate în funcție de conținutul proiectului, dar și în funcție de nivelul de înțelegere al aspectelor tehnice implicate în proiect.