

# Aplicații practice ale limbajului de asamblare

## Arhitectura Sistemelor de Calcul

Ciprian Oprea, PhD

Bitdefender

21 decembrie 2016



# Cuprins

- 1 Introducere
- 2 Fragmente de limbaj de asamblare în C
- 3 Inginerie inversă
- 4 Înțelegerea exploit-urilor
- 5 Detecție de malware prin dezasamblare
- 6 MBR și hipervizor



# Cuprins

- 1 Introducere
- 2 Fragmente de limbaj de asamblare în C
- 3 Inginerie inversă
- 4 Înțelegerea exploit-urilor
- 5 Detecție de malware prin dezasamblare
- 6 MBR și hipervizor



# De la cod la binar

```
#include <stdio.h>

const char *msg = "Hello world!";

int main(void){
    printf("%s\n", msg);
    return 0;
}
```

55	8B	EC	A1	20	30	40	00	U	i	í	00
50	68	E0	20	40	00	FF	15	Ph	α	@	8
A0	20	40	00	83	C4	08	33	á	@	â	3
C0	5D	C3	68	E8	13	40	00	L	J	h	!!@



# De la cod la binar

```
#include <stdio.h>

const char *msg = "Hello world!";

int main(void){
    printf("%s\n", msg);
    return 0;
}
```

← cod C

cod binar →

55	8B	EC	A1	20	30	40	00	U	i	í	00
50	68	E0	20	40	00	FF	15	Ph	α	@	8
A0	20	40	00	83	C4	08	33	á	@	â	3
C0	5D	C3	68	E8	13	40	00	L	j	h	!!@



# De la cod la binar

```
#include <stdio.h>

const char *msg = "Hello world!";

int main(void){
    printf("%s\n", msg);
    return 0;
}
```

← cod C

55	U	push	ebp
8BEC	iω	mov	ebp, esp
A1 20304000	í 0@	mov	eax, [0x403020]
50	P	push	eax
68 E0204000	ha @	push	0x4020e0
FF15 A0204000	§ á @	call	(1) [MSUCR100.dll:printf]
83C4 08	â □	add	esp, 0x8
33C0	3 L	xor	eax, eax
5D	]	pop	ebp
C3		ret	

cod binar →

55	8B	EC	A1	20	30	40	00	Uí	í 0@
50	68	E0	20	40	00	FF	15	Ph	α @ §
A0	20	40	00	83	C4	08	33	á @	â □ 3
C0	5D	C3	68	E8	13	40	00	]	h!!@



# Limbajul de asamblare și codul binar

## Important

Calculatoarele înțeleg doar codul binar.

- Limbajul de asamblare este o formă inteligibilă de cod binar.
- Limbajul de asamblare poate fi translatat direct în binar **și invers**.



# Limbajul de asamblare și codul binar

## Important

Calculatoarele înțeleg doar codul binar.

- Limbajul de asamblare este o formă inteligibilă de cod binar.
- Limbajul de asamblare poate fi translatat direct în binar **și invers**.

Limbaje compilate vs. interpretate:

- Un limbaj compilat (C, C++, Pascal, Rust) este translatat în Assembly / cod binar.
- Un limbaj interpretat (Java, Python, C#) necesită un interpretor care este de asemenea binar.





# Cuprins

- 1 Introducere
- 2 Fragmente de limbaj de asamblare în C
- 3 Inginerie inversă
- 4 Înțelegerea exploit-urilor
- 5 Detecție de malware prin dezasamblare
- 6 MBR și hipervizor



# Fragmente de limbaj de asamblare în C

```
unsigned char a=27, b=4;
printf("before: %d (%02x) \n", a, a);

__asm{
    mov CL, b
    ror a, CL
}

printf("after: %d (%02x) \n", a, a);
return 0;
```



# Fragmente de limbaj de asamblare în C

```
unsigned char a=27, b=4;

printf("before: %d (%02x) \n", a, a);

__asm{
    mov CL, b
    ror a, CL
}

printf("after: %d (%02x) \n", a, a);

return 0;
```

```
push    ebp
mov     ebp, esp
push    ecx
mov     byte [ebp-0x1], 0x1b
mov     byte [ebp-0x2], 0x4
movzx   eax, byte [ebp-0x1]
push    eax
movzx   ecx, byte [ebp-0x1]
push    ecx
push    0x4020d0 ;-> 'before: %d (%02x) '
call    (1) [MSUCR100.dll:printf]
add     esp, 0xc
mov     cl, [ebp-0x2]
ror     byte [ebp-0x1], cl
movzx   edx, byte [ebp-0x1]
push    edx
movzx   eax, byte [ebp-0x1]
push    eax
push    0x4020e4 ;-> 'after: %d (%02x) '
call    (2) [MSUCR100.dll:printf]
add     esp, 0xc
xor     eax, eax
mov     esp, ebp
pop     ebp
ret
```



# Fragmente de limbaj de asamblare în C

```
unsigned char a=27, b=4;

printf("before: %d (%02x) \n", a, a);

__asm{
    mov CL, b
    ror a, CL
}

printf("after: %d (%02x) \n", a, a);

return 0;
```

```
push    ebp
mov     ebp, esp
push    ecx
mov     byte [ebp-0x1], 0x1b
mov     byte [ebp-0x2], 0x4
movzx   eax, byte [ebp-0x1]
push    eax
movzx   ecx, byte [ebp-0x1]
push    ecx
push    0x4020d0 ;-> 'before: %d (%02x) '
call    (1) [MSUCR100.dll:printf]
add     esp, 0xc
mov     cl, [ebp-0x2]
ror     byte [ebp-0x1], cl
movzx   edx, byte [ebp-0x1]
push    edx
movzx   eax, byte [ebp-0x1]
push    eax
push    0x4020e4 ;-> 'after: %d (%02x) '
call    (2) [MSUCR100.dll:printf]
add     esp, 0xc
xor     eax, eax
mov     esp, ebp
pop     ebp
ret
```



# Fragmente de limbaj de asamblare în C

```

unsigned char a=27, b=4;

printf("before: %d (%02x) \n", a, a);

__asm{
    mov CL, b
    ror a, CL
}

printf("after: %d (%02x) \n", a, a);

return 0;

```

```

push    ebp
mov     ebp, esp
push    ecx
mov     byte [ebp-0x1], 0x1b
mov     byte [ebp-0x2], 0x4
movzx   eax, byte [ebp-0x1]
push    eax
movzx   ecx, byte [ebp-0x1]
push    ecx
push    0x4020d0 ;-> 'before: %d (%02x)
call    (1) [MSUCR100.dll:printf]
add     esp, 0xc
mov     cl, [ebp-0x2]
ror     byte [ebp-0x1], cl
movzx   edx, byte [ebp-0x1]
push    edx
movzx   eax, byte [ebp-0x1]
push    eax
push    0x4020e4 ;-> 'after: %d (%02x)
call    (2) [MSUCR100.dll:printf]
add     esp, 0xc
xor     eax, eax
mov     esp, ebp
pop     ebp
ret

```



# Fragmente de limbaj de asamblare în C

```

unsigned char a=27, b=4;

printf("before: %d (%02x) \n", a, a);

__asm{
    mov CL, b
    ror a, CL
}

printf("after: %d (%02x) \n", a, a);

return 0;

```

```

push    ebp
mov     ebp, esp
push    ecx
mov     byte [ebp-0x1], 0x1b
mov     byte [ebp-0x2], 0x4
movzx   eax, byte [ebp-0x1]
push    eax
movzx   ecx, byte [ebp-0x1]
push    ecx
push    0x4020d0 ;-> 'before: %d (%02x)
call    (1) [MSUCR100.dll:printf]
add     esp, 0xc
mov     cl, [ebp-0x2]
ror     byte [ebp-0x1], cl
movzx   edx, byte [ebp-0x1]
push    edx
movzx   eax, byte [ebp-0x1]
push    eax
push    0x4020e4 ;-> 'after: %d (%02x)
call    (2) [MSUCR100.dll:printf]
add     esp, 0xc
xor     eax, eax
mov     esp, ebp
pop     ebp
ret

```



# Fragmente de limbaj de asamblare în C

```

unsigned char a=27, b=4;

printf("before: %d (%02x) \n", a, a);

__asm{
    mov CL, b
    ror a, CL
}

printf("after: %d (%02x) \n", a, a);

return 0;

```

```

push    ebp
mov     ebp, esp
push    ecx
mov     byte [ebp-0x1], 0x1b
mov     byte [ebp-0x2], 0x4
movzx   eax, byte [ebp-0x1]
push    eax
movzx   ecx, byte [ebp-0x1]
push    ecx
push    0x4020d0 ;-> 'before: %d (%02x)
call    (1) [MSUCR100.dll:printf]
add     esp, 0xc
mov     cl, [ebp-0x2]
ror     byte [ebp-0x1], cl
movzx   edx, byte [ebp-0x1]
push    edx
movzx   eax, byte [ebp-0x1]
push    eax
push    0x4020e4 ;-> 'after: %d (%02x)
call    (2) [MSUCR100.dll:printf]
add     esp, 0xc
xor     eax, eax
mov     esp, ebp
pop     ebp
ret

```



# Fragmente de limbaj de asamblare în C

```

unsigned char a=27, b=4;

printf("before: %d (%02x) \n", a, a);

__asm{
    mov CL, b
    ror a, CL
}

printf("after: %d (%02x) \n", a, a);

return 0;

```

```

push    ebp
mov     ebp, esp
push    ecx
mov     byte [ebp-0x1], 0x1b
mov     byte [ebp-0x2], 0x4
movzx   eax, byte [ebp-0x1]
push    eax
movzx   ecx, byte [ebp-0x1]
push    ecx
push    0x4020d0 ;-> 'before: %d (%02x)
call    (1) [MSUCR100.dll:printf]
add     esp, 0xc
mov     cl, [ebp-0x2]
ror     byte [ebp-0x1], cl
movzx   edx, byte [ebp-0x1]
push    edx
movzx   eax, byte [ebp-0x1]
push    eax
push    0x4020e4 ;-> 'after: %d (%02x)
call    (2) [MSUCR100.dll:printf]
add     esp, 0xc
xor     eax, eax
mov     esp, ebp
pop     ebp
ret

```





# Cuprins

- 1 Introducere
- 2 Fragmente de limbaj de asamblare în C
- 3 Inginerie inversă**
- 4 Înțelegerea exploit-urilor
- 5 Detecție de malware prin dezasamblare
- 6 MBR și hipervizor



# Inginerie inversă

## Definiție

Analiza unui program pentru a se înțelege ce face și cum funcționează.

- analiză statică - analiza codului
- analiză dinamică - analiza comportamentului programului



# Analiza statică

Problemă: Programele binare nu au un cod sursă de analizat.



# Analiza statică

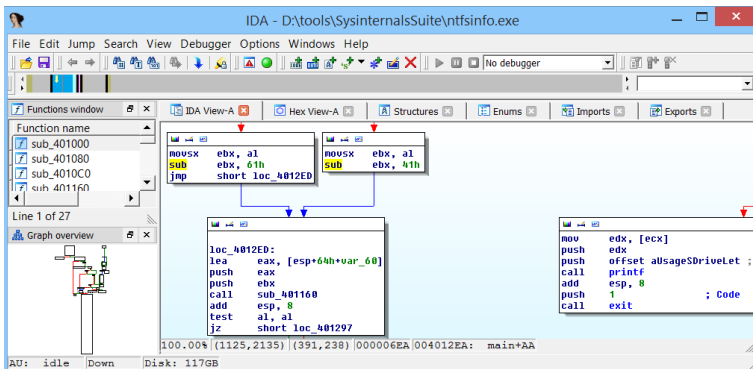
Problemă: Programele binare nu au un cod sursă de analizat.

Să ne amintim: *“Assembly poate fi translatat direct în binar și invers”*.

# Analiza statică

Problemă: Programele binare nu au un cod sursă de analizat.

Să ne amintim: *“Assembly poate fi translatat direct în binar și invers”*.  
Unealtă de analiză: IDA Pro





# Analiza dinamică

Depanare:

- rularea instrucțiunilor Assembly pas cu pas (*demo*)



# Analiza dinamică

## Depanare:

- rularea instrucțiunilor Assembly pas cu pas (*demo*)

## Interceptarea funcțiilor:

```
; HANDLE __stdcall CreateRemoteThread(HANDLE hProcess, LPSECURITY_ATTRIBUTES lpThreadAttributes
      public CreateRemoteThread
CreateRemoteThread proc near          ; DATA XREF: .rdata:off_6B8E85A8↓o
```

```
hProcess      = dword ptr 8
lpThreadAttributes= dword ptr 0Ch
dwStackSize   = dword ptr 10h
lpStartAddress = dword ptr 14h
lpParameter   = dword ptr 18h
dwCreationFlags = dword ptr 1Ch
lpThreadId    = dword ptr 20h
```

```
8B FF      mov     edi, edi
55         push    ebp
8B EC      mov     ebp, esp
FF 75 20    push    [ebp+lpThreadId]
8B 45 1C    mov     eax, [ebp+dwCreationFlags]
6A 00      push    0
25 04 00 01+ and     eax, 10004h
50         push    eax
FF 75 18    push    [ebp+lpParameter]
FF 75 14    push    [ebp+lpStartAddress]
FF 75 10    push    [ebp+dwStackSize]
FF 75 0C    push    [ebp+lpThreadAttributes]
FF 75 08    push    [ebp+hProcess]
```



# Analiza dinamică

## Depanare:

- rularea instrucțiunilor Assembly pas cu pas (*demo*)

## Interceptarea funcțiilor:

```
; HANDLE __stdcall CreateRemoteThread(HANDLE hProcess, LPSECURITY_ATTRIBUTES lpThreadAttributes
      public CreateRemoteThread
CreateRemoteThread proc near          ; DATA XREF: .rdata:off_6B8E85A8↓o

hProcess      = dword ptr 8
lpThreadAttributes= dword ptr 0Ch
dwStackSize   = dword ptr 10h
lpStartAddress = dword ptr 14h
lpParameter   = dword ptr 18h
dwCreationFlags = dword ptr 1Ch
lpThreadId    = dword ptr 20h
```

8B FF	mov	edi, edi
55	push	ebp
8B EC	mov	ebp, esp
FF 75 20	push	[ebp+lpThreadId]
8B 45 1C	mov	eax, [ebp+dwCreationFlags]
6A 00	push	0
25 04 00 01+	and	eax, 10004h
50	push	eax
FF 75 18	push	[ebp+lpParameter]
FF 75 14	push	[ebp+lpStartAddress]
FF 75 10	push	[ebp+dwStackSize]
FF 75 0C	push	[ebp+lpThreadAttributes]
FF 75 08	push	[ebp+hProcess]





# Analiza dinamică

## Depanare:

- rularea instrucțiunilor Assembly pas cu pas (*demo*)

## Interceptarea funcțiilor:

```
; HANDLE __stdcall CreateRemoteThread(HANDLE hProcess, LPSECURITY_ATTRIBUTES lpThreadAttributes
public CreateRemoteThread
CreateRemoteThread proc near ; DATA XREF: .rdata:off_6B8E85A8↓o
```

```
hProcess      = dword ptr 8
lpThreadAttributes= dword ptr 0Ch
dwStackSize   = dword ptr 10h
lpStartAddress = dword ptr 14h
lpParameter   = dword ptr 18h
dwCreationFlags = dword ptr 1Ch
lpThreadId    = dword ptr 20h
```

se înlocuiește cu:  
**jmp interception**

8B FF	mov	edi, edi
55	push	ebp
8B EC	mov	ebp, esp
FF 75 20	push	[ebp+lpThreadId]
8B 45 1C	mov	eax, [ebp+dwCreationFlags]
6A 00	push	0
25 04 00 01+	and	eax, 10004h
50	push	eax
FF 75 18	push	[ebp+lpParameter]
FF 75 14	push	[ebp+lpStartAddress]
FF 75 10	push	[ebp+dwStackSize]
FF 75 0C	push	[ebp+lpThreadAttributes]
FF 75 08	push	[ebp+hProcess]



# Analiza dinamică

## Depanare:

- rularea instrucțiunilor Assembly pas cu pas (*demo*)

## Interceptarea funcțiilor:

```
; HANDLE __stdcall CreateRemoteThread(HANDLE hProcess, LPSECURITY_ATTRIBUTES lpThreadAttributes
public CreateRemoteThread
CreateRemoteThread proc near ; DATA XREF: .rdata:off_6B8E85A8↓o
```

```
hProcess      = dword ptr 8
lpThreadAttributes= dword ptr 0Ch
dwStackSize   = dword ptr 10h
lpStartAddress = dword ptr 14h
lpParameter   = dword ptr 18h
dwCreationFlags = dword ptr 1Ch
lpThreadId    = dword ptr 20h
```

se înlocuiește cu:  
**jmp interception**

```
8B FF      mov     edi, edi
55         push    ebp
8B EC      mov     ebp, esp
FF 75 20   push    [ebp+lpThreadId]
8B 45 1C   mov     eax, [ebp+dwCreationFlags]
6A 00      push    0
25 04 00 01+ and     eax, 10004h
50         push    eax
FF 75 18   push    [ebp+lpParameter]
FF 75 14   push    [ebp+lpStartAddress]
FF 75 10   push    [ebp+dwStackSize]
FF 75 0C   push    [ebp+lpThreadAttributes]
FF 75 08   push    [ebp+hProcess]
```

**interception:**

push ebp  
 mov ebp, esp

... cod de logare ...



# Analiza dinamică

## Depanare:

- rularea instrucțiunilor Assembly pas cu pas (*demo*)

## Interceptarea funcțiilor:

```
; HANDLE __stdcall CreateRemoteThread(HANDLE hProcess, LPSECURITY_ATTRIBUTES lpThreadAttributes
public CreateRemoteThread
CreateRemoteThread proc near ; DATA XREF: .rdata:off_6B8E85A8↓o
```

```
hProcess      = dword ptr 8
lpThreadAttributes= dword ptr 0Ch
dwStackSize   = dword ptr 10h
lpStartAddress = dword ptr 14h
lpParameter   = dword ptr 18h
dwCreationFlags = dword ptr 1Ch
lpThreadId    = dword ptr 20h
```

se înlocuiește cu:  
**jmp interception**

```
8B FF      mov     edi, edi
55         push    ebp
8B EC      mov     ebp, esp
FF 75 20   push    [ebp+lpThreadId]
8B 45 1C   mov     eax, [ebp+dwCreationFlags]
6A 00     push    0
25 04 00 01+ and     eax, 10004h
50        push    eax
FF 75 18   push    [ebp+lpParameter]
FF 75 14   push    [ebp+lpStartAddress]
FF 75 10   push    [ebp+dwStackSize]
FF 75 0C   push    [ebp+lpThreadAttributes]
FF 75 08   push    [ebp+hProcess]
```

**interception:**

push ebp  
 mov ebp, esp

... cod de logare ...

jmp fn+5



# Cuprins

- 1 Introducere
- 2 Fragmente de limbaj de asamblare în C
- 3 Inginerie inversă
- 4 Înțelegerea exploit-urilor**
- 5 Detecție de malware prin dezasamblare
- 6 MBR și hipervizor



# O privire mai atentă la cadrele de stivă

```
void func(const char *s){  
    char myCopy[8];  
    strcpy(myCopy, s);  
}  
  
int main(void){  
    func("12345");  
    return 0;  
}
```



# O privire mai atentă la cadrele de stivă

```
void func(const char *s){
    char myCopy[8];
    strcpy(myCopy, s);
}

int main(void){
    func("12345");
    return 0;
}
```

```
sub_401000
push    ebp
mov     ebp, esp
sub     esp, 0x8
mov     eax, [ebp+0x8]
push    eax
lea     ecx, [ebp-0x8]
push    ecx
call    j_MSUCR100.d11:strcpy
add     esp, 0x8
mov     esp, ebp
pop     ebp
ret

push    ebp
mov     ebp, esp
push    0x4020c8 ;-> '12345'
call    sub_401000
add     esp, 0x4
xor     eax, eax
pop     ebp
ret
```



# O privire mai atentă la cadrele de stivă

```
void func(const char *s){
    char myCopy[8];
    strcpy(myCopy, s);
}

int main(void){
    func("12345");
    return 0;
}
```

```
sub_401000
push    ebp
mov     ebp, esp
sub     esp, 0x8
mov     eax, [ebp+0x8]
push    eax
lea     ecx, [ebp-0x8]
push    ecx
call    j_MSUCR100.d11:strcpy
add     esp, 0x8
mov     esp, ebp
pop     ebp
ret

push    ebp
mov     ebp, esp
push    0x4020c8 ;-> '12345'
call    sub_401000
add     esp, 0x4
xor     eax, eax
pop     ebp
ret
```

very old EBP

...



# O privire mai atentă la cadrele de stivă

```
void func(const char *s){
    char myCopy[8];
    strcpy(myCopy, s);
}

int main(void){
    func("12345");
    return 0;
}
```

```
sub_401000
push    ebp
mov     ebp, esp
sub     esp, 0x8
mov     eax, [ebp+0x8]
push    eax
lea     ecx, [ebp-0x8]
push    ecx
call    j_MSUCR100.d11:strcpy
add     esp, 0x8
mov     esp, ebp
pop     ebp
ret

push    ebp
mov     ebp, esp
push    0x4020c8 ;-> '12345'
call    sub_401000
add     esp, 0x4
xor     eax, eax
pop     ebp
ret
```

&s
very old EBP
...





# O privire mai atentă la cadrele de stivă

```
void func(const char *s){
    char myCopy[8];
    strcpy(myCopy, s);
}

int main(void){
    func("12345");
    return 0;
}
```

```
sub_401000
push    ebp
mov     ebp, esp
sub     esp, 0x8
mov     eax, [ebp+0x8]
push    eax
lea     ecx, [ebp-0x8]
push    ecx
call    j_MSUCR100.d11:strcpy
add     esp, 0x8
mov     esp, ebp
pop     ebp
ret

push    ebp
mov     ebp, esp
push    0x4020c8 ;-> '12345'
call    sub_401000
add     esp, 0x4
xor     eax, eax
pop     ebp
ret
```

ret addr

&amp;s

very old EBP

...



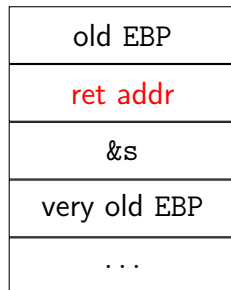
# O privire mai atentă la cadrele de stivă

```
void func(const char *s){
    char myCopy[8];
    strcpy(myCopy, s);
}

int main(void){
    func("12345");
    return 0;
}
```

```
sub_401000
push    ebp
mov     ebp, esp
sub     esp, 0x8
mov     eax, [ebp+0x8]
push    eax
lea     ecx, [ebp-0x8]
push    ecx
call    j_MSUCR100.d11:strcpy
add     esp, 0x8
mov     esp, ebp
pop     ebp
ret

push    ebp
mov     ebp, esp
push    0x4020c8 ;-> '12345'
call    sub_401000
add     esp, 0x4
xor     eax, eax
pop     ebp
ret
```





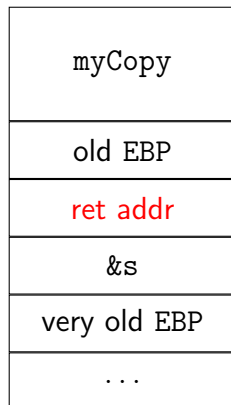
# O privire mai atentă la cadrele de stivă

```
void func(const char *s){
    char myCopy[8];
    strcpy(myCopy, s);
}

int main(void){
    func("12345");
    return 0;
}
```

```
sub_401000
push    ebp
mov     ebp, esp
sub     esp, 0x8
mov     eax, [ebp+0x8]
push    eax
lea     ecx, [ebp-0x8]
push    ecx
call    j_MSUCR100.d11:strcpy
add     esp, 0x8
mov     esp, ebp
pop     ebp
ret

push    ebp
mov     ebp, esp
push    0x4020c8 ;-> '12345'
call    sub_401000
add     esp, 0x4
xor     eax, eax
pop     ebp
ret
```





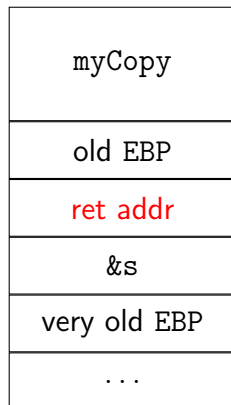
# O privire mai atentă la cadrele de stivă

```
void func(const char *s){
    char myCopy[8];
    strcpy(myCopy, s);
}

int main(void){
    func("12345");
    return 0;
}
```

```
sub_401000
push    ebp
mov     ebp, esp
sub     esp, 0x8
mov     eax, [ebp+0x8]
push    eax
lea     ecx, [ebp-0x8]
push    ecx
call    j_MSUCR100.d11:strcpy
add     esp, 0x8
mov     esp, ebp
pop     ebp
ret

push    ebp
mov     ebp, esp
push    0x4020c8 ;-> '12345'
call    sub_401000
add     esp, 0x4
xor     eax, eax
pop     ebp
ret
```



Ce se întâmplă dacă trimitem un string de 16 octeți?



# Exploit-uri de tip buffer overflow

- un buffer overflow poate fi folosit ca să se suprascrie adresa de revenire de pe stivă
- o valoare aleatoare probabil va face programul să crape



# Exploit-uri de tip buffer overflow

- un buffer overflow poate fi folosit ca să se suprascrie adresa de revenire de pe stivă
- o valoare aleatoare probabil va face programul să crape
  - ...dar putem face mai mult de atât



# Exploit-uri de tip buffer overflow

- un buffer overflow poate fi folosit ca să se suprascrie adresa de revenire de pe stivă
- o valoare aleatoare probabil va face programul să crape
  - ...dar putem face mai mult de atât
- putem să rulăm cod arbitrar prin schimbarea adresei de revenire ca să pointeze spre el



# Exploit-uri de tip buffer overflow

- un buffer overflow poate fi folosit ca să se suprascrie adresa de revenire de pe stivă
- o valoare aleatoare probabil va face programul să crape
  - ...dar putem face mai mult de atât
- putem să rulăm cod arbitrar prin schimbarea adresei de revenire ca să pointeze spre el

Problemă: Data Execution Prevention





# RETURN ORIENTED PROGRAMMING

- un program care rulează împreună cu bibliotecile sale conține multe funcții
- fiecare funcție se termină cu o instrucțiune `ret`

## Definiție

Un grup de instrucțiuni terminat cu `ret` se numește un *gadget*.



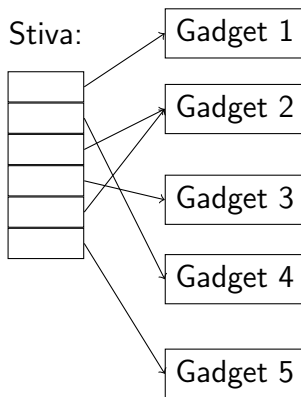
# RETURN ORIENTED PROGRAMMING

- un program care rulează împreună cu bibliotecile sale conține multe funcții
- fiecare funcție se termină cu o instrucțiune `ret`

## Definiție

Un grup de instrucțiuni terminat cu `ret` se numește un *gadget*.

Putem scrie programe utile prin înlănțuire de *gadget-uri*.





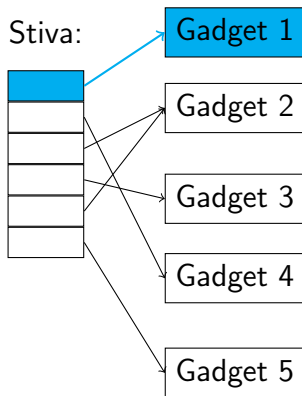
# RETURN ORIENTED PROGRAMMING

- un program care rulează împreună cu bibliotecile sale conține multe funcții
- fiecare funcție se termină cu o instrucțiune `ret`

## Definiție

Un grup de instrucțiuni terminat cu `ret` se numește un *gadget*.

Putem scrie programe utile prin înlănțuire de *gadget-uri*.





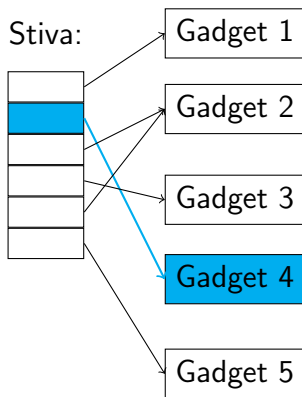
# RETURN ORIENTED PROGRAMMING

- un program care rulează împreună cu bibliotecile sale conține multe funcții
- fiecare funcție se termină cu o instrucțiune `ret`

## Definiție

Un grup de instrucțiuni terminat cu `ret` se numește un *gadget*.

Putem scrie programe utile prin înlănțuire de *gadget-uri*.





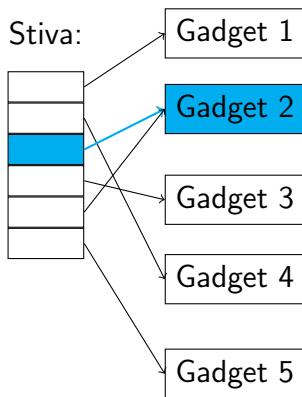
# RETURN ORIENTED PROGRAMMING

- un program care rulează împreună cu bibliotecile sale conține multe funcții
- fiecare funcție se termină cu o instrucțiune `ret`

## Definiție

Un grup de instrucțiuni terminat cu `ret` se numește un *gadget*.

Putem scrie programe utile prin înlănțuire de *gadget-uri*.





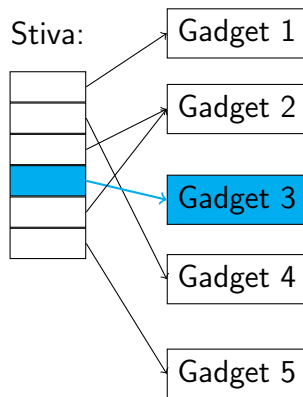
# RETURN ORIENTED PROGRAMMING

- un program care rulează împreună cu bibliotecile sale conține multe funcții
- fiecare funcție se termină cu o instrucțiune `ret`

## Definiție

Un grup de instrucțiuni terminat cu `ret` se numește un *gadget*.

Putem scrie programe utile prin înlănțuire de *gadget-uri*.





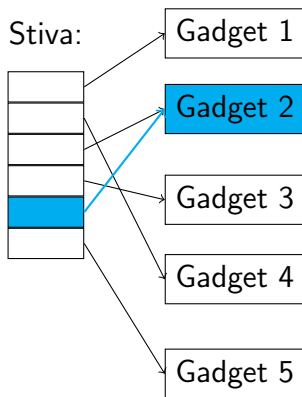
# RETURN ORIENTED PROGRAMMING

- un program care rulează împreună cu bibliotecile sale conține multe funcții
- fiecare funcție se termină cu o instrucțiune `ret`

## Definiție

Un grup de instrucțiuni terminat cu `ret` se numește un *gadget*.

Putem scrie programe utile prin înlănțuire de *gadget-uri*.





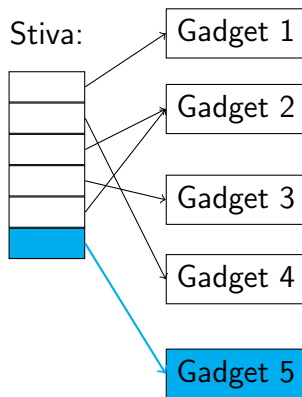
# Return Oriented Programming

- un program care rulează împreună cu bibliotecile sale conține multe funcții
- fiecare funcție se termină cu o instrucțiune `ret`

## Definiție

Un grup de instrucțiuni terminat cu `ret` se numește un *gadget*.

Putem scrie programe utile prin înlănțuire de *gadget-uri*.







# Cuprins

- 1 Introducere
- 2 Fragmente de limbaj de asamblare în C
- 3 Inginerie inversă
- 4 Înțelegerea exploit-urilor
- 5 Detecție de malware prin dezasamblare
- 6 MBR și hipervizor

# Mecanismul de detecție tradițional

```

000105D0 55 8B EC 81 EC DC 07 00 00 C6 85 E3 FD FF FF 00 UY8Ü8 ...!àp² .
000105E0 68 14 01 00 00 8D 85 98 F8 FF FF 50 FF 15 04 13 h....İàÿ° P ...
000105F0 01 00 C7 85 98 F8 FF FF 14 01 00 00 8D 8D 98 F8 ..!àÿ° ....İiÿ°
00010600 FF FF 51 FF 15 00 13 01 00 85 C0 7C 37 83 BD 9C ° Q ....à+|7â+£
00010610 F8 FF FF 05 75 1B 83 BD A0 F8 FF FF 01 75 12 83 ° .u.â+â° .u.â
00010620 BD A8 F8 FF FF 02 75 09 C6 85 2B F8 FF FF 01 E8 +° .u.}à+° .d
00010630 07 C6 85 2B F8 FF FF 00 8A 95 2B F8 FF FF 88 95 .!à+° .èð+° èð
00010640 E3 FD FF FF 0F B6 85 E3 FD FF FF 85 C0 75 0A B8 p² .!àp² à+u.+
00010650 01 00 00 00 E9 81 06 00 00 8D 8D 08 F9 FF FF 89 ....Tü....İi+° è
00010660 8D E8 FD FF FF 66 C7 85 E4 FD FF FF 00 00 66 C7 İF² f!às² ..f!
00010670 85 E6 FD FF FF 00 02 0F B7 15 E4 12 01 00 8D 04 àµ² ....+..S....İ
00010680 55 80 0F 01 00 50 8D 8D E4 FD FF FF 51 FF 15 8C UÇ...PiİS² q .İ
00010690 0E 01 00 BA 30 00 00 00 81 C2 00 00 DF FF 52 8D ...!0...ü-.. Rİ
000106A0 85 E4 FD FF FF 50 FF 15 8C 0E 01 00 8D 8D F8 FD àS² P .İ....İi°²

```

Hash(-uri)

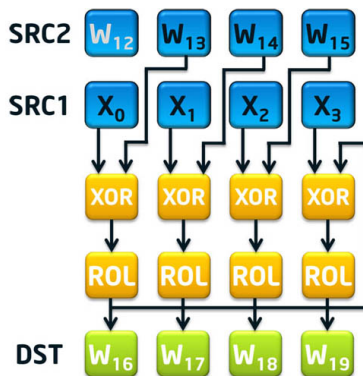
↓?

Bază de date cu malware



# Calculul funcțiilor de hash

- calculul funcțiilor de hash necesită multe operații pe biți
- mai ușor de făcut în hardware decât în software
- limbajul de asamblare de la Intel x86 pune la dispoziție astfel de operații



instrucțiunea SHA1MSG2

figură de pe <https://software.intel.com>



# Folosirea de $n$ -grame din OpCode-uri

```

00010500 55 8B EC 81 EC DC 07 00 00 C6 85 E3 FD FF FF 00 UY8U8 ...;àp² .
00010508 68 14 01 00 00 8D 85 98 F8 FF FF 50 FF 15 04 13 h...;àÿ° P ...
000105F0 01 00 C7 85 98 F8 FF FF 14 01 00 00 8D 8D 98 F8 ..;àÿ° ...;àÿ°
00010600 FF FF 51 FF 15 00 13 01 00 85 C0 7C 37 83 0D 9C ° Q .....à*|7â+E
00010610 F8 FF FF 05 75 1B 83 0D A0 F8 FF FF 01 75 12 83 ° .u.â+â° .u.â
00010620 8D A8 F8 FF FF 02 75 09 C6 85 2B F8 FF FF 01 EB +,° .u. ;à+° .d
00010630 07 C6 85 2B F8 FF FF 00 8A 95 2B F8 FF FF 88 95 .;à+° .èð+° èð
00010640 E3 FD FF FF 0F B6 85 E3 FD FF FF 85 C0 75 0A B8 p² .;àp² à+u.+
00010650 01 00 00 00 E9 81 06 00 00 8D 8D 08 F9 FF FF 89 ....Tú...;i+° è
00010660 8D E8 FD FF FF 66 C7 85 E4 FD FF FF 00 00 66 C7 ;f² f;àS² ..f;
00010670 85 E6 FD FF FF 00 02 0F B7 15 E4 12 01 00 8D 04 àµ² ...+.S...;
00010680 55 80 0F 01 00 50 8D 8D E4 FD FF FF 51 FF 15 8C UÇ...Pl;S² Q ;f
00010690 0E 01 00 BA 30 00 00 00 81 C2 00 00 DF F5 52 8D ...;0...Ü-... R;
000106A0 85 E4 FD FF FF 50 FF 15 8C 0E 01 00 8D 8D F8 FD àS² P .;f...;i+²

```













# Folosirea de $n$ -grame din OpCode-uri

```

000105D0 55 8B EC 81 EC DC 07 00 00 C6 85 E3 FD FF FF 00 UY8Ü8 ...;äp² .
000105E0 68 14 01 00 00 8D 85 98 F8 FF FF 50 FF 15 04 13 h...läy° P ...
000105F0 01 00 C7 85 98 F8 FF FF 14 01 00 00 8D 8D 98 F8 ..läy° ....liy°
00010600 FF FF 51 FF 15 00 13 01 00 85 C0 7C 37 83 0D 9C ° Q .....ä+|7ä+E
00010610 F8 FF FF 05 75 1B 83 8D A0 F8 FF FF 01 75 12 83 ° .u.ä+ä° .u.ä
00010620 8D A0 F8 FF FF 02 75 09 C6 85 2B F8 FF FF 01 EB +,° .u.ä+° .d
00010630 07 C6 85 2B F8 FF FF 00 8A 95 2B F8 FF FF 88 95 .;ä+° .ëö+° ëö
00010640 E3 FD FF FF 0F B6 85 E3 FD FF FF 85 C0 75 0A B8 p² .;äp² ä+u.+
00010650 01 00 00 00 E9 81 06 00 00 8D 8D 08 F9 FF FF 89 ....Tü...li+° ë
00010660 8D E8 FD FF FF 66 C7 85 E4 FD FF FF 00 00 66 C7 iF² f;äS² ..f!
00010670 85 E6 FD FF FF 00 02 0F B7 15 E4 12 01 00 8D 04 äµ² ...+.S...i.
00010680 55 80 0F 01 00 50 8D 8D E4 FD FF FF 51 FF 15 8C UÇ...Plis² Q .i
00010690 0E 01 00 BA 30 00 00 00 81 C2 00 00 DF F5 52 8D ...;0...Ü...Ri
000106A0 85 E4 FD FF FF 50 FF 15 8C 0E 01 00 8D 8D F8 FD äS² P .i...li°²

```

```

000105D0 55
000105D1 8B EC
000105D3 81 EC DC 07 00 00
000105D9 C6 85 E3 FD FF FF+
000105E0 68 14 01 00 00
000105E5 8D 85 98 F8 FF FF
000105EB 50
000105EC FF 15 04 13 01 00
000105F2 C7 85 98 F8 FF FF+
000105FC 8D 8D 98 F8 FF FF
00010602 51
00010603 FF 15 00 13 01 00
00010609 85 C0
0001060B 7C 37
0001060D 83 8D 9C F8 FF FF+
00010614 75 1B
00010616 83 8D A0 F8 FF FF+
0001061D 75 12
0001061F 83 8D A0 F8 FF FF+
00010626 75 09
00010628 C6 85 2B F8 FF FF+
0001062F EB 07

```

push  
mov  
sub  
mov  
push  
lea  
push  
call  
mov  
lea  
push  
call  
test  
jl  
cmp  
jnz  
cmp  
jnz  
cmp  
jnz  
mov  
jmp

```

ebp
ebp, esp
sub
esp, 7DCCh
mov
[ebp+var_21D], 0
114h
eax, [ebp+var_768]
eax
ds:dword_11304
mov
[ebp+var_768], 114h
lea
ecx, [ebp+var_768]
ecx
ds:dword_11300
eax, eax
short loc_10644
[ebp+var_764], 5
short loc_10631
[ebp+var_760], 1
short loc_10631
[ebp+var_758], 2
short loc_10631
[ebp+var_705], 1
short loc_10638

```

→ push, mov, sub, mov, push, lea, push, call, mov, ...

→ pms mplpcmlp ctjczczczmJ

<pmsmplpc>, <msmplpcm>, <smplpcml>, <mplpcmlp>

# Folosirea de $n$ -grame din OpCode-uri

```

000105D0 55 8B EC 81 EC DC 07 00 00 C6 85 E3 FD FF FF 00 UY8Ü8 ...;âp² .
000105E0 68 14 01 00 00 8D 85 98 F8 FF FF 50 FF 15 04 13 h....îây° P ...
000105F0 01 00 C7 85 98 F8 FF FF 14 01 00 00 8D 8D 98 F8 ..;ây° ....îây°
00010600 FF FF 51 FF 15 00 13 01 00 85 C0 7C 37 83 0D 9C ° Q .....â°|7â°E
00010610 F8 FF FF 05 75 1B 83 8D A0 F8 FF FF 01 75 12 83 ° .u.â°â° .u.â°
00010620 8D A8 F8 FF FF 02 75 09 C6 85 2B F8 FF FF 01 EB +,° .u.î°â° .d
00010630 07 C6 85 2B F8 FF FF 00 8A 95 2B F8 FF FF 88 95 .î°â° .ê°â° ê°
00010640 E3 FD FF FF 0F B6 85 E3 FD FF FF 85 C0 75 0A B8 p² .;âp² â°u.+
00010650 01 00 00 00 E9 81 06 00 00 8D 8D 08 F9 FF FF 89 ....Tü....îi+ °
00010660 8D E8 FD FF FF 66 C7 85 E4 FD FF FF 00 00 66 C7 îF² f;âS² ..f!
00010670 85 E6 FD FF FF 00 02 0F B7 15 E4 12 01 00 8D 04 âµ² ...+.S....î
00010680 55 80 0F 01 00 50 8D 8D E4 FD FF FF 51 FF 15 8C UÇ...PlîS² Q î
00010690 0E 01 00 BA 30 00 00 00 81 C2 00 00 DF FF 52 8D ...;0...Ü...Rî
000106A0 85 E4 FD FF FF 50 FF 15 8C 0E 01 00 8D 8D F8 FD âS² P .î....îi°²

```

```

000105D0 55
000105D1 8B EC
000105D3 81 EC DC 07 00 00
000105D9 C6 85 E3 FD FF FF+
000105E0 68 14 01 00 00
000105E5 8D 85 98 F8 FF FF
000105EB 50
000105EC FF 15 04 13 01 00
000105F2 C7 85 98 F8 FF FF+
000105FC 8D 8D 98 F8 FF FF
00010602 51
00010603 FF 15 00 13 01 00
00010609 85 C0
0001060B 7C 37
0001060D 83 8D 9C F8 FF FF+
00010614 75 1B
00010616 83 8D A0 F8 FF FF+
0001061D 75 12
0001061F 83 8D A8 F8 FF FF+
00010626 75 09
00010628 C6 85 2B F8 FF FF+
0001062F EB 07

```

```

push
mov
sub
mov
[ebp+var_21D], 0
114h
lea
[eax, [ebp+var_768]]
push
eax
call
ds:dword_11304
mov
[eax, [ebp+var_768], 114h
lea
ecx, [ebp+var_768]]
push
ecx
call
ds:dword_11300
push
eax, eax
test
short loc_10644
j1
[ebp+var_764], 5
short loc_10631
cmp
[ebp+var_760], 1
short loc_10631
jnz
[ebp+var_758], 2
short loc_10631
jnz
[ebp+var_705], 1
short loc_10638
jmp

```

→ push, mov, sub, mov, push, lea, push, call, mov, ...

→ pmsm plpcmlpc tjczczczmJ

<pmsmplpc>, <msmplpc>, <mplpcml>, <mplpcmlp>, <plpcmlpc>



# Folosirea de $n$ -grame din OpCode-uri

```

000105D0 55 8B EC 81 EC DC 07 00 00 C6 85 E3 FD FF FF 00
000105E0 68 14 01 00 00 8D 85 98 F8 FF FF 50 FF 15 04 13
000105F0 01 00 C7 85 98 F8 FF FF 14 01 00 00 8D 8D 98 F8
00010600 FF FF 51 FF 15 00 13 01 00 85 C0 7C 37 83 0D 9C
00010610 F8 FF FF 05 75 1B 83 8D A0 F8 FF FF 01 75 12 83
00010620 8D A0 F8 FF FF 02 75 09 C6 85 2B F8 FF FF 01 EB
00010630 07 C6 85 2B F8 FF FF 00 8A 95 2B F8 FF FF 88 95
00010640 E3 FD FF FF 0F B6 85 E3 FD FF FF 85 C0 75 0A B8
00010650 01 00 00 00 E9 81 06 00 00 8D 8D 08 F9 FF FF 89
00010660 8D E8 FD FF FF 66 C7 85 E4 FD FF FF 00 00 66 C7
00010670 85 E6 FD FF FF 00 02 0F B7 15 E4 12 01 00 8D 04
00010680 55 8B 0F 01 00 50 8D 8D E4 FD FF FF 51 FF 15 8C
00010690 0E 01 00 BA 30 00 00 81 C2 00 00 DF FF 52 8D
000106A0 85 E4 FD FF FF 50 FF 15 8C 0E 01 00 8D 8D F8 FD

```

```

U\8Ü8 ...;äp² .
h...läy° P ...
..;äy° ...läy°
Q .....ä*|7ä+E
° .u.ä+ä° .u.ä
+ä° .u.ä+ä° .d
.;ä+° .ëö+° ëö
p² .;äp² ä+u.+
...Tü...li+° ä
if² f;äS² ..f;
äµ² ...+.S...i.
UÇ...Plis² Q .i
...;0...Ü...Ri
äS² P .i...li°²

```

```

000105D0 55
000105D1 8B EC
000105D3 81 EC DC 07 00 00
000105D9 C6 85 E3 FD FF FF+
000105E0 68 14 01 00 00
000105E5 8D 85 98 F8 FF FF
000105EB 50
000105EC FF 15 04 13 01 00
000105F2 C7 85 98 F8 FF FF+
000105FC 8D 8D 98 F8 FF FF
00010602 51
00010603 FF 15 00 13 01 00
00010609 85 C0
0001060B 7C 37
0001060D 83 8D 9C F8 FF FF+
00010614 75 1B
00010616 83 8D A0 F8 FF FF+
0001061D 75 12
0001061F 83 8D A8 F8 FF FF+
00010626 75 09
00010628 C6 85 2B F8 FF FF+
0001062F EB 07

```

```

push
mov
sub
mov
[ebp+var_21D], 0
lea
eax, [ebp+var_768]
push
call
ds:dword_11304
mov
[ebp+var_768], 114h
lea
ecx, [ebp+var_768]
push
call
ds:dword_11300
test
eax, eax
jl
short loc_10644
cmp
[ebp+var_764], 5
jnz
short loc_10631
cmp
[ebp+var_760], 1
jnz
short loc_10631
cmp
[ebp+var_758], 2
jnz
short loc_10631
mov
[ebp+var_705], 1
jmp

```

→ push, mov, sub, mov, push, lea, push, call, mov, ...

→ pmsmplpcmlpctjczczcmJ

<pmsmplpc>, <msmplpc>, <smpplcml>, <mplpcmlp>, <plpcmlpc>, ...

↓?

Bază de date cu malware





# Similaritatea codului

Compilerul nu ia în considerare:

- comentariile și indentarea
- numele de variabile și parantezele redundante

cod C similar  $\rightarrow$  cod ASM similar  $\rightarrow$   $n$ -grame similare



# Similaritatea codului

Compilerul nu ia în considerare:

- comentariile și indentarea
- numele de variabile și parantezele redundante

cod C similar  $\rightarrow$  cod ASM similar  $\rightarrow$   $n$ -grame similare

## Definiție

Similaritatea Jaccard:

$$\text{sim}(A, B) = \frac{|A \cap B|}{|A \cup B|}$$



# Emularea codului

Cum se pot deduce în mod automat efectele unui program fără a se rula efectiv?

- crearea unui mediu virtual minimalist
- **dezasamblarea fiecărei instrucțiuni**
- emularea sa în interiorul mediului virtual

Un emulator trebuie să țină evidența la

- regiștri
- memorie
- mediul emulat



# Cuprins

- 1 Introducere
- 2 Fragmente de limbaj de asamblare în C
- 3 Inginerie inversă
- 4 Înțelegerea exploit-urilor
- 5 Detecție de malware prin dezasamblare
- 6 MBR și hipervizor**





# Conceptul de bootstrap

- Ce se întâmplă atunci când un calculator pornește?
- Cum poate un sistem de operare să se pornească singur?



# Conceptul de bootstrap

- Ce se întâmplă atunci când un calculator pornește?
- Cum poate un sistem de operare să se pornească singur?
- se *“trage singur în sus de curelele cizmelor”*



# Conceptul de bootstrap

- Ce se întâmplă atunci când un calculator pornește?
  - Cum poate un sistem de operare să se pornească singur?
  - se *“trage singur în sus de curelele cizmelor”*
- atunci când e pornit, procesorul începe execuția codului de la adresa FFFF:0000, unde e localizat codul de BIOS
  - apoi BIOS-ul începe să caute sectoare de boot







```
[org 0x7c00]                ; BIOS always loads the boot sector to 00:7c00
EntryPoint:
    jmp     .Code            ; avoid executing our data as code

.Message:
    db "Hello world!", 0     ; embed the message inside the generated binary

.Code:                      ; local label, actually EntryPoint.Code

    ; init data and stack (cs:ip already set, otherwise we wouldn't be here)
    xor     ax,     ax       ; ax <- 0
    mov     ds,     ax       ; data segment starts at 0 (same as cs)
    mov     ss,     ax       ; stack segment starts at 0
    mov     sp,     0x7c00   ; Top-Of-Stack at 7c00 (going backwards)

    ; print the message
    mov     ax,     0xb800
    mov     es,     ax       ; es <- b800 = address of video text matrix
    mov     si,     .Message
    cld                          ; make sure string instructions go forward

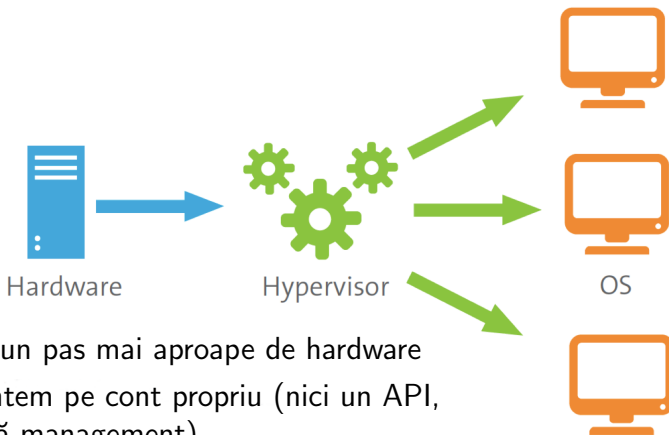
.PrintLoop:
    lodsb                     ; al <- ds:[si], si<-si+1 (al = next char)
    test    al,     al       ; check if this is the null terminator
    jz      .PrintDone       ; if so, exit the loop
    stosb                     ; es:[di]<-al, al<-al+1 (write ASCII code to video mem)
    mov     al,     7
    stosb                     ; write the color code (7=white)
    jmp     .PrintLoop

.PrintDone:

    ; stop boot flow
    hlt
    jmp     .PrintDone       ; just a safety measure

times 512 - 2 - ($ - $$) db 0 ; add zeroes until we get to 510
dw     0x55aa               ; add the boot signature at sector end
```

# Hipervizorul



- cu un pas mai aproape de hardware
- suntem pe cont propriu (nici un API, fără management)
- *vedem* totul



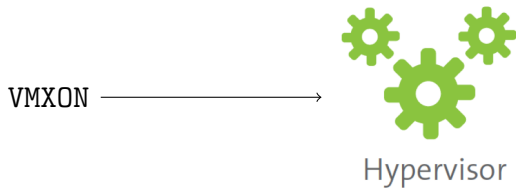
# Ciclul de viață al unui hipervizor



Hypervisor



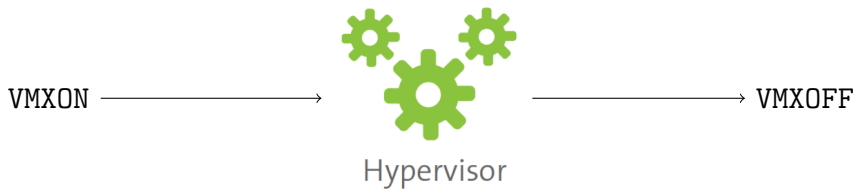
# Ciclul de viață al unui hipervizor



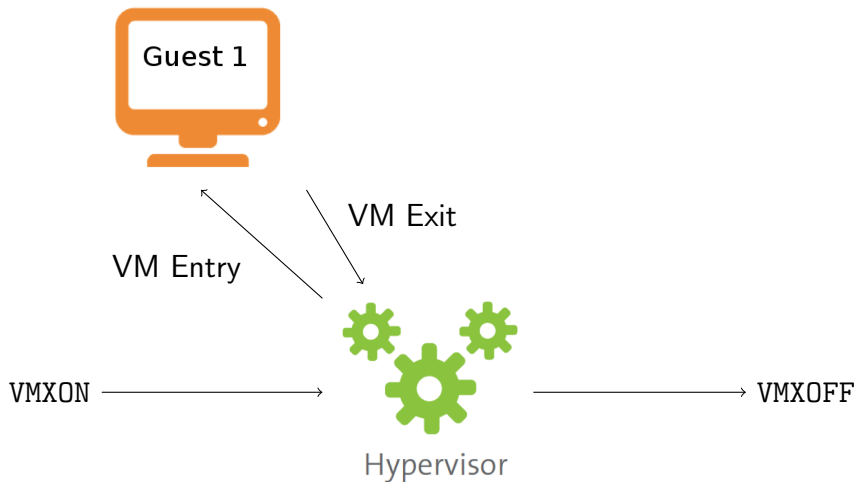




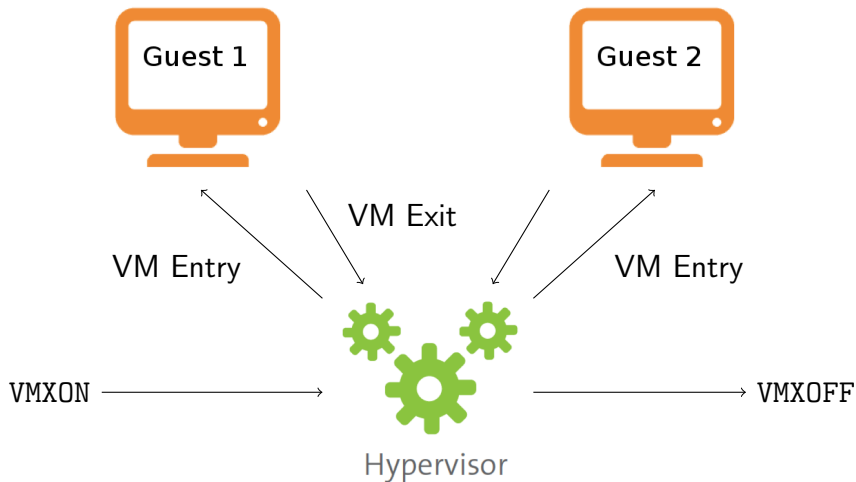
# Ciclul de viață al unui hipervizor



# Ciclul de viață al unui hipervizor



# Ciclul de viață al unui hipervizor





# Fragmente de cod hipervizor în Assembly

Găsirea adresei curente de  
memorie:

```
call $+5  
pop ebp
```



# Fragmente de cod hipervizor în Assembly

Găsirea adresei curente de memorie:

```
call $+5  
pop ebp
```

Scriere de cod independent de poziție:

```
mov eax, [my_var] ➡ mov eax, [ebp+my_var]
```



# Fragmente de cod hipervizor în Assembly

Găsirea adresei curente de memorie:

```
call $+5
pop ebp
```

Scriere de cod independent de poziție:

```
mov eax, [my_var] ➡ mov eax, [ebp+my_var]
```

Setarea tabelelor IDT și GDT:

```
lidt    [ebp + bootIdt]

lea     eax, [ebp + bootGdt.tableStart]
mov     [ebp + bootGdt.base], eax
lgdt    [ebp + bootGdt]
```



# Fragmente de cod hipervizor în Assembly

Găsirea adresei curente de memorie:

```
call $+5
pop ebp
```

Scriere de cod independent de poziție:

```
mov eax, [my_var] → mov eax, [ebp+my_var]
```

Setarea tabelelor IDT și GDT:

```
lidt    [ebp + bootIdt]

lea     eax, [ebp + bootGdt.tableStart]
mov     [ebp + bootGdt.base], eax
lgdt    [ebp + bootGdt]
```

Trecerea de la 32 la 64 bit:

```
;enable PAE
mov     eax, cr4
or      eax, CR4_PAE
mov     cr4, eax
;set the LME bit in EFER
mov     ecx, IA32_EFER
rdmsr
or      eax, IA32_EFER_LME
wrmsr

;activate paging
mov     eax, [ebp + bootCtx.Cr3]
mov     cr3, eax
mov     eax, cr0
or      eax, 0x80000000 ;PG bit
mov     cr0, eax
```

# Vă multumesc pentru atenție!

