

ex 2

A-) estado normal Próximo estado
 entrada atual saída

	0	1	2	
S0	S2	S1	S2	1
S1	S0	S0	S0	1
S2	S1	S3	S1	1
S3	S0	S2	S2	1

B-)

ciclo	t0	t1	t2	t3	t4	t5	t6
entrada	2	1	1	2	0	1	
estado	S0	S2	S3	S2	S1	S0	S1
saída	0	1	1	1	1	1	1

C-)

ciclo	t0	t1	t2	t3	t4	t5	t6
entrada	2	1	2	2	2	1	
estado	S0	S2	S3	S2	S1	S0	S1
saída	0	1	1	1	1	1	1