CIRCUITOS DIGITAIS

Universidade Federal do Ceará, Brazil

MULTIPLEX E DEMULTIPLEX





Multiplexadores

- Circuitos combinacionais;
- Permitem a seleção de uma entre várias possíveis entradas;
- É importante notar que o sinal aplicado à entrada pode ser analógico ou digital;
- Eles são dispositivos de hardware importantes e são facilmente implementados em linguagem HDL.

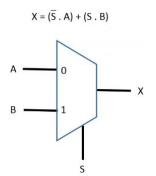


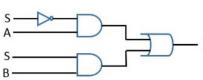




Multiplexadores - MUX 2 entradas





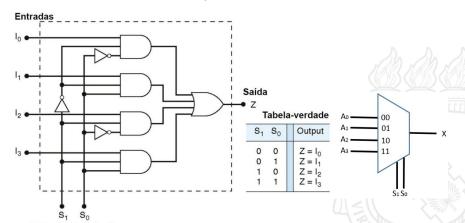






Multiplexadores - MUX 4-1

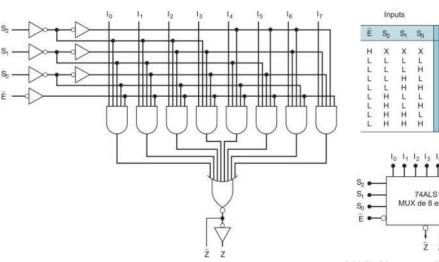
• O multiplexador 4X1 compreende 4 bits de entrada, 1 bit de saída e 2 bits de controle;



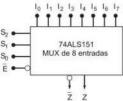




Multiplexadores - MUX 8-1



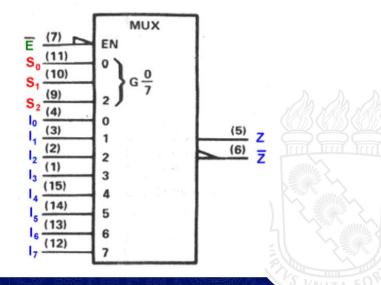
	Inp	uts		Sa	ida
Ē	S ₂	S ₁	So	Ž	Z
Н	X	X	X	н	L
L	L	L	L	To	10
L	L	L	H	Ī,	1,
L	L	Н	L	T ₂	1,
L	L	Н	н	13	1,
L	H	L	L	Ī ₄	1,
L	H	L	н	Īs	1,
L	H	H	L	I ₆	1,
L	H	H	н	17	1,







Multiplexadores - MUX 8-1







Multiplexadores - Características

• Multiplexadores de 2, 4, 8 e 16 entradas estão prontamente disponíveis nas famílias lógicas.

Ex: 74ALS151 = MUX 8x1

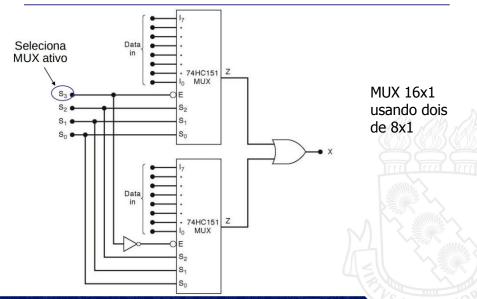
 Estes CIs básicos podem ser combinados para formar MUXes com um número maior de entradas.

EX: MUX 16x1





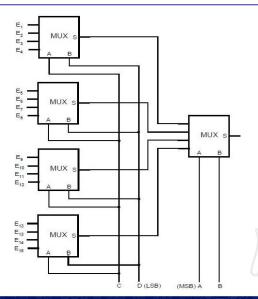
Multiplexadores - MUX 16-1







Multiplexadores - MUX 16-1



Associação Série de Multiplexadores





Circuitos multiplexadores encontram numerosas e diversas aplicações em sistemas digitais de todos os tipos. Essas aplicações incluem:

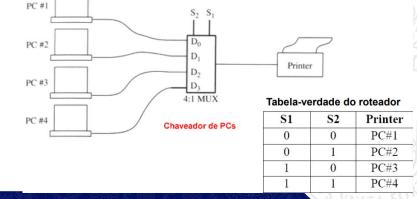
- Roteamento de Dados;
- Conversão Paralelo-Série;
- Sequenciamento de Operações;
- Geração de funções Lógicas.





Roteamento de Dados

Dados podem ser roteados, através de multiplexadores, de várias origens para um destino.

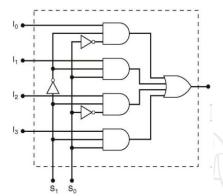






Gerador de Funções

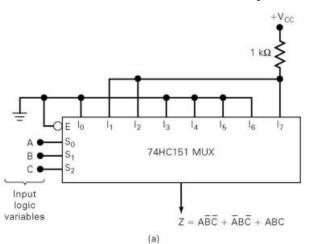
Os multiplexadores podem ser usados para gerar funções lógicas diretamente da tabela verdade (sem simplificação).







Gerador de Funções



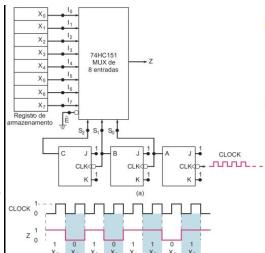
2	1120	2	
С	В	Α	Z
0	0	0	0
0 0 0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1





Conversor Paralelo-Serial

- Transmissão de dados na forma paralela é mais rápida.
 - Um contador de 8 bits realiza a seleção seqüencial de cada entrada em um ciclo de clock (000 a 111).
 - Muitos sistemas processam dados binários de forma paralela.







Multiplexadores

Vantagens

- No multiplexador, o uso de vários fios pode ser diminuído;
- Reduz o custo, bem como a complexidade do circuito;
- A implementação de uma série de circuitos de combinação pode ser possível usando um multiplexador;
- O multiplexador pode tornar o circuito de transmissão menos complexo e econômico;
- A capacidade do multiplexador pode ser estendida para alternar sinais de áudio, sinais de vídeo, etc.





Multiplexadores

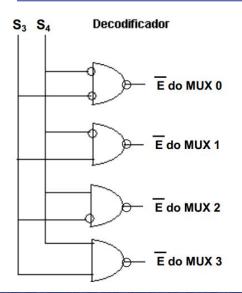
Desvantagens

- Atrasos adicionais necessários nas portas de comutação e sinais de E / S que se propagam pelo multiplexador;
- As portas que podem ser utilizadas ao mesmo tempo têm limitações;
- A comutação de portas pode ser tratada adicionando a complexidade do firmware;
- O controle do multiplexador pode ser feito usando portas de E / S adicionais.





Gerador de produtos canônicos - Decodificador



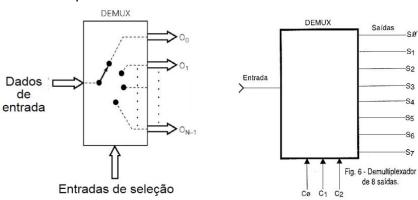
MUX de 32 canais com 4 MUX de 8 canais.

Aumento de duas linhas de seleção (MSB) com decodificador 2 X 4





- Circuitos combinacionais;
- Ele é usado para enviar um sinal para um dos muitos dispositivos.







Demultiplexadores - 4x1

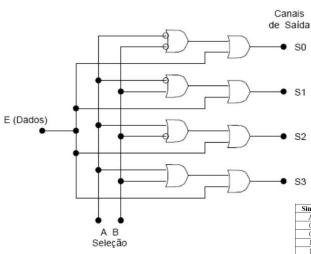


Tabela-verdade

Sinal de	Seleção		de Saída		
A	В	S0	S1	S2	S3
0	0	Е	0	0	0
0	1	0	Е	0	0
1	0	0	0	Е	0
1	1	0	0	0	Е

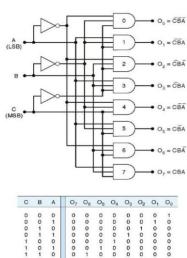




- Demultiplexador e Decodificador possuem estrutura semelhante, a menos da entrada de dados em cada porta.
- Na prática, os circuitos integrados decodificadores são ofertados como decodificador/demultiplexador, pois executam as duas funções.
- Em geral, o pino de habilitação do decodificador é utilizado como linha de entrada de dados do demultiplexador

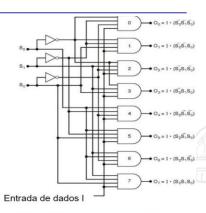






	0		U	0	U	0	O	0		0
0	1	0	0	0	0	0	0	1	0	0
0	1	1	0	0	0	0	1	0	0	0
1	0	0	0	0	0	1	0	0	0	0
1	0	1	0	0	1	0	0	0	0	0
1	1	0	0	1	0	0	0	0	0	0
1	1	1	1	0	0	0	0	0	0	0

Decodificador 1 de 8



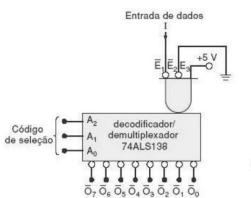
SEL	ECT	ode				OUT	PUTS	3		
S_2	S,	So	0,	08	05	04	O_3	O_2	0,	0
0	0	0	0	0	0	0	0	0	0	1
0	0	1	0	0	0	0	0	0	1	0
0	1	0	0	0	0	0	0	1	0	0
0	1	1	0	0	0	0	1	0	0	0
1	0	0	0	0	0	1	0	0	0	0
1	0	1	0	0	1	0	0	0	0	0
1	1	0	0	1	0	0	0	0	0	0
1	1	1	1	0	0	0	0	0	0	0

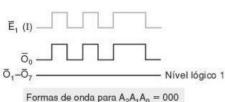
DEMUX 1 a 8 linhas





Demultiplexador de 1-Para-8 Linhas 74HLS138

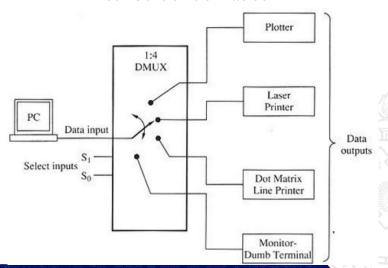








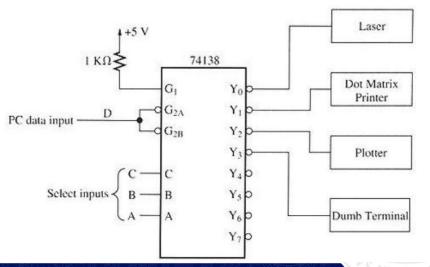
Distribuidor de Dados







Distribuidor de Dados







Desvantagens

- Pode acontecer perda de largura de banda.
- Devido à sincronização dos sinais, podem ocorrer atrasos.





Vantagens

- É usado para dividir os sinais mútuos de volta em fluxos separados.
- A função do Demux é totalmente oposta à do MUX.
- A transmissão de sinais de áudio ou vídeo precisa de uma combinação de Mux e Demux.
- Demux é usado como um decodificador dentro dos sistemas de segurança dos setores bancários.
- A eficiência do sistema de comunicação pode ser aumentada através da combinação de Mux e Demux.





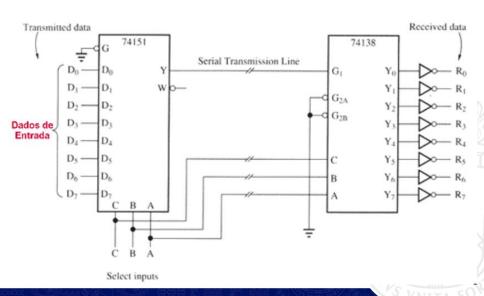
Multiplexação/Demultiplexação

Em conjunto com multiplexador, o demultiplexador pode ser usado para transmitir os sinais de várias fontes de dados sobre uma única linha de transmissão.





Multiplexação/Demultiplexação







Questão 1

Faça um circuito com: três entradas: D0, D1, S0

uma saída: Y

tal que Y = Di se S0 = i.





Questão 1

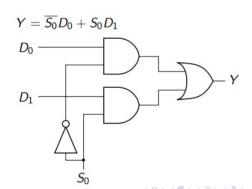
Faça um circuito com:

três entradas: D0, D1, S0

uma saída: Y

Tabela verdade:

D_0	D_1	S_0	Y
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1







Questão 2

Faça um circuito com:

seis entradas: D0, D1, D2, D3, S0, S1

uma saída: Y

tal que Y = Di se (S1S0)2 = i.







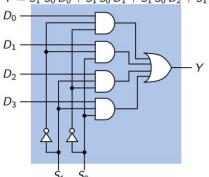
Questão 2

Faça um circuito com:

seis entradas: D0, D1, D2, D3, S0, S1

uma saída: Y

tal que $y = \overline{S_1} \, \overline{S_0} \, D_0 + \overline{S_1} \, S_0 \, D_1 + S_1 \, \overline{S_0} \, D_2 + S_1 \, S_0 \, D_3$





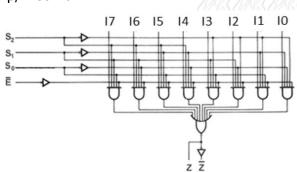




Questão 3

Identifique do que se trata o circuito abaixo:

- (A) MUX 4:1
- (B) DEMUX 1:8
- (C) Codificador Decimal p/ Binário
- (D) Decodificador BCD p/ Disp. de 7 segmentos
- (E) Decodificador Binário p/ Decimal
- (F) MUX 8:1



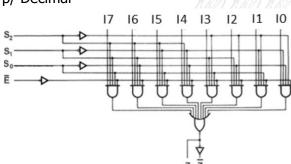




Questão 3

Identifique do que se trata o circuito abaixo:

- (A) MUX 4:1
- (B) DEMUX 1:8
- (C) Codificador Decimal p/ Binário
- (D) Decodificador BCD p/ Disp. de 7 segmentos
- Decodificador Binário p/ Decimal
- (F) MUX 8:1







Questão 4

Esquematize o bloco de um multiplex para executar a expressão: $L = A \oplus B \oplus C$.







Questão 5

Utilizando o bloco de um multiplex, elabore o circuito que executa a tabela abaixo:

Α	В	C	S
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0





Ouestão 6

Construa um demux 1x8 utilizando apenas blocos lógicos demux 1x4. (são necessários 2 demux 1x4)







Questão 7
Construa o circuito demux de acordo com a tabela abaixo

de S	ódigo ELE(SAÍD	AS			
82	81	S ₀	07	06	05	04	O ₃	O_2	01	00
0	0	0	0	0	0	0	0	0	0	I
0	0	1	0	0	0	0	0	0	1	0
0	1	0	0	0	0	0	0	I	0	0
0	1	1	0	0	0	0	I	0	0	0
1	0	0	0	0	0	1	0	0	0	0
1	0	1	0	0	I	0	0	0	0	0
1	1	0	0	1	0	0	0	0	0	0
1	1	1	I	0	0	0	0	0	0	0

obs.I e a entrada de dados







REFERÊNCIAS

LIMA, T. MUX - Multiplexador. Disponível em: https://embarcados.com.br/mux/ >. Multiplexador e demultiplexador - Aula 8 - ED - Mundo Projetado. Disponível em: https://mundoprojetado.com.br/multiplexador-e-demultiplexador-aula-8-ed/ >.
MUX/DEMUX Multiplexador e demultiplexador tipos e suas diferenças.
Disponível em:
https://gammak.com.br/multiplexador-e-demultiplexador-tipos-e-suas-diferencas/
>.
Multiplexadores. Disponível em:
https://eaulas.usp.br/portal/video.action?idItem=7419#:~:text=A%20principal%20
utiliza%C3%A7%C3%A3o%20dos%20multiplexadores>.
[CIRCUITOS DIGITAIS] Aula 43 - Multiplexadores. Disponível em:
https://www.youtube.com/watch?v=e70pe-Cdtfc >. Acesso em: 14 out. 2023.
[CIRCUITOS DIGITAIS] Aula 44 - Associação de Multiplexadores. Disponível em:
https://www.youtube.com/watch?v=X8IHW9yfr30 >. Acesso em: 14 out. 2023.
[CIRCUITOS DIGITAIS] Aula 48 - Demultiplexadores. Disponível em:
https://www.youtube.com/watch?v=Jmw40il003A&t=97s >. Acesso em: 14 out.
2023.







Exercícios - Simulações do logisim

Entrar com email institucional

