

Système L.M.D.

Année Académique : 2024-2025

label CAMES

CERTIFIEE ISO 9001: 2008

Filière: RIT1-SIL1

Akpakpa / COT Durée : 01 H 30mn

Examen final de LOGIQUE COMBINATOIRE

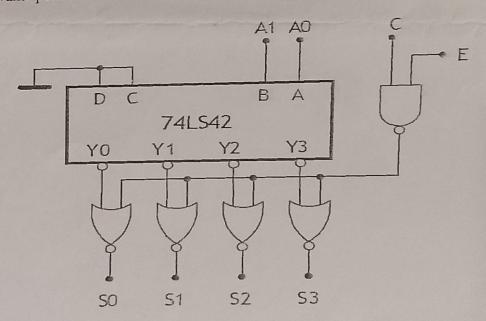
EXERCICE Nº 1

Réaliser à l'aide d'un multiplexeur la fonction logique suivante :

$$F(A, B, C) = \overline{B} + \overline{A}\overline{C} + A\overline{B}\overline{C}$$

EXERCICE Nº 2

L'étude suivante permettra de déterminer le rôle du circuit logique du schéma suivant :



Le circuit intégré 74LS42 est un décodeur 1 parmi 10 qui est utilisé uniquement comme un décodeur 1 parmi 4 :

- 1) C = 0. Donner l'état direct de S0, S1, S2 et S3;
- 2) C = 1:
 - a. compléter la table de vérité suivante :

C	Al	A0	S0	S1	S2	S3
1			. 1	0	0	0
1				1	0	0
1				0	4	0
1	The Parties		0	100		do to

- b. Donner alors l'expression de S0, S1, S2 et S3 en fonction de C, A1, A0 et E.
- 3) Quelle est alors la fonction de l'ensemble du circuit ?

EXERCICE N°3

- 1) Effectuer en hexadécimal l'addition des deux nombres hexadécimaux (439B)₁₆ et (7AEC)₁₆
- 2) Effectuer en octal la multiplication des deux nombres octaux (65)8 et (72)8