

### Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

# «Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

### ФАКУЛЬТЕТ ИНФОРМАТИКА И СИСТЕМЫ УПРАВЛЕНИЯ

КАФЕДРА КОМПЬЮТЕРНЫЕ СИСТЕМЫ И СЕТИ (ИУ6)

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.04 Программная инженерия

## ОТЧЕТ

по лабораторнои работе № 1			
Название:	Проектирование сис	тем на кристалле на о	снове ПЛИС
Дисциплина	: Архитектура ЭВМ		
Студент	<u>ИУ7-55Б</u> (Группа)	(Подпись, дата)	А.П. Бугаенко (И.О. Фамилия)
Преподавател	Ь	(Полпись, дата)	С.В. Ибрагимог (И.О. Фамилия)

Цель работы - Изучение основ построения микропроцессорных систем на ПЛИС. В ходе работы студенты ознакомятся с принципами построения систем на кристалле (СНК) на основе ПЛИС, получат навыки проектирования СНК в САПР Altera Quartus II, выполнят проектирование и верификацию системы с использованием отладочного комплекта Altera DE1Board.

#### Теоретическая часть

Система на кристалле (SoC, CHK) — это функционально законченная электронная вычислительная система, состоящая из одного или нескольких микропроцессорных модулей, а также системных и периферийных контроллеров, выполненная на одном кристалле.

Проектирование СНК на основе ПЛИС разделяют на два этапа: проектирование аппаратного обеспечения и проектирование программного обеспечения. При правильной постановке процесса проектирования, данные этапы могут выполняться параллельно. Проектирование аппаратного обеспечения СНК является наиболее трудоемкой процедурой.

Система на кристалле состоит из следующих блоков:

- Микропроцессорное ядро Nios II/е выполняет функции управления системой.
- Внутренняя оперативная память СНК, используемая для хранения программы управления и данных.
- Системная шина Avalon обеспечивает связность всех компонентов системы.
- Блок синхронизации и сброса обеспечивает обработку входных сигналов сброса и синхронизации и распределение их в системе. Внутренний сигнал сброса синхронизирован и имеет необходимую для системы длительность.
- Блок идентификации версии проекта обеспечивает хранение и выдачу уникального идентификатора версии, который используется программой управления при инициализации системы.
- Контроллер UART обеспечивает прием и передачу информации по интерфейсу RS232.

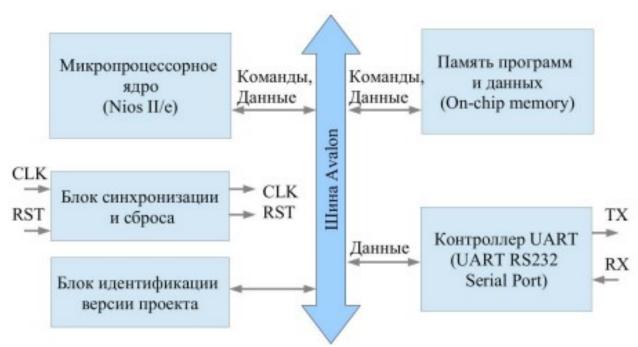


Рис 1. Функциональная схема разрабатываемой системы на кристалле.

#### Практическая часть

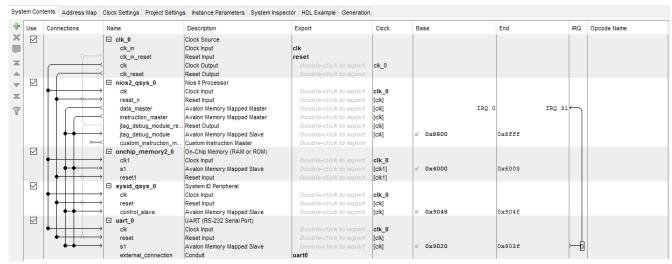


Рис 2. Готовый модуль в системе проектирования на кристалле Altera Qsys

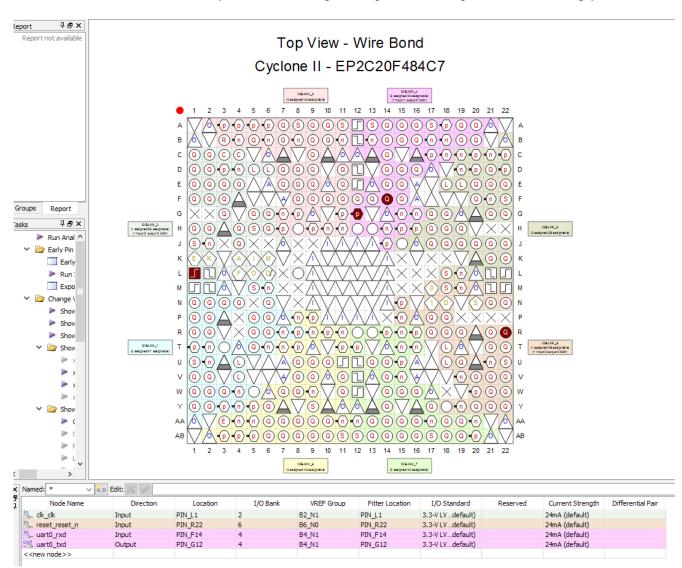


Рис 3. Спроектированное СНК и таблица распределения адресов модулей на схеме в кристалле

```
_ _
📵 hello_world_small.c 🖾
                                                                                                                   Only supports %s, %x, and %c ( < 1 KDVte)
                                                alt_printf
                                               alt_printr Only supports so, sa, and so a land so a land
                                                                                                               Note this function doesn't add a newline.
                                                                                                            Smaller overhead than putchar with direct drivers
                                             alt putchar
                                                                                                            Smaller overhead than getchar with direct drivers
                                              alt_getchar
          #include "sys/alt_stdio.h"
          #include "system.h"
          #include "altera_avalon_sysid_qsys.h"
          #include "altera_avalon_sysid_qsys_regs.h"
                         unsigned int id = IORD_ALTERA_AVALON_SYSID_QSYS_ID(SYSID_QSYS_0_BASE);
                         alt_printf("System id %x\n", id);
                         char ch;
                         alt_putstr("All of your base are belong to us\n");
                              /* Event loop never exits. */
                             while (1) {
                                         ch=alt getchar();
                                            alt_putchar(ch);
                              return 0:
```

Puc 4. Код программного проекта Nios II Software Build Tools for Eclipsce



Puc 5. Результаты тестирования PsoC на отладочной плате

# Вывод

В ходе данной работы я был ознакомлен с принципами построения систем на кристалле (СНК) на основе ПЛИС, получил навыки проектирования СНК в САПР Altera Quartus II, и выполнил проектирование и верификацию системы с использованием отладочного комплекта Altera DE1Board.