

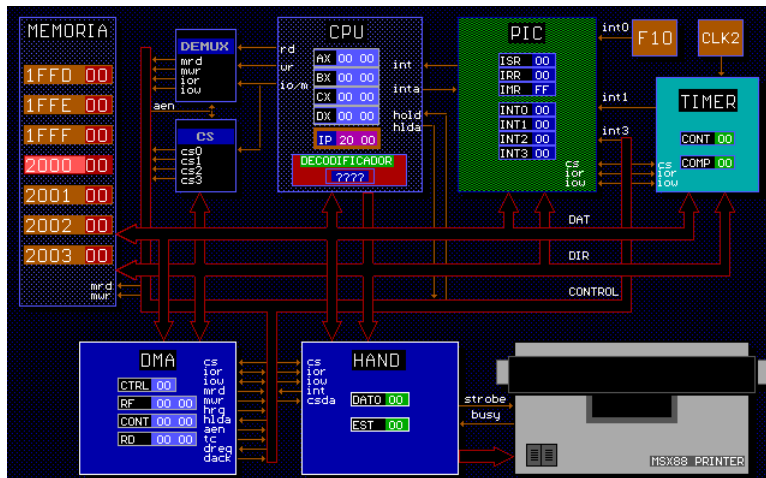
Practica 3 - Parte 4 - Anexo CDMA

1 de octubre de 2024

- ¿Que es DMA?
- Nos permite realizar transferencias de datos de 8 bits memoria-memoria, memoria-periférico o periférico-memoria.
- Por ser una transferencia DMA la CPU no interviene, pero si debe cederle el bus al CDMA.
- En el simulador hay que utilizar la Configuración 3 (c3).

- El simulador posee un solo canal DMA
- Puede realizar transferencias en dos modos diferentes:
 - Modo Bloque: Se enviará el bloque completo una vez iniciada la transferencia
 - Modo Bajo demanda: del periférico al que se encuentre conectado
- Cuando el CDMA termina de realizar la transferencia genera una interrupción.
- El CDMA está conectado a la línea de interrupción 3 del PIC.

Conexión



El controlador de DMA posee los siguientes registros

- *CTRL*: Un registro de control que nos permite configurar el funcionamiento del CDMA
- *RF*: Registro de direcciones fuente.
 - En transferencias memoria-periferico o periferico-memoria, indica la memoria de donde leer o a donde escribir.
 - En transferencias memoria-memoria, es la posición de memoria de los datos a copiar.
- *RD*: Registro de direcciones destino.
 - Solo tiene sentido si es memoria-memoria.
- *CONT*: Registro Contador. Indica el número de bytes a transferir
- *ARRANQUE*: Registro de Arranque. Accediendo a este registro, se inicia la transferencia.



- El formato del registro *CTRL* depende si lo estamos leyendo o escribiendo.
- En lectura
 - *STOP*:
 - 0: Transferencia en Curso
 - 1: Transferencia detenida por la CPU
 - *TC*: Terminal Count
 - 0: Transferencia no finalizada
 - 1: Transferencia ya finalizada

- En escritura
 - *STOP*:
 - 0: No tiene sentido
 - 1: Detener momentaneamente la transferencia en curso
 - *TT*: Tipo de Transferencia
 - 0: Transferencia Periferico-Memoria o Memoria-Periferico
 - 1: Transferencia Memoria-Memoria
 - *ST*: Sentido de la Transferencia (solo $TT=0$)
 - 0: Sentido Periférico-Memoria
 - 1: Sentido Memoria-Periferico
 - *MT*: Modo de Transferencia
 - 0: Por demanda
 - 1: Por Bloques

- Los registros se ubican a partir de la dirección 50h
 - *RF*: es de 16 bits
 - *RFL*: 050h - parte baja de *RF*
 - *RFH*: 051h - parte alta de *RF*
 - *CONT*: es de 16 bits
 - *CONTL*: 052h - parte baja de *CONT*
 - *CONTH*: 053h - parte alta de *CONT*
 - *RD*: es de 16 bits
 - *RDL*: 054h - parte baja de *RD*
 - *RDH*: 055h - parte alta de *RD*
 - *CTRL*: 056h
 - *ARRANQUE*: 057h

¿Cómo lo usamos?

- Demasiadas opciones, demasiadas configuraciones...
- Veamos para que lo vamos a utilizar en el simulador...
 - Para copiar una parte de la memoria a otra posición
 - Para mandar caracteres a la impresora a través del HAND-SHAKE

Memoria-Memoria

- Configuramos el registro de Control
 - Tipo Transferencia: Memoria-Memoria
 - Modo Transferencia: Bloques
- Configuramos el registro *RF* con la posición origen de la memoria
- Configuramos el registro *RD* con la posición destino de la memoria
- Configuramos el registro *CANT* con la cantidad de bytes a transferir
- Configuramos el PIC y un manejador de interrupción para saber cuando la transferencia terminó.
- Acceder al registro *ARRANQUE* para iniciar la transferencia

Ejemplo Memoria-Memoria

Veamos el ejercicio 1 del anexo de la práctica 3

- Configuramos el registro de Control
 - Tipo Transferencia: Memoria-Periferico
 - Sentido Transferencia: Memoria-Periferico
 - Modo Transferencia: bajo demanda
- Configuramos el registro *RF* con la posición origen de la memoria
- Configuramos el registro *CANT* con la cantidad de bytes a transferir
- Configuramos el PIC y un manejador de interrupción para saber cuando la transferencia terminó.
- Habilitamos el uso de interrupciones del HAND-SHAKE (conectado al CDMA)
- Acceder al registro *ARRANQUE* para iniciar la transferencia

Veamos el ejercicio 2 del anexo de la práctica 3