Set de instrucciones del simulador VonSim

Instrucciones de transferencias de datos								
Instrucción	Comentario		Flags					
	Comentario	CF	ZF	SF	ΙF	0F	Obs.	
MOV dest, fuente	Copia fuente en dest	_	_	_	_	_	1	
PUSH fuente	Carga fuente en el tope de la pila	_	_	_	_	-	2	
POP dest	Desapila el tope de la pila y lo carga en dest	_	_	_	_	_	2	
PUSHF	Apila FLAGS	X	X	X	X	X		
POPF	Desapila FLAGS	X	X	X	X	X		
IN dest, fuente	Carga el valor en el puerto fuente en dest	_	_	_	_	-	3	
OUT dest, fuente	Carga en el puerto dest el valor en fuente	_	_	_	_	_	4	

Instrucciones aritméticas								
Instrucción Comentario	Community to	Flags					Obs.	
	Comentario	CF	ZF	SF	IF	0F	Obs.	
ADD dest, fuente	Suma fuente a dest	X	X	X	1	X	1	
ADC dest, fuente	Suma fuente y CF a dest	X	X	X	1	X	1	
SUB dest, fuente	Resta fuente a dest	X	X	X	_	X	1	
SBB dest, fuente	Resta fuente y CF a dest	X	X	X	_	X	1	
CMP dest, fuente	Compara fuente con dest	X	X	X	-	X	1	
NEG dest	Negativo (Ca2) de dest	X	X	X	_	X	5	
INC dest	Incrementa dest	X	X	X		X	5	
DEC dest	Decrementa dest	X	X	X	_	X	5	

	Instrucciones lógicas									
Instrucción			Comentario		Flags					
mstr	uccion Comentario		CF	ZF	SF	IF	OF	Obs.		
AND	dest,	fuente	Operación dest AND fuente bit a bit	0	X	X	_	0	1	
OR	dest,	fuente	Operación dest OR fuente bit a bit	0	X	X	_	0	1	
XOR	dest,	fuente	Operación dest XOR fuente bit a bit	0	X	X	_	0	1	
TEST	dest,	fuente	Operación dest AND fuente bit a bit, solo flags	0	X	X	_	0	1	
NOT	dest		Operación NOT dest bit a bit	0	X	X	_	0	5	

Instrucciones de manejo de interrupciones									
Instrucción	Comentario		Obs.						
	Comentario	CF ZF SF IF	0F	Obs.					
INT N	Ejecuta la interrupción por software N	_	_	_	0	-			
IRET	Retorna de la rutina de interrupción	X	X	X	X	X			
CLI	Inhabilita interrupciones enmascarables	X	X	X	0	X			
STI	Habilita interrupciones enmascarables	X	X	X	1	X			

	Instrucciones de transferencia de control							
Instrucción	Comentario		Obs.					
	Comentario	CF ZF SF IF	OF	Obs.				
CALL etiqueta	Llama a subrutina cuyo inicio es etiqueta	_	_	_	_	_		
RET	Retorna de la subrutina	_	ı	_	I	_		
JC etiqueta	Salta a etiqueta si $CF = 1$	_	_	_	_	_		
JNC etiqueta	Salta a etiqueta si CF = 0	_	_	_	_	_		
JZ etiqueta	Salta a etiqueta si ZF = 1	_	_	_	_	_		
JNZ etiqueta	Salta a etiqueta si ZF = 0	_		_		_		
JS etiqueta	Salta a etiqueta si SF $= 1$	_	_	_	_	_		
JNS etiqueta	Salta a etiqueta si SF = 0	_	_	_	_	_		
JO etiqueta	Salta a etiqueta si $0F = 1$	_	_	_	_	_		
JNO etiqueta	Salta a etiqueta si OF = 0	_	_	_	_	_		
JMP etiqueta	Salta incondicionalmente a etiqueta	_	_	_	_	_		

	Instrucciones de control						
Instrucción	Comentario	Flags				Obs.	
	Comentario	CF	ZF	SF	IF	OF	UDS.
NOP	No hace nada	_	_	_	_	_	
HLT	Detiene la ejecución	_	I	_	_	_	

1. Las posibilidades para dest, fuente son:

registro, registro; registro, dirección de memoria; registro, inmediato; dirección de memoria, registro; dirección de memoria, inmediato.

La dirección de memoria puede ser una etiqueta (direccionamiento directo) o [BX], siendo este una dirección de memoria (direccionamiento indirecto). También puede ser un direccionamiento indirecto con desplazamiento de la forma [BX+desp].

- 2. dest y fuente solo pueden ser registros de 16 bits.
- 3. Las posibilidades para dest, fuente son:
 - AL, puerto;
 - AX, puerto;
 - AL, DX;
 - AX, DX.

puerto debe ser un operando inmediato entre 0 y 255.

- 4. Las posibilidades para dest, fuente son:
 - · puerto, AL;
 - puerto, AX;
 - DX, AL;
 - DX, AX.

puerto debe ser un operando inmediato entre 0 y 255.

5. dest solo puede ser una dirección de memoria o un registro. La dirección de memoria puede ser una etiqueta (direccionamiento directo) o [BX], siendo este una dirección de memoria (direccionamiento indirecto). También puede ser un direccionamiento indirecto con desplazamiento de la forma [BX+desp].