Insper

Introdução a Assembly I: funções

Igor Montagner

Neste handout vamos trabalhar pela primeira vez na tradução reversa de programas em Assembly para C. Nas últimas aulas vimos as instruções [mov] e [lea] e na aula de hoje vimos uma grande tabela com as instruções aritméticas ([add], [sub], [mul], [div], etc).

Como em todas as aulas, veremos hoje um detalhe a mais sobre arquitetura x64: chamadas de funções e argumentos.

Parte 0 - funções:

Em x64 os argumentos das funções são passados nos registradores e o valor de retorno é colocado também em um registrador.

- 1. **Argumentos inteiros ou ponteiros** são passados nos registradores [%rdi], [%rsi], [%rdx], [%rcx], [%r8 e [%r9] (nesta ordem).
- 2. **Argumentos ponto flutuante** são passados nos registradores | %xmm0 | até | %xmm7 |
- 3. Valores de retorno inteiros ou ponteiros são colocados no registrador \(\mathbb{/}\rm rax \).
- 4. Valores de retorno ponto flutuante são colocados no registrador | %xmm0 |.

Para chamar funções usamos a instrução call seguido do endereço de memória da função. O gdb cria um "apelido" para estes endereços de memória usando o nome original da função no arquivo .c. Assim, estas instruções são mostradas, normalmente, como call func1, por exemplo. Note que antes de cada call devemos preencher os argumentos nos registradores corretos.

Para retornar usamos a instrução [ret]. Ela é equivalente ao comando [return] de C e devolverá o valor armazenado no [return] (ou [return] para ponto flutuante).



Figure 1: Registradores de 64 e 32 bits

Não se esqueça da equivalência entre o tamanhos dos registradores e os tipos inteiros em C. Um resumo gráfico pode ser visto nas figuras 1 e 2.

1. 64 bits (\(\mathbb{%}\)rax, \(\mathbb{%}\)rdi e outros que começam com \(\mathbb{r}\)): (\(\mathbb{u}\)nsigned) \(\mathbb{long}\) ou ponteiro;

Histórico: registradores IA32 %ax %al %cl counter %ecx general purpos data %edx %ebx %bx %bl %esi %si destination %edi %di %esp gz.g pointer base %ebp ad% pointer 16-bit virtual registers Insper

Figure 2: Registradores de 32, 16 e 8 bits

- 2. 32 bits (<code>%eax</code>, <code>%edi</code> e outros que começa com <code>e</code> e os que terminam em <code>d</code> como <code>r10d</code>): <code>int</code> ou <code>unsigned int</code>;
- 3. 16 bits (\%\ax\), \%\di\ e outros com duas letras somente terminando em \(\xi\)): \(\short\) ou \(\text{unsigned short}\)
 4. 8 bits (\%\all\), \%\all\) e outros com duas letras terminando em \(\hat{h}\) ou \(\frac{1}{1}\)): \(\text{char}\) ou \(\text{unsigned char}\).

Vamos agora praticar fazendo a tradução de funções que fazem aritmética simples entre inteiros (usando ou não ponteiros). O exemplo abaixo mostra todas as etapas que precisamos seguir para fazer a tradução Assembly -> C.

Exemplo: dado o código Assembly abaixo, faça sua tradução para $\mathcal C$

0000000000000000 <misterio1>:

0: 48 01 f7 add %rsi,%rdi

3: 48 8d 04 57 lea (%rdi,%rdx,2),%rax

7: c3 retq

Assinatura da função

Vamos começar pela assinatura da função. É sempre útil identificar quais registradores são lidos antes de serem escritos. Isso nos ajuda a entender se um registrador é um argumento da função ou se ele é apenas usado como variável local. Faremos isso escrevendo todos os registradores que podem ser argumentos em ordem e vendo se são lidos ou escritos primeiro:

- | %rdi lido primeiro (add faz a operação +=)
- <u>%rsi</u> lido primeiro (no lado esquerdo do <u>add</u>)
- <a>%rdx lido primeiro (no lado esquerdo do <a>lea)
- | %rcx | não usado
- |%r8| não usado
- | %r9 | não usado

Logo, os registradores [%rdi], [%rsi] e [%rdx] são argumentos da função. Consultando o box de arquitetura de computadores, vemos que a função recebe três argumentos do tipo [long] (pois usa os registradores de 64 bits).

Note que o resultado das computações é guardado em <code>%rax</code>, que guarda sempre o retorno da função. Por usar a porção de 64 bits do registrador, o tipo de retorno também é <code>long</code>. A assinatura da função é, portanto

long misterio1(long a, long b, long c);

Ponteiros também usam os registradores de 64 bits. Porém, olhando rapidamente o código notamos que não há nenhum acesso a memória. Logo, se trata realmente de long.

O código

Vamos agora para o código. Nossa primeira estratégia é atribuir um nome para cada registrador. Os três registradores de argumentos já receberam os nomes a, b e c. Para deixar explícito o papel do %rax vamos nomeá-lo de retval.

A primeira instrução add %rsi, %rdi realiza a adição dos dois registradores e armazena em %rdi. Logo, sua tradução direta seria:

```
a += b;
```

A instrução lea (%rdi, %rdx, 2), %rax é usada tanto para calcular endereços de memória quanto para aritmética simples. Vemos que é o segundo caso pois, no código seguinte, não acessamos a memória com o valor calculado. Logo, podemos traduzir este trecho como

```
retval = a + 2 * c;
Logo após temos o ret, que é traduzido como
return retval;
Logo, nossa função é traduzida como
long misterio1(long a, long b, long c){
    long retval;
    a += b;
    retval = a + 2*c;
    return retval;
}
Finalmente, podemos deixar nosso código legível e escrevê-lo como
long misterio1(long a, long b, long c){
    return a + b + 2*c;
}
Você pode verificar o código original no arquivo exemplo1.c.
```

O processo acima pode ser formalizado no seguinte algoritmo:

- 1. Identifique quantos argumentos a função recebe
- 2. Identifique os tipos de cada argumento (pode ser necessário olhar o código assembly da função)
- 3. Dê um nome para cada registrador. Se um mesmo registrador é usado com tamanhos diferentes ("%rdi e "%edi são usados no código), dê um nome diferente para cada tamanho.
- 4. Faça a tradução de cada instrução separadamente.
- 6. O código gerado costuma ser ilegível. Refatore-o para melhorar sua legibilidade.

Dicas:

- A instrução lea pode ser usada tanto para aritmética quanto para cálculo de endereços. Para tirar a dúvida basta olhar se as próximas instruções fazem acesso à memória com o endereço calculado ou apenas usam o valor diretamente (aritmética).
- Os registradores de tamanhos menores são virtuais. Quanto escrevo em %ax estou escrevendo nos 16 bits menos significativos de %rax e de %eax também.
- Muitas instruções com operadores de 32 bits zeram os 32 bits superiores. Assim, vemos por exemplo a instrução mov \$0, %eax sendo usada para zerar um long. Nesses casos é necessário verificar se a função continua usando %eax (é int mesmo) ou se ela magicamente passa a usar %rax (o tipo era long).

Parte 1 - engenharia reversa

Vamos agora exercitar. Cada exercício faz um cálculo diferente. Se houver alguma instrução desconhecida, pesquise-a no google para encontrar seu significado. Normalmente algo como "asm x64 instruction" + a instrução desconhecida dá respostas corretas.

Usaremos o gdb para abrir os arquivos o nesta aula. Este tipo de arquivo contém funções compiladas, mas não é um executável completo por não ter uma função main.

Exercício 1: O código abaixo foi retirado do arquivo ex1.o. Faça sua tradução para C.

0000000000000000 <ex1>:

0: 89 f8 mov %edi,%eax 2: 29 f0 sub %esi,%eax

4: c3 retq

Sua solução:

Exercício 2: Use o gdb para listar as funções definidas em ex2.o e escreva-as abaixo.

Faça a tradução desta função para C.

0000	00000000000 <ex3>:</ex3>						
0:	8b 06	mov	(%rsi),%eax				
2:	Of af cO	imul	%eax,%eax				
5: 7:	89 07 c3	mov	%eax,(%rdi)				
		retq					
1.	O quê faz a instrução imul]?					
2.	Traduza esta função para <i>C</i> . dos variáveis inteiras.	Fique at	tento ao tamanho dos registradores usados para identificar o tamanho				
Ante	s de prosseguir, valide suas se	oluções d	la seção anterior com o professor.				
Vamos agora trabalhar com executáveis "completos". Vamos analisar não somente o código das funções mas também sua chamada.							
Exe	ccício 4: Neste exercício var	mos anal	lisar o executável ex4. Use o gdb neste arquivo e cole abaixo o				
conteúdo das funções main e ex4.							
			ain. As intruções acima do call colocam os argumentos nos lugares aentos a função recebe? Quais são seus valores?				
Trad	uza a função ex4 para <i>C</i> .						

Exercício 3: A função abaixo foi obtida de ex3.o.

Parte 2 - extra



Este exercício é avançado e necessita de pesquisa para ser realizado. Faça-o somente após validar suas soluções dos anteriores com os professores.

Exercício 5: Neste exercício vamos nos aprofundar no uso de ponteiros. Vimos no exercício 3 um exemplo de função que armazenava um valor calculado em um ponteiro. Agora veremos um exemplo completo que inclui a chamada de uma função recebendo um endereço.

O trecho abaixo copia os argumentos para os registradores corretos e chama a função.

60b:	48 8d 4c 24 08	lea	0x8(%rsp),%rcx
610:	48 8d 54 24 0c	lea	0xc(%rsp),%rdx
615:	be 03 00 00 00	mov	\$0x3,%esi
61a:	bf 0a 00 00 00	mov	\$0xa,%edi
61f:	e8 d6 ff ff ff	callq	5fa <ex5></ex5>

Identifique a partir dos tipos de dados colocados nos registradores qual o tipo dos argumentos da função.

Qual são os endereços passados para a função ex5? Eles são passados em quais registradores?

Vamos agora ao código de ex5:

0000000000005fa <ex5>:

5fa:	89 f8	mov	%edi,%eax
5fc:	48 89 d7	mov	%rdx,%rdi
5ff:	99	cltd	
600:	f7 fe	idiv	%esi
602:	89 07	mov	%eax,(%rdi)
604:	89 11	mov	%edx,(%rcx)
606:	c3	retq	

- 1. Como a instrução idiv funciona? Em quais registradores ela posiciona seu resultado? Em quais registradores ela espera a entrada?
- 2. O quê faz a instrução cltd? Por quê ela é necessária?
- 3. Faça a tradução de | ex5 | para C.