

Sistema de Rega

Grupo 1, Turno 5ªfeira 12h00 – 14h00 Tomás Nave, a22208623 André Jesus, a22207061

Arquitetura de Computadores | LEI | 23/03/2023

Índice www.ulusofona.pt

Introdução	3
Descrição do problema	4
Fluxograma	[
Tabela de Transições	7
Implementação	🤉
Conclusões	.13

Introdução

Parte 1 - Microprocessador rudimentar

Com este trabalho pretendiamos desenvolver um automatismo de um sistema de rega tendo em atenção a fatores de avaria de sensores, avaria de mecanismos como a válvula do sistema e a outros fatores terçeiros ao sistema.

Para realizarmos este projeto de automação tivemos que construir um fluxograma, que tivesse em conta todos os imprevistos, uma tabela de estados com base no fluxograma que tivesse todos os testes que foram realizados e por fim a programação das ROMS do circuito em logisim de acordo com os resultados obtidos.

Parte 2 - Microprocessador básico

Na segunda parte deste trabalho melhoramos o nosso automatismo passando de um microprocessador rudimentar para um microprocessador básico o que nos premitiu que retirássemos as limitações humanas que tinhamos ao utilizar um microprocessador rudimentar.

Parte 3 - Microcontrolador Comercial

Na terceira parte deste trabalho tivemos como objetivo codificar o nosso automatismo, ou seja codificar o nosso fluxograma que já tinhamos da parte um em PIC16F628A. Tivemos que aprender a trabalhar no MPLAB e a passar o nosso automatismo para assembly

Descrição do problema

O problema que pretendemos resolver com este trabalho é um sistema de rega automático. Neste sistema temos um deposito de água que possui dois sensores S1 e S2 estando o sensor S1 um metro abaixo de S2. Este tanque possui uma válvula que é aberta quando o sinal está a 1, e essa válvula possui logo abaixo um sensor SH2 que tem como objetivo detetar se está a sair água ou não.

O incio de toda esta automação é o sensor SH1 que tem como objetivo detetar se a horta está regada ou não, se o sensor estiver com o sinal a 1 quer dizer que a horta está regada, se estiver a 0 quer dizer que não está regada e que precisa de ser regada, ou seja vai dar inicio á automação.

Mas antes do inicio da automação existe um sensor SC que é o sensor que deteta se está a chover, ou seja se estiver a chover estando o SC a 1 o automatismo nao liga pois se está a chover não é preciso gastar água do tanque para regar as plantas.

Agora se a horta precisa de ser regada ou seja SH1 a 0, e se não está a chover ai sim começa o automatismo.

Para a horta ser regada o deposito precisa estar cheio pelo menos até á marca do s2 ou seja a marca do s2 é a quantidade de água que é preciso para uma rega. O deposito é abastecido atravez de um furo que possui um motor para puxar a água,

Este tem também um sensor MSA que indica se o furo tem água ou não. Ou seja no automatismo primeiro é verificado se o tanque tem água para uma rega ou seja se está na marca de s2, se assim estiver o automatismo continua sem o motor funcionar pois não é preciso abastecer o tanque para fazer uma rega.

Se o deposito estiver abaixo da marca de S2 ou seja se S2 estiver a 0 primeiro vai ser verificado se o furo tem água ou não através do sensor MSA:

- se o furo não tiver água o sistema alerta que não existe água no furo ou seja não vai ser possivel fazer a rega.

-se o furo tiver água o automatismo continua com o motor a trabalhar ou seja vai entrando água no deposito do furo e vai saindo ao mesmo tempo pela válvula pois vai estar a regar ao mesmo tempo.

Por fim estando o motor a trabalhar ou não é aberta a válvula essa válvula tem um sensor SH2 e um timer. Este timer tem programado já de origem o tempo que a água demora a chegar da válvula ao sensor pois esse tempo não é imediato.

Este timer T2 serve para distinguir se a válvula está estragada ou se é o sensor que está estragado, por outras palavras, se o SH2 estiver a 0 ou seja se o sensor da valvula nao tiver detetado água e o SH1 estiver a zero significa que o terreno não está regado e que a válvula está avariada(ST2-1|ST1-0|ST0-1), mas se SH1 estiver a 1 significa que a horta está regada e que o SH2 está avariado(ST2-1|ST1-1|ST0-0).

(Usámos ST2-1|ST1-1|ST0-0 para indicar que o sensor de humidade, SH2, está avariado)

OUTPUTS:

ST - Start timer

NC - Não usado

T2 - Timer2

M – Motor de tirar a água para o depósito

V – Válvula

ST2 ST1 ST0 - Status

INPUTS:

S1, S2 – Sensores de água no depósito

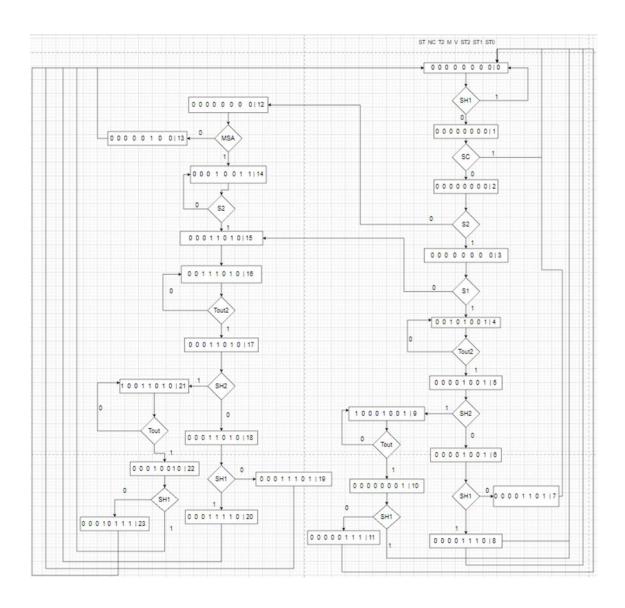
SH1, SH2 - Sensores de Humidade

MSA – Motor sem água no Furo

SC – Sensor de Chuva

TOUT, TOUT2 - Timerout

Fluxograma



Começamos o fluxograma com a verificação se a horta está ou não regada, se estiver SH1(1) não é necessário regar a horta, se não estiver regada, SH1(0), temos de verificar se está ou não a chover, se estiver SC(1), não é necessário regar a horta, se não estiver a chover, SC(0), é preciso.

Se S2(1) então significa que temos água necessária para fazer uma rega. Se S1(1) significa que o sistema de rega pode estar a trabalhar sem a ajuda do motor, pois não precisa de mais água no depósito, então ativamos um TOUT2 para que a água tenha tempo de chegar ao SH2, se SH2 se mantiver a 0, significa que algo correu mal, ou seja, ou a válvula está a avariada e não deixa passar a água, ou o SH2 está avariado, para isso temos de verificar se o terreno foi ou não regado, se tiver sido regado então o SH2 está avariado, se o terreno estiver seco então a válvula está a avariada.

Se SH2(1) então está a passar água por isso ativamos um TOUT para que dê tempo para a horta ficar regada, se ao fim do timer SH1(1) então a horta está regada, se SH(0) então houver uma falha grave e é necessário intervenção.

Voltando ao teste S2, se S2 estiver a 0 então temos que verificar se existe água no furo, através do sensor MSA, se não houver MSA(0) então não é possivel regar a horta, se MSA(1) então ligamos o motor e verificamos quando S2 fica ativo, quando estiver podemos começar a rega com o motor a trabalhar para que continue a puxar água para o depósito, de seguida efetuamos o mesmo processo já referido, ou seja ativamos um TOUT2 e quando este tiver terminado TOUT2(1) significa que a água já teve tempo suficiente para chegar ao SH2, se SH2 se mantiver a 0, significa que algo correu mal, ou seja, ou a válvula está a avariada e não deixa passar a água, ou o SH2 está avariado, para isso temos de verificar se o terreno foi ou não regado, se tiver sido regado então o SH2 está avariado, se o terreno estiver seco então a válvula está a avariada.

Se SH2(1) então está a passar água por isso ativamos um TOUT para que dê tempo para a horta ficar regada, se ao fim do timer SH1(1) então a horta está regada, se SH(0) então houver uma falha grave e é necessário intervenção.

Tabela de Transições

Estados	Teste	ES0	ES1	OUTS	
0	SH1	E1	E0	00000000	
1	SC	E2	E0	00000000	
2	S2	E12	E3	00000000	
3	S1	E15	E15 E4		
4	TOUT2	E4	E5	00101001	
5	SH2	E6	E9	00001001	
6	SH1	E7	E8	00001001	
7	XX	E0	E0	00001101	
8	XX	E0	E0	00001110	
9	MSA	E13	E13 E14		
10	XX	E0	EO EO		
11	S2	E14	E15	00010011	
12	XX	E16	E16	00011010	
13	TOUT2	E16	E17	00111010	
14	SH2	E18	E21	00011010	
15	SH1	E19	E20	00011010	
16	XX	E0	E0	00011101	
17	XX	E0	E0	00011110	
18	TOUT	E21	E22	10011010	
19	SH1	E23	E0	00010010	
20	XX	E0	E0	00010111	
21	TOUT	E9	E10	10001001	
22	SH1	E11	E0	00000001	
23	XX	EO	E0	00000111	

Por exemplo vamos ver o estado 5, realizando o teste SH2:

-se SH2 (estiver a 0) - Passa para o estado seguinte E6

-se SH2 (estiver a 1)- Passa para o estado seguinte E9

E o OUTS é o estado atual $(0\ 0\ 0\ 1\ 0\ 0\ 1)$, o 4 bite a 1 indicanos que a valvula está aberta e os ultimos 3 bites $(0\ 0\ 1)$ indicam nos que está a regar com o motor desligado

_

Implementação

Parte 1

O conteúdo que colocamos na ROM-ES foram todos os ES0 e ES1 por esta mesma ordem , na ROM-TST colocamos todos os testes efetuados, e por fim na ROM-OUT colocamos os respetivos OUTS.

Na nossa máquina implementamos dois timers,um relativo ao tempo a que a água demora a sair da Válvula até chegar ao Sensor de Humidade 2, e outro relativo ao tempo que demora o Sensor de Humidade 1 a detetar que a horta está regada.

ROM-ES:

Arquivo Editar Projeto	Simular Jan	ela Ajuda			
00 0100	0200 Oc03 OfO	4 0405 0609 0708 0000	0000 0d0e 0000 0e0f	1010 1011 1215 1314	
			0000 0000 0000 0000		
<i>20</i> 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
<i>30</i> 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
40 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
50 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
60 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
70 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
<i>80</i> 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
90 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
a0 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
<i>ይ</i> ወ 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
<i>€</i> 0 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
d0 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
e0 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	
<i>f0</i> 0000	0000 0000 000	0 0000 0000 0000 0000	0000 0000 0000 0000	0000 0000 0000 0000	

ROM-TST:

D Logisim: Editor hexadecimal × Arquivo Editar Projeto Simular Janela Ajuda 00 4 210 7340 0501 0734 10 0064 0640 0000 0000 20 0000 0000 0000 0000 *30* 0000 0000 0000 0000 40 0000 0000 0000 0000 50 0000 0000 0000 0000 60 0000 0000 0000 0000 70 0000 0000 0000 0000 *80* 0000 0000 0000 0000 90 0000 0000 0000 0000 a0 0000 0000 0000 0000 *b0* 0000 0000 0000 0000 c0 0000 0000 0000 0000 40 0000 0000 0000 0000 e0 0000 0000 0000 0000 f0 0000 0000 0000 0000

ROM-OUT:

Arquivo	Editar	Projeto	Simular	Janela	Ajuda					
				00 00	0 00 00	29 09 09 0d	0e 00 04 13	1a 3a 1a 1a		
				10 1d 1	e 9a 12	17 89 01 07	00 00 00 00	00 00 00 00		
				<i>20</i> 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				<i>30</i> 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				40 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				50 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				60 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				70 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				<i>80</i> 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				90 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				a0 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				<i>b0</i> 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				€D 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				d0 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				e0 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		
				<i>f0</i> 00 0	0 00 00	00 00 00 00	00 00 00 00	00 00 00 00		

Parte 2 - Microprocessador básico

Utilizando o fluxograma do Trabalho 1 e a sua respetiva tabela de estados , fizemos o preenchimento da ROM da Memoria do programa.

Como podemos ver nas tabelas abaixo a tabela da direira é a nossa tabela de estados do fluxograma.

A tabela da esquerda é a tabela que utiliza os valores da tabela do fluxograma e os coloca da estrutura necessaria para implementar na ROM do microprocessador básico.

Estrutura:

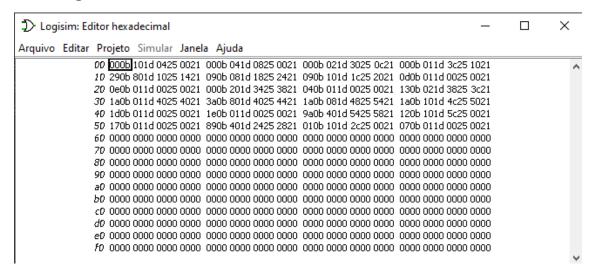
-Estado 0:

- Out hexadecimal do out
- Test hexadecimal do Test
- GOTOZ Estado seguinte a 0 (Hex)
- GOTO Estado seguinte a 1 (Hex)

A ROM memória vai ser preenchida de acordo com esta estrutura para cada estado, ou seja para cada estado vamos preencher 4 espaços da ROM.

0	0	00	OUT	vv0b	00	000Ь		Tabela do	Fluxogra	ma		
	1	01	TEST	vv1d	10	101d		Estado (dec)			TESTE (bit)	Out (hex)
	2	02	GOTOZ	vv25	04	0425		0	1	0	4	00
	3	03	GOTO	vv21	00	0021		1	2	0	2	00
1	4	04	OUT	vv0b	00	000b		2	12	3	1	00
	5	05	TEST	vv1d	04	041d		3	15	4	0	00
	6	06	GOTOZ	vv25	08	0825		4	4	5	7	29
	7	07	GOTO	vv21	00	0021		5	6	9	3	09
2	8	08	OUT	vv0b	00	000b		6	7	8	4	09
	9	09	TEST	vv1d	02	021d		7	0	0	0	Od
	10	0A	GOTOZ	vv25	30	3025		8	0	0	0	0e
	11	OB	GOTO	vv21	oc	0C21		9	13	14	5	00
3	12	OC	OUT	vv0b	00	000Ь		10	0	0	0	04
	13	0D	TEST	vv1d	01	011d		11	14	15	1	13
	14	0E	GOTOZ	vv25	3C	3C25		12	16	16	0	1a
	15	0F	GOTO	vv21	10	1021		13	16	17	7	3a
4	16	10	OUT	vv0b	29	290b		14	18	21	3	1a
	17	11	TEST	vv1d	80	801d		15	19	20	4	1a
	18	12	GOTOZ	vv25	10	1025		16	0	0	0	1d
	19	13	GOTO	vv21	14	1421		17	0	0	0	1e
5	20	14	OUT	vv0b	09	090b		18	21	22	6	9a
	21	15	TEST	vv1d	08	081d		19	23	0	4	12
	22	16	GOTOZ	vv25	18	1825		20	0	0	0	17
	23	17	GOTO	vv21	24	2421		21	9	10	6	89
6	24	18	OUT	vv0b	09	090Ь		22	11	0	4	01
	25	19	TEST	vv1d	10	101d		23	0	0	0	07
	26	1A	GOTOZ	vv25	1C	1C25		24	0	0	0	00
	27	1B	GOTO	vv21	20	2021		25	0	0	0	00
7	28	1C	OUT	vv0b	Od	0d0b		26	0	0	0	00
	29	1D	TEST	vv1d	01	011d		27	0	0	0	00
	30	1E	GOTOZ	vv25	00	0025		28	0	0	0	00
	31	1F	GOTO	vv21	00	0023		29	0	0	0	00
8	32	20	OUT	vv0b	0e	0e0b		30	0	0	0	00
	33	21	TEST	vv1d	01	011d		31	0	0	0	00
	34	22	GOTOZ	vv1u vv25	00	0025		31	. 0	0	U	00
	35	23	GOTO	vv25	00	0023		1) Fazer copy	de estuas	de felles '	UEV"	as fichaise
9	36	24	OUT	vv0b	00	000b		Ler o Fiche				
-	37	25	TEST	vv1d	20	201d		3) Atenção a				anid

MEM Programa:



Parte 3 - Microprocessador Comercial em Assembly

Codificamos o nosso fluxograma da parte 1 do trabalho em PIC16F628A, onde tivemos que fazer a implementação do nosso fluxograma em Assembly.

Para fazer a implementacao do fluxograma utilzamos a estrutura que está descrita na imagem apresentada á direita, de maneira a implementar-mos as varia mudanca de estados do nosso fluxograma.

Utilizamos:

PORTB: Para os INPUTS

S1 (BIT 0) S2 (BIT 1)

SC (BIT 2) SH1 (BIT 3)

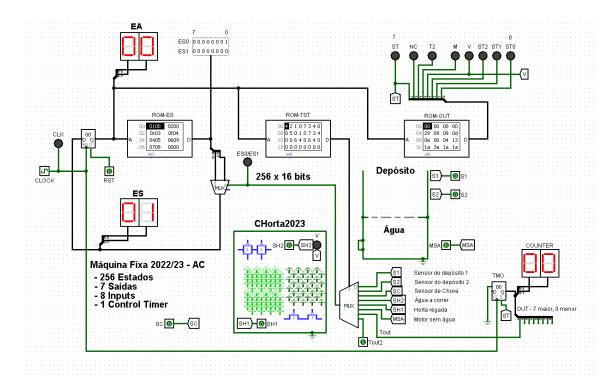
SH2 (BIT 4) MSA (BIT 5)

TOUT2 (BIT 7) TOUT (BIT 6)

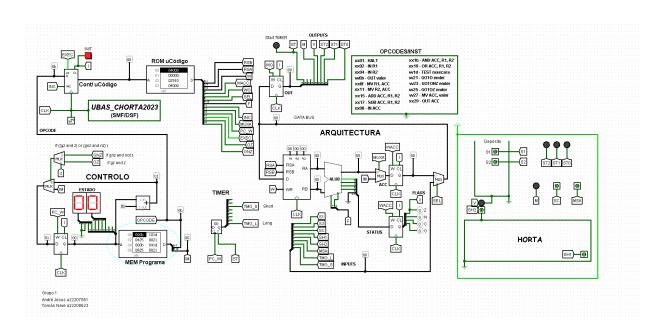
PORTA: Para os OUTPUTS

E0 movlw 0x45 movwf PORTB ; test bit 1 (do INPUT= PORTA) btfss PORTA, 1 goto E1 ES0 goto E0 ; ES1 E1 movlw 0x13 movwf PORTB ; test bit 0 (do INPUT= PORTA) btfss PORTA, 0 ; ES0 goto E2 goto E3 ES1 E2 movlw 0x0a movwf PORTB btfss PORTA, 3 test bit 3 (do INPUT= PORTA) goto E1 ES0 goto E0 ; ES1 movlw 0x00 ; no TESTE, go to next STATE movwf PORTB goto E3 ; fica para sempre neste estado

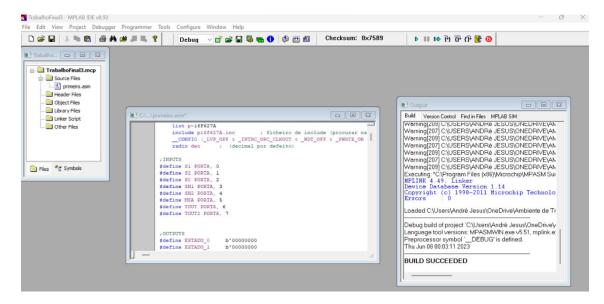
Parte 1 - Microprocessador Rudimentar



Parte 2 - Microprocessador Básico



Parte 3 - Microcontrolador Comercial



Link para descarregar a implementação no MPLAB:

https://drive.google.com/file/d/11SmLcqDPbqMibJALQR74JNQmJM6S-c0p/view?usp=drive_link

Desvantagens e Vantagens dos difrentes metodos de codificacao

	Vantagens	Desvantagens						
Máquina Fixa	Implementação mais simples Mais facil de entender por ser menos complexo	Tem muitas limitacoes pois precisa muito do ser humano para funcionar						
	A existencia de uma nova ROM para conseguirmos colocar os	Não tem a possiblidade de fazer rotinas						
Microprocessador Rudimentar	OPCODERS o que permitiu com que retirassemos as limitações humanas que tinhamos ao utilizar um microprocessador rudimentar	Se quisermos correr um segmento de código várias vezes em sítios diferentes no processador básic necessário ter a sequência de instruções repetidas na memó de programa, ocupando mais memoria						
Microcontrolador Comercial	A possiblidade da implementação de rotinas Tem mais memoria, pois possui um banco de registos que tem 4	Implementação mais dificil de entender devido á existencia de muitas operaçoes diferentes e instruções						
Wile be of the folder	RAMS dentro	Mais dificil de entender devido á linguagem Assembly						

Conclusões

A conclusão alcançada com este trabalho é que até um simples automatismo como um sistema de rega possui inumeras condicionantes como cadeias enormes de funções que precisam de outras funções para só assim poderem ser realizadas, como enumeros fatores de avaria onde temos que prevelos e preparar o sistema para qualquer se seja o problema ou acontecimento, ou seja chegamos á conclusão que quando falamos de automações mesmo sendo para fazer uma função tao simples como regar um campo agricola a automação que está por trás é muito mais complexo do que aparenta.

Parte 1 - Parte 2

O maior problema que sentimos durante a realização deste trabalho foi a implementação da automação no circuito no logisim devido a não estarmos totalmente confortáveis a trabalhar com ROMS.

Parte 3

O maior problema que sentimos durante a realização deste trabalho foi a implementação do timer em assembly e a dificuldade em compreender a linguagem assembly visto que ainda não temos muita prática na mesma.