

Circuitos e Sistemas Integrados - Relatório de Laboratório 6

André William Régis

February 17, 2022

A descrição do multiplexador de 4 para 1 em vhdL está localizado no arquivo lab6/rtl/mux4to1.vhd. Desenvolveu-se o script python lab6/sim/tb/mux4to1.py para gerar arquivos com todas as entradas possíveis e outro arquivo com as respectivas saídas esperadas na pasta lab6/sim/rtl/. O testbench foi modelado para ler do arquivo de entrada, que deve estar na mesma pasta onde será executado a simulação, e gerar outro arquivo de saída.

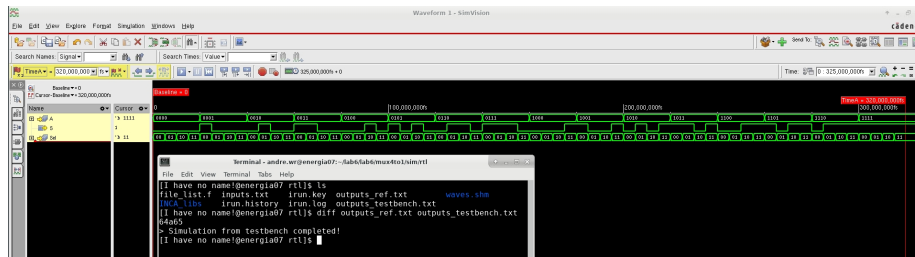


Figure 1: Testbench executado e diff das saídas

A simulação executada com irun demonstra todas as saídas corretamente e o comando diff executado no terminal entre a saída de referência e a do testbench apenas mostra a última linha diferente, pois contém a mensagem de simulação executada.