

ANDREA SUCRE GONZÁLEZ

El Hatillo, Caracas, Venezuela. 1086

+58 4126169746 • andresucre88@gmail.com

Nacida en Caracas el 21 de Noviembre de 1988

<https://ve.linkedin.com/in/andrea-sucre-gonzález-45296b77>



EDUCACIÓN

Doctorado en Ingeniería • Universidad Simón Bolívar, Sartenejas, Venezuela • Septiembre 2015-Presente

Maestría en Ingeniería Electrónica (Con Honores) • Universidad Simón Bolívar, Sartenejas, Venezuela • Abril 2013-Noviembre 2015

Índice académico: 5/5. Eficiencia: 1. Puesto de promoción: 1/106. Puesto en la Carrera: 1/4.

Ingeniero Electrónico (Cum Laude) • Universidad Simón Bolívar, Sartenejas, Venezuela • Septiembre 2007-Junio 2013

Índice académico: 4.4485/5. Puesto de promoción: 7 of 197. Puesto en la carrera: 4 of 19. Eficiencia: 1.

Cursos de relevancia especial: Arquitectura de computador, comunicaciones, sistemas de control, electrónica, laboratorio de proyectos, gerencia, algoritmos genéticos, telemedicina e introducción a la bioingeniería.

Programa de Intercambio de la Universidad Simón Bolívar • Karlsruher Institut für Technologie, Karlsruhe, Alemania • Septiembre 2011-Agosto 2012

Programa de intercambio de un año. Cursos: Técnicas de imágenes médicas, técnicas de mediciones biomédicas, medicina nuclear y sus técnicas de medición, sistemas superconductores y protección contra radiaciones (radiaciones ionizadas).

Bachiller en Ciencias • U. E. Academia Merici, Caracas, Venezuela • 2002-2007

Graduada de bachiller mención ciencias con honores: *Mejor promedio de promoción y Reconocimiento SERVIAM* por representar los valores de la Educación Ursulina.

EXPERIENCIA PROFESIONAL

Desarrollador web y mobile • Turpial Development • Noviembre 2016-Presente

Desarrollo de aplicaciones webs.

Desarrollador web • Mobile Media Hub • Noviembre 2016-Presente

Desarrollo de aplicaciones webs.

Ayudante de Investigación Nivel II • Universidad Simón Bolívar, Sartenejas, Venezuela • Septiembre 2015 – Presente

Actividades enmarcadas en el área de modelaje y extracción de parámetros de dispositivos electrónicos, especialmente celdas solares, transistores de efecto de campo por efecto túnel (TFET) y transistores de efecto de campo de inversión (MOSFET).

Consultor • Integra C.A. • Abril 2016-October 2016

Desarrollo de aplicaciones webs. Integración de Front-end/Middleware/Back-End. Diseño de Intefaz de Usuario.

Ayudante de Investigación Nivel I • Universidad Simón Bolívar, Sartenejas, Venezuela • Mayo 2013 – Septiembre 2015

Actividades enmarcadas en el área de modelaje y extracción de parámetros de dispositivos electrónicos, especialmente celdas solares, transistores de efecto de campo por tuneo (TFET) y transistores de efecto de campo de inversión (MOSFET).

Pasante • SKAT C.A., Las Mercedes, Caracas, Venezuela • Febrero 2013-Abril 2013

Realicé pruebas betas con base de datos, desarrollo de programa para propósitos médicos y clínicos, y documentación para el manual de usuario

EXPERIENCIA DOCENTE

Evaluadora del curso *R Programming* de Coursera •Universidad John Hopkins, Baltimore, USA • Julio 2016-Agosto 2016

Trabajé como mentora del curso *R Programming* evaluando los trabajos de los estudiantes.

Preparadora del curso Matemáticas VI •Universidad Simón Bolívar, Sartenejas, Venezuela • Abril 2010-Julio 2010

Trabajé como preparadora para el curso *Matemática VI*. El curso avanzado de matemática para ingenieros involucró una clase seminal para la resolución de problemas. El contenido del curso consta de cálculo vectorial, análisis vectorial, teoría de las curvas en el espacio R , teoremas de Green, Gauss y Stokes, y números complejos.

Preparadora del curso Matemáticas III •Universidad Simón Bolívar, Sartenejas, Venezuela • Abril 2009-Julio 2009

Trabajé como preparadora para el curso *Matemática III*. El curso básico de matemática para ingenieros involucró una clase seminal para la resolución de problemas. El contenido del curso consta de una introducción del álgebra lineal, y sus teoremas y aplicaciones

Preparadora del curso Matemáticas II •Universidad Simón Bolívar, Sartenejas, Venezuela • Enero 2009-Marzo 2009

Trabajé como preparadora para el curso *Matemática II*. El curso básico de matemática para ingenieros involucró una clase seminal para la resolución de problemas. El contenido del curso consta de una introducción al cálculo diferencial e integrales, integrales definidas e indefinidas, cálculo de áreas y volúmenes, y sus aplicaciones

ACTIVIDADES PROFESIONALES

Evaluadora de las siguientes conferencias: “IEEE Design of Circuits and Integrated Systems (DCIS)” y “IEEE Latin American Symposium on Circuits and Systems (LASCAS)”.

PUBLICACIONES

- 1) Ortiz-Conde, F.J. García-Sánchez, J. Muci, A. Sucre-González, J.A. Martino, P.G.D. Agopian, C. Claeys, “Threshold voltage extraction in Tunnel FETs”, *Solid-State Electronics*, Vol. 93, pp. 49-55, Marzo 2014. <http://dx.doi.org/10.1016/j.sse.2013.12.010>
- 2) “A review of diode and solar cell equivalent circuit model lumped parameter extraction procedures.” Adelmo Ortiz-Conde, Francisco J. García-Sánchez, Juan Muci, Andrea Sucre-González. *Facta Univ. Ser.: Elec. Energ.*, vol. 27, No. 1, Marzo 2014, pp. 57-102. <http://dx.doi.org/10.2298/FUEE1401057O>
- 3) F.J. García-Sánchez, A. Ortiz-Conde, J. Muci, A. Sucre-González, J.J. Liou, “A unified look at the use of successive differentiation and integration in MOSFET model parameter extraction”, *Microelectronics Reliability*, Vol. 55 (2), pp. 293-307, Febrero 2015. <http://dx.doi.org/10.1016/j.microrel.2014.11.013>

- 4) F.J. García Sánchez, A. Ortiz-Conde, J. Muci, A. Sucre Gonzalez, "Systematic Characterization of Tunnel FETs Using a Universal Compact Model", IEEE Trans. Electron Dev., Vol. 62, No. 11, pp. 3554-3559, Noviembre 2015. <http://dx.doi.org/10.1109/TED.2015.2473683>
- 5) A. Sucre-González, F. Zárate-Rincón, A. Ortiz-Conde, R. Torres-Torres, F.J. García Sánchez, J. Muci, R. S. Murphy Arteaga, "DC Method to Extract Mobility Degradation and Series Resistance of Multifinger Microwave MOSFETs", IEEE Transactions on Electron Devices, vol. PP, no. 99, Marzo 2016, <http://dx.doi.org/10.1109/TED.2016.2538778>
- 6) A. Ortiz-Conde, A. Sucre-González, R. Torres-Torres, J. Molina, R. S. Murphy-Arteaga and F. J. García-Sánchez, "Conductance-to-Current-Ratio-Based Parameter Extraction in MOS Leakage Current Models" IEEE Transactions on Electron Devices, vol. 63, no. 10, pp. 3844-3850, Oct. 2016. <http://dx.doi.org/10.1109/TED.2016.2597964>
- 7) Luis Contreras, Edgard Bonilla, Alexandro Tálamo, Andrea Sucre González, Ricardo Santos, Martha Moniz, Saúl Duque, Luis Coelho, Luis Gutiérrez, Henry Ojeda "La escritura hecha en casa: Premios del concurso Segundo Serrano Poncela 2011-2015. Universidad Simón Bolívar" Editorial Equinoccios, 2016.
- 8) Adelmo Ortiz-Conde, Andrea Sucre-González, Fabián Zárate-Rincón, Reydezel Torres-Torres, Roberto S. Murphy-Arteaga, Juin J. Liou, Francisco J. García-Sánchez. "A review of DC extraction methods for MOSFET series resistance and mobility degradation model parameters" Microelectronics Reliability, Vol.xx, pp. xx, Enero 2017. <http://dx.doi.org/10.1016/j.microrel.2014.11.013>

PROYECTOS

Sistema de pasantías USB (SPE USB) en Universidad Simón Bolívar, Sartenejas, Venezuela • Septiembre 2016 – presente

Sistema de información desarrollado para agilizar los trámites y procedimientos de las pasantías ofrecidas por la USB. Desarrollado en web2py.

TidBit en Turpial Development • Abril 2017 – Presente

Plataforma de red social para restaurantes desarrollado en Ionic

VE SIN FILTROS en Turpial Development • Noviembre 2016 - Marzo 2017

Plataforma para manejo de la información del estado del internet en Venezuela desarrollada en Django. <http://datos.vesinfiltro.org/>

Kugadi en Mobile Media Hub • Noviembre 2016 - Diciembre 2016

Página oficial de Kugadi desarrollada en WordPress. <https://www.kugadi.com/>

Victorius en Integra Consultores • Abril 2016 - Octubre 2016

Plataforma de planificación de actividades para gimnasios y otros desarrollada en java, modelo MVC con Struts2 y springframework.

Proyecto de Grado: Caracterización Inductiva de películas ultra-delgadas superconductoras • Karlsruher Intitut für Technologie, Karlsruhe, Alemania • Marzo 2012-Agosto 2012

Durante el desarrollo de este trabajo desarrollé el montaje experimental para mediciones a baja temperatura con su interfaz en el programa en LabView y MatLab. Con este equipo se midieron películas ultra-delgadas superconductoras sobre diferentes sustratos y con distinto grosor para estudiar la temperatura crítica, longitud de penetración y densidad de corriente crítica

Trabajo de Grado: Modelaje de transistores de efecto túnel • Universidad Simón Bolívar, Sartenejas, Venezuela • Abril 2013-Noviembre 2015

Este trabajo de grado presenta el desarrollo de un modelo aproximado para la corriente de drenador de los Transistores de Efecto Túnel (TFETs) operando en condiciones de conducción fuerte. También se incluye la evaluación y desarrollo de distintas metodologías para la extracción de parámetros de modelos de TFETs. Los métodos estudiados pueden clasificarse en dos grupos: métodos convencionales de extracción del voltaje de umbral utilizados normalmente en MOSFETs; y métodos propuestos basados en el presente modelo monómico. Tanto la aproximación monómica de la corriente, como los métodos de extracción de parámetros fueron verificados mediante su aplicación a datos experimentales y simulados de TFETs.

CERTIFICACIONES

- *Introduction to CSS3* de Coursera • Universidad Michigan, USA • Febrero 2016
- *Interactivity with JavaScript* de Coursera • Universidad Michigan, USA • Marzo 2016
- *Advanced Styling with Responsive Design* de Coursera • Universidad Michigan, USA • Marzo 2016
- *HTML, CSS, and Javascript for Web Developers* de Coursera • Universidad Michigan, USA • Marzo 2016
- *R Programming* de Coursera • Universidad John Hopkins, USA • Mayo 2016
- *Introduction to HTML5* de Coursera • Universidad Michigan, USA • Mayo 2016
- Analista JUNIOR GX X Ev3 • Caracas, Venezuela • Junio 2016

IDIOMAS

Español	Inglés	Alemán	Portugués
Fluido (Lengua materna)	Fluido (TOEFL 106/120)	Conocimiento básico	Conocimiento básico

RECONOCIMIENTOS

Honor al Mérito • Universidad Simón Bolívar, Sartenejas, Venezuela • Junio 2013

Reconocimiento especial otorgado a los mejores estudiantes de Ingeniería Electrónica de la próxima ceremonia de graduación. También incluye una mención honorífica por el trabajo de grado: Caracterización inductiva de películas ultra-delgadas superconductoras

Mención Especial en el Concurso Iraset Páez Urdaneta 2012 • Universidad Simón Bolívar, Sartenejas, Venezuela • Mayo 2012.

Reconocimiento especial a los mejores poemarios de los estudiantes de la USB

Segundo lugar en el Concurso Serrano Poncela Páez Urdaneta 2012 • Universidad Simón Bolívar, Sartenejas, Venezuela • Mayo 2012

Premio otorgado a los mejores ensayos de los estudiantes de la USB

Segundo lugar en el Concurso Iraset Páez Urdaneta 2011 • Universidad Simón Bolívar, Sartenejas, Venezuela • Mayo 2011

Premio otorgado a los mejores poemarios de los estudiantes de la USB

Primer lugar en el Concurso Araguaney 2011 • Universidad Simón Bolívar, Sartenejas, Venezuela • 2011

Premio otorgado al mejor poemario de los estudiantes de la USB

Segundo lugar en el Concurso Iraset Páez Urdaneta 2010 • Universidad Simón Bolívar, Sartenejas, Venezuela • Mayo 2010

Premio otorgado a los mejores poemarios de los estudiantes de la USB

Honor al Mérito •Universidad Simón Bolívar, Sartenejas, Venezuela • Septiembre 2008

Premio otorgado a los mejores estudiantes de ciclo básico del 2007

VOLUNTARIADO

Traductor de Coursera • Mayo 2016 – Presente

Un grupo de estudiantes Coursera dedicados de forma voluntaria a traducir los cursos disponibles en más de 30 idiomas.

BetaTester de Coursera • Agosto 2016 – Presente

La comunidad de Beta Tester de Coursera es un grupo dedicado de expertos y aficionados que exploran cursos Coursera antes de que abran al público y proporcionan retroalimentación para ayudar a los instructores a mejorar los materiales del curso.

Asistente del Comité de Eventos del Centro de Estudiantes de Ingeniería Electrónica USB •Universidad Simón Bolívar, Sartenejas, Venezuela • Julio 2010 – Marzo 2011

Fui voluntaria en la organización y planificación de eventos tales como reuniones y eventos sociales.

Tesorera del Centro de Estudiantes de la U. E. Academia Merici • U. E. Academia Merici, Caracas, Venezuela • 2006 – 2007

Miembro electo del Centro de Estudiantes de la U. E. Academia Merici. Organización de actividades como feria del libro, servicio comunitario y pequeños eventos sociales.

Guardabosques de la Universidad Simón Bolívar • la Universidad Simón Bolívar, Sartenejas, Venezuela • Julio 2012 – Febrero 2013

Los Guardabosques de la Universidad Simón Bolívar buscan la concienciación sobre la importancia de los bosques y áreas verdes, y su impacto en la comunidad de Caracas. La misión se centra en la restauración, conservación y protección de los bosques y otros espacios verdes y áreas protegidas de la Universidad Simón Bolívar.

CONGRESOS

- V Congreso Nacional de Ingeniería Electrónica USB (Participante) •Universidad Simón Bolívar, Sartenejas, Venezuela • Julio 2009
- VI Congreso Nacional de Ingeniería Electrónica USB (Participante) •Universidad Simón Bolívar, Sartenejas, Venezuela • Julio 2010
- Jornadas de Telecomunicaciones de Ingeniería Electrónica USB (Protocolo) •Universidad Simón Bolívar, Sartenejas, Venezuela • Julio 2010

REFERENCIAS

Dr. Konstantin S. Ilin., Institut für Mikro- und Nanoelektronische Systeme (IMS). Karlsruher Institut für Technologie (KIT), Alemania, tel. 49 721 608 44447. e-mail: konstantin.ilin@kit.edu.

Prof. Francisco García-Sánchez, Dpto. Electrónica y circuitos. Universidad Simón Bolívar. Caracas, Venezuela, tel.906 4010.