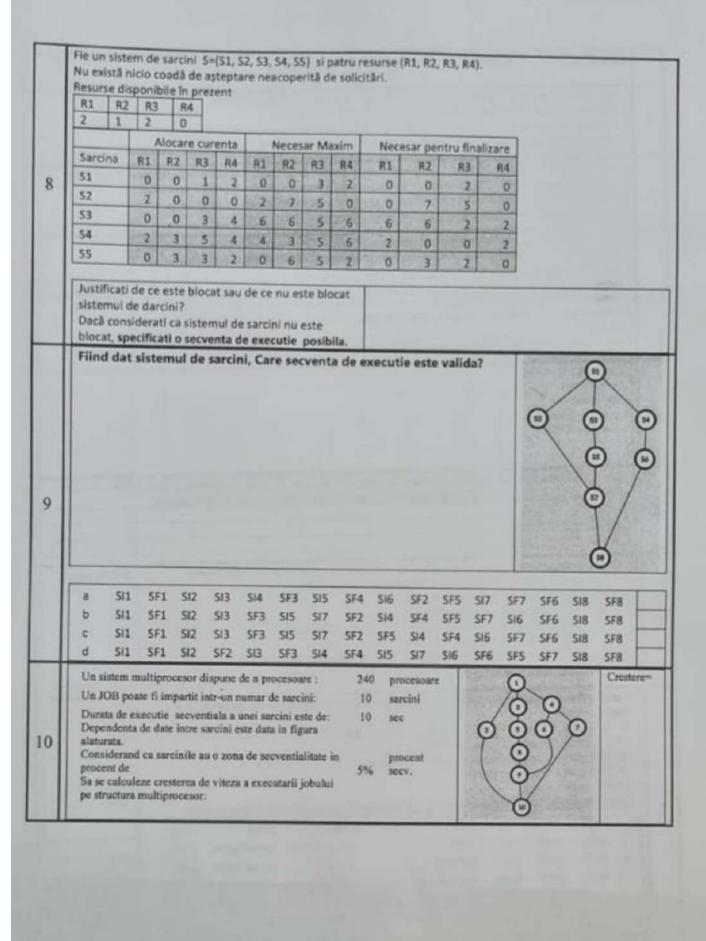
	SUBIECT A Grupa: Numele si prenumele:													
1	Presupunand ca avem o structura cu p procesoare pe care se executa n sarcicini.  Executia implica un timp de sicronizare ts si un timp de overhead to.  Crestem numarul de procesoare foarte mult si numarul de sarcini ramane constant care din parametri influenteza cel mai mult viteza de executie. Specificati ts sau to sau [n/p]													
2	Presupunand ca avem o structura cu elemente de procesare SISTOLICA conectate in pipeline linear- unidimensional. Cate elemente de procesare sunt necesare pentru a efectua operatia de inmultire A[n,n] * B[n] si care este timpul de executie, daca consideram ca timpul de executie pe elementele de executie este constant si este egal cu t.													
3	Care este timpul de executie pentru adunarea unor vectori C[n]=A[n]+B[n], elementele fiind reprezentate in virgula mobila. Consideram n=100 numarul de elemente si timpul mediu de efectuare a unei operatii elementare in UAL, tmed=10 microsec.													
	Intr-o structura monoprocesor cu UAL fara pipeline Intr-o structura monoprocesor cu UAL cu structura pipeline cu 4 elemente de executie (Comparare caracteristici, Deplasare manstisa, daca este cazul, Adunare mantise, Normalizare rezultat)													
	Intr-o structura SIMD cu n procesoare si UAL fara pipeline	Timp exec=												
4	Intr-o structura microrogramata sunt 4 clase de compatibilitate (A, B, C, D). Numarul de microperatii in aceste clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru;  Codificare Verticala													
	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:	peratii in aceste												
5	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:  Codificare Verticala  Codificare Orizontala	peratii in aceste												
5	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:  Codificare Verticala  Codificare Orizontala  Codificarea minimala													
	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:  Codificare Verticala  Codificare Orizontala	peratii in aceste  Durata exec=												
5	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:  Codificare Verticala  Codificare Orizontala  Codificarea minimala  Fie un procesor care implementează o structura paralela pipeline de citire interpretare executie pentru procesare suprascalară, cu patru unitati paralele.  Presupunând un ciclu de instrucțiuni contine  -citire care necesita o singura perioada de ceas -decodificarea instructiunii necesita două perioade de ceas -executia instructiunii necesita doua perioade de ceas  Avem o secvență de 3,000,000 instrucțiuni masina, iar freventa ceasului 2 Ghz													
	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:  Codificare Verticala  Codificare Orizontala  Codificarea minimala  Fie un procesor care implementează o structura paralela pipeline de citire interpretare executie pentru procesare suprascalară, cu patru unitati paralele.  Presupunând un ciclu de instrucțiuni contine  -citire care necesita o singura perioada de ceas  -decodificarea instrucțiunii necesita două perioade de ceas  -executia instrucțiunii necesita două perioade de ceas  Avem o secvență de 3,000,000 instrucțiuni masina, iar freventa ceasului 2 Ghz.  Calculati durata de executie a secventei de program in milisecunde  Consideram microintrucțiunile complete, μΙC1, μΙC5 care contin micro-operatiile ca in tabelul alaturat:  μΙC1 = μ01 μ02 μ03 μ04 μ05 μ06  μ1C2 = μ03 μ07 μ08 μ09  μ1C3 = μ01 μ02 μ08 μ09 μ010  μ1C4 = μ04 μ08 μ011  μ1C5 = μ06 μ08													
	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:  Codificare Verticala  Codificare Orizontala  Codificare Orizontala  Codificare minimala  Fie un procesor care implementează o structura paralela pipeline de citire interpretare executie pentru procesare suprascalară, cu patru unitati paralele.  Presupunând un ciclu de instrucțiuni contine  -citire care necesita o singura perioada de ceas  -decodificarea instructiunii necesita două perioade de ceas  -executia instructiunii necesita două perioade de ceas  Avern o secvență de 3,000,000 instrucțiuni masina, iar freventa ceasului 2 Ghz.  Calculati durata de executie a secventei de program in milisecunde  Consideram microintructiunile complete, μΙC1, μΙC5 care contin micro-operatiile ca in tabelul alaturat:  μIC1 = μ01 μ02 μ03 μ04 μ05 μ06  μIC2 = μ03 μ07 μ08 μ09  μIC3 = μ01 μ02 μ08 μ09 μ010  μIC4 = μ04 μ08 μ011  μIC5 = μ06 μ08  Care este organizarea optima a campurilor din formatul general al microinstructiunilor:  Camp1 Camp2 Camp3 Camp4 Camp5 Camp6 Camp7  a. (μ01) (μ02) (μ03) (μ04) (μ05 μ09 μ011) (μ06 μ07 μ010) (μ08)													
	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru;  Codificare Verticala  Codificare Orizontala  Codificarea minimala  Fie un procesor care implementează o structura paralela pipeline de citire interpretare executie pentru procesare suprascalară, cu patru unitati paralele.  Presupunând un ciclu de instrucțiuni contine  - citire care necesita o singura perioada de ceas  - decodificarea instructiunii necesita două perioade de ceas  - executia instrucțiunii necesita doua perioade de ceas  - execuția instrucțiunii necesita doua perioade de ceas  - execuția instrucțiunii necesita doua perioade de ceas  - calculati durata de execuție a secvenței de program în milisecunde  Consideram microintrucțiunile complete, μΙC1, μΙC5 care contin micro-operatiile ca in tabelul alaturat:  μΙC1 = μο1 μο2 μο3 μο4 μο5 μο6  μΙC2 = μο3 μο7 μο8 μο9  μΙC3 = μο1 μο2 μο8 μο9  μΙC3 = μο1 μο2 μο8 μο11  μΙC5 = μο6 μο8  Care este organizarea optima a campurilor din formatul general al microinstrucțiunilor:  - Camp1 Camp2 Camp3 Camp4 Camp5 Camp6 Camp7  a. (μο1) (μο2) (μο3) (μο4) (μο5 μο9 μο11) (μο6 μο7 μο10) (μο8)  b. (μο1) (μο2) (μο3) (μο4) (μο5 μο11) (μο6 μο7 μο10) (μο8)													
	clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:  Codificare Verticala  Codificare Orizontala  Codificare Orizontala  Codificare minimala  Fie un procesor care implementează o structura paralela pipeline de citire interpretare executie pentru procesare suprascalară, cu patru unitati paralele.  Presupunând un ciclu de instrucțiuni contine  -citire care necesita o singura perioada de ceas  -decodificarea instructiunii necesita două perioade de ceas  -executia instructiunii necesita două perioade de ceas  Avem o secvență de 3,000,000 instrucțiuni masina, iar freventa ceasului 2 Ghz.  Calculati durata de executie a secventei de program in milisecunde  Consideram microintructiunile complete, μΙC1, μΙC5 care contin micro-operatiile ca in tabelul alaturat:  μΙC1 = μο1 μο2 μο3 μο4 μο5 μο6  μΙC2 = μο3 μο7 μο8 μο9  μΙC3 = μο1 μο2 μο8 μο9 μο10  μΙC4 = μο4 μο8 μο11  μΙC5 = μο6 μο8  Care este organizarea optima a campurilor din formatul general al microinstructiunilor:  Camp1 Camp2 Camp3 Camp4 Camp5 Camp6 Camp7  a. (μο1) (μο2) (μο3) (μο4) (μο5 μο9 μο11) (μο6 μο7 μο10) (μο8)													



	Explicati in cuvinte- pseudocod - algoritmul de excludere mutuala bazat pe XCHG															
	Intr-o structura microrogramata sunt 4 clase de compatibilitate (A, B, C, D). Numarul de micro clase sunt 11, 8, 10, 3. Care este lungimea cuvantului (in biti) a Memoriei de Control pentru:  Codificare Verticala  Codificare Orizontala  Codificarea minimala														peratii in aceste	
	Fie un procesor care implementează o structura paralela pipeline de citire interpretare executie pentru procesare suprascalară, cu patru unitati paralele.  Presupunând un ciclu de instrucțiuni contine -citire care necesita o singura perioada de ceas -decodificarea instrucțiunii necesita două perioade de ceas -executia instrucțiunii necesita doua perioade de ceas Avem o secvență de 3,000,000 instrucțiuni masina, iar freventa ceasului 2 Ghz Calculati durata de executie a secventei de program în milisecunde													Durata exec®		
	Consideram microintructiunile complete, μlC1, μlC5 care contin micro-operatiile ea in tabelul alaturat:  μlC1 = μo1 μo2 μo3 μo4 μo5 μo6  μlC2 = μo3 μo7 μo8 μo9  μlC3 = μo1 μo2 μo8 μo9 μo10  μlC4 = μo4 μo8 μo11  μlC5 = μo6 μo8  Care este organizarea optima a campurilor din formatul general al microinstructiunilor:  Camp3 Camp2 Camp3 Camp4 Camp6 Camp6 Camp7															
a. (µ01) (µ02) (µ03) (µ04) (µ05 µ09 µ011) (µ06 µ b (µ01) (µ02) (µ03) (µ04 µ09) (µ05 µ011) (µ06 µ c (µ01) (µ02) (µ03) (µ04 µ09 µ010) (µ04 µ09) (µ04 µ09 µ010)											(µ06 µ07 ; (µ06 µ07 ; (µ06 µ07)		(Boa) (Boa)			
ı	d (µ01) (µ02) (µ03) (µ04 µ07 µ09 µ010 µ011) (µ05) (µ06) (µ06)								(hos)							
Fie un sistem de sarcini S=(S1, S2, S3, S4, S5) si patru resurse (R1, R2, R3, R4).  Nu există nicio coadă de așteptare neacoperită de solicitări.  Resurse disponibile în prezent  R1 R2 R3 R4  2 1 2 0  Alocare curenta Necesar Maxim Necesar pentru finalizare																
ı	Sarc	ina	RI	R2	R3	84	R1	R2	R3	84	RI	R2	R3	R4		
	51		0	0	1	2	0	0	. 3	2	0	0	2	0	-	
5	52		2	0	0	0	2	7	5	0	0	7	5	0	4	
	53		0	0	3	4	6	6	5	6	6	6	-	2	4	
	54		2	3	5	4	4	3	5	- 6	2	0	-	2	-	
	55		0	3	- 3	2	0	6	5	2	0	3	2	0		
				e este		at sau	de ce	nu e	ste ble	ocat						



