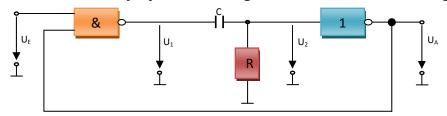
# Übung 6: Monoflop und Zählerschaltungen

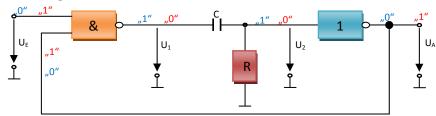
in **"Digitaltechnik"** WS 2008/09

### Aufgabe 1

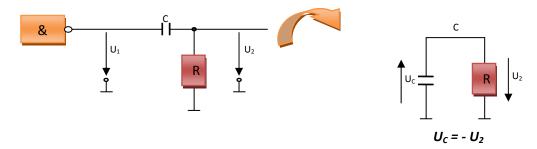
Gegeben ist die Monoflop – Schaltung in der unteren Abbildung.

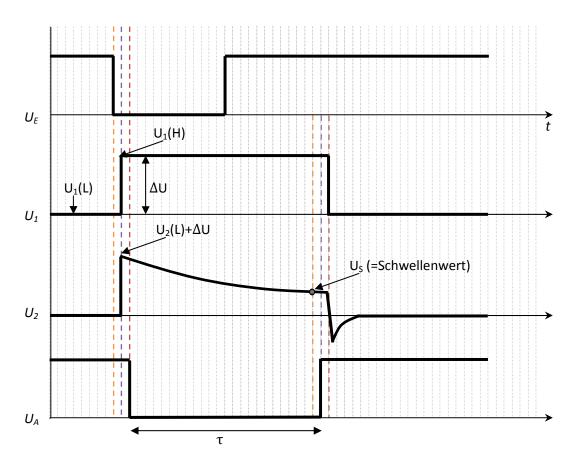


a) Erklären Sie die Funktion der Schaltung und zeichnen Sie das Impulsdiagramm des Monoflops.



- Ruhezustand({"0", "1"}) → Änderung (({"0", "1"})
- Schmaler 0 Impuls am Eingang E führt zu U<sub>1</sub> = "1" und U<sub>2</sub> = "1"!
  - o Folge:  $U_A = "0"$
- erneutes Setzen von  $U_E = "1"$  ändert nichts an den Zuständen.
- C lädt sich positiv auf der linken Seite auf; U<sub>2</sub> sinkt exponentiell
- Unterschreitet U<sub>2</sub> den Schwellenwert des Inverters, wird U<sub>A</sub> = "1"!
- NAND Gatter nimmt den "0" Pegel an ( $U_A = "1$ ";  $U_E = "1$ ")
- Ladung von C sorgt für einen negativen Spannungsimpuls über R(U<sub>2</sub>)
- C wird über R wieder umgeladen, bis der Ruhezustand erreicht ist.





b) Berechnen Sie allgemein die Pulsweite  $\tau$  mit Hilfe einer Differentialgleichung.

DGL für die stetige Größe Spannung:

Knotengleichung

$$\begin{split} I_{C} &= I_{R} \\ I_{C} &= \frac{dU_{c}}{dt} \\ &\Leftrightarrow C \frac{d}{dt} \left( \underbrace{U_{1} - U_{2}}_{U_{C}} \right) = \frac{U_{2}}{R} \\ R * C * \frac{dU_{2}}{dt} - \underbrace{R * C * \frac{dU_{1}}{dt}}_{weil \ U_{1} = const} + U_{2} = 0 \\ & \left( \frac{dU_{1}}{dt} = 0 \right) \end{split}$$

Trennung der Variablen und anschließend bestimme die Integration:

$$\Rightarrow \int_0^{\tau} dt = -R * C * \int_{U_2(L) + \Delta U}^{U_S} \frac{1}{U_2} dU_2$$

$$\Rightarrow \Leftrightarrow t \mid_0^{\tau} = -R * C \left[ \ln \left| U_2 \right| \right]_{U_2(L) + \Delta U}^{U_S}$$

$$\Leftrightarrow \tau = -R * C * \left( \ln U_S - \ln \left( U_2(L) + \Delta U \right) \right)$$

$$\Leftrightarrow \tau = -R * C * \ln \left( \frac{U_s}{U_2(L) + \Delta U} \right) \qquad |-\ln \frac{1}{x} = \ln x$$

$$\Leftrightarrow \tau = R * C * \ln \left( \frac{U_2(L) + \Delta U}{U_s} \right)$$

$$U_2(L) = 0V, U_1(H) = 5V, U_1(L) = 0V, U_s = 0, 5 * U_1(H)$$

Idealisiert: 
$$\tau = R * C * \ln \left( \frac{5V}{\frac{1}{2} * 5V} \right)$$

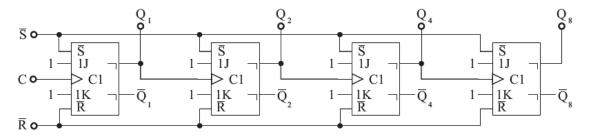
$$= R * C * \ln 2$$

$$\approx 0.69 * R * C$$

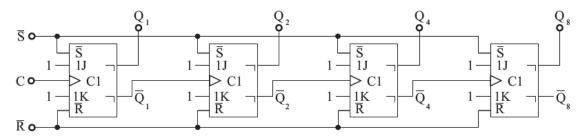
## Aufgabe 2

Diskutieren Sie die Funktion der jeweiligen Schaltung in Aufgabenpunkt a), b), c). Um was für Zähler handelt es sich? Zeichnen Sie jeweils das Impulsdiagramm für die 4 Ausgänge.

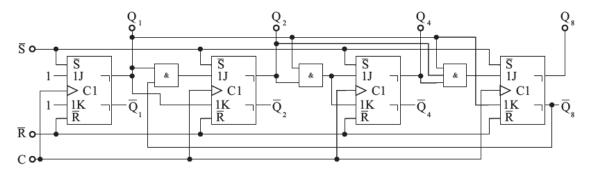
#### a) Schaltung 1



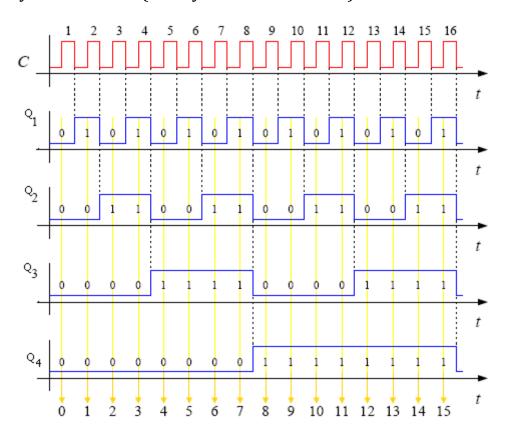
#### b) Schaltung 2



#### c) Schaltung 3



Synchroner BCD(Binary – Coded –Decimal) 4 – Bit Vorwärtszähler



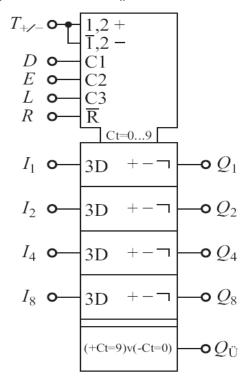
Welche Aufgabenteil ?? keine ahnung ☺

#### Aufgabe 3

- a) Gegeben ist das Schaltsymbol eines Zählers. Geben Sie eine kurze Beschreibung, in der <u>alle</u> Funktionen des Zählers erläutert werden.
  - $T_{+/-}$ : Takteingang (positiv Zustandsgesteuert)
  - D: bzw. C<sub>1</sub>: Direction in Verbindung mit dem Takt! "1" Vorwärts- ; "0" Rückwärtszähler
  - E: bzw. C<sub>2</sub>: Enable Zähler; Zählt nur bei C<sub>2</sub> = "1"
  - L: bzw. C3: Vorladen der Zähler in Verbindung mit 3D bei "1"
    - $\circ$  Signale am  $I_1...I_8$  werden direkt am  $Q_1...Q_8$  geschaltet.
  - R: Reset, Aktiv bei "0"
  - Ct(Count)=0...9 → BCD- Zähler; Zählt von 0...9
  - I<sub>1</sub>...I<sub>8</sub>: Eingang für paralleles Laden
  - Q<sub>1</sub>...Q<sub>2</sub>: Ausgänge

$$+- \neg = Master / Slave - Architektur in beide Richtungen$$

- Q<sub>ü</sub>=Übertragungsausgang:
  - o Ist ",1" bei Ct 9 und ",+"
  - o Ist "0" bei Ct 0 und "-"



b) Beschalten Sie den Zähler so, dass er von 2...7 zählt. Hilfe: Es ist erlaubt, dass der Zustand '8' ganz kurz an den Ausgängen anliegt.

