Київський національний університет імені Т. Шевченка Факультет комп'ютерних наук та кібернетики

Структурна теорія цифрових автоматів

Проектування і дослідження регістрів

Варіант 11

Виконав студент групи IC-31 А.С. ХОМА

1 Зберемо синхронний регістр з синхронних тригерів

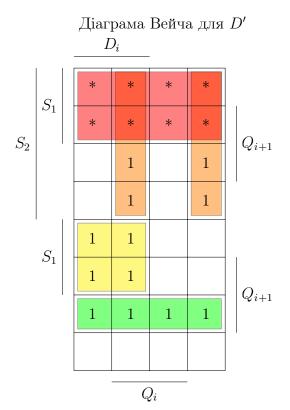
Згідно мого варіанту я маю наступні операції:

- 1. Зсув вліво на один розряд
- 2. Рівнозначність
- 3. Прийом слова паралельним кодом

Побудуємо таблицю переходів та закодуємо мої операції як $S_1S_2=00,\ S_1S_2=01,\ S_1S_2=10.$

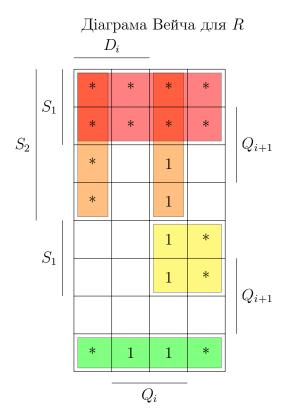
S_1	S_2	D_i^S	Q_{i+1}^S	Q_i^S	Q_i^{S+1}	$D_{i}^{'}$	T_i	R_i	S_i	J_i	K_i
0	0	0	0	0	0	0	0	*	0	0	*
0	0	0	0	1	0	0	1	1	0	*	1
0	0	0	1	0	1	1	1	0	1	1	*
0	0	0	1	1	1	1	0	0	*	*	0
0	0	1	0	0	0	0	0	*	0	0	*
0	0	1	0	1	0	0	1	1	0	*	1
0	0	1	1	0	1	1	1	0	1	1	*
0	0	1	1	1	1	1	0	0	*	*	0
0	1	0	0	0	0	0	0	*	0	0	*
0	1	0	0	1	0	0	1	1	0	*	1
0	1	0	1	0	0	0	0	*	0	0	*
0	1	0	1	1	0	0	1	1	0	*	1
0	1	1	0	0	1	1	1	0	1	1	*
0	1	1	0	1	1	1	0	0	*	*	0
0	1	1	1	0	1	1	1	0	1	1	*
0	1	1	1	1	1	1	0	0	*	*	0
1	0	0	0	0	1	1	1	0	1	1	*
1	0	0	0	1	0	0	1	1	0	*	1
1	0	0	1	0	1	1	1	0	1	1	*
1	0	0	1	1	0	0	1	1	0	*	1
1	0	1	0	0	0	0	Ω	*	0	0	*
				"	0	U	0		0	0	
1	0	1	0	1	1	1	0	0	*	*	0
1	0	1 1									0
			0	1	1	1	0	0	*	*	
1	0	1	0	1 0	1 0	1 0	0	0	*	*	*
1	0	1	0 1 1	1 0 1	1 0 1	1 0 1	0 0 0	0 * 0	* 0 *	* 0 *	* 0
1 1 1	0 0 1	1 1 0	0 1 1 1 0	1 0 1	1 0 1 *	1 0 1	0 0 0 *	0 * 0	* 0 *	* 0 *	* 0
1 1 1 1	0 0 1 1	1 1 0 0	0 1 1 0 0	1 0 1 0 1	1 0 1 *	1 0 1 *	0 0 0 * *	0 * 0 * *	* 0 * * * *	* 0 * * * *	* 0 * * *
1 1 1 1 1	0 0 1 1 1	1 1 0 0 0	0 1 1 0 0	1 0 1 0 1 0	1 0 1 * * * *	1 0 1 * * *	0 0 0 * * * *	0 * 0 * * * *	* 0 * * * * *	* 0 * * * * * *	* 0 * * * *
1 1 1 1 1 1	0 0 1 1 1 1	1 1 0 0 0 0	0 1 1 0 0 1 1	1 0 1 0 1 0 1	1 0 1 * * *	1 0 1 * * * * *	0 0 0 * * * * *	0 * 0 * * * * *	* 0 * * * * * * *	* 0 * * * * * * *	* 0 * * * * *
1 1 1 1 1 1	0 0 1 1 1 1 1	1 1 0 0 0 0	0 1 1 0 0 1 1 0	1 0 1 0 1 0 1	1 0 1 * * * * * * *	1 0 1 * * * * * *	0 0 0 * * * * * * *	0 * 0 * * * * * * *	* 0 * * * * * * *	* 0 * * * * * * *	* 0 * * * * * * * *

Табл. 1: Таблиця переходів



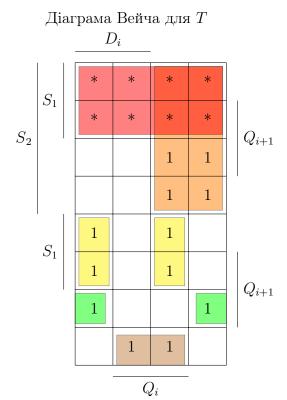
 $D_{i}^{'}=S_{1}S_{2}\vee S_{2}Q_{i}D_{i}\vee S_{2}\overline{Q_{i}D_{i}}\vee S_{1}D_{i}\vee \\\vee \overline{S_{1}S_{2}}Q_{i+1}$

Складність: 13 елементів

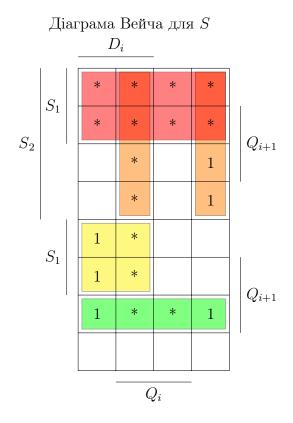


 $\begin{array}{l} R_i = S_1 S_2 \vee S_2 \overline{Q_i} D_i \vee S_2 Q_i \overline{D_i} \vee S_1 \overline{D_i} \vee \\ \vee \overline{S_1 S_2 Q_{i+1}} \end{array}$

Складність: 14 елементів

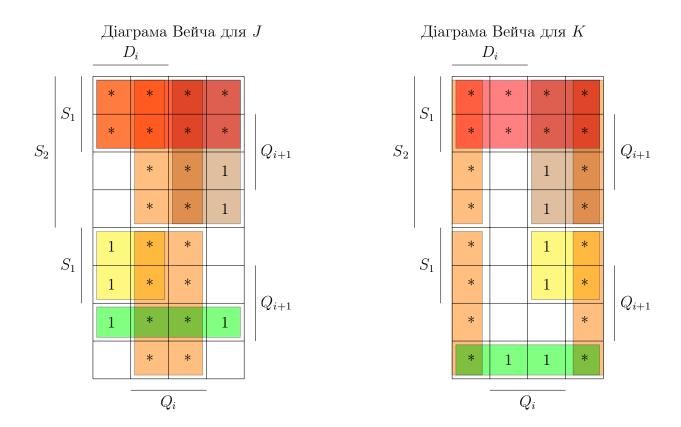


 $T_i = S_1S_2 \lor S_2\overline{D_i} \lor S_1Q_i\overline{D_i} \lor S_1\overline{Q_i}D_i \lor \lor \lor \overline{S_1S_2Q_i}Q_{i+1} \lor \overline{S_1S_2Q_{i+1}}Q_i$ Складність: 18 елементів



$$\begin{array}{l} S_i = S_1 S_2 \vee S_2 Q_i D_i \vee S_2 \overline{Q_i D_i} \vee S_1 D_i \vee \\ \vee \, \overline{S_1 S_2} Q_{i+1} \end{array}$$

Складність: 13 елементів



Як бачимо, найпростіша комбінаційна схема в D-тригера.

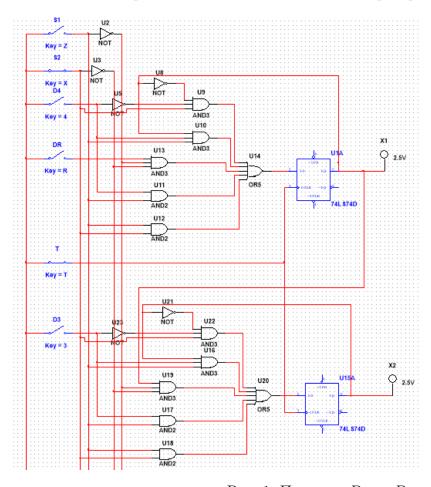


Рис. 1: Приклад D_4 та D_3

Згідно лабораторної варто зробити ще два пункти, але мені вдалось здати суто теорію по синхронному регістру на асинхронних тригерах та асинхронному регістру на асинхронних тригерах, тому далі схем не буде. Якщо ви хочете доповнити цей документ напишіть мені в issues з тегом improvement.