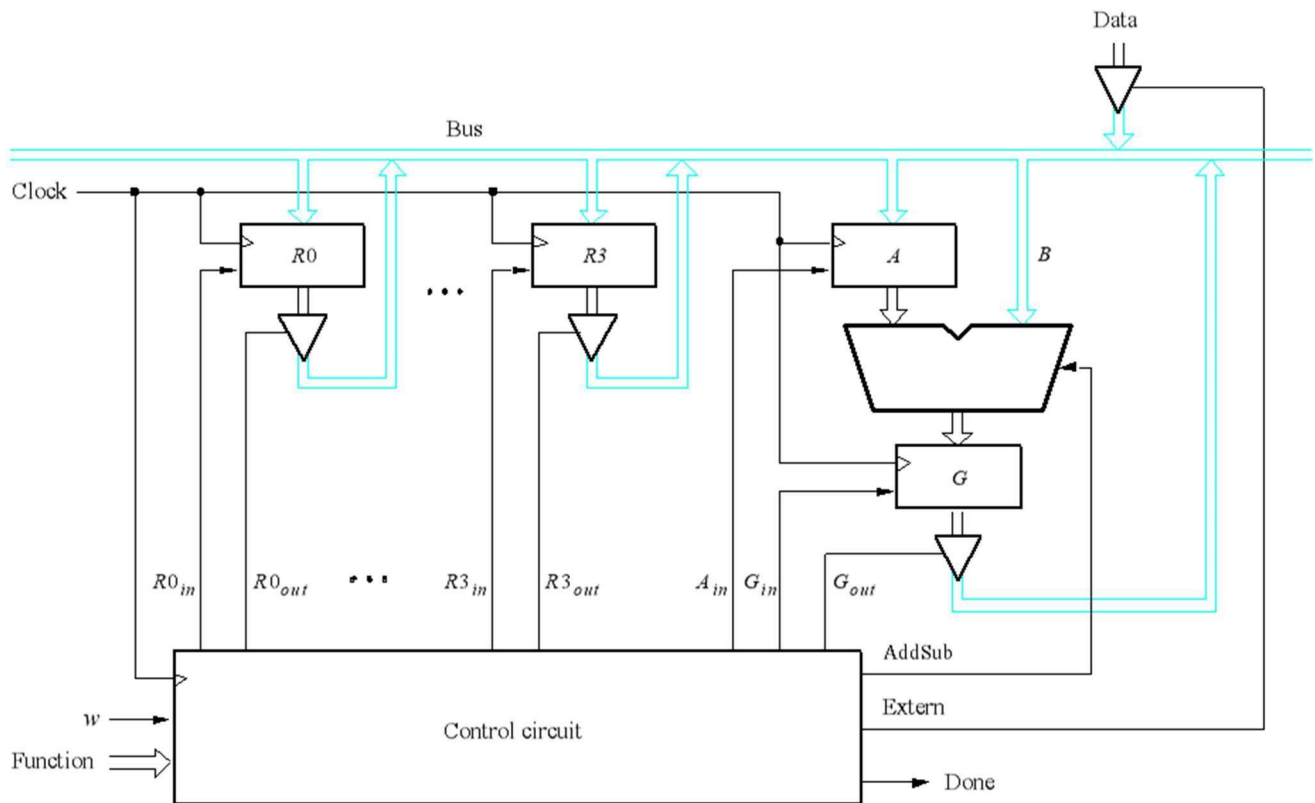


PROJETO

Projetar o processador abaixo:



ESPECIFICAÇÕES:

- Palavras de 8 bits
- 4 Registradores, de propósito geral, R0, R1, R2 e R3, todos de 8 bits.
- 2 Registradores de propósito específico, A e G, todos de 8 bits
- Uma ULA que faça soma e subtração.
- Uma unidade de controle – máquina de estados.

INSTRUÇÕES:

Operation	Function performed
Load $Rx, Data$	$Rx \leftarrow Data$
Move Rx, Ry	$Rx \leftarrow [Ry]$
Add Rx, Ry	$Rx \leftarrow [Rx] + [Ry]$
Sub Rx, Ry	$Rx \leftarrow [Rx] - [Ry]$

SINAIS DE CONTROLE E TEMPORIZAÇÃO:

MOVE RX,RY T1 \rightarrow RYout, RXin, Done
LOAD RX,RY T1 \rightarrow Extern, RXin, Done
ADD RX,RY T1 \rightarrow RXout, Ain, T2 \rightarrow Ryout, AddSub=0, Gin T3 \rightarrow Gout, RXin, Done
SUB RX,RY T1 \rightarrow RXout, Ain, T2 \rightarrow Ryout, AddSub=1, Gin T3 \rightarrow Gout, RXin, Done

- ENTREGA –ATÉ DIA 16/6 ATÉ 12:00 HORAS
- EM GRUPO DE 2 PESSOAS
- SERÁ SORTEADO UMA PESSOA POR GRUPO PARA APRESENTAR O PROJETO
- APRESENTAÇÃO: DIAS 16 E 23 DE JUNHO