

# سجلات الإزاحة

يعمل المهندس كريستوفر على نوع جديد من المعالجات الحاسوبية.

يستطيع المعالج الوصول إلى m وحدة ذاكرة مختلفة نتألف كل منها من b خانة ثنائية m (حيث m=100 و m=1)، والتي تسمى سجلات وهي مرقمة من m=1 لى m=1 .

نشير للسجلات المختلفة  $[m-1], r[1], \ldots, r[m-1]$  . كل سجل هو مصفوفة من b خانة ثنائية مرقمة من i (الخانة اليمينية) إلى i الخانة اليسارية). من اجل i من السجل رقم i و i و i و i (i الخانة اليسارية). من اجل i من السجل رقم i بi و i د i د الخانة اليسارية). i من السجل رقم i د i د الخانة اليسارية). i د الخانة رقم i من السجل رقم i د السجل رقم i د الخانة اليسارية). i د الخانة اليسارية المنابقة المنا

هنالك 9 أنواع من التعليمات لهذا المعالج تستخدم لتعديل الخانات الثنائية في السجلات. تعمل كل تعليمة مع واحد أو أكثر من السجلات وتخزن نتيجتها في سجل واحد. في ما يلي، نستخدم التعبير x:=y لنشير إلى تغير قيمة x لتصبح مساوية للقيمة y. في ما يلي وصف للعمليات التي نتم في كل نوع من التعليمات.

- ،  $(0 \leq j \leq b-1)$  نسخ مصفوفة الخانات الثنائية من السجل y إلى السجل كل move(t,y) r[t][j]:=r[y][j]
  - j کل کل قیمة السجل تا لتصبح مساویة لv ، حیث v مصفوفة من d خانة ثنائیة. من أجل کل : store(t,v) . r[t][j]:=v[j] ،  $(0\leq j\leq b-1)$
- j اجراء عملية bitwise-AND للسجلين x و y ، وتخزين النتيجة في السجل t . من أجل and(t,x,y) هيمة r[t][j]:=0 نكون r[t][j]:=1 الله عدا ذلك . ( $0\leq j\leq b-1$ )
  - j اجراء عملية bitwise-OR السجلين x و y ، وتخزين النتيجة في السجل t . من أجل or(t,x,y) هر or(t,x,y) . اجراء عملية r[t][j]:=1 المنافق قيمة r[t][j]:=1 على الأقل قيمة r[t][j]:=0 فيما عدا ذلك .
  - - ،  $(0 \leq j \leq b-1)$  اجراء عملية bitwise-NOT للسجل x ، وتخزين النتيجة في السجل . من أجل not(t,x) . r[t][j]:=1-r[x][j]
- الزاحة في السجل x الزاحة في السجل x السجل x السجل x السجل x النتيجة عملية الازاحة في السجل x السجل x السجل x السجل x السجل x المصفوفة x المكونة من المكونة من أجل x السجل x السجل x السجل x المكونة x المكونة من المكونة من أجل x المكونة x المكونة x المكونة x المكونة من أجل x المكونة x ا

- و right(t,x,p) : ازاحة جميع خانات السجل x إلى اليمين p ازاحة، وتخزين النتيجة في السجل t . تكون نتيجة عملية الازاحة في السجل t المكونة t المكونة من t خانة ثنائية. من أجل t t المكونة t المكونة من t خانة ثنائية. من أجل t المكونة عملية الازاحة t المكونة عملية المكونة عملية الازاحة t المكونة عملية المكونة عملية المكونة عملية الازاحة عملية المكونة عملية الازاحة عملية عملية المكونة عملية المكونة عملية عملية المكونة عملية المكونة المكونة عملية عملية المكونة عملية المكونة المكونة المكونة المكونة عملية المكونة ال
- x و السجل x

ير غب كرستوفر بحل نوعين من المهام باستخدام المعالج الجديد. يشار إلى نوع المهمة بالعدد الصحيح s. من أجل كلا نوعي المهام، عليك انتاج برفامجاً مؤلفاً من تسلسل من التعليمات المعرفة أعلاه.

يَّ الْف  $a[i] < 2^k$  مِن  $a[i] < 2^k$  من a[i] < a[i] ، لكل منها a[i] < a[i] ، لكل منها a[i] < a[i] ، لكل منها a[i] < a[i] ، للمن عدداً صحيحاً a[i] < a[i] ، فمن أجل كل a[i] < a[i] . a[i] < a[i] مسلسل المخانة ثثائية a[i] < a[i] مساويةً للقيمة a[i] < a[i] . لاحظ أن a[i] < a[i] مساويةً للقيمة a[i] < a[i] . a[i] < a[i] مساويةً للقيمة a[i] < a[i] . a[i] < a[i] مساويةً للقيمة a[i] < a[i] . a[i] < a[i] مساويةً للقيمة a[i] < a[i] ، لاحظ أن a[i] < a[i] . a[i] < a[i] مساوية في جميع الخانات الثنائية في السجل a[i] < a[i]

- المهمة الأولى (s=0) هي البحث عن اصغر قيمة صحيحة ضمن مجموعة من قيم دخل صحيحة  $a[0],a[1],\ldots,a[n-1]$  . تقصيلاً، يجب أن تكون قيمة c[0] هي القيمة الصغرى من بين  $a[0],a[1],\ldots,a[n-1]$  أن تكون اعتباطية.  $a[0],a[1],\ldots,a[n-1]$
- المهمة الثانية (s=1) هي ترتيب قيم الدخل الصحيحة  $a[0],a[1],\ldots,a[n-1]$  بترتيب غير متناقص. تقصيلاً، من أجل (s=1) بين الأرقام الصحيحة c[i] مساوية للعدد الصحيح ذو الترتيب i+i بين الأرقام الصحيحة c[i] بعد ترتيبها. (أي أن c[0] هو الرقم الصحيح الأصغر بين أرقام الدخل).

قم بتزويد كريستوفر ببر امج، مؤلف كل منها من q تعليمة على الاكثر، تقوم بحل هاتين المهمتين.

# تفاصيل التتجيز

يجب عليك تتجيز الإجرائية التالية:

السجلات الأخرى مساوية للـ0.

void construct\_instructions(int s, int n, int k, int q)

- نوع المهمة. s
- عدد قيم الدخل الصحيحة. n
- . عدد الخانات الثنائية لكل قيمة دخل صحيحة k
  - q: العدد الأكبر من التعليمات المسموح بها.
- يتم استدعاء هذه الإجرائية لمرة واحدة فقط ويجب ان تؤلف سلسلة من التعليمات لإنجاز المهمة المطلوبة.

Registers (2 of 5)

#### يجب على الإجرائية أن تستدعى واحداً أو أكثر من الاجرائيات التالية لتأليف سلسلة التعليمات:

```
void append_move(int t, int y)
void append_store(int t, bool[] v)
void append_and(int t, int x, int y)
void append_or(int t, int x, int y)
void append_xor(int t, int x, int y)
void append_not(int t, int x)
void append_left(int t, int x, int p)
void append_right(int t, int x, int p)
void append_add(int t, int x, int y)
```

- , xor(t,x,y) , or(t,x,y) , and(t,x,y) , store(t,v) move(t,y) : قوم كل اجرائية بإضافة تعليمة or(t,x,y) , or(t,x,y) , and(t,x,y) , store(t,v) move(t,y) . ight(t,x,p) , ight(t,x,p) ,
  - من أجل كل التعليمات ذات الصلة، يجب أن تكون قيم y , x , t على الأقل 0 وعلى الأكثر m-1 .
    - من أجل كل التعليمات ذات الصلة، y , x , t اليست مختلفة عن بعضها البعض بالضرورة.
    - . b من أجل تعليمات left و tight ، بيجب أن تكون قيم p على الأقل tight و على الأكثر tight
      - . bمن أجل تعليمات store ، يكون طول v مساوياً لـ •

### يمكنك ايضاً استدعاء الإجراء التالي لمساعدتك على اختبار حلك

```
void append_print(int t)
```

- سيتم اهمال أي استدعاء لهذه الاجرائية خلال عملية تصحيح حلك.
- في المصحح النموذجي، تضيف هذه الإجرائية تعليمة print(t) إلى برنامجك.
- عندما يصادف المصحح النموذجي تعليمة print(t) خلال تنفيذ برنامجك، سيقوم بطباعة n عدداً صحيحاً كل منها مكون من t خانة ثنائية، مشكّلة من أول t خانة ثنائية من السجل t (لمزيد من التفاصيل، انظر إلى المصحح النموذجي).
  - t < t < m-1 الشرط t < t < m-1 . ويجب أن تحقق
  - لا يحتسب استدعاء هذه الاجرائية من عدد التعليمات الناتجة.

بعد إضافة آخر تعليمة، يجب أن تتوقف construct\_instructions. بعدها يتم تقييم برنامجك على عدد من حالات الاختبار، تحدد كل حالة آخر تعليمة، يجب أن تتوقف  $a[0],a[1],\ldots,a[n-1]$  عددًا من أجل حالة كل حالة اختبار دخلاً مكوناً من عدداً صحيحاً كل منها  $a[0],c[1],\ldots,c[n-1]$  من أجل الدخل المحدد محققاً للشروط التالية:

- .  $a[0],a[1],\ldots,a[n-1]$  يجب أن تكون الأصغر بين c[0] ، فإن s=0 . إذا كان s=0
- بين 1+i بين القيمة ذات الترتيب 1+i بين s=1 هي القيمة ذات الترتيب a[0] هي القيمة ذات الترتيب  $a[0],a[1],\ldots,a[n-1]$  بين عد ترتيبها.

### يمكن للمصحح أن ينتج واحدة من رسائل الخطأ التالية أثناء تصحيح حلك:

- Invalid index: تم ارسال دلیل سجل غیر مقبول (ربما سالب) کبر امیتر t أو x أو y لاستدعاء لاحدی الإجرائیات.
- . b عامرة المصفوفة v الممرة لv append store المصفوفة الممرة لv append store المصفوفة v المحرة لv
- ه الممرة b و b الممرة b append right أو append left اليست بين b و b ضمناً. Invalid shift value
  - Too many instructions: تحاول اجرائيتك إضافة اكثر من q تعليمة.

#### أمثلة

k=1 بفرض a[0] و a[0] و a[0] به الله قيمتين صحيحتين في الدخل a[0] و a[0] ، كل منها مكونة من a=1 بفرض a[0] بغرض a[0] و a[0] . جميع بقية الخانات الثنائية في المعالج لها القيمة a[0] بعد خانة ثنائية. قبل بدء تنفيذ البرنامج، a[0] a[0] a[0] و a[0] a[0] بالمعالج لها القيمة الأصغر بين تنفيذ جميع التعليمات في برنامجك، نحتاج لأن تكون a[0] a[0] a[0] و a[0] ، و التي تعبر عن القيمة الأصغر بين a[0] و a[0] .

هنالك 4 حالات دخل محتملة لبر نامجك:

- a[0] = 0, a[1] = 0:1 •
- a[0] = 0, a[1] = 1:2 •
- a[0] = 1, a[1] = 0:3 •
- a[0] = 1, a[1] = 1:4 •

نلاحظ أنه من أجل حميع الحالات الـ4، تكون  $\min(a[0],a[1])$  مساوية لـbitwise-AND بين a[0] و a[1] و بالتالي، تكون إحدى الحلول الممكنة هي تأليف برنامج يقوم بالاستدعاءات التالية:

- . r[1] الى ماية نسخ من من [0] بالى r[0] الى append\_move (1, 0) .1
- 2. (1, 1, 1) append\_right (1, 1, 1) والتي تقوم بإضافة تعليمة نزيح كل خانات السجل r[1] خانة واحدة يميناً وتخزن النتيجة في نفس السجل r[1][0] مساوية لـa[1] . بما أن قيم الدخل مكونة من خانة ثنائية واحدة، نكون النتيجة في a[1][0] مساوية لـa[1] .
- r[0] بين bitwise-AND و التي تقوم باضافة تعليمة append\_and (0, 0, 1) .3 و مواصليجة في السجل (0, 0, 1) .3 و مواصليجة في السجل bitwise-AND بين bitwise-AND و r[1][0] و المساوية للـbitwise-AND بين r[0][0] و r[0][0] و المطلوب.

#### مثال 2

بفرض s=1 , s=1 , وكما هو في المثال السابق، هنالك 4 حالات دخل محتملة لبرنامجك فقط. من أجل ورض q=1000 , k=1 , n=2 , s=1 بين  $\min(a[0],a[1])$  و الحالات الأربعة، تكون  $\min(a[0],a[1])$  مساوية لـ bitwise-AND مساوية لـ  $\min(a[0],a[1])$  و a[0] و a[0] و التالية:

- append move (1,0).1
- append right (1,1,1) .2
  - append and (2,0,1) .3
    - append or (3, 0, 1) .4
  - append left (3,3,1) .5
    - append or (0, 2, 3) .6

وبعد تنفيذ هذه التعليمات، يحتوي c[0] = r[0][0] = a على القيمة  $\min(a[0], a[1])$  وبعد تنفيذ هذه التعليمات، يحتوي  $\max(a[0], a[1])$  على القيمة  $\max(a[0], a[1])$ 

### القيود

- m = 100 •
- b = 2000 •
- $0 \le s \le 1$  •
- $2 \le n \le 100$ 
  - 1 < k < 10 •

- $q \le 4000$  •
- (  $0 \leq i \leq n-1$  من أجل )  $0 \leq a[i] \leq 2^k-1$  •

# المسائل الجزئية

$$s=0, n=2, k \leq 2, q=1000$$
 (علامات) 10.

$$s=0, n=2, k \leq 2, q=20$$
 (2. ال علامة) 2

$$s=0, q=4000$$
 (علامة) 3.

$$s=0, q=150$$
 (علامة) 4.

$$s=1, n \leq 10, q=4000$$
 (13) علامة) 5.

$$s=1, q=4000$$
 (29 علامة) 6.

# المصحح النموذجي

يقرأ المصحح النموذجي الدخل على الشكل التالي:

 $s\ n\ k\ q$ : السطر •

يليه عدد من الأسطر، يوصّف كل منها حالة اختبار. لكل حالة اختبار الشكل التالي:

 $a[0] a[1] \ldots a[n-1]$  •

وتوصف حالة اختبار لها الدخل المكون من n عدداً صحيحاً a[0],a[1],...,a[n-1] . يلي توصيف كل حالات الاختبار سطراً يحتوي القيمة a

يقوم المصحح النموذجي باستدعاء (construct\_instructions (s, n, k, q) أو لاً. إذا لم يحقق هذا الاستدعاء أي من القيود الموصوفة في نص المسألة، يطبع المصحح إحدى رسائل الخطأ المذكورة في نهاية قسم "تفاصيل التنجيز" ويتوقف. وفيما عدا ذلك، يطبع المصحح أو لا كل تعليمة تمت إضافتها ضمن (construct\_instructions (s, n, k, q) بالترتيب. من أجل تعليمات t من الدليل t الدليل t الدليل t ومن ثم، يعالج المصحح النموذجي حالات الاختبار بالترتيب. ومن أجل كل حالة اختبار، يقوم بتشغيل برنامجك على قيم الدخل لحالة الاختبار.

بعد تنفيذ جميع التعليمات، يطبع المصحح النموذجي خرج برنامجك.

في حالة s=0 ، يكون خرج المصحح النموذجي من أجل كل حالة اختبار:

. c[0] •

في حالة s=1 ، يكون خرج المصحح النموذجي من أجل كل حالة اختبار:

. c[0] c[1] ... c[n-1] •

بعد تنفيذ جميع حالات الاختبار، يطبع المصحح: X number of instructions حيث X هي عدد التعليمات في برنامجك.