Національний технічний університет України «Київський політехнічний інститут» Факультет інформатики та обчислюваної техніки Кафедра обчислюваної техніки

Курсовий проект

із курсу

«Автоматизація проектування комп'ютерних систем»

із теми

«Логічне моделювання схем із допомогою подієвого алгоритму (ЛД-модель елементів)»

Виконав	Допущений до захисту
студент групи IO-22	(Чебаненко Т.М.)
Коломієць Олег	
Залікова книжка №2209	