Diplomová práce



České vysoké učení technické v Praze

F3

Fakulta elektrotechnická Katedra mikroelektroniky

Reflektometr v časové oblasti

Bc. Petr Polášek

Vedoucí: Ing. Viktor Adler, Ph.D. Obor: Elektronika a komunikace Studijní program: Elektronika

Listopad 2019



ZADÁNÍ DIPLOMOVÉ PRÁCE

I. OSOBNÍ A STUDIJNÍ ÚDAJE

Příjmení:	Polášek	Jméno: Petr	Osobní číslo: 4350	28
i illincili.	i Olasek	Jiliello. I eti	Caubili Galo. Tago	_

Fakulta/ústav: Fakulta elektrotechnická

Zadávající katedra/ústav: Katedra mikroelektroniky

Studijní program: Elektronika a komunikace

Studijní obor: Elektronika

•		
ÚDAJE K DIPLOMOVÉ PRÁC	I	
Název diplomové práce:		
Reflektometr v časové oblasti		
Název diplomové práce anglicky:		
Time-Domain Reflectometer		
Pokyny pro vypracování:		
zařízení pracující na principu časové refle ekvivalentním čase. Jako budící signál m nejkratší náběžné hrany. Implementujte z	ektometrie (TDR, Time-Domain Ří věřeného obvodu použijte obdélník pracování změřených vzorků tak, librační metodu využívající předer	ení a zkonstruujte samostatně fungující měřicí eflectometry) a využijte techniku vzorkování v kový signál, u něhož se snažte dosáhnout co aby se dala určit poloha a typ diskontinuity na n známé vlastnosti vhodných mechanických
Seznam doporučené literatury:		
Cataldo Andrea, De Benedetto Egidio, Cataldo Andrea, De Benedetto Egidio, Cataldo Applications, Springer-Verlag Fabien Ndagijimana, Signal Integrity: Fro	annazza Giuseppe, Broadband Ro Berlin Heidelberg, 2011 Im High-speed to Radiofrequency mové práce:	Applications, J.Wiley & Sons, New York, 2014 eflectometry for Enhanced Diagnostics and Applications, J. Wiley&Sons, New York, 2014
Ing. Viktor Adler, Ph.D., katedra	elektromagnetického pole F	EL
Jméno a pracoviště druhé(ho) vedouc	cí(ho) nebo konzultanta(ky) dip	lomové práce:
Datum zadání diplomové práce: 04. Platnost zadání diplomové práce: 3 6		zdání diplomové práce:
Ing. Viktor Adler, Ph.D. podpis vedoucí(ho) práce	podpis vedoucí(ho) ústavu/katedry	prof. Mgr. Petr Páta, Ph.D. podpis děkana(ky)
PŘEVZETÍ ZADÁNÍ		
Diplomant bere na vědomí, že je povinen vypracov Seznam použité literatury, jiných pramenů a jmen k		
Datum převzetí zadání		Podpis studenta
'		·

Poděkování

Děkuji svým rodičům i celé rodině, že mi byli oporou po celou dobu mého studia.

Děkuji Ing. Viktoru Adlerovi, PhD. a prof. Ing. Karlu Hoffmannovi, CSc. za umožnění přístupu k mikrovlnné měřicí technice a možnost konzultování detailů této práce.

Děkuji také studentskému klubu Silicon Hill a projektu "MacGyver - Bastlíři SH" za umožnění přístupu k měřicímu vybavení.

Prohlášení

Prohlašuji, že jsem předloženou práci vypracoval samostatně a že jsem uvedl veškeré použité informační zdroje v souladu s Metodickým pokynem č. 1/2009 o dodržování etických principů při přípravě vysokoškolských závěrečných prací.

Dále prohlašuji, že nemám závažný důvod proti užití tohoto školního díla ve smyslu §60 zákona č.121/2000 Sb., o právu autorském, o právech souvisejících s právem autorským a o změně některých zákonů (autorský zákon).

V Praze,	9. listopadu 2019
	Bc. Petr Polášek

Abstrakt

Tato práce se zabývá konstrukcí reflektometru v časové doméně, výsledkem je funkční zařízení s ovládacím softwarem. Cílem bylo vyvinout zařízení pro měření odrazů na vedení schopné detekce závad na vedení s přesností detekce polohy závady v řádu jednotek centimetrů. Důraz byl kladen na co nejmenší cenu výsledného zařízení a zároveň co nejjednodušší konstrukci, ovšem se snahou, aby tato kritéria neomezovala použitelnost či funkčnost zařízení.

Výsledné zařízení dokáže měřit ve frekvenčním rozsahu do řádu jednotek GHz, vzorkovací krok měření je 20 ps, ekvivalentní vzorkovací kmitočet je tedy 50 GSa. Tento vzorkovací krok teoreticky umožňuje rozlišovací schopnost polohy závady na vedení 0,3 cm ve vakuu, v reálném prostředí může být i lepší. Samostatně dokáže zařízení detekovat jednoduché závady, jejich typ a polohu. V součinnosti s počítačem je možné provést i kalibraci pomocí kalibrační sady pro korekci nedokonalostí zařízení.

V práci je popsána vytvořená konstrukce reflektometru a princip jeho funkce. Jednotlivé funkční bloky jsou podrobně popsány, vysvětlen je i postup optimalizace těchto bloků k dosažení co nejlepších parametrů zapojení. Vysvětleny jsou i metody detekce závad na vedení, kalibrace zařízení a autokalibrace.

Práce ze zabývá i případnými možnostmi, jak by bylo možné rozšířit schopnosti tohoto zařízení o funkci transmisometru, která by umožnila používat toto zařízení jako vektorový analyzátor v časové oblasti.

Klíčová slova: reflektometrie, reflektometr, TDR

Vedoucí: Ing. Viktor Adler, Ph.D.

Abstract

This work deals with construction of reflectometer in time domain, which is implemented as functional device along with control software. The goal was to develop a device capable of measuring reflections on transmission lines caused by faults with spatial resolution on the order of units of centimetres. The emphasis was to develop a cheap and simple device while trying not to limit the functionality or capability of the device.

The resulting device is able to measure up to units of GHz, sampling step is 20 ps, resulting in equivalent sampling rate of 50 GSa. This sampling step theoretically allows spatial resolution of 0.3 cm in vacuum, possibly even less in real environment. The device can detect simple faults on its own, along with their type and position. When used with computer, it is possible to perform calibration using calibration set.

The work contains explanation of the construction and its principles. Each functional block is described in detail as well as the optimalisations which were used to obtain the best possible parameters of the construction. Also explained are methods of detection of faults on the transmission line, calibration and autocalibration of the device.

This work also deals with eventual possibilities of extending the capabilities of the device by implementing a function of transmisometer, which could allow to use the device as a vector network analyzer in time domain.

Keywords: reflectometer, reflectometry, TDR

Title translation: Time-Domain

Reflectometer

Obsah

1 Zadání a vlastní cíle návrhu	1
1.1 Zadání	1
1.2 Vlastní cíle návrhu	1
2 Princip měření	3
2.1 Základní princip měření	3
2.2 Měření v ekvivalentním čase \ldots	3
2.3Interpretace měřených výsledků .	3
3 Princip zapojení	5
3.1 Základní princip funkce zapojení .	5
3.2 Blokové zapojení	5
3.3 Generování potřebných hodinových signálů	5
3.4 Tvorba budicího pulzu	5
3.5 Přizpůsobovací obvody a testovací port	5
3.6 Vzorkovací obvody	5
3.7 Oddělovací zesilovač	5
3.8 Sekundární vzorkování	5
3.9 Digitalizace měřeného průběhu \ldots	5
4 Kalibrace	7
4.1 Chybový model	7
4.2 Chyby pramenící z nepřesnosti frekvence fázového závěsu	7
4.3 Měření parametrů chybového modelu	7
4.4 Kompenzace chyb	7
4.5 Omezení plynoucí z omezené šířky pásma zapojení	7
5 Detekce závad	9
5.1 Princip hledání závad	9
5.2 Základní typy závad	9

5.3Složené závady	9
5.4 Výpočet impedančního profilu	9
6 Změřené parametry	11
6.1 Budicí pulz	11
6.1.1 Průběh budicího pulzu	11
$6.1.2$ Spektrum budicího pulzu \dots	11
6.2 Parametry fázového závěsu	11
6.2.1 Jitter fázového závěsu v celočíselném režimu	11
6.2.2 Jitter fázového závěsu v racionálním režimu	11
6.2.3 Drift fázového závěsu	11
7 Uživatelské rozhraní a popis ovládání	13
7.1 Chování zařízení v autonomním režimu	14
7.1.1 Autokalibrace	14
7.1.2 Kalibrace pomocí kalibračních standardů	14
7.1.3 Měření	14
7.1.3 Měření7.1.4 Vyhodnocení změřených dat .	14 14
7.1.4 Vyhodnocení změřených dat .7.2 Chování zařízení v režimu s	14
7.1.4 Vyhodnocení změřených dat .7.2 Chování zařízení v režimu s připojeným počítačem	1414
 7.1.4 Vyhodnocení změřených dat . 7.2 Chování zařízení v režimu s připojeným počítačem 7.2.1 Autokalibrace 7.2.2 Kalibrace pomocí kalibračních 	14 14 14
 7.1.4 Vyhodnocení změřených dat . 7.2 Chování zařízení v režimu s připojeným počítačem	14 14 14 14

Obrázky

Zadání a vlastní cíle návrhu

- 1.1 Zadání
- 1.2 Vlastní cíle návrhu

Princip měření

- 2.1 Základní princip měření
- 2.2 Měření v ekvivalentním čase
- 2.3 Interpretace měřených výsledků

Princip zapojení

- 3.1 Základní princip funkce zapojení
- 3.2 Blokové zapojení
- 3.3 Generování potřebných hodinových signálů
- 3.4 Tvorba budicího pulzu
- 3.5 Přizpůsobovací obvody a testovací port
- 3.6 Vzorkovací obvody
- 3.7 Oddělovací zesilovač
- 3.8 Sekundární vzorkování
- 3.9 Digitalizace měřeného průběhu

Kalibrace

- 4.1 Chybový model
- 4.2 Chyby pramenící z nepřesnosti frekvence fázového závěsu
- 4.3 Měření parametrů chybového modelu
- 4.4 Kompenzace chyb
- 4.5 Omezení plynoucí z omezené šířky pásma zapojení

Detekce závad

- 5.1 Princip hledání závad
- 5.2 Základní typy závad
- 5.3 Složené závady
- 5.4 Výpočet impedančního profilu

Změřené parametry

- 6.1 Budicí pulz
- 6.1.1 Průběh budicího pulzu
- 6.1.2 Spektrum budicího pulzu
- 6.2 Parametry fázového závěsu
- 6.2.1 Jitter fázového závěsu v celočíselném režimu
- Histogram jitteru
- Frekvenční spektrum jitteru
- Chování jitteru při průměrování
- 6.2.2 Jitter fázového závěsu v racionálním režimu
- Histogram jitteru
- Frekvenční spektrum jitteru
- Chování jitteru při průměrování
- 6.2.3 Drift fázového závěsu

Uživatelské rozhraní a popis ovládání

- 7.1 Chování zařízení v autonomním režimu
- 7.1.1 Autokalibrace
- Kalibrace polohy budicího pulzu
- Kalibrace polohy měřicí roviny
- Kalibrace vzorkovacího kmitočtu
- 7.1.2 Kalibrace pomocí kalibračních standardů
- 7.1.3 **Měření**
- 7.1.4 Vyhodnocení změřených dat
- 7.2 Chování zařízení v režimu s připojeným počítačem
- 7.2.1 Autokalibrace
- 7.2.2 Kalibrace pomocí kalibračních standardů
- 7.2.3 Měření
- 7.2.4 Vyhodnocení změřených dat

Kapitola 8 Závěr