

CONVERTIDOR DE PROTOCOLOS

CAMPUS GUADALAJARA

Design of Advanced Embedded Systems (Gpo 601)

Profesor: José Ignacio Parra Vilchis

Fatima Álvarez Nuño - A01645815 Andrea Zarahi Rubio Quezada - A01645257 Gustavo Alexander Nuño Corvera - A01644775

22 octubre 2025

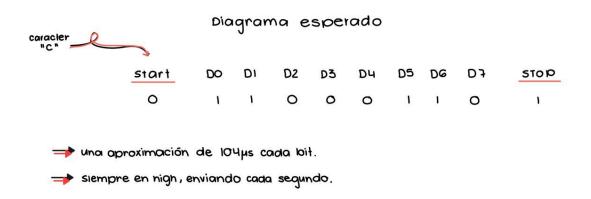


Diagrama de Timing de UART

Protocolo UART - Especificaciones del sistema

- Velocidad de 9600 baudios
- 8N1 (8 bits de datos, sin paridad, 1 bit de paridad)
- Duración del Bit: aproximación de 104.17μs

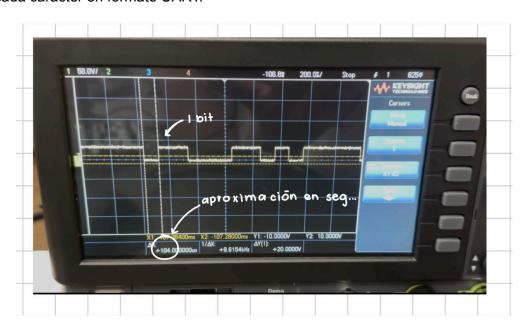
Diagrama de Timing Esperado



Se espera que sea el bit de start, siendo nuestro IDLE 1, y después enviará la palabra "coca" en binario (01100011 01101111 01100011 01100001 00001010), enviando cada segundo.

Diagrama de Timing Tiempo Real

Para la transmisión de la palabra coca (4 caracteres), el sistema envía secuencialmente cada carácter en formato UART:





Comparación de Resultados: Valores Esperados vs Valores Reales

Parámetro	Valor Teórico Esperado	Valor Real Medido	Diferencia Absoluta	Error Relativo	Estado
Duración de 1 bit	104. 17 μs	104. 00 μs	– 0. 17 μs	- 0.16%	CUMPLE
Frecuencia (Baud Rate)	9600 bps	9615. 4 bps	+ 15.4 μs	+ 0.16%	CUMPLE
Periodo del bit	104. 17 μs	104. 00 μs	- 0.17 μs	- 0.16%	CUMPLE
Frame Completo	1041. 7 μs	~1040 μs	- 1.7 μs	- 0.16 %	CUMPLE
Palabra "coca"	4166. 8 μs	~4160 µs	- 6.8 μs	- 0.16 %	CUMPLE

Conclusiones

Los resultados obtenidos mediante el análisis con osciloscopio demuestran que la implementación del protocolo UART en el microcontrolador STM32H7 cumple satisfactoriamente con las especificaciones teóricas establecidas.

Las mediciones realizadas arrojan una duración de bit de 104.00 µs, prácticamente idéntica al valor teórico calculado de 104.17 µs, resultando en un error relativo de apenas 0.16%, muy inferior al límite máximo permitido del 2% establecido por el estándar RS-232. La frecuencia de transmisión medida de 9615.4 baudios se aproxima con alta precisión al valor nominal de 9600 baudios configurado, confirmando la correcta parametrización del PLL y los divisores de reloj del sistema. La integridad de la señal observada presenta flancos de transición limpios, niveles lógicos estables y ausencia de distorsión significativa, lo que valida tanto la configuración del hardware como la implementación del código mediante la librería HAL. En consecuencia, el sistema desarrollado garantiza una comunicación serial confiable y compatible con dispositivos periféricos estándar, resultando apto para aplicaciones industriales y de adquisición de datos que requieran comunicación UART a 9600 baudios.

Se utilizó un USB a SERIAL TTL para poder visualizar los datos recibidos.

