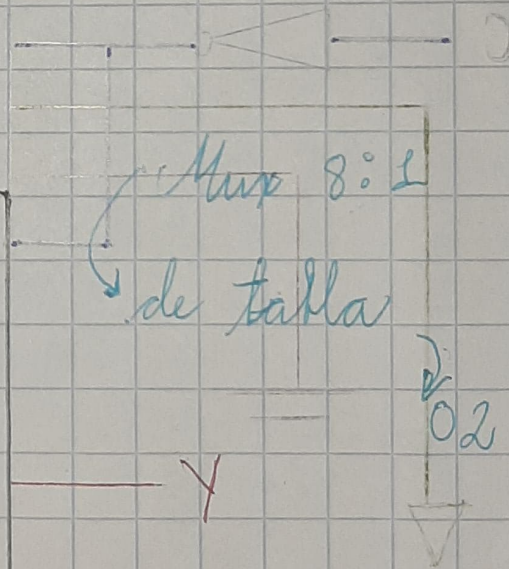
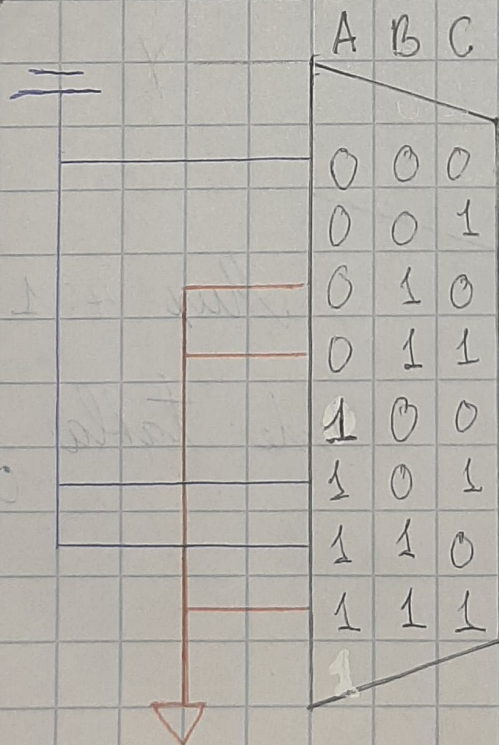
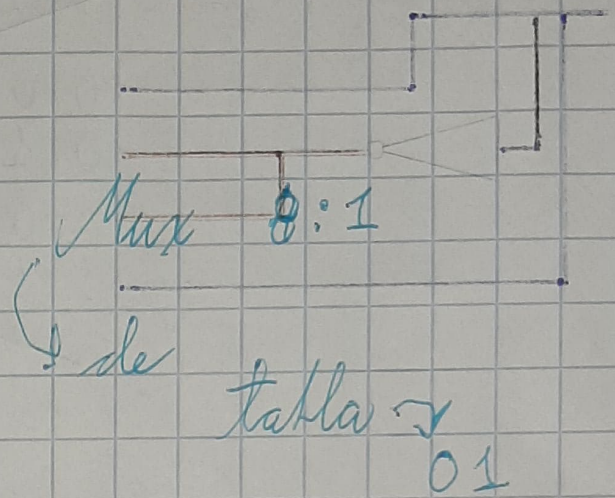
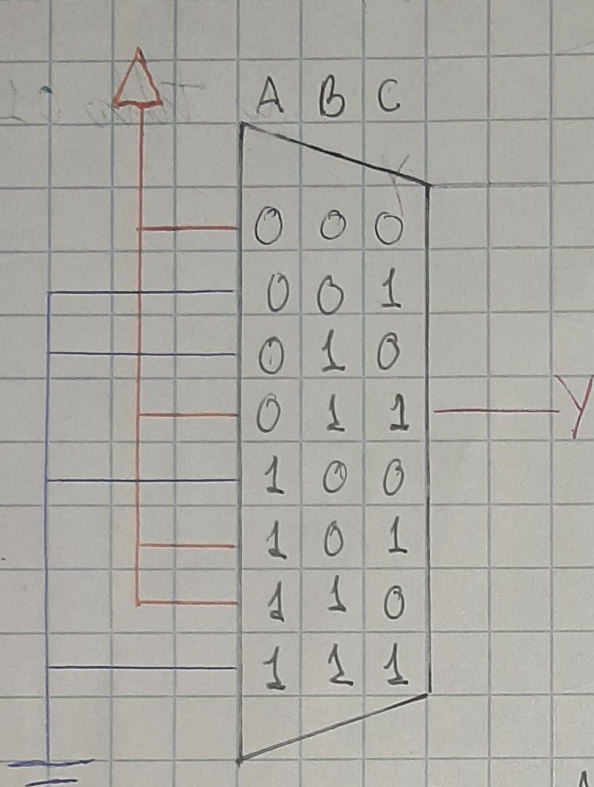
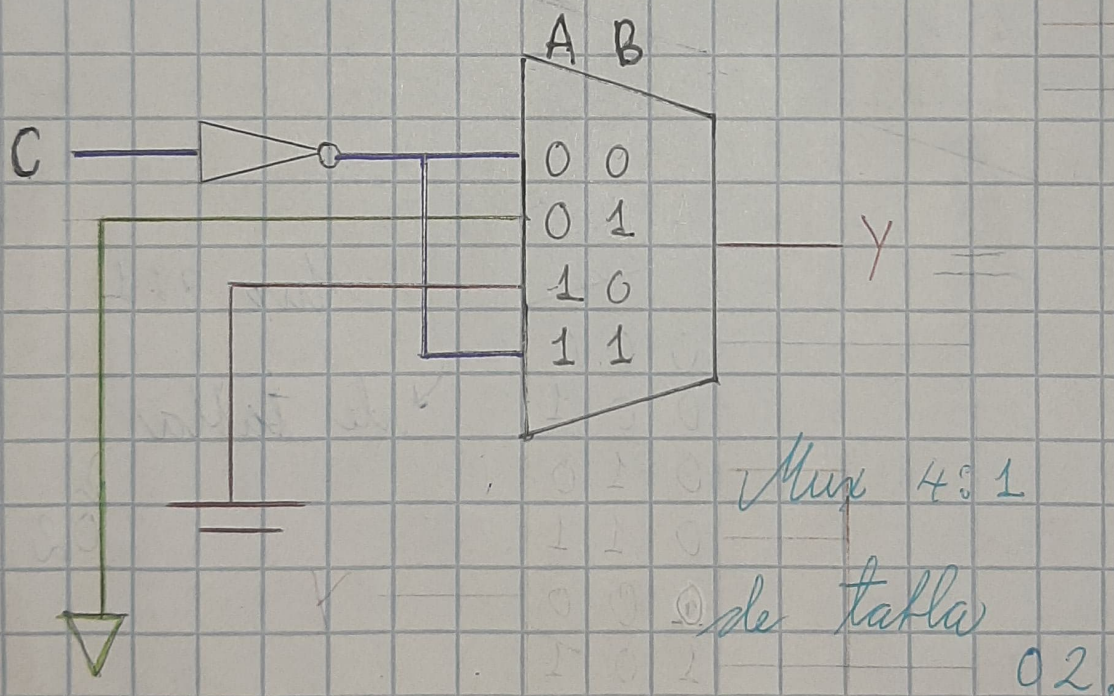
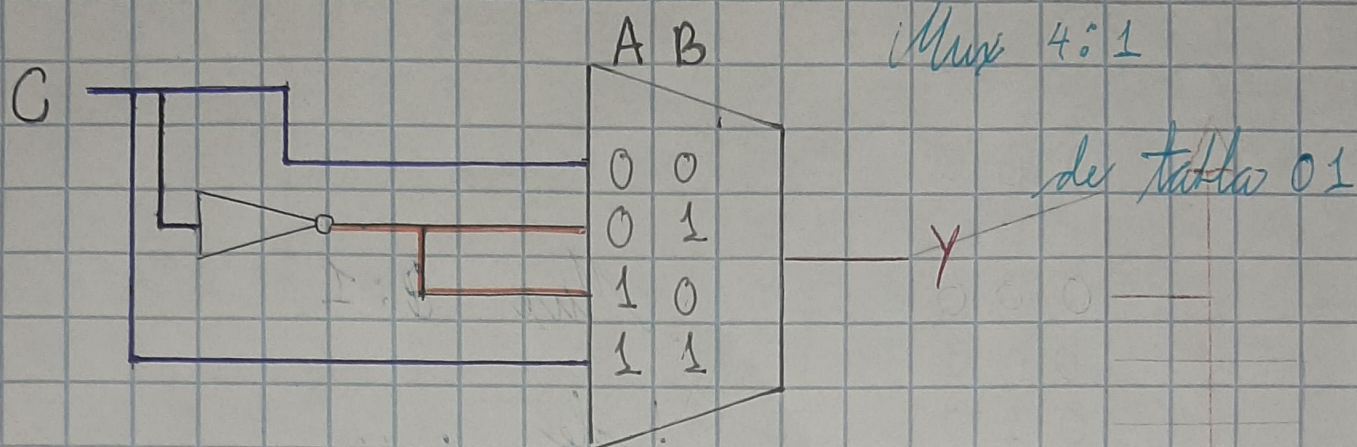


Ejercicio 01.

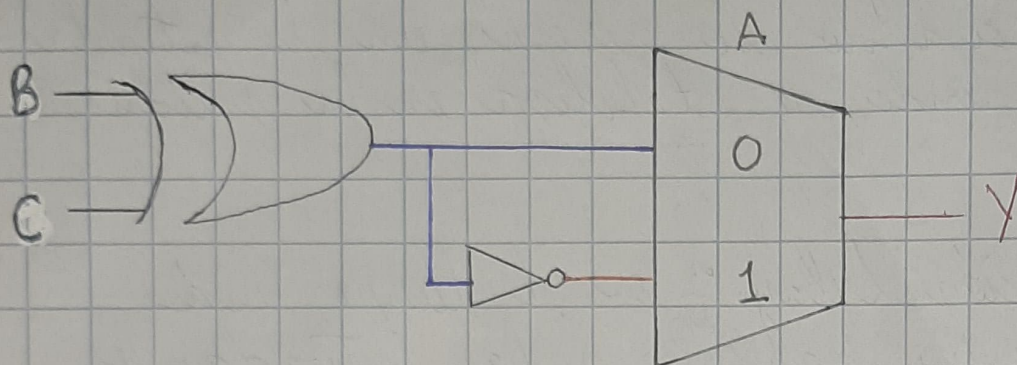
1) con mux 8:1 :



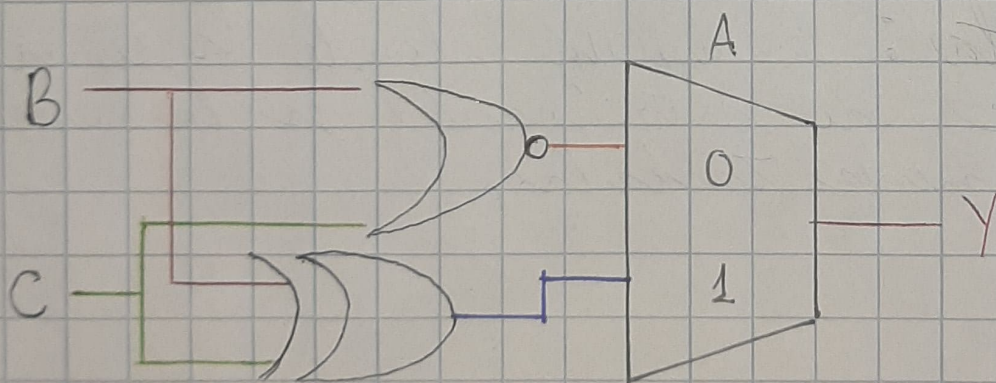
2) Mux 4:1 & compuertas lógicas:



3) Mux 2:1 & compuertas logicas:



Mux 2:1 de tabla 01.



Mux 2:1 de tabla 02.

Ejercicio 05:

- Propagación Delay: es el tiempo máximo que hay cuando se genera un la entrada y hasta donde se estabiliza en la salida.
- Contaminación Delay: es el tiempo más corto entre un cambio a la entrada y su efecto en su salida.
- Ruta crítica: es aquella donde la suma de delays de propagación es la mayor, o la más tardada.
- Ruta corta: es aquella donde la suma de delays de contaminación es la menor o la menos tardada.

1

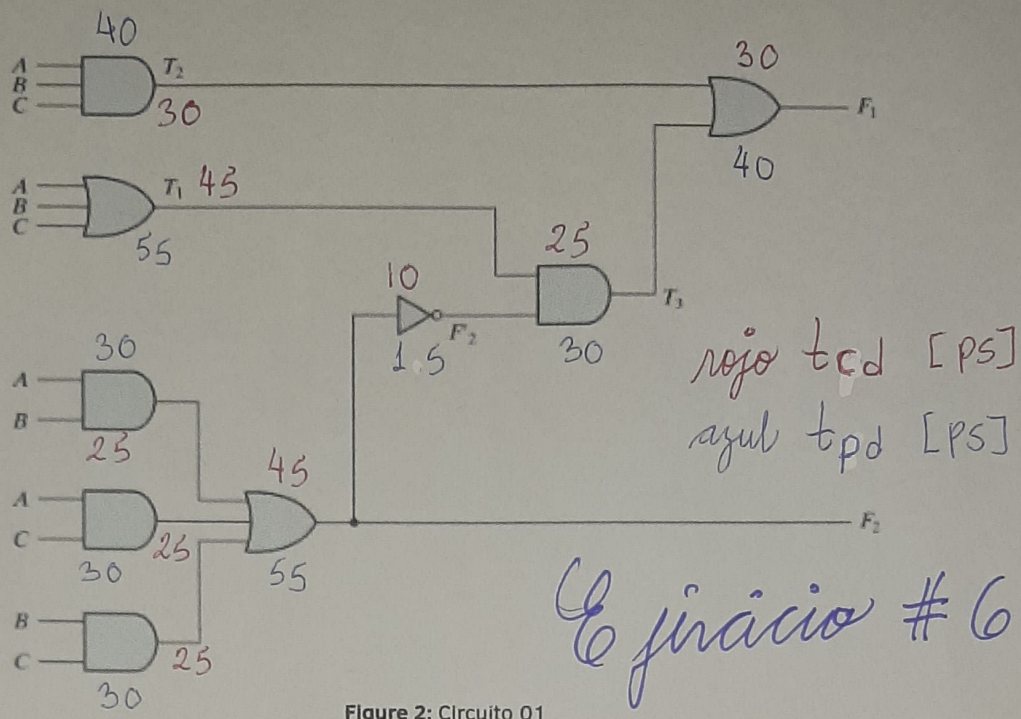


Figure 2: Circuito 01

2

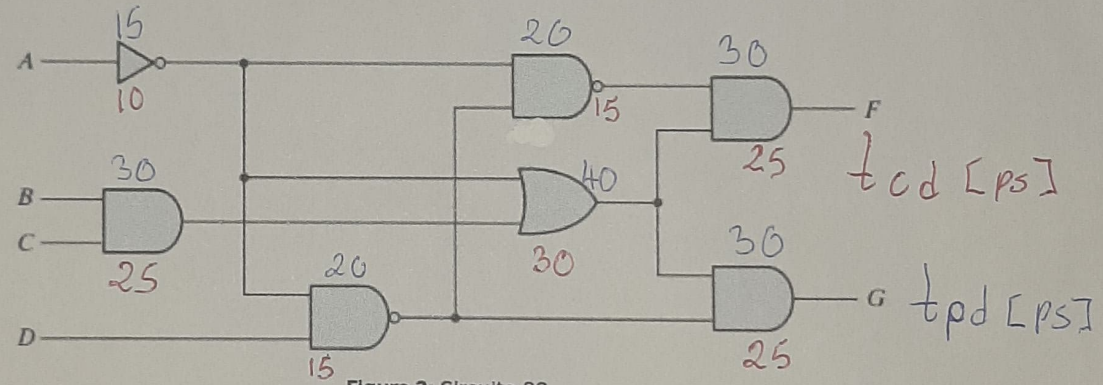


Figure 3: Circuito 02

3

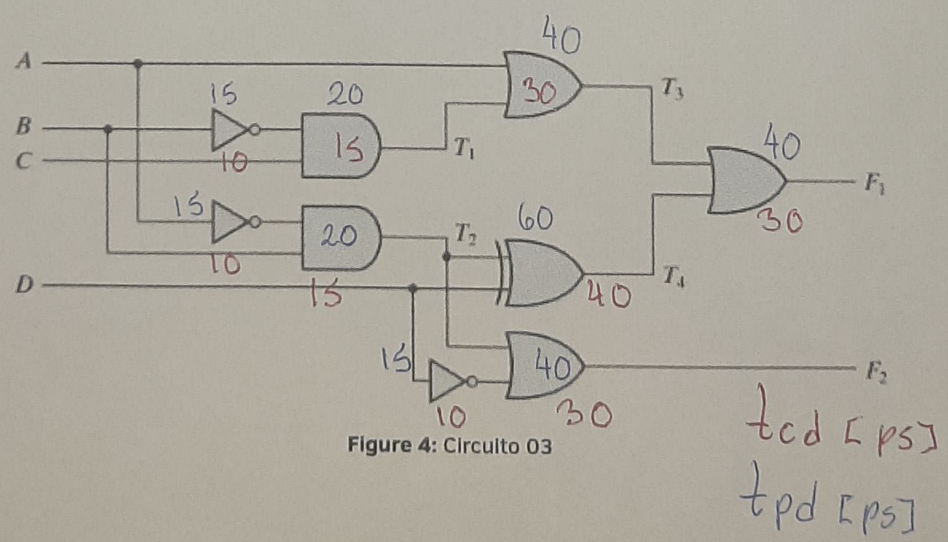


Figure 4: Circuito 03

④

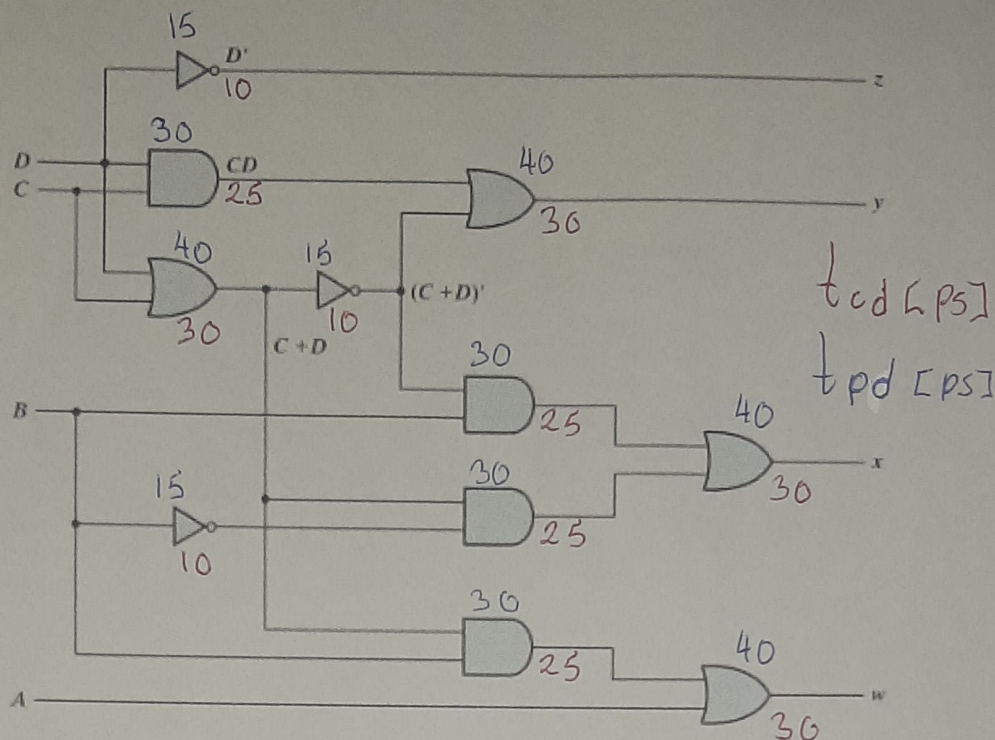


Figure 5: Circuito 04

Para el ①

- ruta crítica = F_1 con $t_{pd} = 325 \text{ ps}$ ✓
- ruta corta = F_2 con $t_{cd} = 120 \text{ ps}$ ✓

Para el ②

- ruta crítica = 6 con $t_{pd} = 120 \text{ ps}$ ✓
- ruta corta = 6 con $t_{cd} = 95 \text{ ps}$ ✓

Para el ③

- ruta crítica = F_2 con $t_{pd} = 90 \text{ ps}$ ✓
- ruta corta = F_2 con $t_{cd} = 65 \text{ ps}$ ✓

Para el ④

- ruta crítica = x con $t_{pd} = 170 \text{ ps}$ ✓
- ruta corta = z con $t_{cd} = 10 \text{ ps}$ ✓