



Universidad Nacional Autónoma de México



Facultad de Ingeniería

Integrantes:

Espinoza Matamoros Percival Ulises - 320025561

Flores Colin Victor Jaziel - 320266083

Lara Hernandez Angel Husiel - 320060829

Laboratorio de Microcomputadoras

Grupo: 06 - Semestre: 2026-2

Practica 2:

Programación en Ensamblador. Direccionamiento
Indirecto

Profesor:

Ing. Moises Melendez Reyes

Fecha de Entrega:

8 de Marzo del 2026



1. Objetivo:

Programar las variantes del modo de direccionamiento indirecto existentes para los procesadores ARM.

Actividad 1

Escribir, comentar, compilar y comprobar el funcionamiento del siguiente programa.

Propuesta de solución

Desarrollo

Listing 1: Código de la Actividad 1

```
1  /* ACTIVIDAD 1: Direccionamiento con desplazamiento a la izquierda (LSL)
2   Objetivo: Guardar el valor del contador en un arreglo de 16
3   posiciones.
4 */
5 .data
6   i: .skip 64           @ Reserva 64 bytes de memoria (16
7   palabras de 4 bytes)
8
9 .text
10 .global main          @ Define 'main' como global para Code
11   ::Blocks / Linker
12
13 main:
14   ldr r1, =i            @ Carga en R1 la dirección base de la
15   variable 'i'
16   mov r2, #0             @ R2 será nuestro contador,
17   inicializado en 0
18
19 loop:
20   cmp r2, #16           @ Compara el contador R2 con el límite
21   de 16
```



```
16    beq fin          @ Si R2 es igual a 16 (Branch if EQUAL)
     ) , salta a la etiqueta 'fin'

17
18    add r3, r1, r2, LSL #2      @ R3 = R1 + (R2 desplazado a la
     izquierda 2 bits). Equivale a R3 = R1 + (R2 * 4). Calcula la
     dirección en memoria.

19    str r2, [r3]           @ Guarda el valor actual del contador
     (R2) en la dirección de memoria apuntada por R3
20    add r2, r2, #1         @ Incrementa el contador (R2 = R2 + 1)
21    b loop               @ Salto incondicional (Branch) de
     regreso a 'loop'

22
23 fin:
24    MOV R7, #1           @ Carga la llamada al sistema sys_exit
     (1)
25    SVC 0                @ Ejecuta la llamada para salir
     limpiamente al SO
```

Análisis de resultados



Actividad 2

Modificar el programa de la actividad 1, para usar el direccionamiento indexado de su preferencia con el doble de datos.

Propuesta de solución

Desarrollo

Listing 2: Código de la Actividad 2

```
1  /* ACTIVIDAD 2: Direccionamiento Post-indexado con 32 datos
2   Objetivo: Guardar 32 números usando auto-incremento de dirección.
3 */
4 .data
5   i: .skip 128           @ Reserva 128 bytes (32 elementos * 4
6   bytes cada uno)
7
8 .text
9 .global main
10
11 main:
12   ldr r1, =i            @ Carga en R1 la dirección base del
13   arreglo 'i'
14   mov r2, #0             @ R2 es el contador, inicia en 0
15
16 loop2:
17   cmp r2, #32           @ Compara el contador con 32 (el doble
18   que la act. 1)
19   beq salir              @ Si llegamos a 32, salta a 'salir'
20
21   str r2, [r1], #4       @ DIRECCIONAMIENTO POST-INDEXADO:
22   Guarda R2 en la memoria de R1, y LUEGO suma 4 a R1 automá-
23  ticamente.
24   add r2, r2, #1         @ Incrementa el contador R2 en 1
25   b loop2                @ Repite el bucle
26
27 salir:
```



```
23     MOV R7, #1           @ Prepara sys_exit  
24     SVC 0               @ Termina ejecución
```

Análisis de resultados

Actividad 3

Realizar un programa almacene en memoria un arreglo de datos de 32 bits con 16 elementos; una vez transferidos, realizar la copia en sentido inverso en otro arreglo.

$$A = [\text{dato}_1, \text{dato}_2, \text{dato}_3, \text{dato}_4, \dots, \text{dato}_{15}, \text{dato}_{16}] \quad @\text{Original}$$

$$B = [\text{dato}_{16}, \text{dato}_{15}, \text{dato}_{14}, \text{dato}_{13}, \dots, \text{dato}_2, \text{dato}_1] \quad @\text{Copia}$$

Propuesta de solución

Desarrollo

Listing 3: Código de la Actividad 3

```
1  /* ACTIVIDAD 3: Copia de arreglo invertida  
2      Objetivo: A = [1..16], B = [16..1]  
3 */  
4 .data  
5     A: .word 1, 2, 3, 4, 5, 6, 7, 8, 9, 10, 11, 12, 13, 14, 15, 16  
6         @ Arreglo original de 16 datos  
7     B: .skip 64             @ Arreglo vacío 'B' para la copia (64  
8         bytes)  
9  
10    .text  
11    .global main  
12  
13    main:
```



```
12    ldr r1, =A           @ R1 apunta al INICIO del arreglo  
13    original 'A'  
14    ldr r2, =B           @ R2 apunta al INICIO del arreglo  
15    destino 'B'  
16    add r2, r2, #60      @ Movemos R2 para que apunte al ÚLTIMO  
17    espacio de 'B' (15 posiciones * 4 bytes = +60)  
18    mov r3, #0           @ R3 es el contador, inicia en 0  
19  
20  
21    loop_copia:  
22    cmp r3, #16          @ ¿Ya copiamos 16 elementos?  
23    beq fin_copia        @ Si sí, termina el ciclo  
24  
25    ldr r4, [r1], #4      @ Lee el dato apuntado por R1, lo  
26    guarda en R4 y avanza R1 hacia ADELANTE (+4 bytes)  
27    str r4, [r2], #-4      @ Escribe R4 en la dirección R2, y  
28    mueve R2 hacia ATRÁS (-4 bytes)  
29  
30  
31    add r3, r3, #1        @ Aumenta el contador de copiados  
32    b loop_copia          @ Repite el ciclo  
33  
34  
35    fin_copia:  
36    MOV R7, #1            @ sys_exit  
37    SVC 0                 @ Termina programa
```

Análisis de resultados



Actividad 4

Realizar un programa que forme un arreglo de 20 elementos, con el siguiente criterio:

$$A = [i, 2i, 4i, 8i, 16i, \dots, ni]$$

Donde i es un número considerado como valor inicial.

- Enviar a memoria cada uno de ellos.
- Sumar y almacenar en memoria el resultado.

Propuesta de solución

Desarrollo

Listing 4: Código de la Actividad 4

```
1  /* ACTIVIDAD 4: Arreglo exponencial y su suma
2   Objetivo: Generar serie multiplicando por 2 (Shift), y sumar
3   elementos.
4 */
5 .data
6   A:      .skip 80           @ Reserva memoria para 20 elementos
7   (20 * 4 bytes = 80)
8   SUMA: .word 0            @ Variable para guardar la sumatoria
9   final
10
11 .text
12 .global main
13
14 main:
15   ldr r0, =A              @ R0 apunta a la dirección de memoria
16   de A
17   mov r1, #3               @ R1 será la variable 'i' inicial (
18   Ejemplo: usamos 3)
19   mov r2, #0               @ R2 es el contador de elementos
20   creados
```



```
15      mov r3, #0           @ R3 será el Acumulador (Sumatoria),  
16          inicia en 0  
  
17      loop_potencias:  
18          cmp r2, #20        @ Compara si ya generamos los 20  
19              elementos  
20          beq fin_potencias @ Si llegamos a 20, salimos del bucle  
  
21          str r1, [r0], #4    @ Guarda el valor actual en memoria y  
22              avanza el puntero R0  
23          add r3, r3, r1      @ Suma el valor actual de 'i' al  
24              Acumulador Total (R3)  
25          lsl r1, r1, #1      @ Desplazamiento Izquierdo: Multiplica  
26              'i' por 2 para la siguiente iteración  
27          add r2, r2, #1      @ Incrementa contador  
28          b loop_potencias @ Repite  
  
29      fin_potencias:  
30          ldr r0, =SUMA      @ Carga la dirección de la variable  
31              SUMA  
32          str r3, [r0]        @ Guarda el resultado total (R3) en  
33              esa memoria  
34          MOV R7, #1          @ sys_exit  
35          SVC 0              @ Termina
```

Análisis de resultados

Actividad 5

Realizar un programa que multiplique dos matrices de 2x2; los datos podrán ser de 8 bits.

$$\begin{bmatrix} A & B \\ C & D \end{bmatrix} \begin{bmatrix} E & F \\ G & H \end{bmatrix} = \begin{bmatrix} I & J \\ K & L \end{bmatrix}$$



Propuesta de solución

Desarrollo

Listing 5: Código de la Actividad 5

```
1  /* ACTIVIDAD 5: Multiplicación de matrices 2x2
2      Objetivo: [A B] x [E F] = [I J]
3                  [C D]      [G H]      [K L]
4 */
5 .data
6     M1: .byte 2, 1, 3, 4          @ Matriz 1 (A,B,C,D) -> Valores de
7                   ejemplo de 8 bits
8     M2: .byte 1, 5, 2, 1          @ Matriz 2 (E,F,G,H) -> Valores de
9                   ejemplo de 8 bits
10    MR: .byte 0, 0, 0, 0         @ Matriz Resultado (I,J,K,L)
11
12
13 .text
14 .global main
15
16 main:
17     ldr r0, =M1                @ Dirección Matriz 1
18     ldr r1, =M2                @ Dirección Matriz 2
19     ldr r2, =MR                @ Dirección Matriz Resultado
20
21     @ Cargamos los elementos de M1 (Usamos LDRB por ser Bytes)
22     ldrb r3, [r0, #0]          @ R3 = A (Posición 0)
23     ldrb r4, [r0, #1]          @ R4 = B (Posición 1)
24     ldrb r5, [r0, #2]          @ R5 = C (Posición 2)
25     ldrb r6, [r0, #3]          @ R6 = D (Posición 3)
26
27     @ Cargamos los elementos de M2
28     ldrb r7, [r1, #0]          @ R7 = E
29     ldrb r8, [r1, #1]          @ R8 = F
30     ldrb r9, [r1, #2]          @ R9 = G
31     ldrb r10,[r1, #3]         @ R10 = H
32
33     @ Calculando I = A*E + B*G
```



```
31    mul r11, r3, r7          @ R11 = A * E
32    mla r11, r4, r9, r11      @ Multiply-Accumulate: R11 = (B * G) +
33                                R11
34    strb r11, [r2, #0]        @ Guardamos 'I' en la matriz resultado
35
36    @ Calculando J = A*F + B*H
37    mul r11, r3, r8          @ R11 = A * F
38    mla r11, r4, r10, r11     @ R11 = (B * H) + R11
39    strb r11, [r2, #1]        @ Guardamos 'J'
40
41    @ Calculando K = C*E + D*G
42    mul r11, r5, r7          @ R11 = C * E
43    mla r11, r6, r9, r11      @ R11 = (D * G) + R11
44    strb r11, [r2, #2]        @ Guardamos 'K'
45
46    @ Calculando L = C*F + D*H
47    mul r11, r5, r8          @ R11 = C * F
48    mla r11, r6, r10, r11     @ R11 = (D * H) + R11
49    strb r11, [r2, #3]        @ Guardamos 'L'
50
51    MOV R7, #1                @ sys_exit
52    SVC 0                     @ Termina
```

Análisis de resultados

Actividad 6

Realizar un programa que encuentre el número con valor mayor en un arreglo de 20 elementos que serán almacenados en memoria; para lo cual:

- Indicar cuál fue el valor mayor.
- Ubicar la dirección donde se encontró este número.
- Usar las direcciones que requiera para cumplir lo solicitado.



Propuesta de solución

Desarrollo

Listing 6: Código de la Actividad 6

```
1 /* ACTIVIDAD 6: Búsqueda del número mayor en arreglo
2  Objetivo: Encontrar el máximo y guardar su valor y su dirección
3   de memoria.
4 */
5 .data
6     @ Arreglo de 20 números al azar para la prueba
7     ARREGLO: .word 5, 12, 3, 45, 2, 105, 1, 8, 33, 10, 11, 14, 0,
8         77, 21, 6, 9, 88, 4, 15
9     MAX_VAL: .word 0           @ Variable para guardar el número más
10    grande
11    MAX_DIR: .word 0          @ Variable para guardar la dirección
12    de memoria de ese número
13
14 .text
15 .global main
16
17 main:
18     ldr r0, =ARREGLO          @ R0 = Puntero principal que recorrerá
19     el arreglo
20     mov r1, #20               @ R1 = Límite de elementos (20)
21     ldr r2, [r0]              @ R2 = Guarda el MÁXIMO (Inicia
22     asumiendo que el índice 0 es el mayor)
23     mov r3, r0                @ R3 = Guarda la DIRECCIÓN del máximo
24     (Inicia con la del índice 0)
25     mov r4, #1                @ R4 = Contador de ciclo (inicia en 1
26     porque ya evaluamos el 0)
27     add r0, r0, #4            @ Avanzamos el puntero de memoria al í
28     ndice 1
29
30 buscar_mayor:
31     cmp r4, r1               @ Compara el contador con 20
32     beq fin_busqueda        @ Si terminamos, salta al final
```



```
24
25     ldr r5, [r0]          @ R5 = Lee el valor actual de la
26             memoria
27     cmp r5, r2          @ Compara (Valor_Actual vs Má
28             ximo_Registrado)
29     ble siguiente        @ Branch if Less or Equal: Si es menor
30             o igual, ignóralo y salta a 'siguiente'
31
32             @ Si llegó a esta línea, encontramos un nuevo mayor
33             mov r2, r5          @ R2 adopta el nuevo valor mayor
34             mov r3, r0          @ R3 adopta la dirección de memoria de
35             este nuevo mayor
36
37             siguiente:
38                 add r0, r0, #4      @ Avanzamos la lectura en la memoria
39                     (4 bytes)
40                 add r4, r4, #1      @ Incrementamos el contador de ciclo
41                 b buscar_mayor    @ Repetimos
42
43             fin_busqueda:
44                 ldr r6, =MAX_VAL    @ Carga dirección para guardar el
45                     valor
46                 str r2, [r6]        @ Almacena en memoria el valor mayor
47                 ldr r6, =MAX_DIR    @ Carga dirección para guardar la
48                     ubicación
49                 str r3, [r6]        @ Almacena en memoria la dirección del
50                     mayor
51
52             MOV R7, #1          @ sys_exit
53             SVC 0              @ Terminar
```

Análisis de resultados



Actividad 7

Realizar un programa que ordene de manera ascendente un arreglo de 32 elementos de 32 bits; deberá:

- Mantener el arreglo original.
- Generar otro arreglo con el ordenamiento del original.

Arreglo original.

$A[0]$	$A[1]$	$A[2]$	\cdots	$A[31]$
--------	--------	--------	----------	---------

Arreglo ordenado.

Menor $A[x]$	Mayor $A[y]$
--------------	--------------

Propuesta de solución

Desarrollo

Listing 7: Código de la Actividad 7

```
1  /* ACTIVIDAD 7: Ordenamiento Burbuja de 32 elementos (32 bits)
2      Objetivo: Conservar arreglo original, ordenar la copia.
3 */
4 .data
5     @ Arreglo original desordenado (32 elementos)
6     A: .word
7         32,31,30,29,28,27,26,25,24,23,22,21,20,19,18,17,16,15,14,13,12,11,10,9,8
8
9
10    @ Arreglo copia donde se hará el ordenamiento
11    B: .skip 128           @ Reserva 128 bytes (32 words x 4)
12
13
14 .text
15 .global main
```

```

12
13 main:
14     @ --- FASE 1: COPIAR A en B ---
15     ldr r0, =A                      @ R0 apunta a Original
16     ldr r1, =B                      @ R1 apunta a Copia
17     mov r2, #32                     @ R2 contador para copiar
18 copiar:
19     cmp r2, #0                      @ ¿Quedan elementos por copiar?
20     beq iniciar_orden              @ Si es 0, terminamos de copiar y
21             vamos a ordenar
22     ldr r3, [r0], #4                @ Lee de A y avanza
23     str r3, [r1], #4                @ Escribe en B y avanza
24     sub r2, r2, #1                 @ Resta 1 al contador
25     b copiar
26
27     @ --- FASE 2: ORDENAMIENTO BURBUJA (Sobre B) ---
28 iniciar_orden:
29     mov r4, #32                     @ R4 = N (Cantidad total de elementos)
30 bucle_externo:
31     subs r4, r4, #1                @ Resta 1 a N (N = N - 1) y actualiza
32             flags (S final)
33     beq fin_ordenamiento          @ Si N llega a 0, todo está ordenado
34
35     ldr r1, =B                      @ Resetea el puntero R1 al inicio de B
36             para cada pasada
37     mov r5, #0                      @ R5 = 'i' (Índice del bucle interno)
38 bucle_interno:
39     cmp r5, r4                     @ Compara el índice interno 'i' con 'N
40             ,
41     beq bucle_externo              @ Si i == N, terminó esta pasada,
42             regresa al bucle externo
43
44     ldr r6, [r1]                   @ R6 = B[i] (Valor actual)
45     ldr r7, [r1, #4]               @ R7 = B[i+1] (Valor adyacente derecho
46             )

```



```
42
43     cmp r6, r7          @ Comparamos si el actual es mayor que
44             el derecho
45     ble no_cambiar      @ Branch if Less or Equal: Si  $B[i] \leq$ 
46              $B[i+1]$  están bien, no cambies
47
48             @ Si llegamos aquí,  $B[i]$  es mayor, tenemos que hacer INTERCAMBIO
49             (Swap)
50             str r7, [r1]      @ Escribimos el valor menor ( $R7$ ) en la
51             posición izquierda  $B[i]$ 
52             str r6, [r1, #4]    @ Escribimos el valor mayor ( $R6$ ) en la
53             posición derecha  $B[i+1]$ 
54
55 no_cambiar:
56     add r1, r1, #4       @ Avanzamos el puntero de memoria para
57             evaluar los siguientes
58     add r5, r5, #1       @  $i++$ 
59     b bucle_interno      @ Repetimos el bucle interno
60
61 fin_ordenamiento:
62     MOV R7, #1           @ sys_exit
63     SVC 0                 @ Fin
```

Análisis de resultados



2. Conclusiones:

- Espinoza Matamoros Percival Ulises:
- Flores Colin Victor Jaziel:
- Lara Hernandez Angel Husiel:



Referencias

- Anaya, R. (s.f.). *Manual de recursos y aplicaciones Plataforma Raspberry Pi*. <https://odin.filb.unam.mx/micros/docs/Tutoriales%20Raspberry.pdf>
- Elahi, A. (2022, 17 de marzo). *Computer systems: Digital Design, Fundamentals of Computer Architecture and ARM Assembly Language* (2.^a ed.). Springer. <https://doi.org/10.1007/978-3-030-93449-1>
- Harris, D., & Harris, S. (2015, 22 de abril). *Digital Design and Computer Architecture* (Arm Edition). Morgan Kaufmann Pub.
- Smith, S. (2019, octubre). *Raspberry Pi Assembly Language Programming*. Apress. <https://doi.org/10.1007/978-1-4842-5287-1>