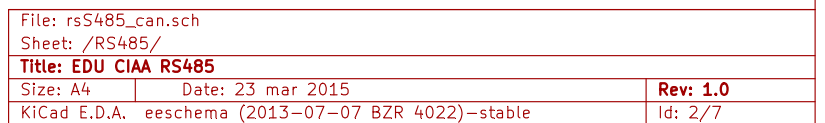
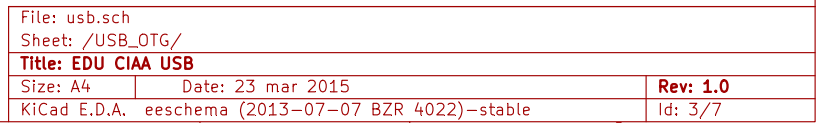
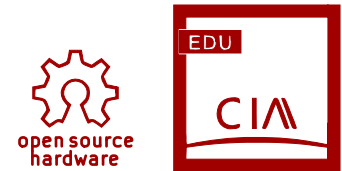




RS485





[illegible]

Conectores de expansión LVTTL.
En formato de pines, 2.54mm de pitch.

RESET
ISP
ANALOG_GND
ADC0_3
ADC0_2
ADC0_1
DAC
VDD_AD
I2C_SDA
I2C_SCL
RS232_RXD
RS232_TXD
CAN_RD
CAN_TD
TEC_COL1
TEC_F0
TEC_F3
TEC_F2
TEC_COL0

GPIO_GND
WAKEUP
ANALOG_GND
ANALOG_GND
ANALOG_GND
ANALOG_GND
ANALOG_GND
GPIO_GND
GPIO_GND
GPIO_GND
GPIO_GND
GPIO_GND
TEC_COL2
TEC_F1
GPIO_GND
GPIO_GND

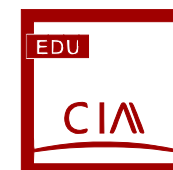
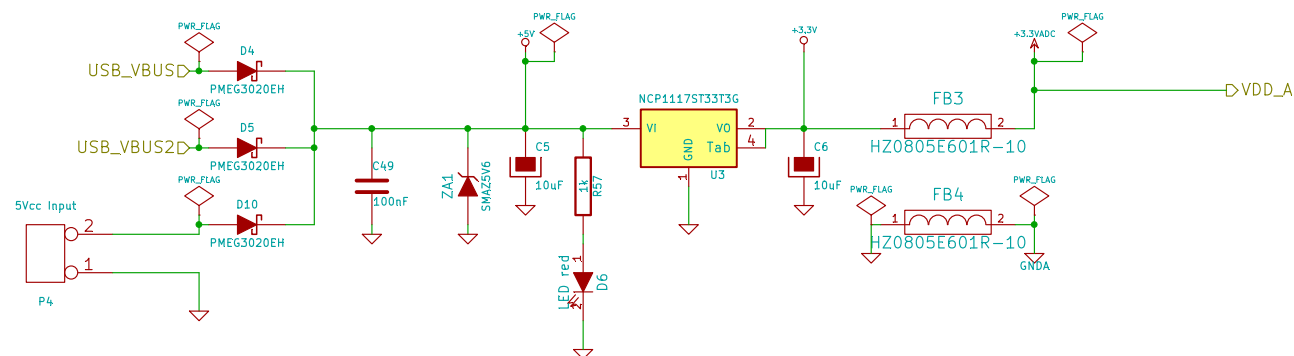
GPIO_GND
GPIO_GND
GPIO_GND
ENET_RXD0
GPIO_GND
GPIO_GND
ENET_REF_CLK
GPIO_GND
GPIO_GND
SPL_MOSI
LCD_END
GPIO_GND
GPIO_GND
GPIO0
GPIO2
GPIO4
GPIO6
GPIO_GND
GPIO_GND
GPIO_GND

ENET_RXD1
ENET_TX_EN
ENET_MDC
ENET_CRS_DV
ENET_MDIO
ENET_TXD0
ENET_TXD1
SPL_MISO
SPL_SCK
LCD4
LCD_RS
LCD3
LCD2
LCD1
GPIO1
GPIO3
GPIO5
GPIO7
GPIO8

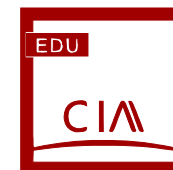
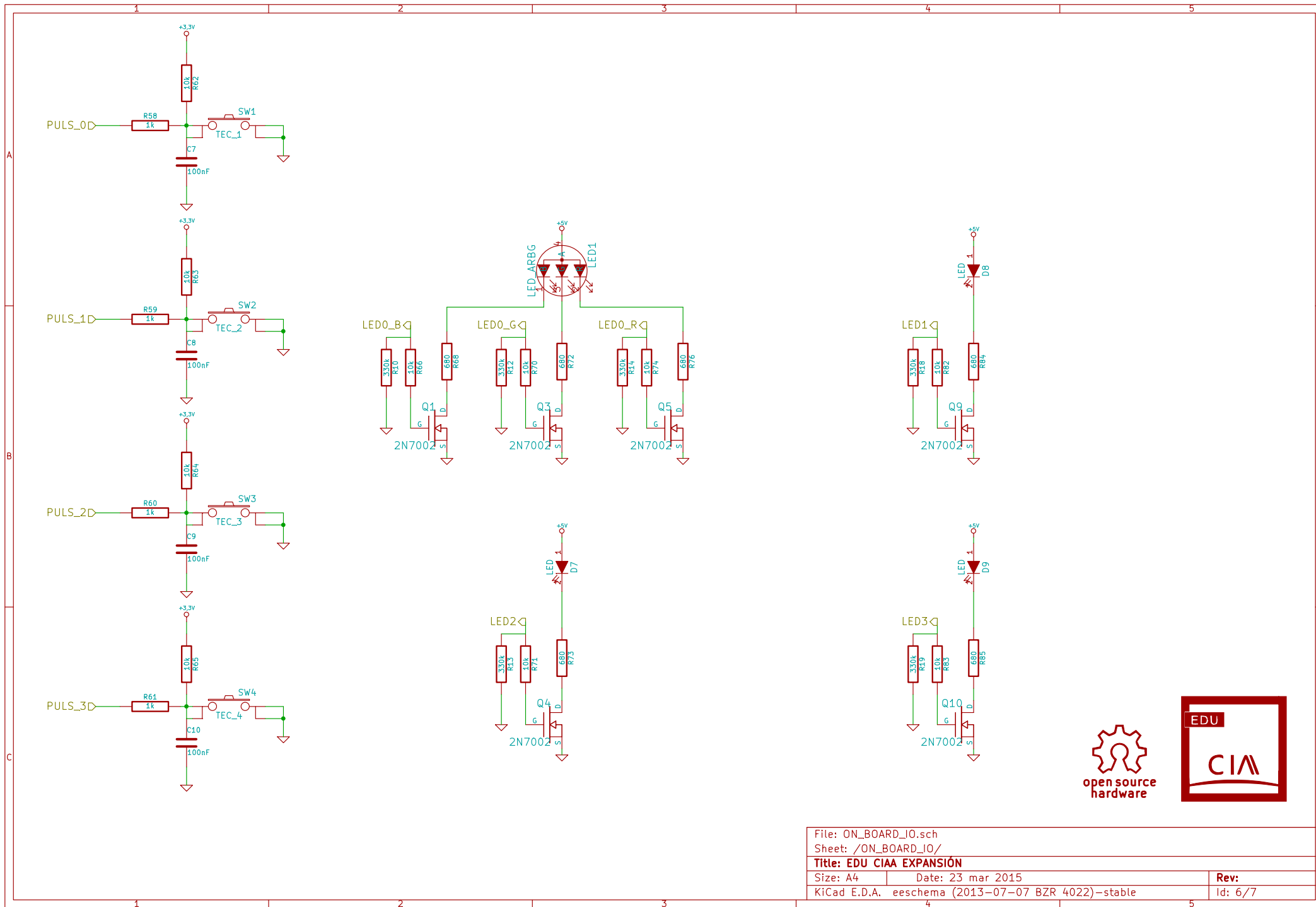
ANALOG_GND
GPIO_GND

File: gpio.sch
Sheet: /GPIO/
Title: EDU CIAA GPIO
Size: A4 Date: 23 mar 2015 Rev: 1.0
KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable Id: 4/7

Fuente de alimentación a través de los puertos USB
o de la entrada de 5V
Tensiones de salida: 5V y 3.3V



File: fuente.sch		
Sheet: /Fuente/		
Title: EDU CIAA Fuente de alimentación		
Size: A4	Date: 23 mar 2015	Rev: 1.0
KiCad E.D.A. eschema (2013-07-07 BZR 4022)-stable		Id: 5/7



File: ON_BOARD_IO.sch		
Sheet: /ON_BOARD_IO/		
Title: EDU CIAA EXPANSIÓN		
Size: A4	Date: 23 mar 2015	Rev:
KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable		Id: 6/7

