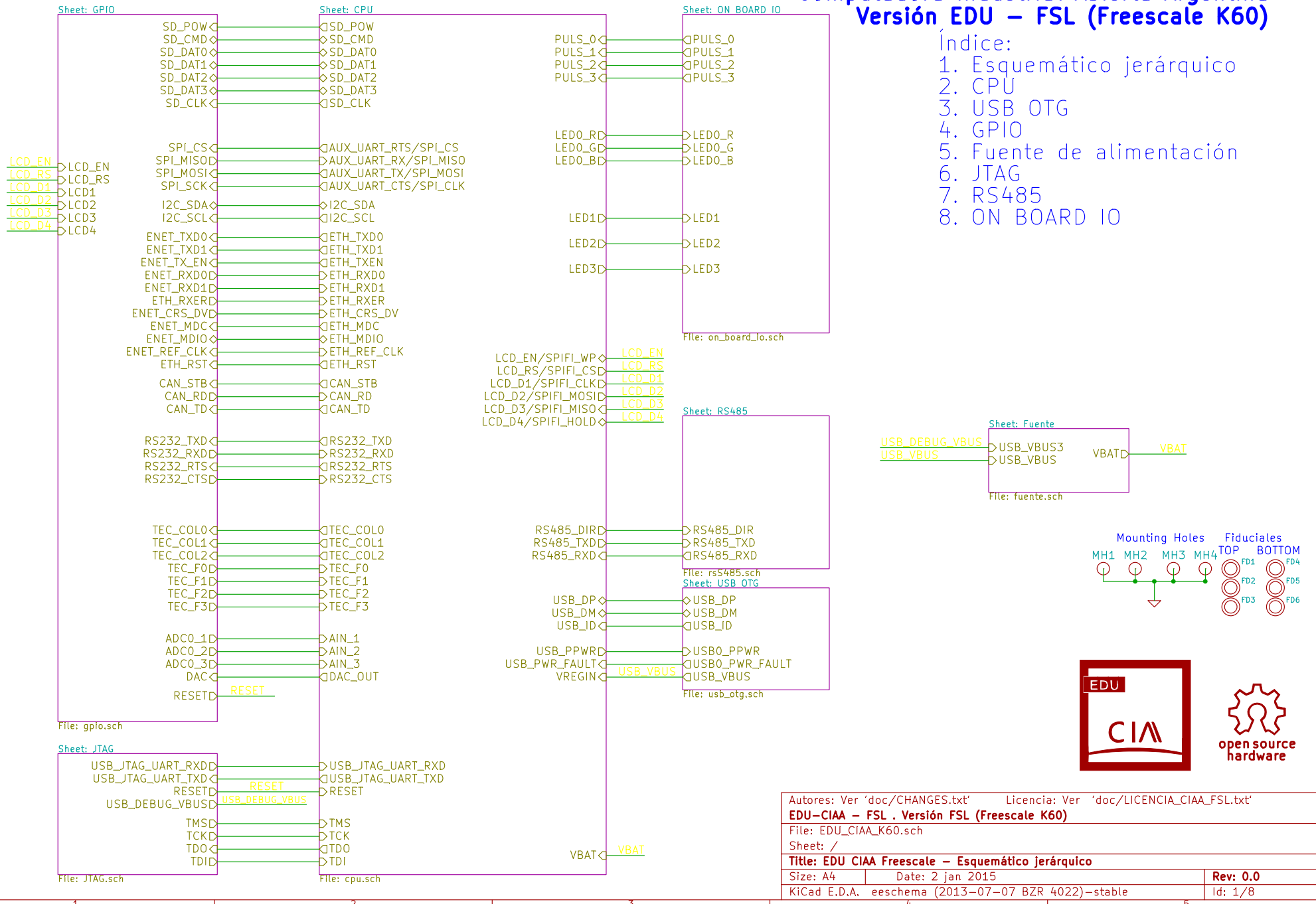


# Computadora Industrial Abierta Argentina

## Versión EDU – FSL (Freescale K60)

Índice:

1. Esquemático jerárquico
2. CPU
3. USB OTG
4. GPIO
5. Fuente de alimentación
6. JTAG
7. RS485
8. ON BOARD IO



Autores: Ver 'doc/CHANGES.txt' Licencia: Ver 'doc/LICENCIA\_CIAA\_FSL.txt'

**EDU-CIAA – FSL . Versión FSL (Freescale K60)**

File: EDU\_CIAA\_K60.sch

Sheet: /

**Title: EDU CIAA Freescale – Esquemático jerárquico**

Size: A4

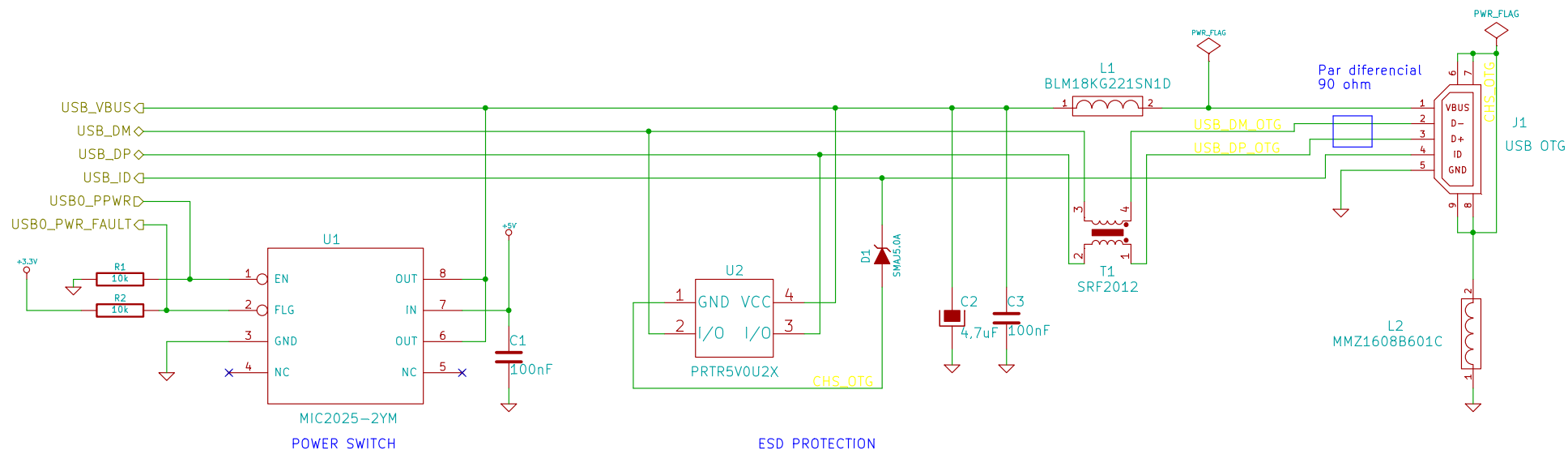
Date: 2 jan 2015

Rev: 0.0

KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable

Id: 1/8

# USB OTG

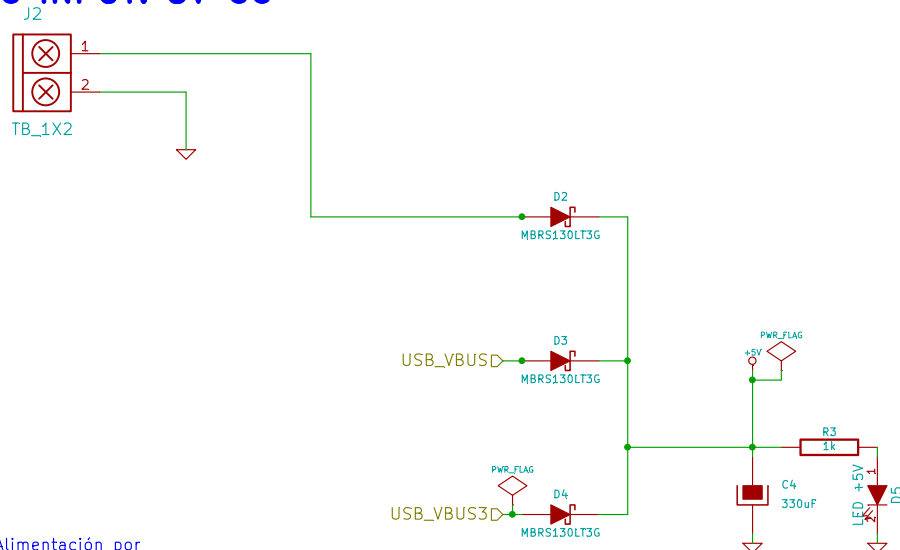


FERRITE entre SHIELD y GND: para evitar que el ruido de GND salga por SHIELD hacia el exterior. Este ferrite puede reemplazarse por un resistor de 0 ohm en caso de que la placa pase los tests de EMI. CHOKE MODO COMUN: Para disminuir EMI y bajar el nivel de ruido. Solo deben usarse si la placa no pasa los tests de EMI.

Autores: Ver 'doc/CHANGES.txt'		Licencia: Ver 'doc/LICENCIA_CIAA_FSL.txt'	
<b>EDU-CIAA - FSL . Versión FSL (Freescale K60)</b>			
File: usb_otg.sch			
Sheet: /USB OTG/			
<b>Title: USB OTG</b>			
Size: A4		Date: 2 jan 2015	<b>Rev: 0.0</b>
KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable		Id: 2/8	

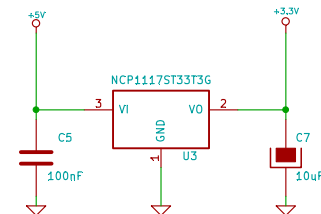
# FUENTE DE ALIMENTACIÓN

## DC INPUT: 5V CC

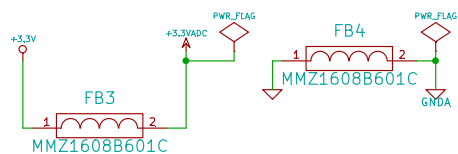
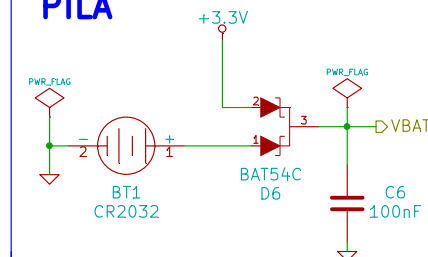


Alimentación por  
USB-DEBUG, USB-OTG o Entrada 5VCC

## REGULADOR: 3.3V 1A

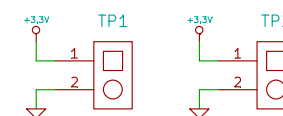


## PILA



Ferrite separador de alimentación digital de analógica

## TESTPOINTS PARA PDN



Autores: Ver 'doc/CHANGES.txt' Licencia: Ver 'doc/LICENCIA\_CIAA\_FSL.txt'

EDU-CIAA - FSL . Versión FSL (Freescale K60)

File: fuente.sch

Sheet: /Fuente/

Title: Fuente de Alimentación

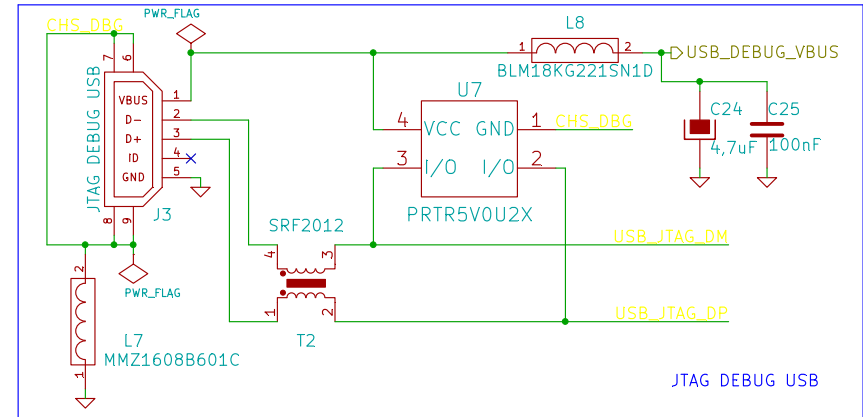
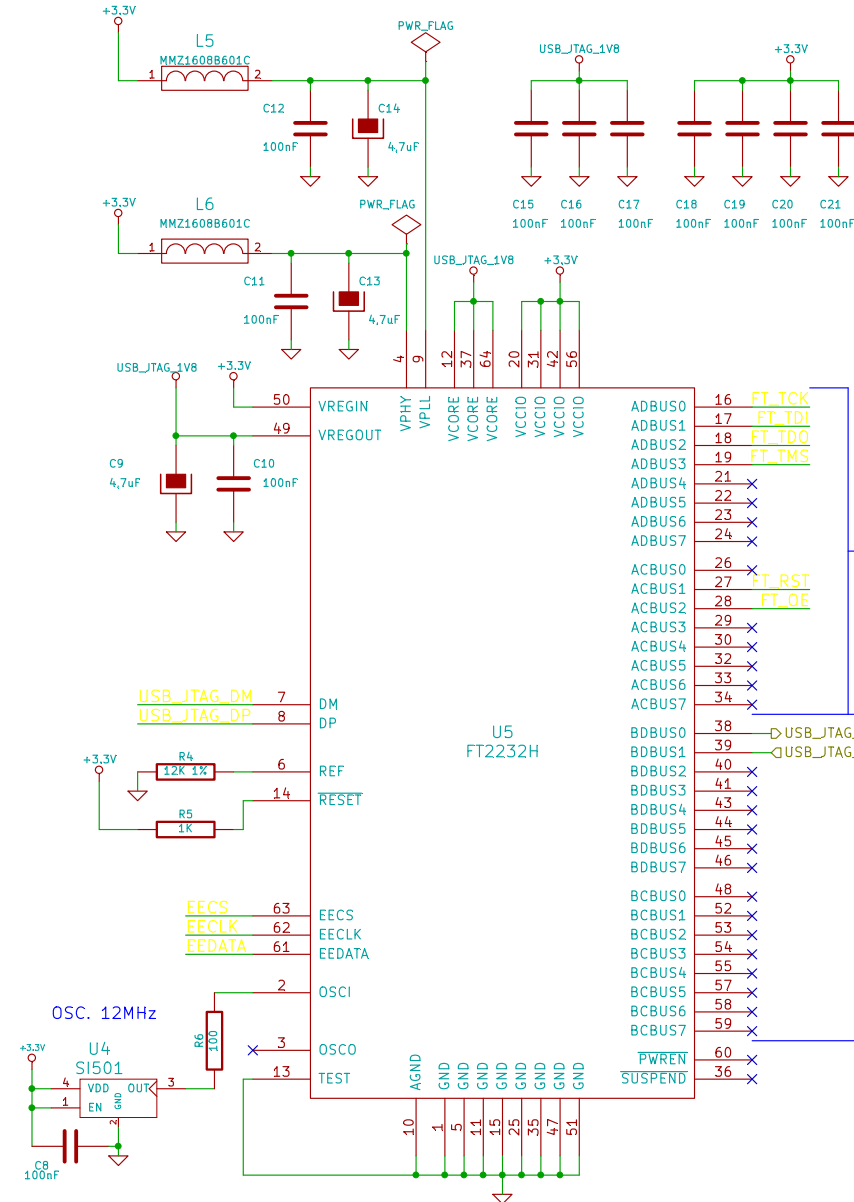
Size: A4 Date: 2 jan 2015

KiCad E.D.A. eschema (2013-07-07 BZR 4022)-stable

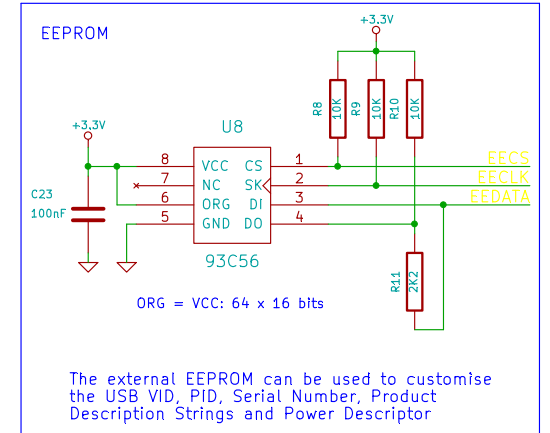
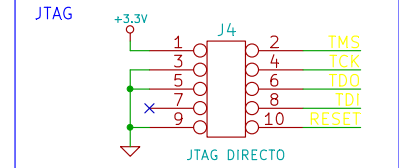
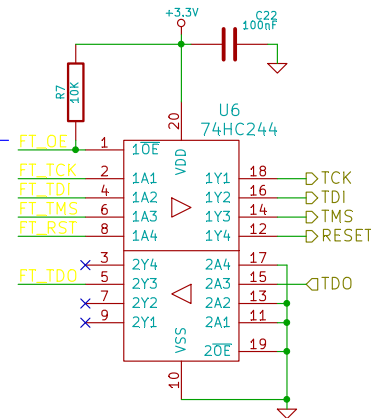
Rev: 0.0

Id: 3/8

# JTAG



Pin ACBUS2 (FT\_OE): default tri-stated input with an internal 75KΩ pull up resistor to VCCIO.



Autores: Ver 'doc/CHANGES.txt' Licencia: Ver 'doc/LICENCIA\_CIAA\_FSL.txt'

EDU-CIAA - FSL . Versión FSL (Freescale K60)

File: JTAG.sch

Sheet: /JTAG/

Title: Conectores JTAG y DEBUG USB

Size: A4

Date: 2 jan 2015

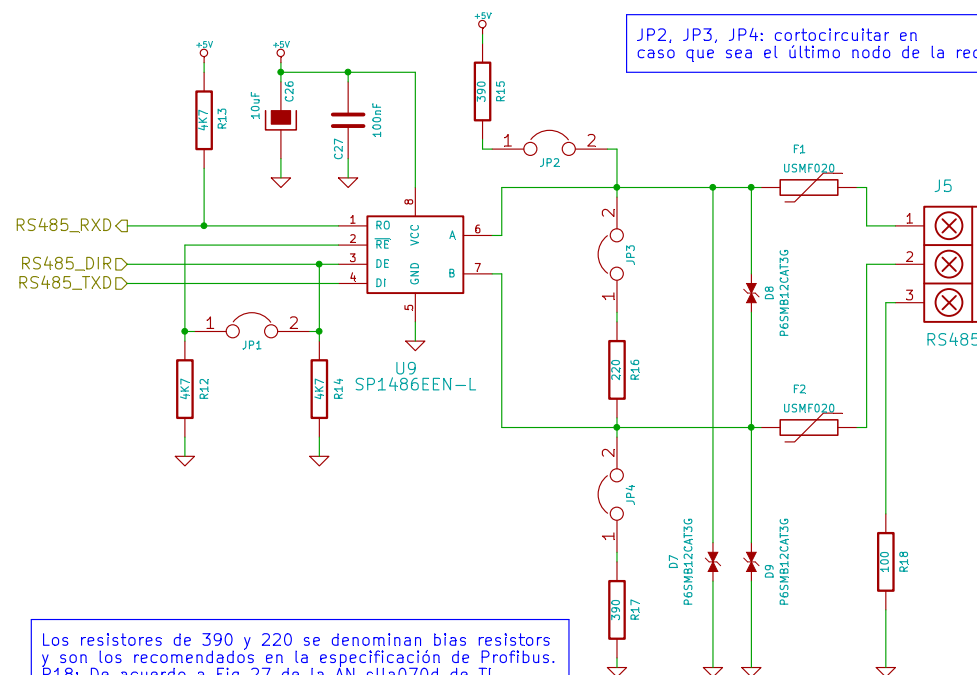
Rev: 0.0

KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable

Id: 4/8

# RS485

## RS485 Profibus



Autores: Ver 'doc/CHANGES.txt' Licencia: Ver 'doc/LICENCIA\_CIAA\_FSL.txt'

EDU-CIAA - FSL . Versión FSL (Freescale K60)

File: rsS485.sch

Sheet: /RS485/

Title: CIAA RS485

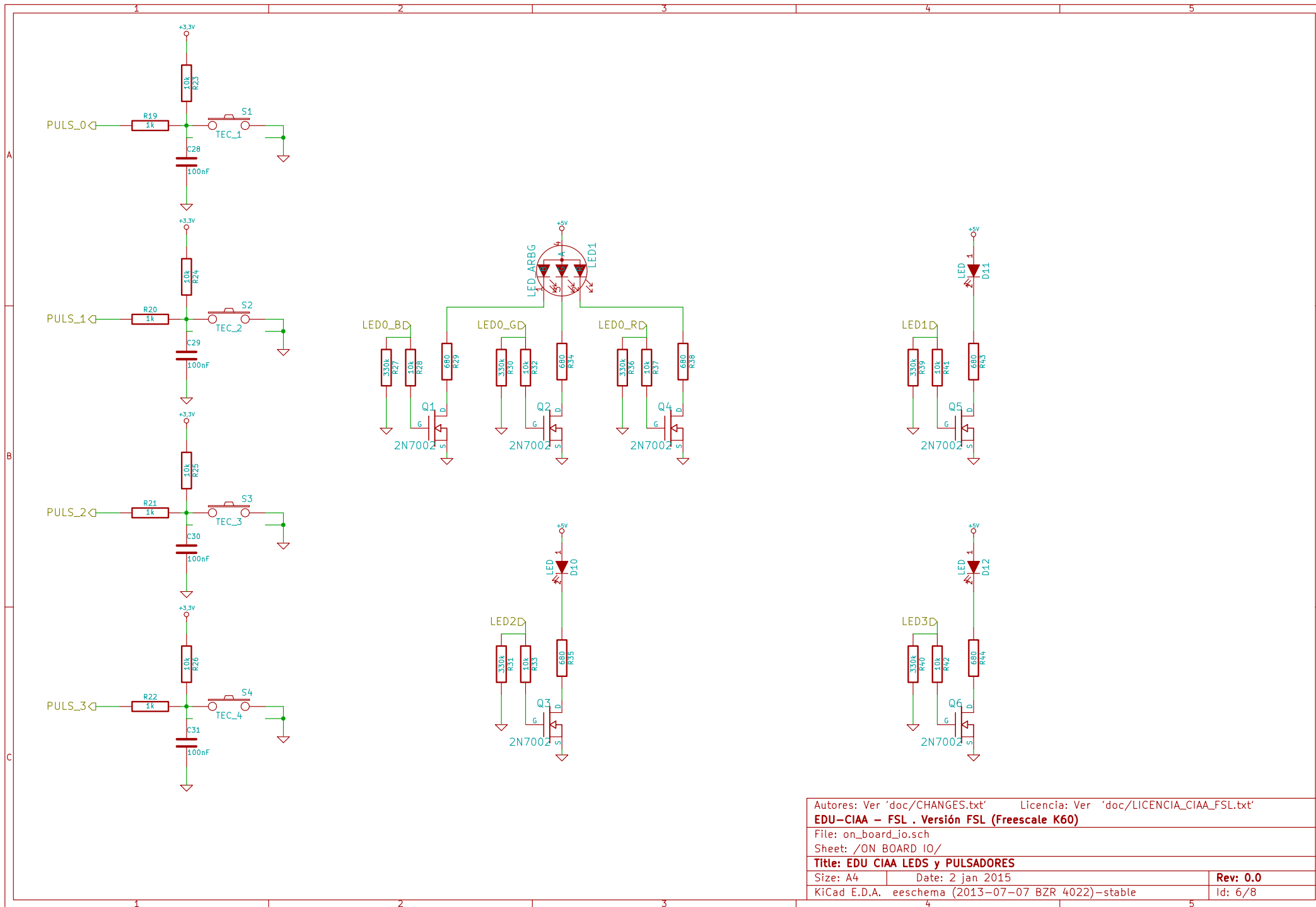
Size: A4

Date: 2 jan 2015

Rev: 0.0

KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable

Id: 5/8



Autores: Ver 'doc/CHANGES.txt'      Licencia: Ver 'doc/LICENCIA\_CIAA\_FSL.txt'

**EDU-CIAA - FSL . Versión FSL (Freescale K60)**

File: on\_board\_io.sch

Sheet: /ON BOARD IO/

**Title: EDU CIAA LEDS y PULSADORES**

Size: A4

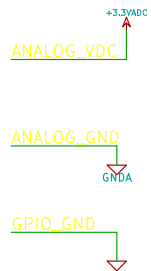
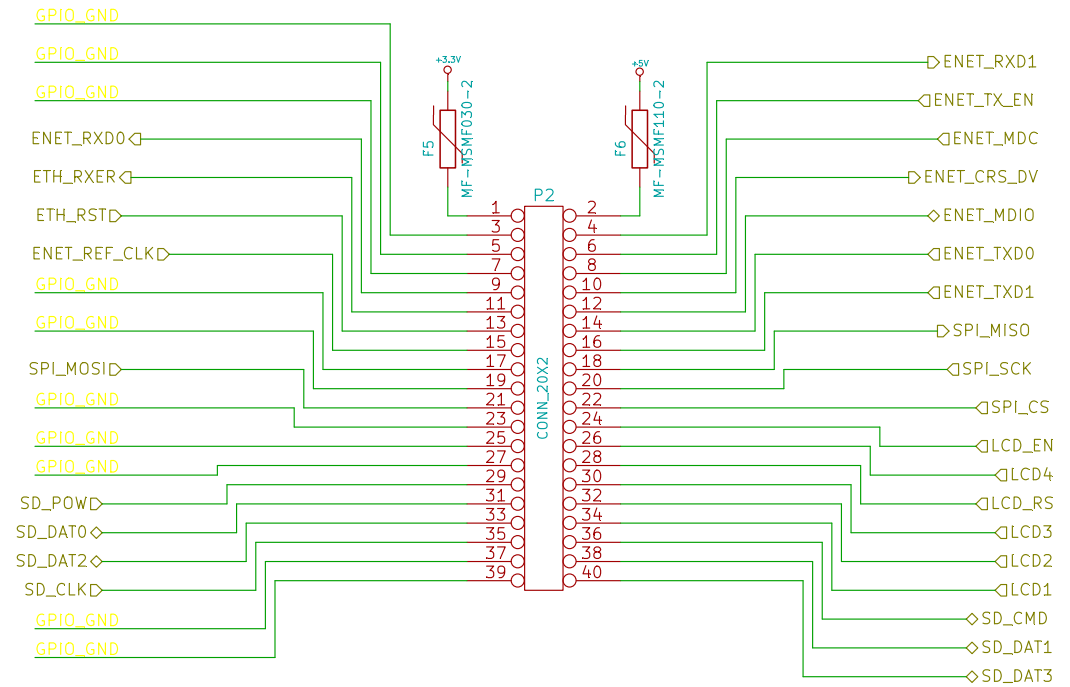
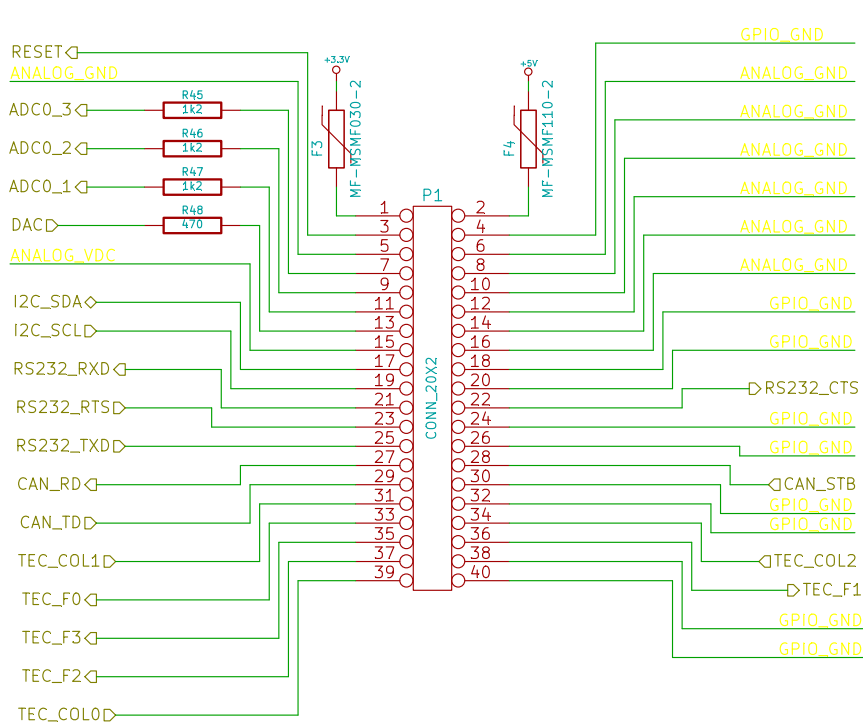
Date: 2 jan 2015

**Rev: 0.0**

KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable

Id: 6/8

Conectores de expansión LVTTL.  
En formato de pines, 2.54mm de pitch.



Autores: Ver 'doc/CHANGES.txt'		Licencia: Ver 'doc/LICENCIA_CIAA_FSL.txt'	
EDU-CIAA - FSL . Versión FSL (Freescale K60)			
File: gpio.sch			
Sheet: /GPIO/			
Title: EDU CIAA EXPANSIÓN			
Size: A4	Date: 2 jan 2015		Rev: 0.0
KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable			Id: 7/8

