

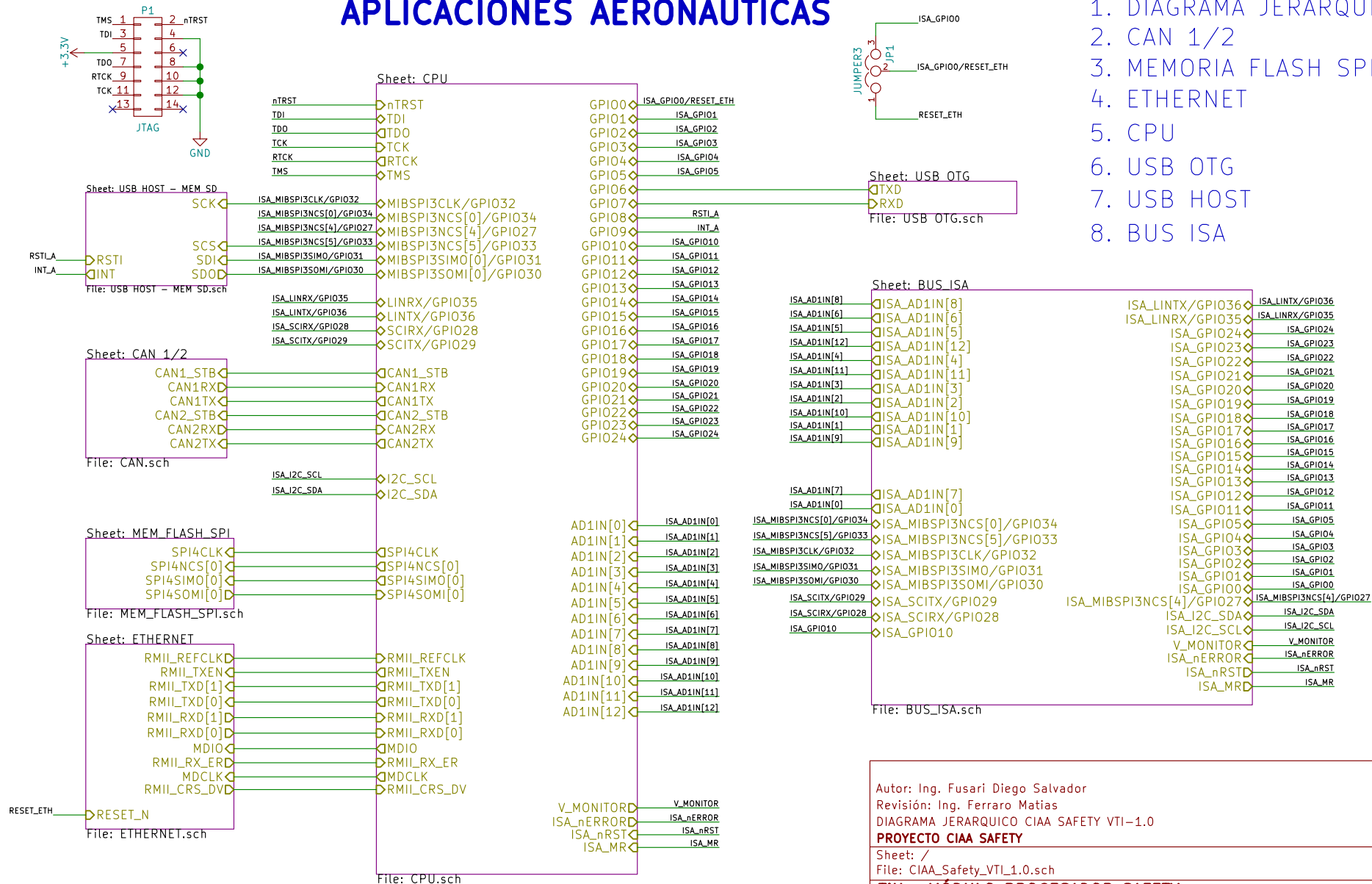
COMPUTADORA INDUSTRIAL ABIERTA ARGENTINA

VERSION SAFETY VTI-1.0 (SEGURIDAD FUNCIONAL)

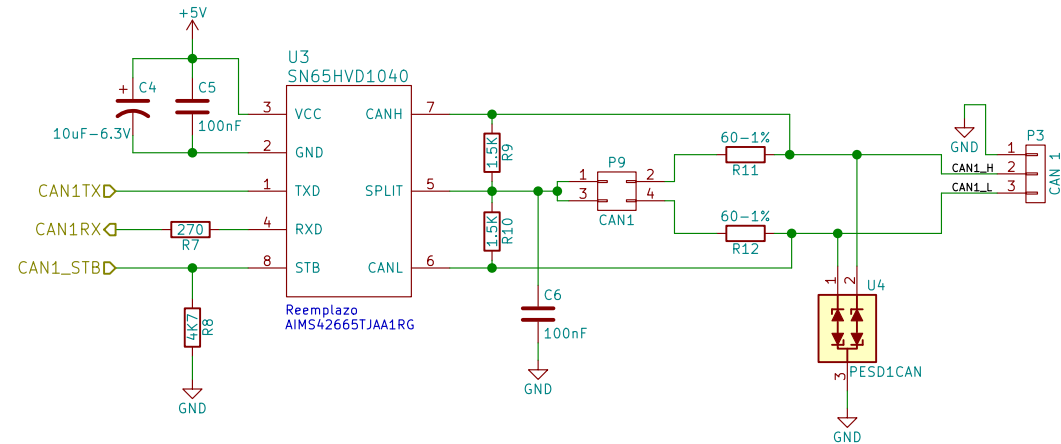
APLICACIONES AERONAUTICAS

Índice:

1. DIAGRAMA JERARQUICO
2. CAN 1/2
3. MEMORIA FLASH SPI
4. ETHERNET
5. CPU
6. USB OTG
7. USB HOST
8. BUS ISA

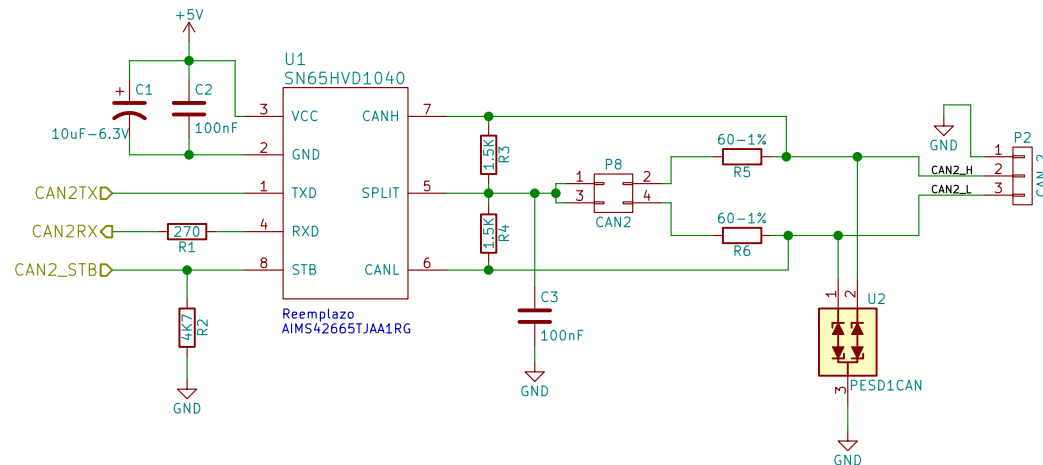


BUS CAN 1



JP4 y JP5:
Cortocircuitar para terminación en ambos extremos del bus.

BUS CAN 2



JP2 y JP3:
Cortocircuitar para terminación en ambos extremos del bus.

Autor: Ing. Fusari Diego Salvador

Revisión: Ing. Ferraro Matias

BUS CAN 1 – BUS CAN 2

PROYECTO CIAA SAFETY

Sheet: /CAN 1/2/

File: CAN.sch

Title: MODULO PROCESADOR SAFETY-PUERTO CAN 1 Y 2

Size: A4

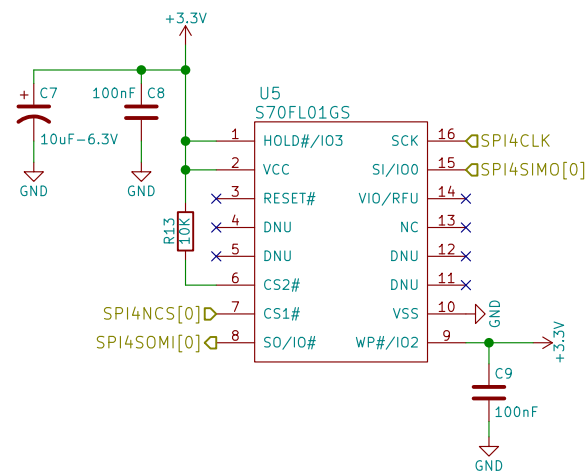
Date: 2016-09-01

Rev: 1.0

KiCad E.D.A. kicad 5.1.4+dfsg1-1bpo10+1

Id: 2/8

MEMORIA FLASH SPI – 512 Mb



S25FL01GS – Memoria Flash no volatil de 1Gb (128 MB).
Contiene dos bloques de 512 Mb de los cuales se utiliza
uno solo por lo que puede reemplazarse por
S25FL512S (64MB).

Autor: Ing. Fusari Diego Salvador
Revisión: Ferraro Matias
MEMORIA FLASH SPI

PROYECTO CIAA SAFETY

Sheet: /MEM_FLASH_SPI/
File: MEM_FLASH_SPI.sch

Title: MODULO PROCESADOR SAFETY-MEMORIA FLASH SPI

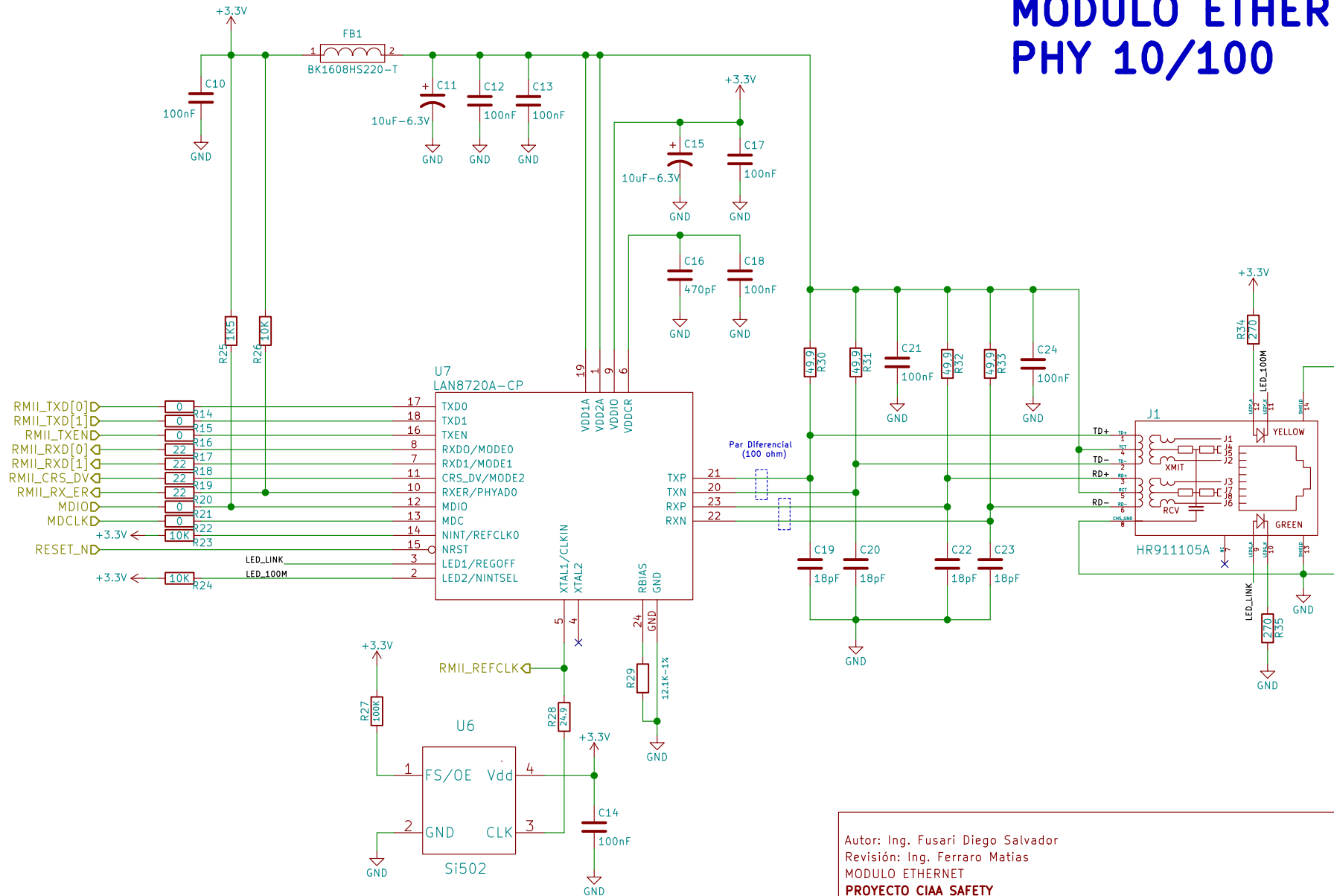
Size: A4 Date: 2016-09-01

Rev: 1.0

KiCad E.D.A. kicad 5.1.4+dfsg1-1bpo10+1

Id: 3/8

MODULO ETHERNET PHY 10/100



Autor: Ing. Fusari Diego Salvador

Revisión: Ing. Ferraro Matias

MODULO ETHERNET

PROYECTO CIAA SAFETY

Sheet: /ETHERNET/

File: ETHERNET.sch

Title: MODULO PROCESADOR SAFETY-PUERTO ETHERNET

Size: A4

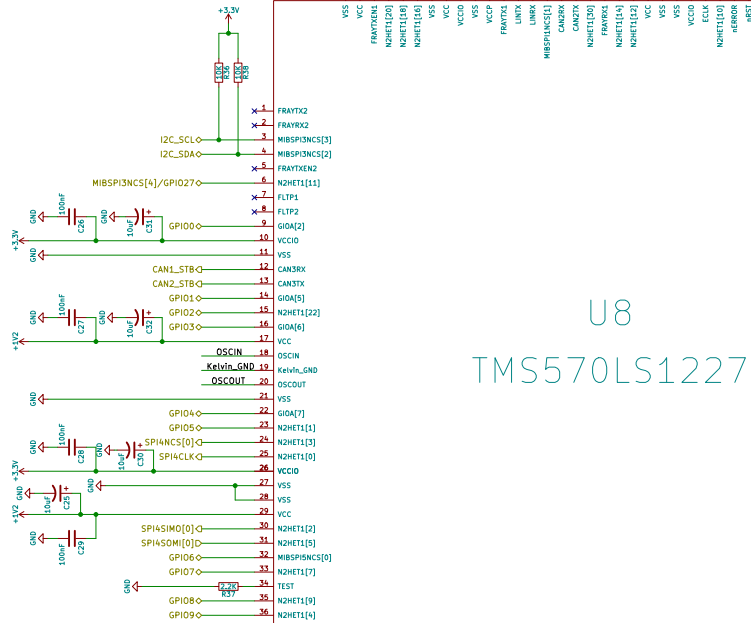
Date: 2016-09-01

Rev: 1.0

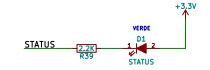
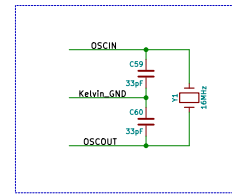
KiCad E.D.A. kicad 5.1.4+dfsg1-1bpo10+1

Id: 4/8

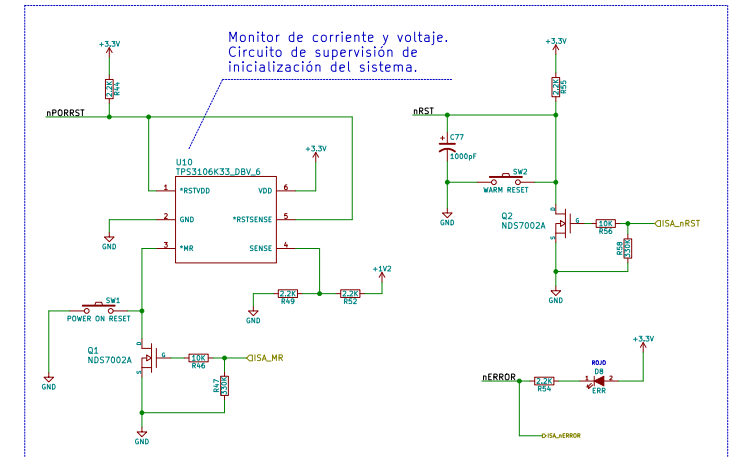
CPU



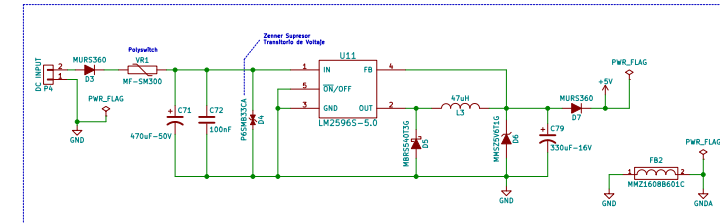
OSCILADOR EXTERNO



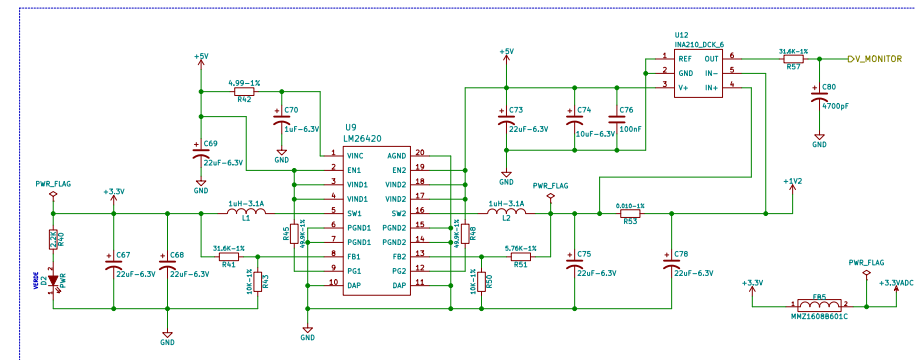
RESTABLECIMIENTO DE SISTEMA



REGULADOR DE TENSION DC-DC 7-24V to 5V - 3A



REGULADOR DE TENSION DC-DC 5V to 1.2V and 3.3V – 1.5A



Autor: Ing. Fusari Diego Salvador
Revisión: Ing. Ferraro Matías
PROCESADOR – OSCILADOR – REGULADOR DE TENSIÓN Y RESTABLECIMIENTO DE SISTEMA
PROYECTO CIAA SAFETY

Sheet: /CPU/
File: CPU.sch

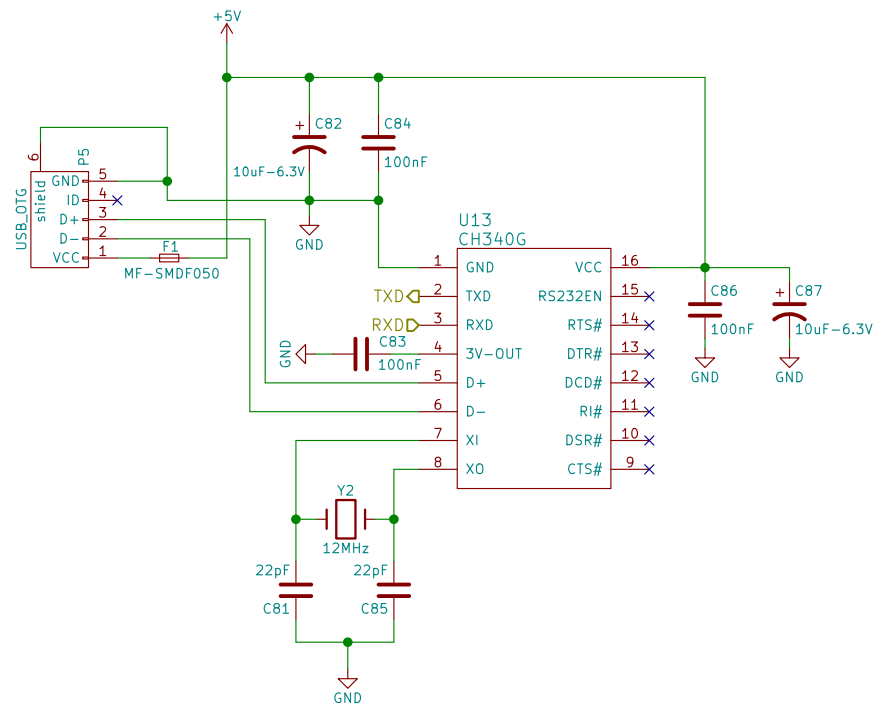
Title: MÓDULO PROCESADOR SAFETY-CPU

Size: A2	Date: 2016-09-01	Rev: 1.0
KiCAD E.D.A. kicad 5.1.4+dfsg1-1bpo10+1		Id: 5/8

CONVERSOR USB A SERIAL

NOTA!

Este conversor USB a serial no usa ninguna de las dos líneas seriales por hardware del micro, ya que ambas líneas están mapeadas al bus ISA, por lo que para hacer uso de esta conversión, debemos usar librería serial por software!



Autor: Fusari Diego Salvador
Revisión: Ing. Ferraro Matias
USB OTG

PROYECTO CIAA SAFETY

Sheet: /USB OTG/

File: USB OTG.sch

Title: MODULO PROCESADOR SAFETY-PUERTO USB OTG

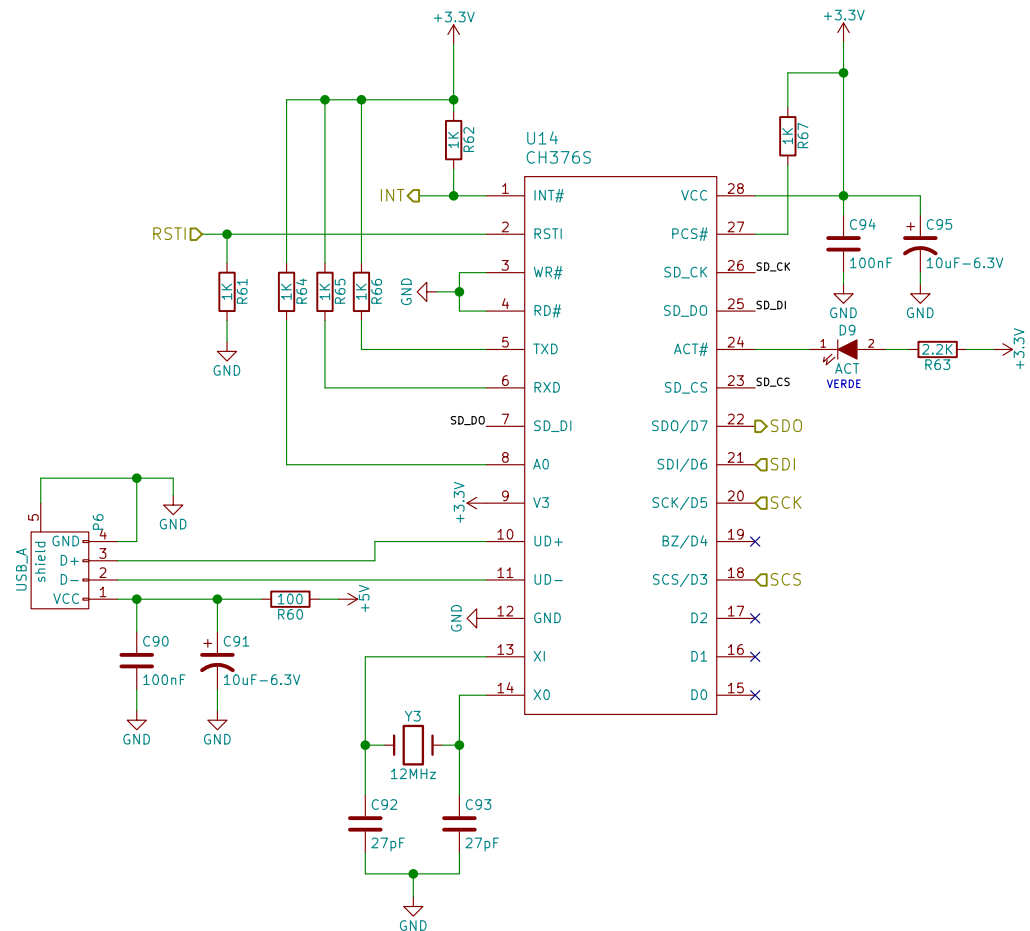
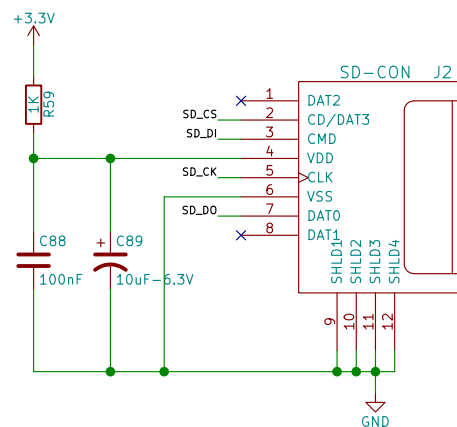
Size: A4 Date: 2016-09-01

KiCad E.D.A. kicad 5.1.4+dfsg1-1bpo10+1

Rev: 1.0

Id: 6/8

FAT FILE POR SPI



Revisión: Ing. Ferraro Matias

USB HOST: PENDRIVE – SDCARD

PROYECTO CIAA SAFETY

Sheet: /USB HOST – MEM SD/

File: USB HOST - MEM SD.sch

Title: MÓDULO PROCESADOR SAFETY-MEMORIA SD-PUERTO USB HOST

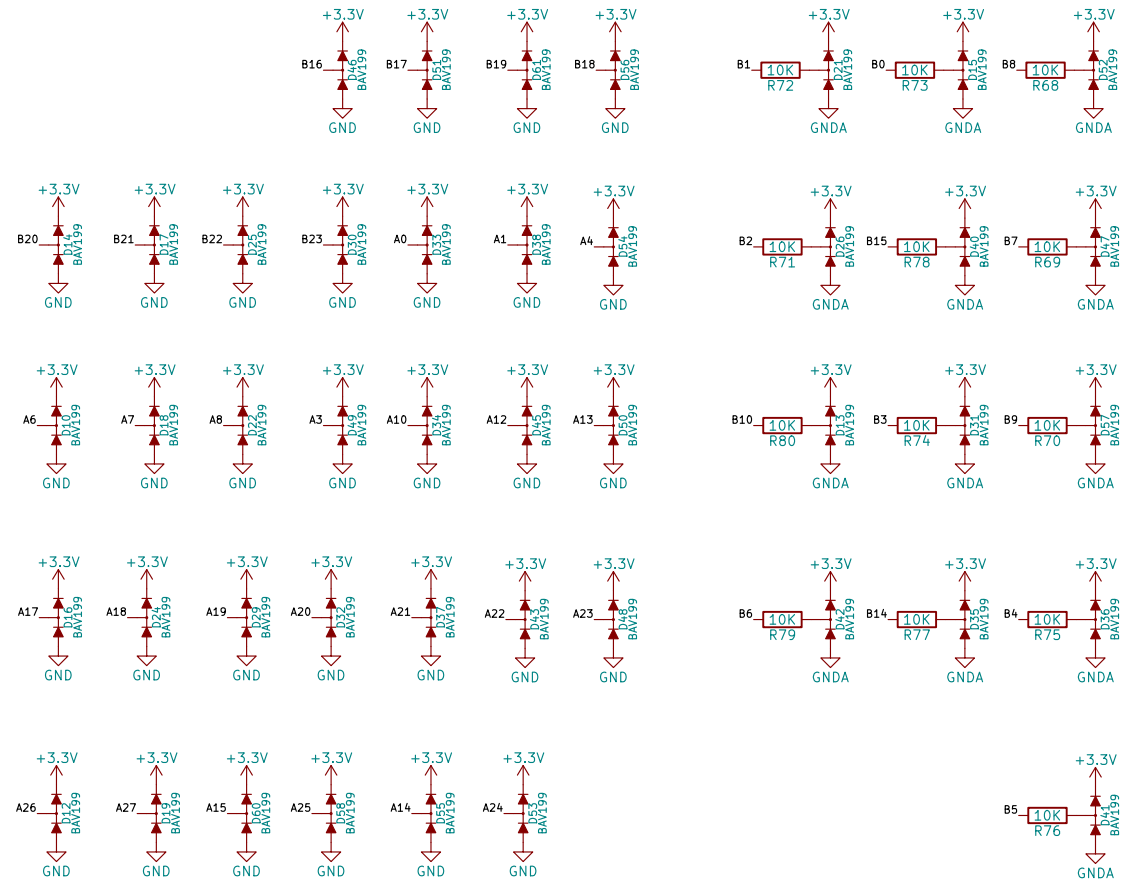
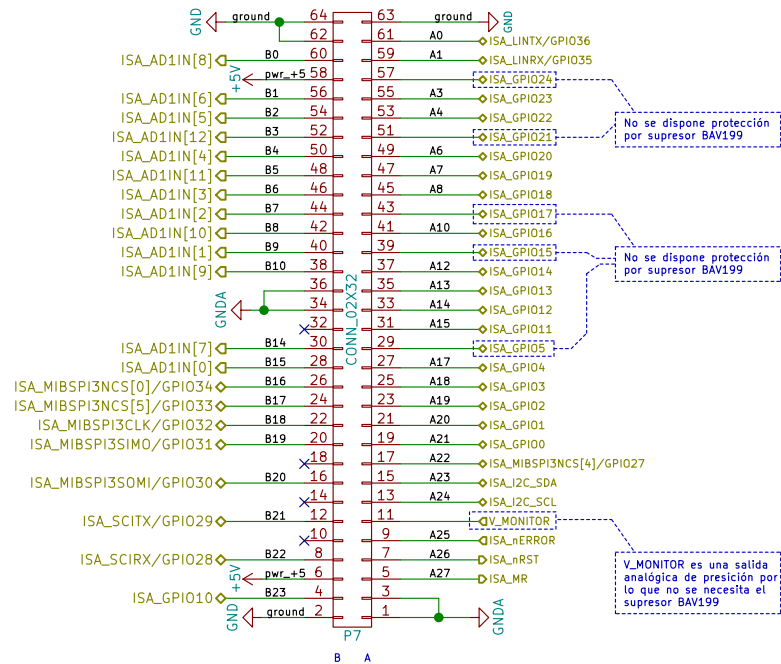
Size: A4	Date: 2016-09-01
----------	------------------

Rev: 1.0

Size: 71	Date: 2018-09-01
KiCad E.D.A.	kicad 5.1.4+dfsg1-1bpo10+1

Id: 7/8

BUS ISA 8 BITS



Autor: Ing. Fusari Diego Salvador

Revisión: Ing. Ferraro Matias

BUS ISA

PROYECTO CIAA SAFETY

Sheet: /BUS_ISA/

File: BUS_ISA.sch

Title: MODULO PROCESADOR SAFETY-BUS ISA

Size: A4

Date: 2016-09-01

Rev: 1.0

KiCad E.D.A. kicad 5.1.4+dfsg1-1bpo10+1

Id: 8/8