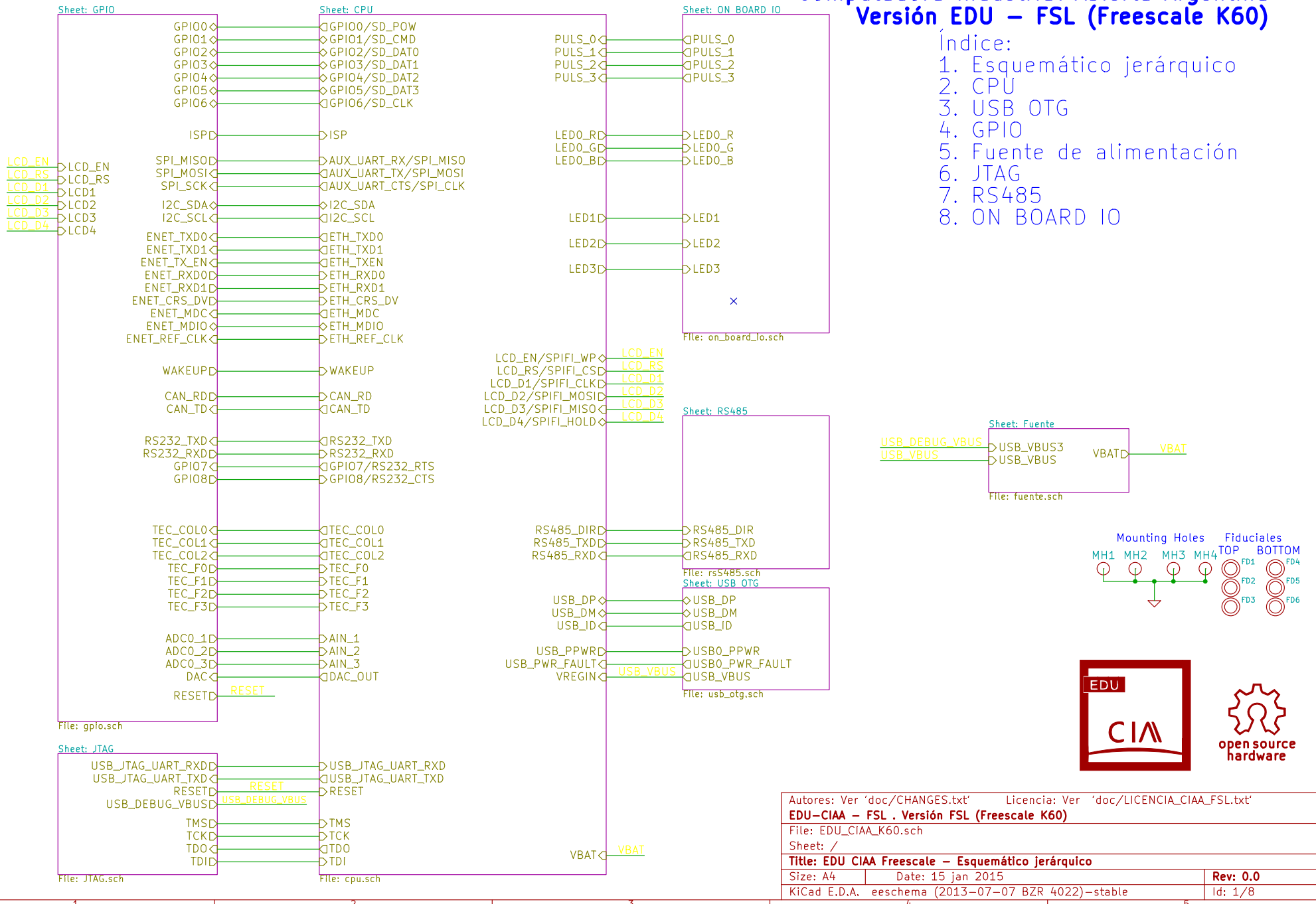


Computadora Industrial Abierta Argentina

Versión EDU – FSL (Freescale K60)

Índice:

1. Esquemático jerárquico
2. CPU
3. USB OTG
4. GPIO
5. Fuente de alimentación
6. JTAG
7. RS485
8. ON BOARD IO



Autores: Ver 'doc/CHANGES.txt' Licencia: Ver 'doc/LICENCIA_CIAA_FSL.txt'

EDU-CIAA – FSL . Versión FSL (Freescale K60)

File: EDU_CIAA_K60.sch

Sheet: /

Title: EDU CIAA Freescale – Esquemático jerárquico

Size: A4

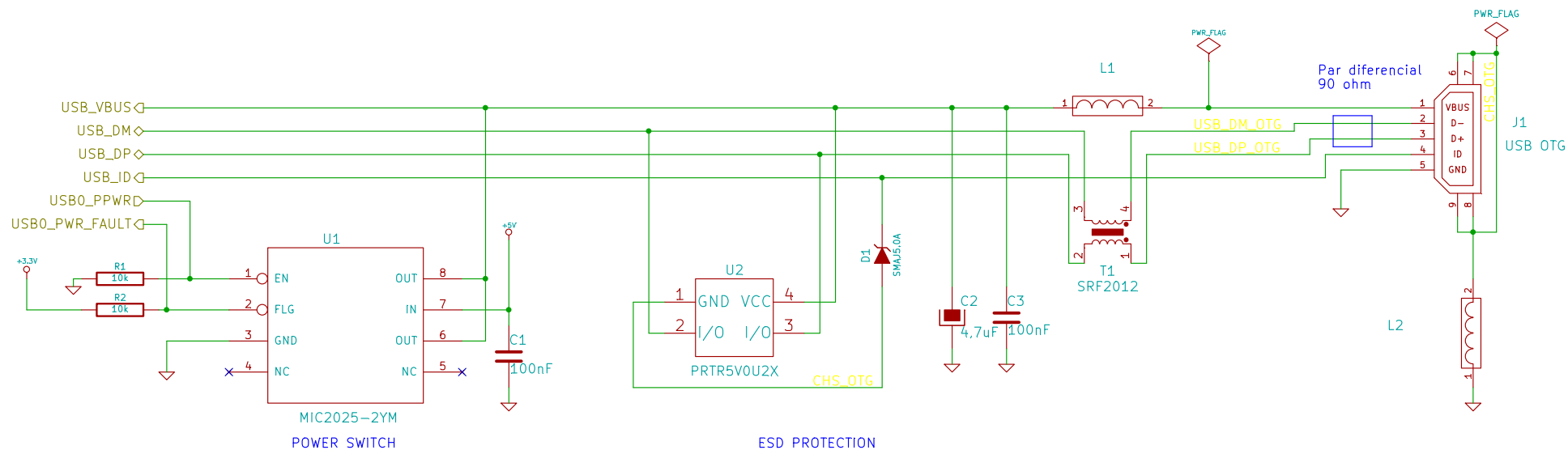
Date: 15 jan 2015

Rev: 0.0

KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable

Id: 1/8

USB OTG

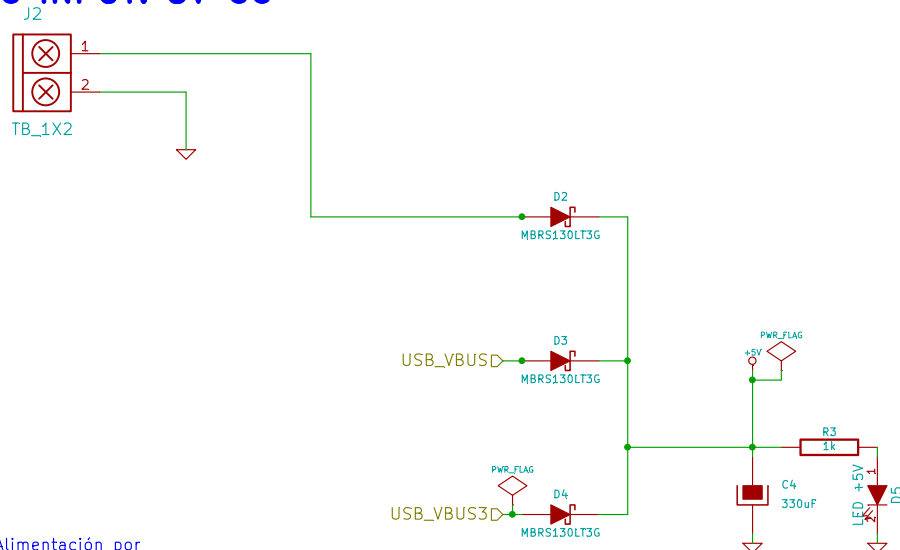


FERRITE entre SHIELD y GND: para evitar que el ruido de GND salga por SHIELD hacia el exterior. Este ferrite puede reemplazarse por un resistor de 0 ohm en caso de que la placa pase los tests de EMI.

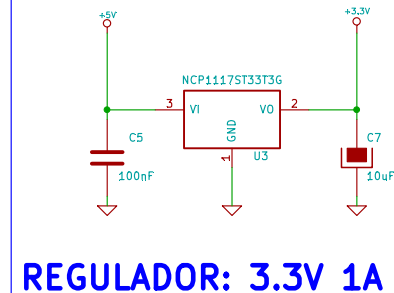
CHOKE MODO COMUN: Para disminuir EMI y bajar el nivel de ruido. Solo deben usarse si la placa no pasa los tests de EMI.

FUENTE DE ALIMENTACIÓN

DC INPUT: 5V CC

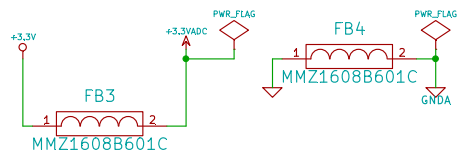
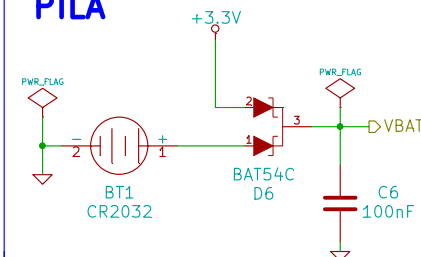


Alimentación por
USB-DEBUG, USB-OTG o Entrada 5VCC

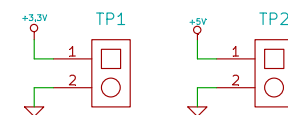


REGULADOR: 3.3V 1A

PILA



Ferrite separador de alimentación digital de analógica



TESTPOINTS

Autores: Ver 'doc/CHANGES.txt' Licencia: Ver 'doc/LICENCIA_CIAA_FSL.txt'

EDU-CIAA - FSL . Versión FSL (Freescale K60)

File: fuente.sch

Sheet: /Fuente/

Title: Fuente de Alimentación

Size: A4

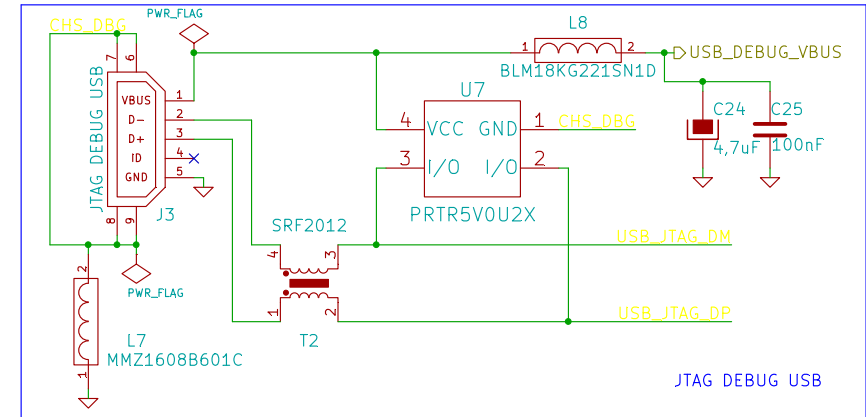
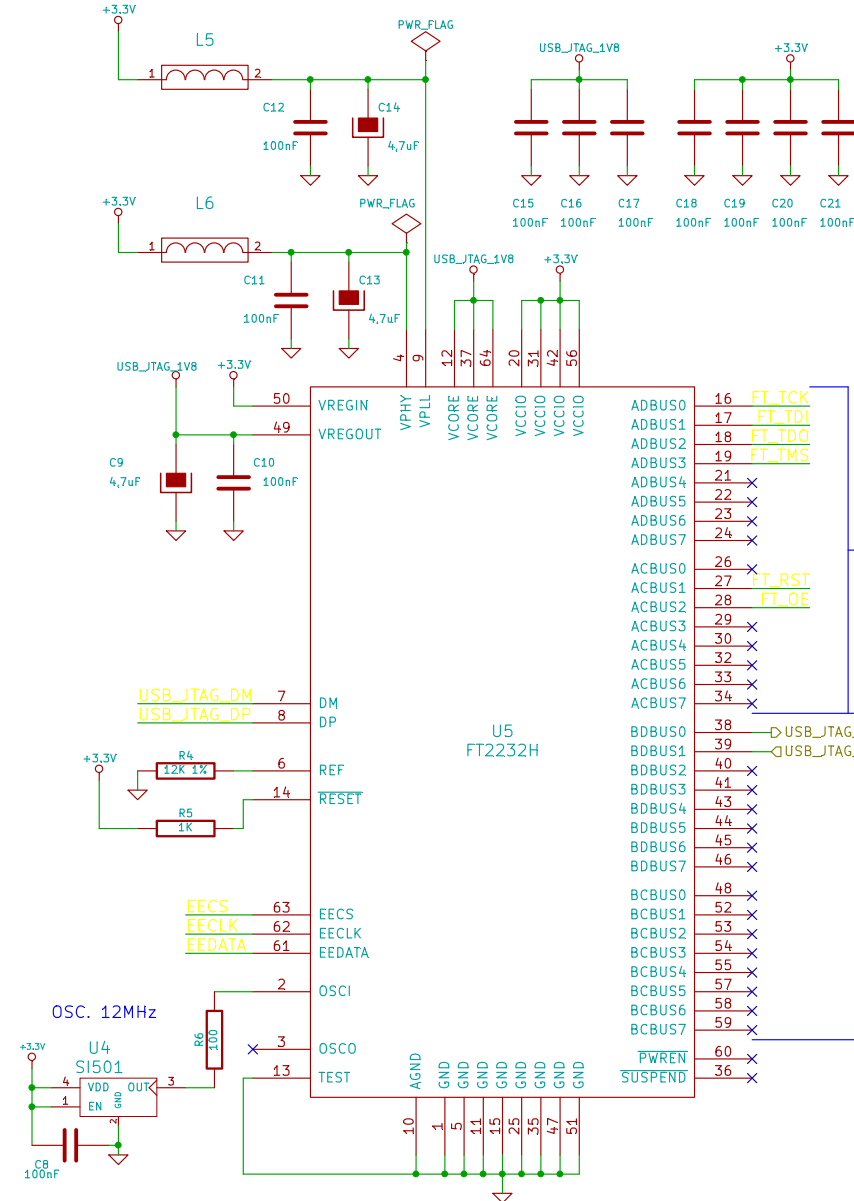
Date: 15 jan 2015

Rev: 0.0

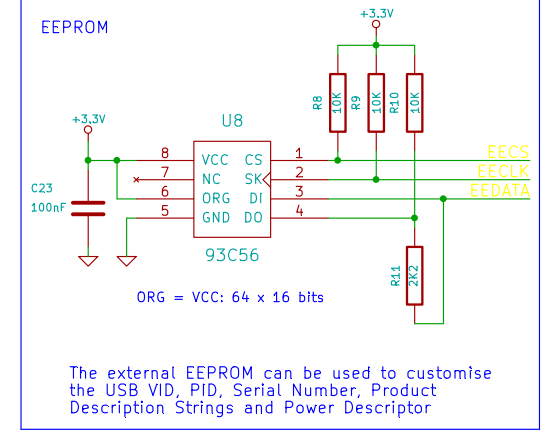
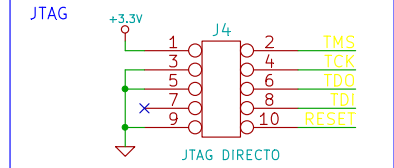
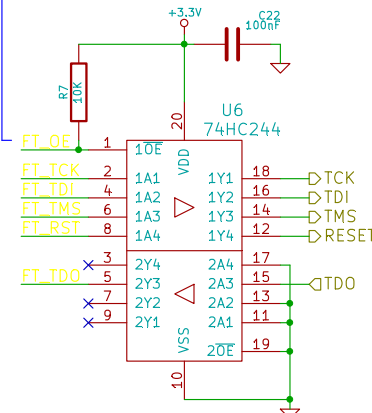
KiCad E.D.A. eschema (2013-07-07 BZR 4022)-stable

Id: 3/8

JTAG



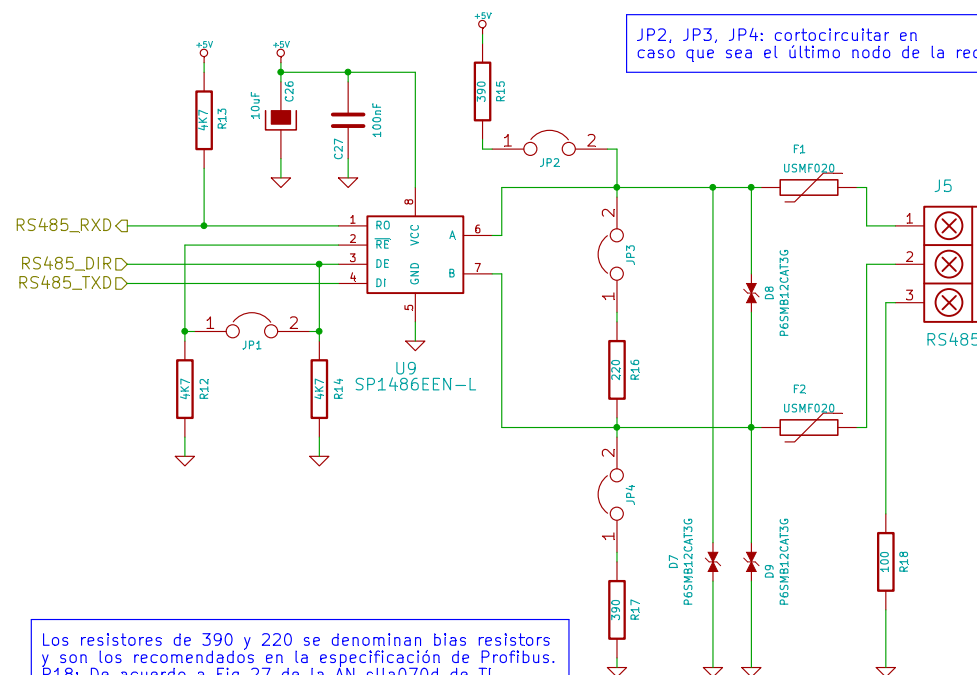
Pin ACBUS2 (FT_OE): default tri-stated input with an internal 75KΩ pull up resistor to VCCIO.



Autores: Ver 'doc/CHANGES.txt'		Licencia: Ver 'doc/LICENCIA_CIAA_FSL.txt'	
EDU-CIAA – FSL . Versión FSL (Freescale K60)			
File: JTAG.sch			
Sheet: /JTAG/			
Title: Conectores JTAG y DEBUG USB			
Size: A4		Date: 15 jan 2015	
KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable		Rev: 0.0	
		Id: 4/8	

RS485

RS485 Profibus



Autores: Ver 'doc/CHANGES.txt' Licencia: Ver 'doc/LICENCIA_CIAA_FSL.txt'

EDU-CIAA - FSL . Versión FSL (Freescale K60)

File: rsS485.sch

Sheet: /RS485/

Title: CIAA RS485

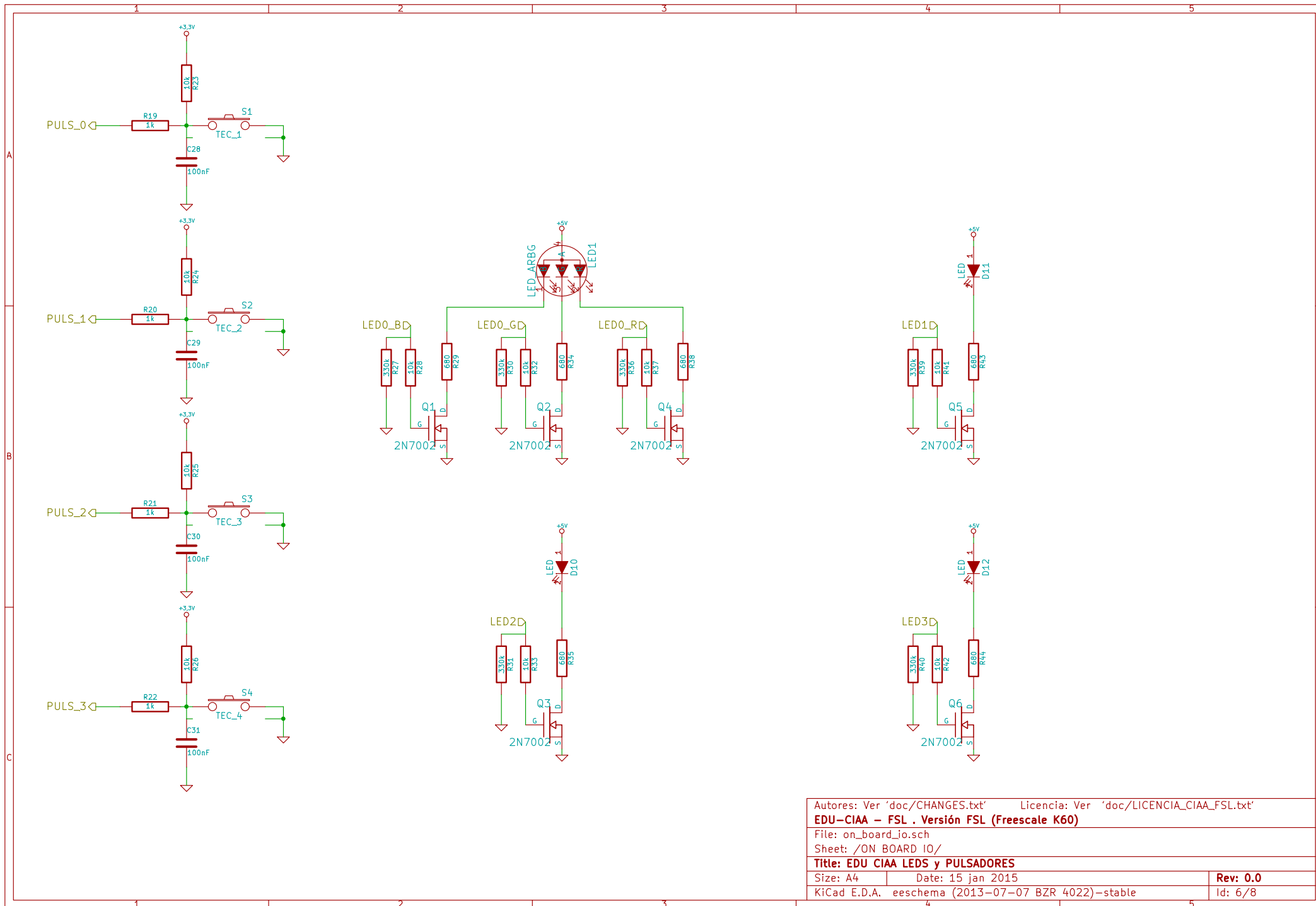
Size: A4

Date: 15 jan 2015

Rev: 0.0

KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable

Id: 5/8



Autores: Ver 'doc/CHANGES.txt' Licencia: Ver 'doc/LICENCIA_CIAA_FSL.txt'

EDU-CIAA - FSL . Versión FSL (Freescale K60)

File: on_board_io.sch

Sheet: /ON BOARD IO/

Title: EDU CIAA LEDS y PULSADORES

Size: A4

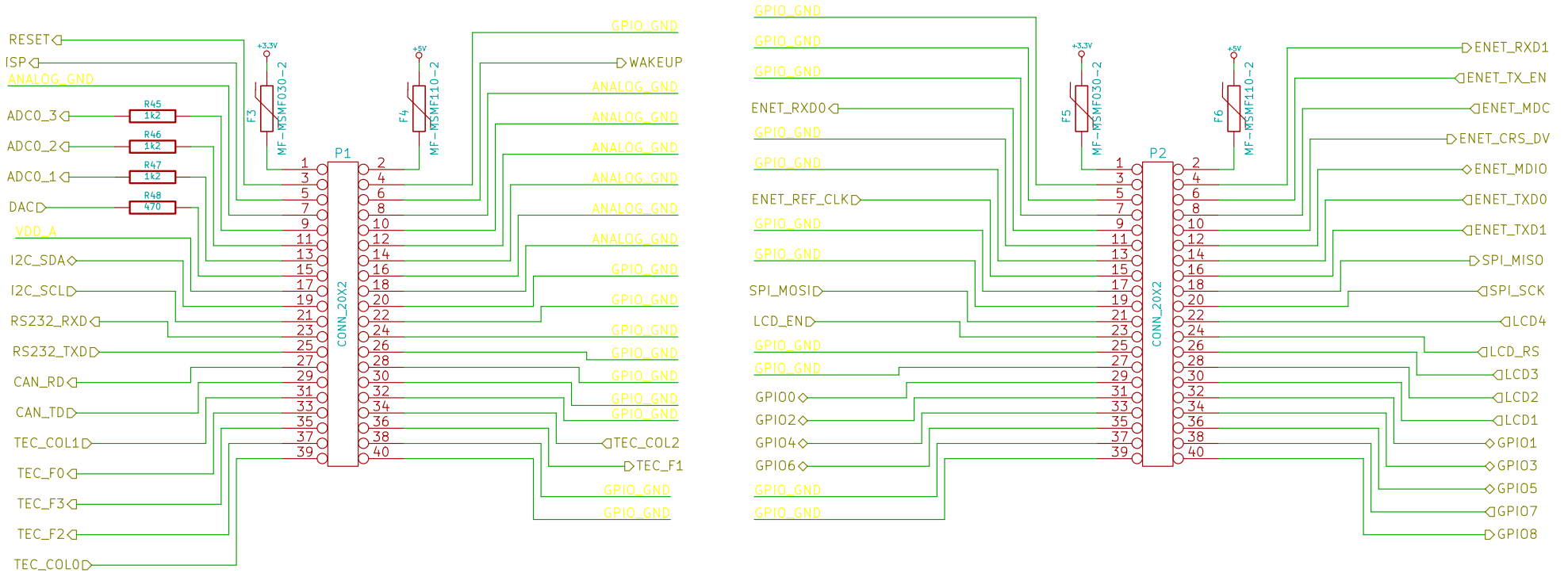
Date: 15 jan 2015

Rev: 0.0

KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable

Id: 6/8

Conectores de expansión LVTTL.
En formato de pines, 2.54mm de pitch.



File: gpio.sch		
Sheet: /GPIO/		
Title: EDU CIAA GPIO		
Size: A4	Date: 15 jan 2015	Rev: 1.0
KiCad E.D.A. eeschema (2013-07-07 BZR 4022)-stable		Id: 7/8

