

## Esame architettura del 18-09-2008

- 1) Si progetti un dispositivo che faccia il prodotto
  1. La sequenza di dati termina con la coppia di bit 11
  2. Start[1] a 1 quando il circuito inizia il calcolo
  3. Dato[2] fornisce i valori
  4. Ok[1] a 1 per 1024 cicli di clock dopo l'esecuzione del prodotto
  5. Mull[8] è inizializzato a 0.....0, al termine del prodotto racchiude la soluzione e la mantiene fino a che Ok[1] è ad 1
- 2) Dare la definizione di somma di prodotti e spiegare come passare a prodotti di somma
- 3) Perché l'architettura a pagine è migliore?
- 4) Disegnare una scheda di memoria da 32Mb con indirizzi a parole da 32bit utilizzando chip da 2Mb con indirizzamento a byte
- 5) Spiegare l'impatto della parziale specifica su Quine & McClusky