ALUNO(A): Eduardo Henrique de Almeida Izidorio

MATRÍCULA: 2020000315

[Questão – 01] Considerando uma máquina que possua três diferentes classes de instruções, e medidas da CPI idênticas às do último exemplo. Suponha que a medida do tamanho do código gerado para o mesmo programa por dois compiladores diferentes tenha apresentado os seguintes resultados:

Código do	Número de instruções (em bilhões) para cada classe de instrução		
	Α	В	С
Compilador 1	5	1	1
Compilador 2	10	1	1

Classe de instrução	CPI para esta classe de instrução	
Α	1	
В	2	
С	3	

Suponha que a máquina rode um clock de 500 MHz. Qual a sequência de código que executa mais rápido de acordo com a definição de MIPS? E de acordo com o tempo de execução?

receestiff the telestiff (1) Compilador 1 = 6 instruções Compilador 2 = 12 instruções mumero de iilos =  $\sum_{i} (CPI; xC)$   $m_i = (1x5) + (2x1) + (3x1) = 5 + 2 + 3 = 10$   $m_2 = (1x10) + (2x1) + (3x1) = 10 + 2 + 3 = 15$ Liches de det  $K_1 = 10$  cicles  $CPI_4 = 10 = 1,6$ EULES de det  $K_2 = 15$  cicles  $CPI_2 = 16 = 1,25$   $CPI_2 = 16 = 1,25$ MiPS<sub>1</sub> = 500 = 312,5 = 1000000 = 0,003122 mips 16MiPS<sub>2</sub> = 500 = 400 = 1000000 = 0,004 mips 1,25Tempo = múmero de intruções x CPI Frequência do clock

## [Questão – 02] Traduza para código MIPS os seguintes trechos de códigos em C:

Tentei resolver os problemas mas não conseguir desenvolver.