

Universidade Federal de Roraima Departamento de Ciência da Computação Arquitetura e Organização de Computadores



Atividade – Aula 0212

ALUNO(A):	

ATENÇÃO: Vale ressaltar que esta atividade será utilizada como critério para a contabilização de sua frequência de aula.

PRAZO DE ENTREGA: 06/12/2021

[Questão – 01] Considerando uma máquina que possua três diferentes classes de instruções, e medidas da CPI idênticas às do último exemplo. Suponha que a medida do tamanho do código gerado para o mesmo programa por dois compiladores diferentes tenha apresentado os seguintes resultados:

Código do	Número de instruções (em bilhões) para cada classe de instrução			
	Α	В	С	
Compilador 1	5	1	1	
Compilador 2	10	1	1	

Classe de instrução	CPI para esta classe de instrução
Α	1
В	2
С	3

Suponha que a máquina rode um clock de 500 MHz. Qual a sequência de código que executa mais rápido de acordo com a definição de MIPS? E de acordo com o tempo de execução?

[Questão - 02] Traduza para código MIPS os seguintes trechos de códigos em C:

(A)	(B)
a = 12; b = 5;	V[5] = A[4] + V[i];
t = (a+a) - (a+b);	t = V[5] + 5;
(C)	(D)
a = 12; b = 5;	a = 12; b = 5;
if(a > b){ b = a;	if(a < b){ b = a;
}	}else{
	a = a + 1; }

