



Universidade Federal de Roraima
Departamento de Ciência da Computação
Arquitetura e Organização de Computadores



Atividade – Aula 10/02

ALUNO(A): _____

ATENÇÃO: Vale ressaltar que esta atividade será utilizada como critério para a contabilização de sua frequência de aula.

PRAZO DE ENTREGA: 14/02/2022

[Questão – 01] Quais as diferenças de um processador multiciclo em relação a um uniciclo?

[Questão – 02] Quais as modificações necessárias em um processador multiciclo simples para que se introduza a função de pipeline?

[Questão – 03] Descreva os principais passos (estágios) de execução de uma instrução no processador MIPS.

[Questão – 04] Descreva os seguintes conflitos em pipeline: Estrutural; Dados; e Controle.

