

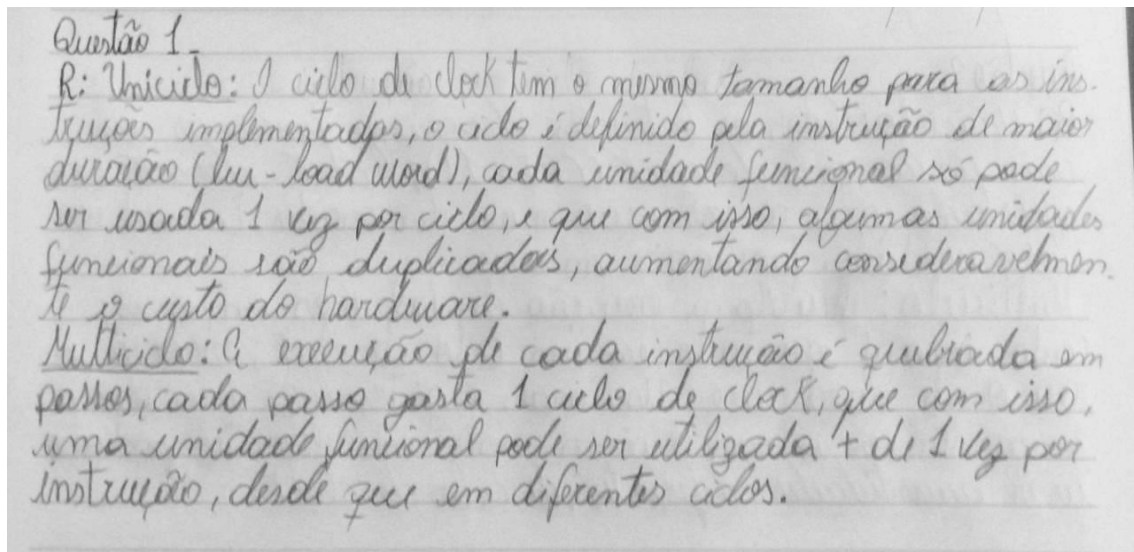
**Nome:** Eduardo Henrique de Almeida Izidorio

**Matrícula:** 2020000315

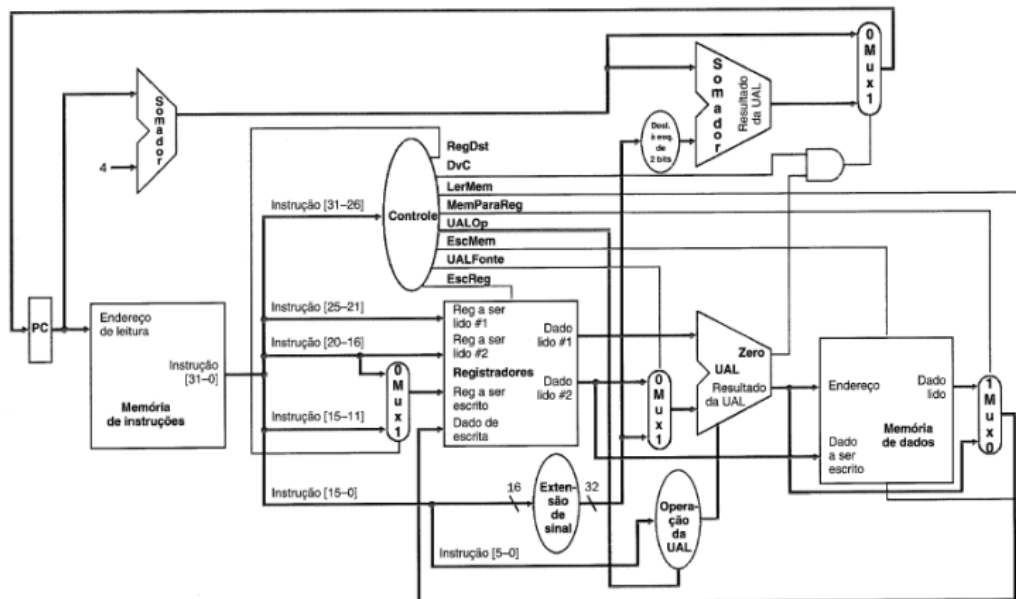
**Atividade – Aula 27/01**

**[Questão – 01] Quais as diferenças de um processador multiciclo em relação a um uniciclo?**

**R:**



**[Questão – 02] Descreva os sinais de controle habilitados (e seus valores) para a execução de uma instrução do Tipo R no MIPS uniciclo.**



R:

Questão 2 -  
 R: Reg Dst = 1  
 DvC = 0  
 LerMem = 0  
 MemParaReg = 0  
 UALOp = 10  
 EscMem = 0  
 UALFonte = 0  
 EscReg = 1

[Questão – 03] Descreva as principais diferenças da unidade de controle do processador MIPS uniciclo e multiciclo.

R:

Questão 3.

R: Unicycle: Todas as instruções deveriam funcionar em um único ciclo de clock ( $CPI = 1!$ ); o clock deveria ser ajustado para a instrução mais demorada. Ex. load usa cinco unidades funcionais em série.

Multicycle: dobra a execução de instruções em passos; cada passo é executado em um ciclo de clock; favorece o reuso de hardware; usa mais registradores para armazenar valores intermediários; instruções diferentes poderão usar quantidades diferentes de ciclos de clock.