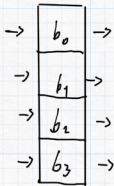


6. Construya un registro paralelo-paralelo de 4 bits utilizando flip-flops D, luego realice un circuito de latch para este registro. Compare los resultados obtenidos con aquellos presentados en la hoja de datos del componente **CD4508**. Analice y compruebe el correcto funcionamiento de cada circuito mediante simulación de un testbench.



Registro Paralelo-Paralelo de 4 bits

