

Laboratorio 4d

Nombre del archivo fuente: **Memoria.zip**

Tiempo limite: 1

Implementar un circuito, en el simulador de hardware, que implemente la memoria del computador **BINAC** (**BI**Nary **A**utomatic Computer)

El (los) archivo(s) fuente (.hdl) deben comprimirse en un archivo .zip. El archivo hdl que define el circuito, **DEBE** llamarse de la misma forma que el archivo zip que lo contiene

Input

La entrada se debe tomar desde la entrada estandar. No hay entrada

Output

La salida debe enviarse a la salida estandar. La salida indica si el circuito pasó las pruebas o no

Entradas del circuito:	Salidas del circuito:
inh: 15 bits. Los bits más significativos (bits 15-29) de la entrada a la memoria inl: 15 bits. Los bits menos significativos (bits 0-14) de la entrada a la memoria a: 9 bits. Dirección en la memoria a utilizar w: Bit que indica si se escribe en la memoria o no	outh: 15 bits. Los bits más significativos (bits 15-29) de la salida de la memoria outl: 15 bits. Los bits menos significativos (bits 0-14) de la salida de la memoria