

王凯鹏

电子科技大学
Anicerkpw@gmail.com
13981788148



教育背景

电子科技大学，集成电路设计与集成系统，本科	2022.9 - 现在
<ul style="list-style-type: none">• GPA: 3.99/4.00; 加权平均分: 90.48• 主修课程: 信号与系统 (98); 电路分析与电子线路 (98); 微积分 II (98)• 优秀学生奖学金	

学科竞赛

全国大学生数学竞赛	2023.11
• 省二等奖	省部级
全国大学生电子设计竞赛	2023.8
• 省三等奖	省部级
电子科技大学盟升杯电子设计竞赛	2022-2023
• 低年级组三等奖	校级
• 高年级组三等奖	校级
电子科技大学数学竞赛	2023.9
• 校二等奖	校级

科创经历

强芯育苗计划 模拟与混合信号电路研究组	2023.9 - 现在
• 进行高速高精度数据转换器芯片设计方向论文阅读、科研训练	
大学生创新创业项目	2023.11 - 现在
<ul style="list-style-type: none">• 题目: 实现 kT/C 噪声抵消的高能效 SAR ADC 设计• 内容: 针对 kT/C 噪声, 提出一种新型架构用于有效提高 SAR ADC 信噪比• 工作: 负责关键的电路的设计、仿真与实现, 如高精度采样保持电路, Strongarm-latch 电路等。	
一年级新生课外创新实践项目计划	2022.10 - 2023.10
<ul style="list-style-type: none">• 题目: 小车数显速度测试仪设计• 利用 FPGA 开发板, 并采用 Verilog 语言进行设计, 实现一个小车数显计装置• 负责关键部分的代码实现, 如传感器通信部分; 负责主要硬件设计, 如 TLV3501 高速比较器部分	

专业技能

软件使用

- 掌握 Cadence 仿真软件的基本仿真方法 (linux 环境下)
- 熟悉 HSPICE, LTspice 等仿真软件以及 AD 等主流 PCB 设计软件
- 能够使用 matlab 进行信号处理以及使用 simulink 搭建电路模型
- 熟练使用矢量网、频谱仪、噪声仪、示波器等测试仪器

编程能力

- 掌握 c 语言、python 语言, 了解简单的 ARM 汇编

英语方面

- 四级优秀 577, 六级通过 517
- 较好的英文文献阅读能力