

王凯鹏

电子科技大学
Anicerkpw@gmail.com



教育背景

电子科技大学，集成电路设计与集成系统，本科

2022.9 - 现在

- GPA: 3.99/4.00; 加权平均分: 91.33
- 兴趣爱好: 模拟与混合信号集成电路; 数据转换器; 无线收发机
- 主修课程: 信号与系统 (98); 电路分析与电子线路 (98); 电子设计自动化技术 A (98); 通信原理 (93)
- 优秀学生奖学金 (top 10 %)

学科竞赛

全国大学生电子设计竞赛

- 省一等奖 (本赛区最高分) 2024.8
- 省三等奖 2023.8

全国大学生数学竞赛

- 省二等奖 2023.11

电子科技大学盟升杯电子设计竞赛

- 低年级组三等奖 2023.4
- 高年级组三等奖 2024.4

电子科技大学数学竞赛

- 二等奖 2023.9

校级

科创经历

科研助理 模拟与混合信号电路研究组

2023.9 - 现在

- 进行高速高精度数据转换器芯片设计方向论文阅读、科研训练

大学生创新创业项目

2023.11 - 现在

- 题目: 实现 kT/C 噪声抵消的高能效 SAR ADC 设计
- 内容: 针对 kT/C 噪声, 提出一种新型架构用于有效提高 SAR ADC 信噪比
- 工作: 负责关键的电路的设计、仿真与实现, 如高精度采样保持电路, Strongarm-latch 电路等

高速 SAR ADC 项目

2024.4 - 现在

- 题目: 基于预采样技术的高速低功耗 SAR ADC
- 内容: 使用预采样与噪声抵消技术提高了 ADC 的带宽, 通过各种低功耗技术 (如 FIA、小电容 buffer) 降低 ADC 的功耗从而提高了 Fom 值
- 工作: 负责 FIA 电路的设计、优化与版图; 负责整体 SAR ADC 时序的优化

专业技能

软件使用

- 熟练掌握 Cadence 仿真软件的基本仿真方法
- 熟悉 HSPICE, LTspice 等仿真软件以及 AD 等主流 PCB 设计软件
- 能够使用 matlab 进行信号处理以及使用 simulink 搭建电路模型
- 熟练使用矢量网、频谱仪、噪声仪、示波器等测试仪器

编程能力

- 掌握 c 语言、python 语言, 会使用 ARM 汇编, 熟悉 Veriloga 语言

英语方面

- 四六级均高分通过
- 较好的英文文献阅读能力与写作能力