

# Rapport de bureau d'étude

Réalisation d'un amplificateur de classe D

École Centrale des Arts et Métiers  
1200 Woluwe-Saint-Lambert  
Belgique

Alexis NOOTENS  
16139@student.ecam.be

Thomas ANIZET  
14164@student.ecam.be

22 mars 2018

## Introduction

Après avoir étudié la théorie derrière le transfert de puissance en électronique, nous avons mis à l'épreuve nos acquis théoriques dans un cas pratique en réalisant un circuit d'amplification de signaux audio analogiques. Ce circuit d'amplification appartient à la classe D, une classe exploitant la connaissance de l'électronique de puissance, pour minimiser les pertes d'énergies aux étages d'amplification. Ce document reprend notre réalisation et notre analyse du circuit.

## 1 Hypothèses de départ

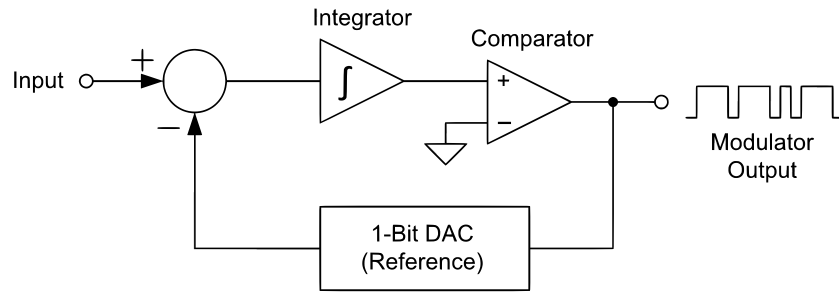
Avant de s'attaquer au problème, définissons l'environnement dans lequel nous allons travailler tel que la nature du signal reçu en entrée. Notre amplificateur doit être conçu pour les signaux audio ; les signaux audio sont produit par un module convertisseur analogique-numérique (sigle CAN, ou DAC en anglais). Leur tension est asymétrique entre 0 et une référence observée habituellement à 2048 mV et leur fréquence varie entre 20 et 22 000 Hz [1]. Nous supprimerons donc les composantes fréquentielles hors de ces bornes par des filtres passe-haut et passe-bas distincts.

## 2 Circuit amplificateur

Le circuit réalisé repose sur deux modules pour amplifier le signal d'entrée : un convertisseur analogique-numérique de type Sigma-Delta, et un contrôleur de transistor MOSFET. La mise en série de ces deux modules permet de créer un amplificateur de classe D. Les sous-sections 2.1 et 2.2 définissent le principe derrière chaque module et évoquent leur raison d'être.

### 2.1 Modulation Sigma-Delta

Il existe une évolution des méthodes de modulation en pleine onde. La plus simple est la modulation de largeur d'impulsion, MLI. Voici comment elle fonctionne : depuis deux états possibles de tension, haut et bas, une période d'impulsion nommée  $\tau$ , et une durée variable de tension haute nommée  $t$ , le signal respecte la condition suivante :  $0 \leq t \leq \tau$ , soit  $t \div \tau \in [0, 1]$ . L'information modulée se situe dans le rapport de durée tension haute sur durée d'impulsion. La donnée nécessite d'être transposée au préalable dans l'intervalle entre 0 et 1. Cette modulation bénéficie de pouvoir être directement applicable comme commande d'un étage d'amplification en puissance. Elle se traduit sans opération supplémentaire en commande complètement ouverte ou complètement fermée de transistor.



**Figure 1 :** Schématique symbolique d'un modulateur  $\Sigma$ - $\Delta$ . Le signal d'entrée « Input » est de nature analogique. Le circuit agit en boucle fermée pour compenser la différence entre entrée et sortie.

Une évolution de la modulation de largeur d'impulsion est la modulation Delta. Tandis que la MLI encode l'entièreté de l'information dans son rapport cyclique à chaque période, la modulation Delta n'encode que la différence (delta) par rapport à l'information précédente. Les différences entre informations sont de taille plus petites que les informations entières. Elles sont envoyées plus rapidement. Ainsi, pour une période donnée, plus de delta pourront être envoyés que de cycles MLI complets. Le modulateur fonctionnera à une fréquence plus élevée, suréchantillonnant le signal, ce qui réduit le bruit de quantification [2] par rapport à un modulateur MLI.

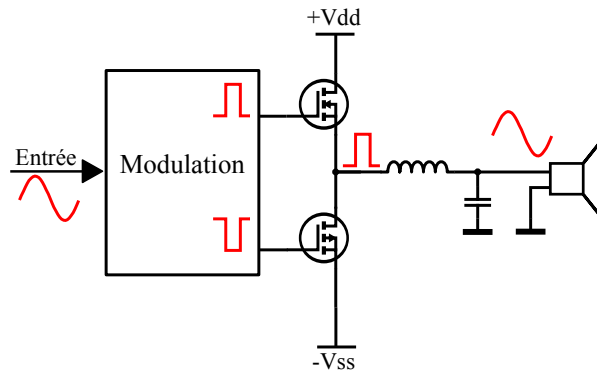
La modulation Delta connecte la sortie à l'entrée pour la différentier, c'est une rétro-action. Un automaticien y reconnaîtra un contrôle en boucle fermée proportionnel, un régulateur P. Cet automaticien saura également que ces régulateurs ont le défaut de toujours avoir un décalage entre la consigne et le signal de sortie désiré, nommé « écart statique ». Ce problème se résout en ajoutant un intégrateur avant la comparaison ; ce dernier maintient la dernière valeur comparu. Cela devient un régulateur PI « proportional-integral ». Cette nouvelle modulation se nomme **Sigma-Delta**, puisqu'elle somme ( $\Sigma$ ) les différences ( $\Delta$ ).

Le schéma fonctionnel d'un circuit sigma-delta est présenté à la figure 1. Voici son fonctionnement : pour un signal d'entrée constant non nul, le différentiateur débute par soustraire le signal de sortie à l'entrée. Si le système est reposé, la sortie est nulle et le signal d'entrée arrive pleinement à l'intégrateur. L'intégrateur va introduire une temporisation dans le système ; le signal à la sortie de l'intégrateur grimpe progressivement de manière monotone. Ce signal arrive à l'entrée d'un comparateur qui retourne une tension soit maximale, soit minimale. C'est ce signal binaire qui est réutilisé en rétro-action. Le système va tenter de compenser le signal d'entrée avec la tension haute ou la tension basse. Cette tension n'ayant pas de valeur intermédiaire, le système ne parviendra jamais à compenser le signal d'entrée si celui-ci se trouve entre les bornes. Le système est oscillant. L'information modulée s'encode comme les différences entre cycle tension haute-basse.

## 2.2 Amplificateur de classe D

La famille des amplificateurs contient plusieurs division — dénommées « classes » — selon la nature du signal en sortie. Par exemples : les amplificateurs de classe A sortent une tension sinusoïdale amplifiée sur les deux crêtes ; les amplificateurs de classe B ne laissent sortir qu'une seule crête amplifiée du sinus.

Les amplificateurs de classe D imposent des tensions aux rails d'alimentation du circuit. C'est du tout ou rien. Ils sont composés de transistor MOSFET. Les transistors MOSFET sont les favoris de l'électronique de basse puissance. Ils peuvent travailler à haute fréquence (plusieurs dizaines de kHz) et leur résistance à la conduction en saturation «  $R_{DS,ON}$  » est très faible (une centaine de  $m\Omega$  dans les basses puissances) [3]. Cette propriété donne tout son intérêt au amplificateur de classe D. En ouvrant ou fermant complètement les transistors pour les faire fonctionner dans leur zone saturée, on minimise la résistance de conduction. Sachant que la perte en conduction est dû à l'effet joule, et que la puissance de l'effet joule se formule comme  $P = RI^2$  [4]. Lorsque  $R$ , la résistance du transistor est minimale, la puissance  $P$  perdue à la conduction est minimisée pour une courant  $I$  donné [5]. Le principe de l'amplificateur de classe D est présenté visuellement à la figure 2. Un filtre LC peut-être placé à la suite de l'étage d'amplification pour lisser le courant et la tension [6]. Dans notre réalisation, nous considérons que le bobinage du haut-parleur lissera le courant et nous ne placerons pas d'inductance discrète.



**Figure 2** : Schématique du principe de l'amplificateur de classe D. Le signal d'entrée analogique est modulé en commande de commutation de transistor de puissance. Le signal amplifié se trouve à l'état  $+V_{dd}$  ou  $-V_{ss}$  uniquement. Ce signal est ensuite lissé au travers d'un filtre LC pour retrouver des tensions intermédiaires.

### 3 Schématique du circuit

### 4 Dimensionnement

#### 4.1 Filtre pré-amplification

#### 4.2 Filtre RC

#### 4.3 Constante de temps du Sigma-Delta

### 5 Analyse du circuit

Après que les éléments aient été dimensionnée, nous avons opté pour analyser le circuit en le faisant fonctionner en régime normal et en prenant des mesures en différents points. Ces mesures sont toujours, sauf si cité explicitement, en tension par rapport à la masse, elle même mise à la terre.

#### 5.1 Défaut de fabrication

Dès le premier branchement de la carte en tension symétrique  $\pm 25$  VDC, nous avons observé un appel de courant de 200 mA sur le circuit. Cette valeur était le maximum paramétré sur l'alimentation de laboratoire à notre portée. Ce courant est trop élevé pour un amplificateur au repos, c.-à-d. sans signal d'entrée. Il n'y a nul doute qu'un problème de connexion existe sur la carte.

Pour cerner le problème, nous avons connecté un ohmmètre entre les bornes d'alimentation : positive-négative, positive-neutre, neutre-négative. À ces bornes nous avons mesuré respectivement une résistance de :  $33\ \Omega$ ,  $9\ \text{k}\Omega$  et  $9\ \text{k}\Omega$ . C'est désormais déterminé et mesuré, il existe un défaut de connexion entre la borne positive et le neutre.

Une analyse bloc-par-bloc a permis de déterminer que le problème était le circuit intégré TC4428, un double inverseur présentant un courant de fuite de 100 mA pour une tension d'alimentation de seulement 4,3 V ; ce qui est déraisonnable et en opposition avec la fiche technique du produit. Nous en avons déduit que le composant était détruit.

Après avoir remplacé le circuit intégré TC4428, nous avons observé que la résistance entre la borne d'alimentation positive et le neutre passait de  $33\ \Omega$  à  $200\ \Omega$ , ce qui n'est toujours pas acceptable. Nous avons remplacé un second circuit intégré douteux, le L6385E, et la résistance est passée de  $200\ \Omega$  à  $19\ \text{k}\Omega$  ; ce qui est désormais raisonnable. Tout cela démontre que deux des circuits imprimés ont été détruits. Nous ne savons pas déterminer l'instant auquel cela s'est produit.

## Conclusion

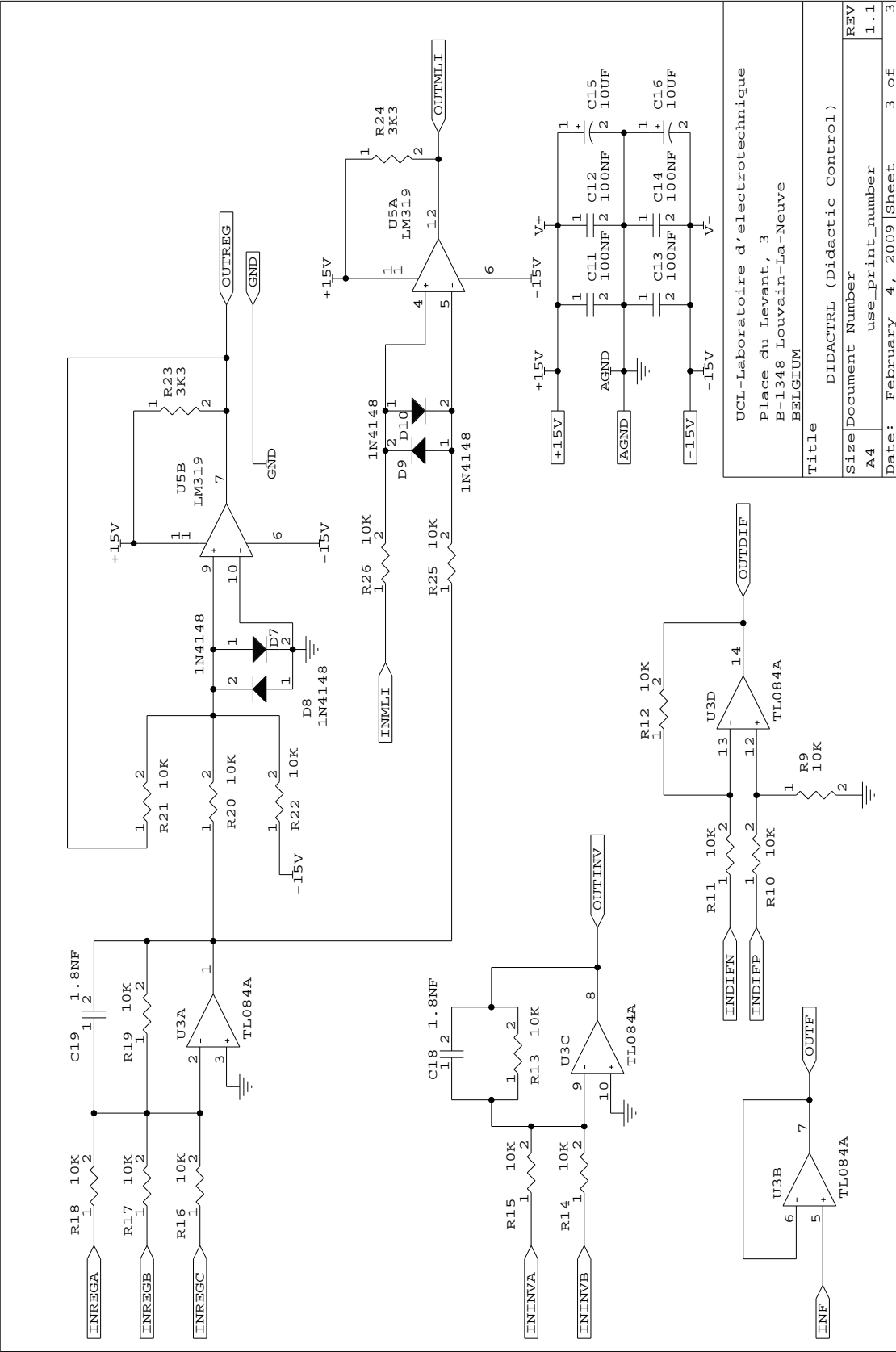
## Crédits

- Figure 1 provenant de :  
Le blog officiel de Texas Instrument : [https://e2e.ti.com/blogs\\_/archives/b/precisionhub/archive/2015/01/21/delta-sigma-adc-basics-understanding-the-delta-sigma-modulator](https://e2e.ti.com/blogs_/archives/b/precisionhub/archive/2015/01/21/delta-sigma-adc-basics-understanding-the-delta-sigma-modulator)
- Figure 2 provenant de :  
Par Yves-Laurent (Travail personnel) [GFDL (<http://www.gnu.org/copyleft/fdl.html>), CC-BY-SA-3.0 (<http://creativecommons.org/licenses/by-sa/3.0/>)], via Wikimedia Commons

## Références

- [1] Henry E Heffner and Rickye S Heffner. Hearing ranges of laboratory animals. *Journal of the American Association for Laboratory Animal Science*, 46(1):20–22, 2007. 1
- [2] Robert M. Gray and David L. Neuhoff. Quantization. *IEEE transactions on information theory*, 44(6):2325–2383, 1998. 2.1
- [3] <https://www.infineon.com/cms/en/product/power/mosfet/20v-300v-n-channel-power-mosfet/80v-100v-n-channel-power-mosfet/irf520n/>, December 2017. 2.2
- [4] David J. Griffiths. *Introduction to Electrodynamics*. Prentice Hall, 3rd edition, 1999. 2.2
- [5] Paul Sente. *Électronique de puissance*. ECAM, 2017. 2.2
- [6] Théodore Wildi and Gilbert Sybille. *Électrotechnique*. De Boeck, 4th edition, 2005. 2.2

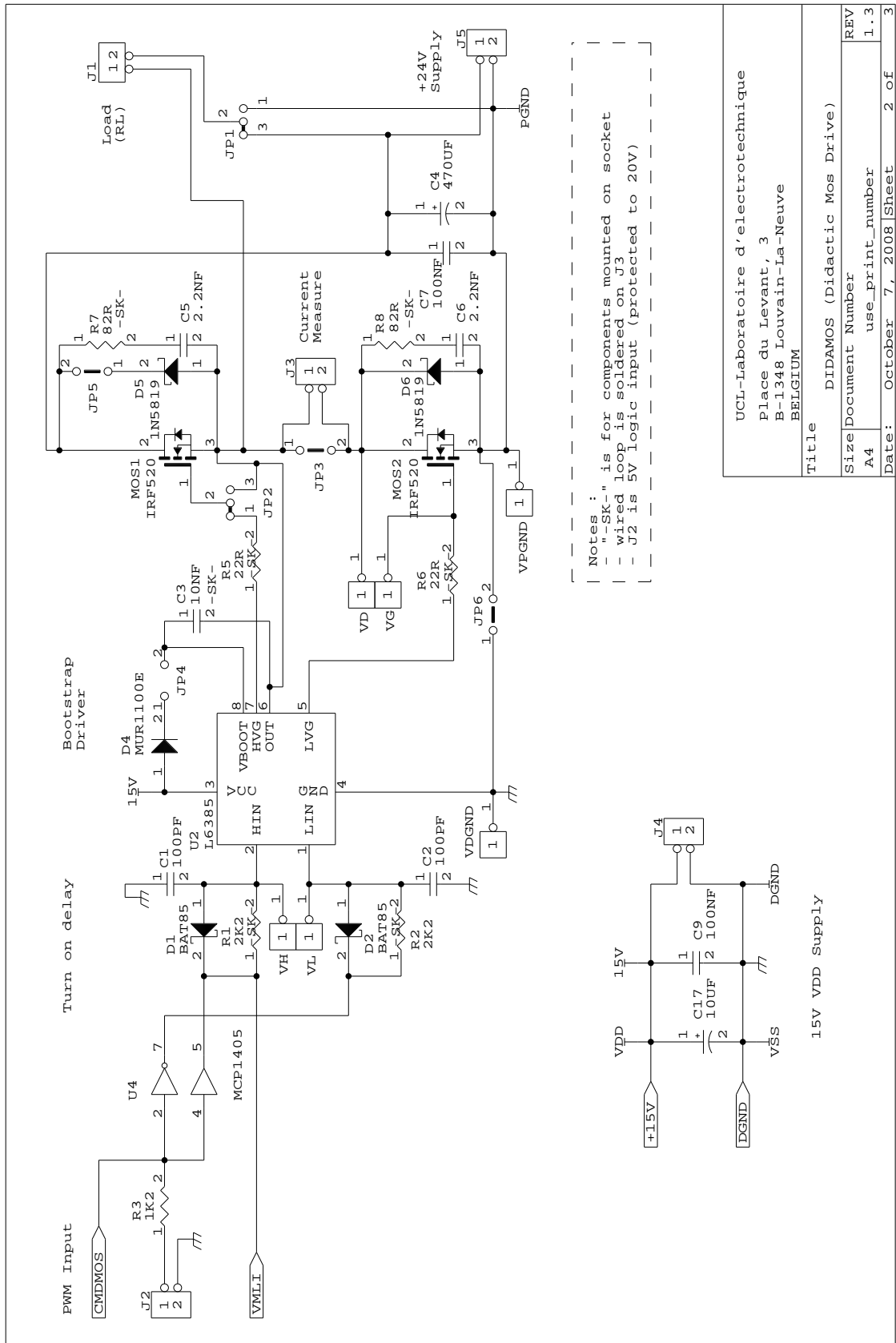
A Schéma du circuit DIDACTRL



UCL-Laboratoire d'electrotechnique  
Place du Levant, 3  
B-1348 Louvain-La-Neuve  
BELGIUM

Title		DIDACTRL (Didactic Control)	
Size	Document Number	REV	1.1
	A4		
Date:	use_print_number	3 of	3
	February 4, 2009		

## B Schéma du circuit DIDAMOS



C Schéma du circuit DIDAMO2

