# Logische Gatter A

### Aufgabe: Speichern und Rechnen

#### Spielekonsole mit 8GB RAM

a)

Eine Binary Cell kann genau eine 0 oder 1 speichern, also 1 Bit.

Für einen Arbeitsspeicher mit 8 GB RAM gilt:

$$8 GB = 8 * 10^3 MB = 8 * 10^6 KB * 8 * 10^9 Byte = 6.4 * 10^{10} Bit$$

**Antwort:** Man braucht  $6.4 * 10^{10}$  Binary Cells, um einen Arbeitsspeicher von 8 GB zu realisieren. Da jede Binary Cell genau ein RS-Flip Flop enthält, bräuchte man ebenso viele RS-Flip Flops

b)

#### **Ein Demultiplexer**

c)

$$2^n = 6.4 * 10^{10}$$

$$\log_2(6.4*10^{10}) \approx 35.897$$

Antwort: Man bräuchte 36 Leitungen

#### Zum Rechenwerk

a) Addition von 2 64-Bit Zahlen

Man benötigt 1 Halbaddierer für die erste Addition und 63 Volladdierer für alle weiteren. Jeder Volladdierer beinhaltet 2 Halbaddierer. Somit benötigt man insgesamt **127 Halbaddierer.** 

b) Subtraktion in der ALU

Belegung der Steuerleitungen:

z1: beliebig

z2: beliebig

m=1, d.h. Übertragsbit (c<sub>neu</sub>) wird duchgeschalten

u=0, v=1

 $c_{alt}=1$ 

- Wenn u=0 und v=1 wird z2 bevor es in den Volladdierer geleitet wird immer negiert und zu z2'=NOT(z2)
- Eine Subtraktion kann bei Binärzahlen gemacht werden, indem man z1 und das Zweierkomplement von z2 addiert
- Das Zweierkomplement einer Binärzahl wird gebildet, indem man diese invertiert und 1 addiert. In diesem Fall wird das Zweierkomplement von z2 gebildet indem man zu z2' das carrybit c<sub>alt</sub>=1 addiert
- Übrig bleibt nur noch die Addition von z1 und dem Zweierkomplement von z2, womit die Subtraktion geleistet ist.
- Da m=1 wird die Subtraktion ganz normal ausgeführt und cneu durchgeschalten

## Aufgabe: Optimierung einer Schaltung

a)

а	b	С	d	у
0	0	0	0	1
0	0	0	1	0
0	0	1	0	1
0	0	1	1	0
0	1	0	0	1
0	1	0	1	0
0	1	1	0	1
0	1	1	1	1
1	0	0	0	1
1	0	0	1	0
1	0	1	0	1
1	0	1	1	1
1	1	0	0	1
1	1	0	1	0
1	1	1	0	1
1	1	1	1	1

b)

$$y = (a \land c) \lor (\neg a \land b \land c) \lor (\neg a \land c \land \neg d) \lor \neg (c \lor d)$$

c)

