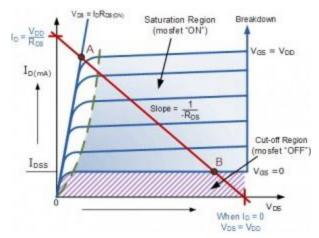
### A. Tujuan

- a. Mahasiswa diharapkan dapat memahami karakteristik switching dari mosfet
- b. Mahasiswa diharapkan dapat menggambarkan kurva karakteristik v-i masukan dan keluaran mosfet.
- c. Mahasiswa diharapkan dapat memahami konsep kendali gate MOSFET dengan metode PWM

#### **B. DASAR TEORI**

#### 1. MOSFET

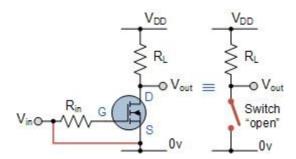
MOSFET (Metal Oxide Semiconductor Field Effect Transistor) merupakan salah satu jenis transistor yang memiliki impedansi mauskan (gate) sangat tinggi (Hampir tak berhingga) sehingga dengn menggunakan MOSFET sebagai saklar elektronik, memungkinkan untuk menghubungkannya dengan semua jenis gerbang logika. Dengan menjadikan MOSFET sebagai saklar, maka dapat digunakan untuk mengendalikan beban dengan arus yang tinggi dan biaya yang lebih murah daripada menggunakan transistor bipolar. Untuk membuat MOSFET sebagai saklar maka hanya menggunakan MOSFET pada kondisi saturasi (ON) dan kondisi cut-off (OFF).



Gambar 1 Kurva Karakteristik MOSFET

### Wilayah Cut-Off (MOSFET OFF)

Pada daerah Cut-Off MOSFET tidak mendapatkan tegangan input (Vin = 0V) sehingga tidak ada arus drain ld yang mengalir. Kondisi ini akan membuat tegangan Vds = Vdd. Dengan beberapa kondisi diatas maka pada daerah cut-off ini MOSFET dikatakan OFF (Full-Off). Kondisi cut-off ini dapat diperoleh dengan menghubungkan jalur input (gate) ke ground, sehingga tidaka ada tegangan input yang masuk ke rangkaian saklar MOSFET. Untuk lebih jelasnya dapat dilihat pada gambar berikut.



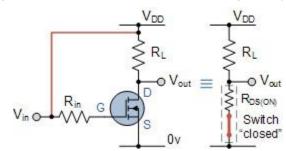
Gambar 2 Rangkaian MOSFET Sebagai Saklar Pada Kondisi Cut-Off

Karakeristik MOSFET pada daerah Cut-Off antara lain sebagai berikut. Input gate tidak mendapat tegangan bias karena terhubung ke ground (0V) Tegangan gate lebih rendah dari tegangan treshold (Vgs < Vth) MOSFET OFF (Fully-Off) pada daerah cut-off ini. Tidak arus drain yang mengalir pada MOSFET Tegangan output Vout = Vds = Vdd Pada daerah cut-off MOSFET dalam kondisi open circuit.

Dengan beberapa karakteristik diatas maka dapat dikatakan bahawa MOSFET pada daerah Cut-Off merupakan saklar terbuka dengan arus drain Id = 0 Ampere. Untuk mendapatkan kondisi MOSFET dalam keadaan open maka tegnagan gate Vgs harus lebih rendah dari tegangan treshold Vth dengan cara menghubungkan terminal input (gate) ke ground.

### Wilayah Saturasi (MOSFET ON)

Pada daerah saturasi MOSFET mendapatkan bias input (Vgs) secara maksimum sehingga arus drain pada MOSFET juga akan maksimum dan membuat tegangan Vds = 0V. Pada kondisi saturasi ini MOSFET dapat dikatakan dalam kondisi ON secara penuh (Fully-ON).



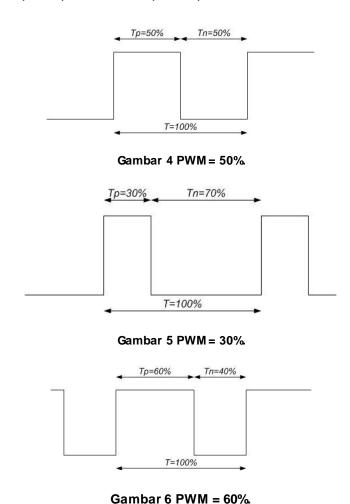
Gambar 3 Rangkaian MOSFET Sebagai Saklar Pada Kondisi Saturasi

Sebagai Saklar Pada Kondisi Saturasi Karakteristik MOSFET pada kondisi saturasi antar lain adalah : Tegangan input gate (Vgs) tinggi Tegangan input gate (Vgs) lebih tinggi dari tegangan treshold (Vgs>Vth) MOSFET ON (Fully-ON) pada daerah Saturasi Tegangan drain dan source ideal (Vds) pada daerah saturasi adalah 0V (Vds = 0V) Resistansi drain dan source sangat rendah (Rds < 0,1 Ohm) Tegangan output Vout = Vds = 0,2V (Rds.ld) MOSFET dianalogikan sebagai saklar kondisi tertutup Kondisi saturasi MOSFET dapat diperoleh dengan memberikan tegangan input gate yang lebih tinggi dari tegangan tresholdnya dengan cara

menghubungkan terminal input ke Vdd. Sehingga MOSFET mejadi saturasi dan dapat dianalogikan sebagai saklar pada kondisi tertutup.

#### 2. PWM = Pulse-Width Modulation

PWM, Pulse-Width Modulation, adalah salah satu jenis modulasi. Modulasi PWM dilakukan dengan cara merubah lebar pulsa dari suatu pulsa data. Total 1 perioda (7) pulsa dalam PWM adalah tetap, dan data PWM pada umumnya menggunakan perbandingan pulsa positif terhadap total pulsa.



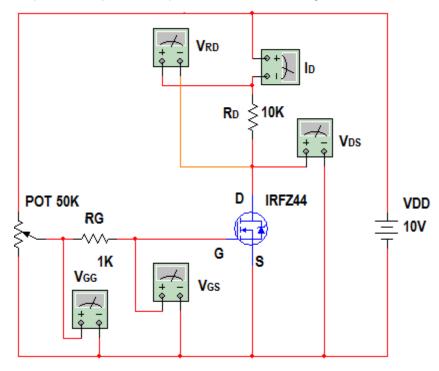
#### C. Alat Dan Bahan

1.	Multimeter	2 buah
2.	DC Power supply	1 buah
3.	Project board	1 buah
4.	Mosfet IRFZ44	1 buah
5.	RD 10K, 0,5Watt	1 buah
6.	RG 470 Ohm, 0,5Watt	1 buah
7.	Kabel jumper	secukupnya

#### D. Langkah Percobaan

#### PERCOBAAN 1: Karakteristik V-I MOSFET

a. Rangkailah peralatan-peralatan percobaan sesuai dengan Gambar 7.



Gambar 7 Rangkaian Percobaan Karakteristik V-I Mosfet

- b. Aktifkan sumber tegangan DC yang mencatu mosfet (tegangan VDD), kemudian lakukan pengesetan nilai sesuai petunjuk instruktur. Gunakanlah Voltmeter DC untuk mengecek nilai tegangan tersebut.
- c. Aktifkan Tegangan catu V<sub>GG</sub>. Kemudian naikkan perlahan lahan sesuai dengan range tegangan yang diijinkan. Gunakanlah Voltmeter DC untuk mengecek nilai tegangan tersebut.
- d. Amatilah besarnya arus I<sub>D</sub> dan I<sub>G</sub> pada Amperemeter saat tegangan catu V<sub>GG</sub> dinaikkan.
- e. Lakukan pengukuran besar tegangan pada terminal Drain-Source (VDS), tegangan
- f. pada terminal Gate-Source (V<sub>GS</sub>) dan tegangan pada beban RD mulai saat V<sub>GG</sub> = 0
  V sampai saat tegangan catu V<sub>GG</sub> dinaikkan.
- g. Catatlah data hasil pengukuran yang Saudara lakukan pada tabel berikut

Tabel 1. Data hasil pengukuran MOSFET

V <sub>GG</sub> (V)	V <sub>DD</sub> (V)	ID (A)	V <sub>GS</sub> (V)	V <sub>DS</sub> (V)	V <sub>RD</sub> (V)
1					
2					
3					
4					
5					
6					
7					
8					
9					
10					

- h. Ulangi langkah c sampai dengan f untuk masing-masing data tegangan catu (VGG)
- i. Gambarlah Grafik karakteristik v-i masukan dan keluaran MOSFET dengan menggunakan data – data pada Tabel 1.
- j. Lakukan analisa secara teori terhadap percobaan yang telah dilakukan. Kemudian bandingkan hasilnya dengan hasil percobaan.
- k. Buatlah kesimpulan dari hasil analisa yang saudara lakukan.

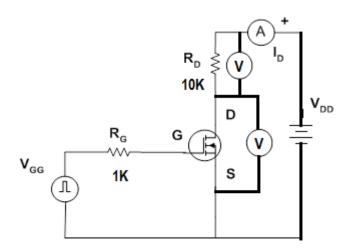
## Pertanyaan Pengembangan

- Simulasikan dengan salah satu program simulasi (Multisim, EWB, Proteus, dll) masing-masing rangkaian percobaan saudara. Bandingkan dan simpulkan hasilnya!
- 2. Rancanglah sebuah rangkaian elektronika dengan mengunakan sebuah mosfet, lengkap dengan perhitungannya.

### PERCOBAAN 2: Kendali Gate Mosfet Dengan Pulsa PWM

#### Langkah Percobaan:

a. Rangkailah peralatan - peralatan percobaan sesuai dengan Gambar 9. dibawah ini.



Gambar 8 Rangkaian Percobaan karakteristik V-I MOSFET

- b. Aktifkan sumber tegangan DC yang mencatu MOSFET (tegangan VDD), kemudian lakukan pengesetan nilai sesuai petunjuk instruktur. Gunakanlah Voltmeter DC untuk mengecek nilai tegangan tersebut.
- c. Atur Function Generator (FG): f=1KHz, Sinyal berbentuk persegi, Amplitudo 10V (diukur Voltmeter) dan tarik knop Duty Cycle (DC). Atur nilai Duty Cycle sesuai tabel 2. Amatilah bentuk sinyal yang dihasilkan dari Osiloskop.
- d. Lakukan pengukuran besar arus dan tegangan pada Ro serta Vos dengan multimeter.
- e. Bandingkan antara sinyal PWM (Duty Cycle) dengan VRD.Gambarlah data hasil pengamatan yang Saudara lakukan.
- f. Berikan analisa dari hasil pengamatan Saudara dan berikan kesimpulan

Tabel 2. Data hasil pengukuran kendali gate MOSFET dengan metoda PWM

Duty Cycle (%)	<b>V</b> <sub>DD</sub>	I <sub>D</sub>	V <sub>DS</sub>	$V_{RD}$
(%)	(V)	(A)	(V)	(V)
0				
25				
50				
75				
100				

g. Ulangi langkah c sampai dengan f untuk masing-masing data duty cyclenya

# Tugas Pengembangan

- 1. Lakukan simulasi kemudian analisa secara teori terhadap percobaan yang telah dilakukan. Kemudian bandingkan hasilnya dengan hasil percobaan.
- 2. Buat rangkaian kendali kecepatan motor DC menggunakan mosfet dan input berupa PWM. Berikan analisa!.