

《数字电路与逻辑设计 B》课程期末考试大纲

(2023-2024 第一学期)

➤ 期末考试试卷题型及分值 (共 11 道大题, 卷面总分 100 分)

- 一、单选题: 10 个, 每个 2 分, 共 20 分
- 二、填空题: 5 个, 每个 2 分, 共 10 分
- 三、公式法化简题: 1 个, 6 分
- 四、卡诺图化简题: 1 个, 6 分
- 五、六、中小规模组合逻辑电路的分析和设计题: 2 个, 每个 10 分, 共 20 分
- 七、触发器波形题: 1 个, 6 分 (以填空方式答题)
- 八、VHDL 读程序题: 1 个, 6 分
- 九、同步小规模时序逻辑电路分析题: 1 个, 10 分
- 十、中规模时序逻辑电路设计题 (任意进制计数器设计): 1 个, 10 分
- 十一、用 74194 进行扭环型计数器设计: 1 个, 6 分

➤ 各章节考核内容 (具体内容以课件为准)

章节	考核内容	试卷题号	分值
第 1 章	数字电路的基本概念	一、二	4-6 分
第 2 章	数制和码制的基本概念及相互转换		
第 3 章	逻辑代数的基本概念、理论及简单应用	一、二	2-4 分
	公式化简及卡诺图化简逻辑函数	三、四	12 分
第 4 章	VHDL 语言的基本概念	一、二	2 分
	VHDL 程序代码 (第 6,7,8 章的代码) 的阅读及简答	八	6 分
第 6 章	组合逻辑电路的基本原理和相关概念	一、二	4-6 分
	中小规模组合逻辑电路的分析和设计	五、六	20 分
第 7 章	各种触发器的基本原理和相关概念	一、二	4-6 分
	触发器电路波形图	七	6 分
第 8 章	时序逻辑电路的基本原理和相关概念	一、二	2-4 分
	同步中小规模时序逻辑电路的分析和设计	九、十、十一	26 分
第 10 章	存储器的基本原理和相关概念	一、二	2-4 分
第 12 章	可编程逻辑器件的基本原理、概念及应用	一、二	2-4 分