1. 计算机的组成
2. 冯•诺依曼体系的特点
3. 计算机的性能指标
4. 原码、补码的表示及范围
5. 移位操作
6. 补码加减运算
7. 溢出判别逻辑
8. 浮点数的表示★
9. 浮点数的范围
10. 浮点数对阶操作
11. 补码一位乘法运算的过程★
12. 奇偶校验、海明校验、CRC循环冗余效验的编码方法★
13. 常见的寻址方式★
14. 指令周期、工作周期、时钟周期的关系。
15. 模型机的数据通路、寄存器、微命令、指令的执行流程★★
16. 各寄存器的作用
17. 机器指令与微指令的关系
18. 存储器的分类与基本工作原理
19. 半导体存储器的分类及特点
20. 动态存储器的刷新
21. 主存的逻辑设计★★
22. 磁盘容量与带宽计算方法★
23. Cache的概念与作用
24. 总线的分类★
25. DMA的概念与作用
26. 向量中断的执行过程
27. 中断的响应过程★