

2.2 Estructura de registros

2.2.1 Registros Visibles al usuario.

Son aquellos que pueden ser referidos por el lenguaje máquina que ejecuta la CPU, los registros que normalmente, disponibles son:

- Registros de propósito general.
- Registro de datos.
- Registro de direcciones.
- Códigos de condición.

2.2.2 Registros de control de estado.

Se utiliza para control las operaciones del procesador, los registros no son visibles para los usuarios.

- MAR
- MBK
- I/O AR
- I/O BR.
- IR.
- PSW.

2.2.3 Ejemplo de organización de registros de CPU reales

El diseño concreto del procesador es posible encontrar otros registros relativos a estado y control. Puede existir un registro de vector de interruptor. Si se utiliza una pila para llevar a cabo ciertos funciones, se necesita un puntero de pila del sistema. En un sistema de memoria virtual se usa un puntero o una tabla de paginas.