

LCD-Modul 2x8 - 5,01mm

INKL. KONTROLLER ST7066



TECHNISCHE DATEN

- * SUPER KOMPAKTES LCD MODUL
- * KONTRASTREICHE LCD-SUPERTWIST ANZEIGE (BLAU/GRAU)
- * OPTIONAL MIT LED-BELEUCHUTNG GELB/GRÜN
- * HD 44780 KOMPATIBEL
- * ANSCHLUSS AN 4- ODER 8-BIT DATENBUS
- * ASCII ZEICHENSATZ
- * AUCH ALS 1-ZEILIGES LCD 1x8 ABSOLUT KOMPATIBEL
- * VERSORGUNG +5V @2mA bzw. 50mA für LED
- * ALTERNATIV ODER ±2,7V ODER ±3,3V (OHNE BELEUCHTUNG)
- * BETRIEBSTEMPERATURBEREICH -20...+70°C (DIPS082-XXX)
- * BETRIEBSTEMPERATURBEREICH 0...+50°C (8081-A3N)
- * KEINE MONTAGE ERFORDERLICH: EINFACH NUR IN PCB EINLÖTEN

BESTELLBEZEICHNUNG

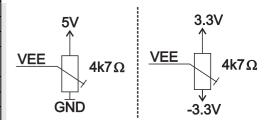
LCD-MODUL 2x8 - 5,01mm MIT LED-BELEUCHTUNG GELB/GRÜN LCD-MODUL 1x8 - 7,15 mm EA DIPS082-HN EA DIPS082-HNLED EA 8081-A3N



Pinbelegung

Pin	Symbol	Level	Funktion		Pin	Symbol	Level	Funktion
1	VSS	L	Stromversorgung 0V (GND)	I	8	D1	H/L	Display Data
2	VDD	Н	Stromversorgung +5V	I	9	D2	H/L	Display Data
3	VEE	-	Kontrastspg. (ca. 0,3V / 1,2V)	I	10	D3	H/L	Display Data
4	RS	H/L	Umschaltung Befehl / Daten		11	D4 (D0)	H/L	Display Data
5	R/W	H/L	H=Read, L=Write	Ī	12	D5 (D1)	H/L	Display Data
6	Е	Н	Enable (fallende Flanke)	I	13	D6 (D2)	H/L	Display Data
7	D0	H/L	Display Data / Anode LED-Bel.	Ī	14	D7 (D3)	H/L	Display Data, MSB

Kontrasteinstellung



LED-Beleuchtung (nur 5V)

Das Display ist unter der Bestellbezeichnung EA DIPS082-HNLED auch mit einer integrierten LED-Hintergrundbeleuchtung lieferbar. Der typ. Stromverbrauch liegt dann bei 50mA (max. 80mA). Die Beleuchtung ist permanent eingeschaltet, die Versorgungsspannung muss in diesem Fall 5V betragen. Durch folgende Modifikation kann die Beleuchtung auch extern steuer- und regelbar gestaltet werden: Dazu muss der Vorwiderstandes R5 ausgelötet und der Widerstand R6 auf R7 verschoben werden. Siehe hierzu auch Seite 4. Am Pin 7 (D0) kann dann über eine positive Spannung die LED-Beleuchtung gesteuert werden. In diesem Fall muss das Display im 4-Bit Mode angesteuert werden! Der LED-Vorwiderstand ist extern anzubringen ($R_{\rm Ext} = 0.8 \text{V} / I_{\rm ED}$)

Befehlstabelle

					Co	de						Execute	
Instruction	RS	R/W	DB 7			DB 3			DB 0	Description	Time (max.)		
Clear Display	0	0	0	0	0	0	0	0	0		Clears all display and returns the cursor to the home position (Address 0).	1.64ms	
Cursor At Home	0	0	0	0	0	0	0	0	1		Returns the Cursor to the home position (Address 0). Also returns the display being shifted to the original position. DD RAM contents remain unchanged.	1.64ms	
Entry Mode Set	0	0	0	0	0	0	0	1	I/D	S	Sets the Cursor move direction and specifies or not to shift the display. These operation are performed during data write and read.	40μs	
Display On/Off Control	0	0	0	0	0	0	1	D	С	В	Sets ON/OFF of all display (D) cursor ON/OFF (C), and blink of cursor position character (B).	40μs	
Cursor / Display Shift	0	0	0	0	0	1	S/C	R/L	*		Moves the Cursor and shifts the display without changing DD RAM contents.	40μs	
Function Set	0	0	0	0	1	DL	N	F	*		Sets interface data length (DL) number of display lines (N) and character font (F).	40μs	
CG RAM Address Set	0	0	0	1 ACG							Sets the CG RAM address. CG RAM data is sent and received after this setting.	40μs	
DD RAM Address Set	0	0 0 1 ADD						١			Sets the DD RAM address. DD RAM data is sent and received after this setting.	40μs	
Busy Flag / Address Read	0	1	BF AC								Reads Busy flag (BF) indicating internal operation is being performed and reads address counter contents.	-	
CG RAM / DD RAM Data write	1	0	Write Data								Writes data into DD RAM or CG RAM	40μs	
CG RAM / DD RAM Data Read	1	1	Read Data								Reads data from DD RAM or CG RAM	40μs	

2x8 - 5,01mm

ASSEMBLY

new display design

Zeichensatz

Unten abgebildeter Zeichensatz ist bereits integriert. Zusätzlih können 8 eigene Zeichen frei definiert werden.

Lower 4 bi		0010 (\$2x)	0011 (\$3x)	0100 (\$4x)	0101 (\$5x)	0110 (\$6x)	0111 (\$7x)	1010 (\$Ax)	1011 (\$Bx)	1100 (\$Cx)	1101 (\$Dx)	1110 (\$Ex)	1111 (\$Fx)
xxxx0000 (\$x0)	CG RAM (0)		Ø	ā	F	*.	F=-			:3	Ξ.	ů:	P
xxxx0001 (\$x1)	(1)	i.	1			.::	4	III	7	Ţ	Ľ.	.==	ü
xxxx0010 (\$x2)	(2)	II	2		F :	Ŀ	ł	Γ	4	19	;x'	F	
xxxx0011 (\$x3)	(3)	#	3		<u></u>	<u></u>	≝.	!	ウ	-:-	1	€.	2.7
xxxx0100 (\$x4)	(4)	4:	4	<u></u>	Ī	<u> </u>	<u>t</u> .	٠.	1	ļ	†:	-4	72
xxxx0101 (\$x5)	(5)	74		F		#	11	•	才	<i>;</i> +	.1	45	i.i
xxxx0110 (\$x6)	(6)	8:	6	-	Ļ	1	V	==	力		==	P	
xxxx0111 (\$x7)	(7)	7	17	E	i.i	9	₩	7	=	評	-	9	Л
xxxx1000 (\$x8)	CG RAM (0)	(8		×	ŀ	×	.4	9	-i-	Ņ	.,:	::
xxxx1001 (\$x9)	(1))	9		¥	1	<u>'-</u> !	17	Ţ	Į.i	ij.	!	
xxxx1010 (\$xA)	(2)	*			2	.:	Z			ı'i	Ŀ		#
xxxx1011 (\$xB)	(3)	-+-	7	K	I.	Ŀ	{	:	Ţ	ļ		::	.
xxxx1100 (\$xC)	(4)	5	<	i	#			†	.		7	#	FF
xxxx1101 (\$xD)	(5)		===	ri	ij	M	}	.3.	Z	^,		‡_	-:-
xxxx1110 (\$xE)	(6)		>	H	.**.	rı		:::	t	:::	-,*-	Fi	
xxxx1111 (\$xF)	(7)	.*	?	0	******	0	4 <u>-</u> -	19	y	7	1:1	Ö	

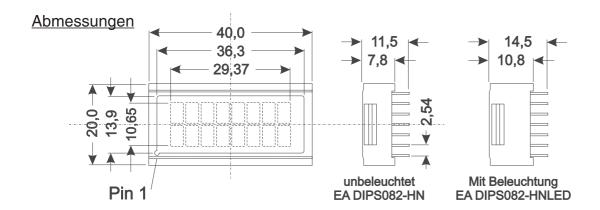
PROGRAMMIERUNG VON SELBSTDEFINIERTEN ZEICHEN

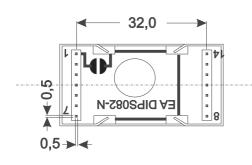
Bei allen hier angebotenen Dotmatrixdisplays (Text) können zusätzlich zu den 192 im ROM fest einprogrammierten Zeichen bis zu 8 weitere frei definiert werden (ASCII Codes 0..7).

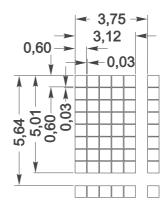
- Mit dem Kommando "CG RAM Address Set" wird der ASCII Code (Bit 3,4,5) und die entsprechende Pixelzeile (Bit 0,1,2) des Zeichens angewählt. Im Beispiel wird ein Zeichen mit dem Code \$00 definiert.
- 2.) Mit dem Befehl "Data Write" wird nun Pixelzeile für Pixelzeile das Zeichen in das CG RAM geschrieben. Ein Zeichen benötigt 8 Schreiboperationen, wobei die 8. Zeile der Cursorzeile entspricht.
- 3.) Das neu definierte Zeichen wird genauso behandelt wie ein "normales" ASCII Zeichen (Verwendung: "DD RAM Address Set", "Data Write").

Adre	esse im C	G F	RAN	1 se	tzen					Dat	ten	de	s Ze	eich	nens	s
	Adross	`			Hex						В	it				Hex
	Adresse				TIEX			7	6	5	4	3	2	1	0	TIEX
		0	0	0	\$40						0	0	1	0	0	\$04
		0	0	1	\$41						0	0	1	0	0	\$04
		0	1	0	\$42						0	0	1	0	0	\$04
0 1	0 0 0	0	1	1	\$43			v	Х	v	0	0	1	0	0	\$04
0 1	0 0 0	1	0	0	\$44			^	^	^	-	0	1	0	1	\$15
		1	0	1	\$45						0	1	1	-	0	\$0E
		1	1	0	\$46						0	0	1	0	0	\$04
		1	1	1	\$47						0	0	0	0	0	\$00

INITIALISIERUNGSBEISPIEL FÜR DEN 8-BIT MODUS													
Befehl	RS	R/	DB	Bemerkung									
Function Set	0	0	0	0	1	1	1	0	0	0	8-Bit Datenlänge, 2-/4-zeiliges Display, 5x7 Font		
Display ONOFF	0	0	0	0	0	0	1	1	1	1	Display ein, Cursor ein, Cursor blinken		
Clear Display	0	0	0	0	0	0	0	0	0	1	Display löschen, Cursor auf 1. Spalte von 1. Zeile		
Entry Mode Set	0	0	0	0	0	0	0	1	1	0	Cursor Auto-Increment		





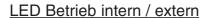


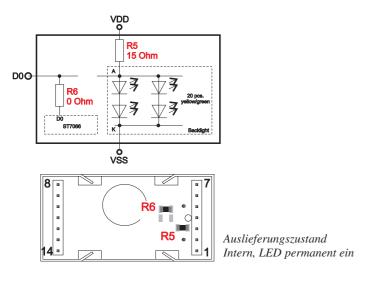
Hinweis:

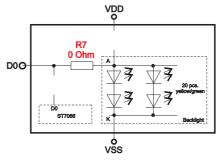
LC-Displays sind generell nicht geeignet für Wellen- oder Reflowlötung. Temperaturen über 80°C können bleibende Schäden hinterlassen.

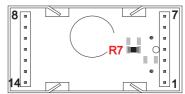


alle Maße in mm



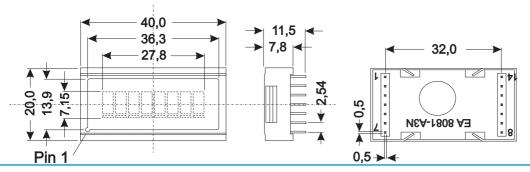






Extern, LED steuerbar, nur im 4-Bit Betrieb möglich

1-zeiliges Display EA 8081-A3N



3,55 2,95 0,55 0,05 0,05 0,05 0,05 0,05 0,05 0,05 0,05

ELECTRONIC ASSEMBLY GmbH Zeppelinstraße 19 D-82205 Gilching Germany Fon: +49 (0)8105-7780 90 Fax: +49 (0)8105-7780 99 e-Mail: info@lcd-module.de Web: www.lcd-module.de

